KOCAELİ ÜNİVERSİTESİ MÜHENDİSLİK FAKÜLTESİ BİLGİSAYAR MÜHENDİSLİĞİ BÖLÜMÜ

BİTİRME PROJESİ

KARGO TAKİP SİSTEMİ

FERHAT AÇIKALIN

MART-2018

KOCAELİ ÜNİVERSİTESİ MÜHENDİSLİK FAKÜLTESİ BİLGİSAYAR MÜHENDİSLİĞİ BÖLÜMÜ

BİTİRME PROJESİ

KARGO TAKİP SİSTEMİ

FERHAT AÇIKALIN

Prof.Dr. Yaşar Becerikli Danışman, Kocaeli Üniv
Doç.Dr. Sevinç Burak İnner Jüri Üyesi, Kocaeli Üniv
Dr. Öğr. Üyesi Burcu Kır Savaş Jüri Üyesi, Kocaeli Üniv

Tezin Savunulduğu Tarih: 01.03.2018

ÖNSÖZ VE TEŞEKKÜR	
Bu tez çalışması,amacıyla gerçekleştirilmiştir.	
Tez çalışmamda desteğini esirgemeyen, çalışmala danışmanım sonsuz teşekkür	
Tez çalışmamın tüm aşamalarında bilgi ve destekle teşekkür ediyorum. Te için sayın teşekkürlerimi sunarır	z çalışmamda gösterdiği anlayış ve destek
Hayatım boyunca bana güç veren en büyük destek mutluluklarımı paylaşan sevgili aileme teşekkürle	
Mart- 2018	Ferhat Açıkalın

Bu dokümandaki tüm bilgiler, etik ve akademik kurallar çerçevesinde elde edilip sunulmuştur. Ayrıca yine bu kurallar çerçevesinde kendime ait olmayan ve kendimin üretmediği ve başka kaynaklardan elde edilen bilgiler ve materyaller (text, resim, şekil, tablo vb.) gerekli şekilde referans edilmiş ve dokümanda belirtilmiştir.

Öğrenci No: 180202065

Adı Soyadı: Ferhat Açıkalın

İmza:

İÇİNDEKİLER

ÖNSÖZ VE TEŞEKKÜRi	
İÇİNDEKİLER ii	
ŞEKİLLER DİZİNİiii	
TABLOLAR DİZİNİiv	
SİMGELER VE KISALTMALAR DİZİNİ	
GİRİŞ	
1. SAYISAL KORUMADA TEMEL KAVRAMLAR	
1.1. Ayrık İşaretlerin Fazörel Gösterimi	3
1.2. Arıza Tipinin Belirlenmesi	6
2. İLETİM HATLARINDA EMPEDANSA DAYALI ARIZA YERİ BULMA ALGORİTMALARI	
2.1. Tek Bara Ölçümlerini Kullanan Arıza Yeri Bulma Algoritmaları1	.3
2.1.1. Basit reaktans algoritması	
2.1.2. Takagi algoritması	
2.1.3. Geliştirilmiş Takagi algoritması	ļ
2.2. İki Bara Ölçümlerini Kullanan Arıza Yeri Bulma Algoritmaları14	ŀ
2.1.1. Basit arıza gerilimi eşitliği algoritması	
2.1.2. Asimetrik arıza yeri bulma algoritması	
2.1.3. Negatif bileşenler ile arıza yeri bulma algoritması	
2.1.4. Simetrik arıza yeri bulma algoritması	
3. EMPEDANSA DAYALI ARIZA YERİ BULMA ALGORİTMALARININ FARKLI TEST SİSTEMLERİNDE UYGULANMASI	
3.1. Homojen Test Sistemi.	20
3.2. Homojen Olmayan Test Sistemi	<u>'</u> 4
3.3. Homojen Olmayan Test Sistemi (Orta Uzun Hat Modeli - Pi Eşdeğer Devresi)	

4. SERİ KAPASİTÖRLÜ İLETİM HATLARINDA ARIZA YERİ TESPİTİ	33
ALGORİTMASI	
5.1. Algoritmanın Temel Arıza Yeri Bulma Algoritmaları İle Karşılaştırması	
5.2. Seri Kapasitörlü İletim Hatlarını Baz Alan Arıza Yeri Bulma Algoritmalarının Karşılı	•
6. SONUÇLAR VE ÖNERİLER	48
KAYNAKLAR	
EKLER	
KİŞİSEL YAYIN VE ESERLER	
ÖZGEÇMİŞ	69

ŞEKİLLER DİZİNİ

Şekil 1.1.	Yinelenen Fourier ifadesi	5
-	Simetrili bileşenlerin gösterimi a) pozitif bileşenler b) negatif bileşenler c) sıfır bileşer	
Şekil 1.3.	Şebekenin a) pozitif bileşen devresi b) negatif bileşen devresi c) sıfır bileşen	
Şekil 1.4.	Arıza öncesi, arıza anı ve arıza sonrası durum	9
Şekil 2.1.	İletim hattında arıza eşdeğer devresi	12
Şekil 3.1.	Homojen test sistemi	20
Şekil 3.2.	Homojen olmayan test sistemi	24
Şekil 3.3.	Homojen olmayan test sistemi(pi modeli)	28
Şekil 5.1.	Seri kapasitörlü iletim hattı	37
Şekil 5.2.	Arıza yerinin S barası ve seri kapasitör arasında olma durumu	38
Şekil 5.3.	Performansa dayalı alınan algoritmanın akış diyagramı	41
Şekil 5.4.	Seri kapasitörlü test sistemi	42
Şekil 5.5.	MOV ve seri kapasitörde ki akım değişimi	43

TABLOLAR DİZİNİ

Tablo 1.1. Arıza tiplerine göre pozitif bileşen empedans eşitlikleri
Tablo 3.1. Homojen test sisteminde farklı uzaklıklardaki çeşitli arıza tipleri için yüzde hata oranları
Tablo 3.2. Homojen test sisteminde farklı arıza dirençlerindeki çeşitli arıza tipleri için yüzde hata oranları
Tablo 3.3. Homojen olmayan test sisteminde farklı uzaklıklardaki çeşitli arıza tipleri için yüzde hata oranları
Tablo 3.4. Homojen olmayan test sisteminde farklı arıza dirençlerindeki çeşitli arıza tipleri için yüzde hata oranları
Tablo 3.5. Homojen olmayan test sisteminde (orta uzun hat modeli - pi eşdeğer devresi) farklı uzaklıklardak farklı arıza tipleri için yüzde hata oranları
Tablo 3.6. Homojen olmayan pi eşdeğer devreli test sisteminde farklı arıza dirençlerindeki çeşitli arıza tipler için yüzde hata oranları
Tablo 4.1. Seri kompanzasyonun etkileri ve sonuçları
Tablo 4.2. Seri kompanze edilmiş iletim sistemleri için kullanılan bazı algoritmalar ve özellikleri
Tablo 5.1. Test sistemi parametreleri
Tablo 5.2. Test sisteminin simülasyon parametreleri
Tablo 5.3. Test sisteminin farklı uzaklıklardaki çeşitli arıza tipleri için yüzde hata oranları
Tablo 5.4. Test sisteminin farklı arıza dirençlerindeki faz-faz-toprak arıza tipi için yüzde hata oranları
Tablo 5.5. Seri kapasitörü dikkate alan algoritmaların karşılaştırılması
Tablo 5.6. Seri kapasitörü dikkate alan algoritmaların genel özellikleri 47

SİMGELER VE KISALTMALAR DİZİNİ

α1,2,3	: Eğim için alınan açı, (°)
φ	: Açı, (°)
θ	: Açı, (rad)
d	: Arıza noktasının referans baraya uzaklığı, (%)
dcapS	: Seri kapasitörün S barasına uzaklığı, (%)
dcapR	: Seri kapasitörün R barasına uzaklığı, (%)
ds	: Arıza noktasının S barasına uzaklığı, (%)
dr	: Arıza noktasının R barasına uzaklığı, (%)
fo	: İşaretin frekansı, (Hz)
fs	: Örnekleme frekansı, (Hz)
I_0	: Sıfır bileşen akımı, (A)
I^1	: Pozitif bileşen akımı, (A)
I^2	: Negatif bileşen akımı, (A)
Ia	: a fazı akımı, (A)
Iab	: a fazı ve b fazı akımları farkı, (A)
Ib	: b fazı akımı, (A)
Ibc	: b fazı ve c fazı akımları farkı, (A)
Ic	: c fazı akımı, (A)
Ica	: c fazı ve a fazı akımları farkı, (A)

KARGO TAKİP SİSTEMİ

ÖZET

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Ut sodales dictum tellus ac fermentum. Duis consectetur vulputate purus a lobortis. In auctor nisl eu leo fermentum, sit amet ornare velit lobortis. Etiam sit amet tempus augue, nec condimentum est. Duis iaculis sapien orci, id luctus nulla consectetur nec. Nulla urna est, tincidunt eu lorem quis, posuere egestas nibh. Aenean maximus diam eget ex mattis malesuada.

Nulla sollicitudin turpis quis molestie dictum. Praesent pretium sapien eu lorem auctor rhoncus. Donec vehicula dapibus leo nec feugiat. Etiam ultrices justo libero, at dapibus leo rutrum in. Curabitur molestie porttitor erat eget suscipit. Cras gravida, enim vehicula scelerisque sodales, risus nisl dapibus nunc, sed lobortis sem lectus sit amet nisi. Duis et dui id ligula auctor consectetur faucibus aliquet magna. Sed sem erat, placerat quis convallis nec, pretium sed arcu. Quisque viverra laoreet sem, sit amet porta diam ullamcorper vel. Fusce sagittis, neque sed sodales egestas, urna tortor cursus neque, ut vehicula augue nisl nec mauris. Suspendisse potenti. Proin interdum, felis ut vehicula porta, justo neque dignissim nulla, quis posuere purus lorem et enim. Fusce tempor egestas lorem, ut feugiat diam maximus quis. Fusce urna magna, dapibus a feugiat sit amet, consequat nec quam.

Aliquam consequat odio at auctor eleifend. Suspendisse velit neque, accumsan in mi sit amet, iaculis efficitur sem. Aenean ullamcorper facilisis suscipit. Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos himenaeos. Integer lacinia tellus nisl, quis tristique ipsum luctus nec. Donec consequat vulputate nisi eu rutrum. Aliquam erat volutpat. Nullam elementum tristique porttitor. Aliquam ac ex tincidunt, ultrices sapien nec, scelerisque mauris. Vestibulum sed rhoncus mauris. Maecenas scelerisque gravida interdum. Aliquam ac malesuada risus, sed consectetur mauris.

Nullam convallis pretium luctus. Cras euismod porta diam. Integer id aliquam diam, sed maximus turpis. Nam ac rutrum ligula, sit amet rutrum purus. Etiam sed nunc nec tellus dictum porta et a elit. Morbi consectetur ligula nec bibendum varius. Aenean pharetra gravida diam finibus lobortis. Proin non velit egestas, condimentum nulla id, malesuada metus. Quisque lobortis nisl orci, et bibendum felis rutrum et. Pellentesque sodales turpis eget nisi pretium tincidunt.

Anahtar kelimeler: Gps kullanımı, Multithread kullanımı, Shortest Path algoritması kullanımı, Interface tasarlanması.