UNIVERSIDADE FEDERAL RURAL DO RIO DE JANEIRO

Relatório Atividade Acadêmica Arquitetura de Comp. I

Desiree Silva de Araújo: 201378005-0

Fernanda Oliveira da Costa: 201378011-5

Rio de Janeiro 2014

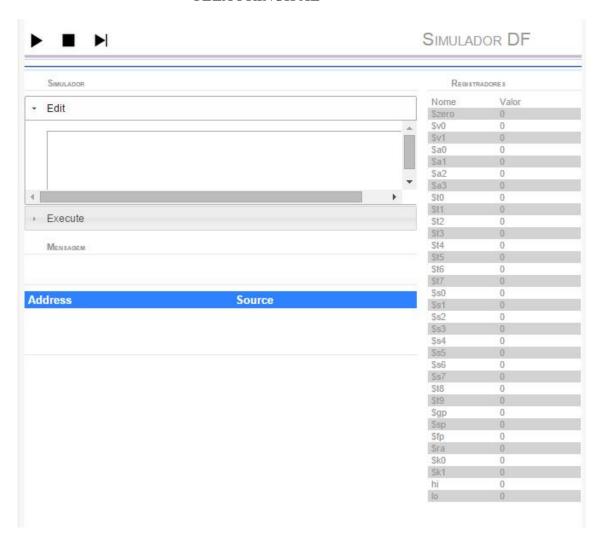
O objetivo do trabalho é construir um Simulador Mips que realize as operações apresentadas em sala de aula e vistas no Capítulo 2 do livro Organizacao e Projeto de Computadores — A Interface Hardware Software. O trabalho foi realizado em JavaScript, por ser uma linguagem de multiplaforma e de mais fácil entendimento para o trabalho em questão.

Instruções executadas no Simulador DF:

- Add
- Sub
- And
- Or
- Nor
- Slt
- Mul
- Mult
- S11
- Srl
- Move
- Addi
- Andi
- Ori
- Slti
- Lui
- Lw
- Sw
- Beq
- Bne

Manual do Simulador DF:

TELA PRINCIPAL

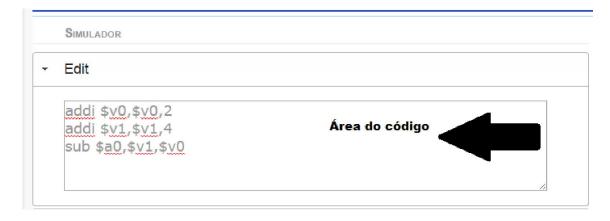


BOTÕES:

1) Executar



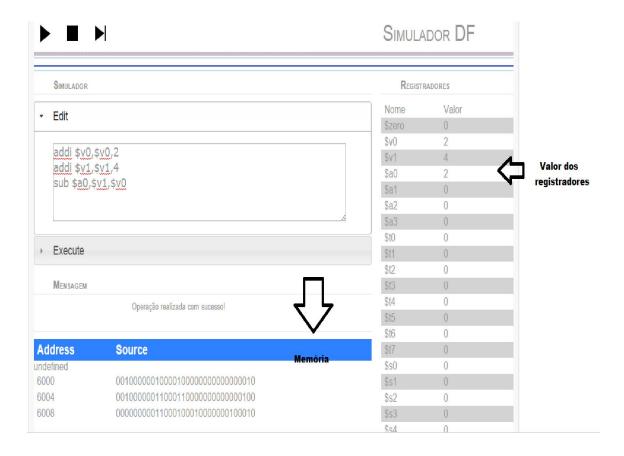
ÁREA DO CÓDIGO



CONSOLE INFORMANDO O ESTADO DA OPERAÇÃO:

Mensagem	
	Operação realizada com sucesso!

MEMÓRIA E REGISTRADORES:



REGISTRADORES:

Nome	Valor	
Szero	0	
5v0	0	
Sv1	0	
Sa0	0	
Sa1	0	
Sa2	0	
Sa3	0	
St0	0	
511	0	
5t2	0	
St3	0	
St4	0	
St5	0	
5t6	0	
St7	0	
\$s0	0	
Ss1	0	
\$s2	0	
\$s3	0	
\$s4	0	
Ss5	0	
\$s6	0	
\$87	0	
5t8	0	
St9	0	
5gp	0	
Ssp	0	
5fp	0	
Sra	0	
5k0	0	
Sk1	0	
hi	0	