

UNIVERSIDADE FEDERAL DE MATO GROSSO DO SUL SISTEMAS DE INFORMAÇÃO - CÂMPUS DE COXIM INTRODUÇÃO A SISTEMAS DIGITAIS

Data final de entrega 01/11/2014, até às 23h59min. Enviar o arquivo de respostas em formato PDF para o e-mail: mota.fernandomaia@gmail.com

Lista de Exercícios - 03

1. Use a tabela verdade da Tabela 01 para construir uma equação simplificada. Utilize soma de produtos.

Tabela 01 В Χ Α

$$\bar{A} \bar{B} \bar{C} + \bar{A} BC + A\bar{B}C + AB \bar{C}$$

Cada expressão vária em pelo menos duas variáveis em cada termo, logo, esta expressão já esta simplificada.

2. Use o mapa K para obter a expressão da Tabela 02.

Tabela 02

Α	В	С	Х
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1

UNIVERSIDADE FEDERAL DE MATO GROSSO DO SUL SISTEMAS DE INFORMAÇÃO - CÂMPUS DE COXIM INTRODUÇÃO A SISTEMAS DIGITAIS

Мара К	~C	С
~A ~B	0	0
~AB	0	1
AB	1	1
A~B	0	1

AB + BC + AC

3. Use o mapa K para obter a expressão da Tabela 03.

Tabela 03

1 aucia vo						
Α	В	С	D	Χ		
0	0	0	0	0		
0	0	0	1	0		
0	0	1	0	0		
0	0	1	1	0		
0	1	0	0	0		
0	1	0	1	0		
0	1	1	0	0		
0	1	1	1	1		
1	0	0	0	1		
1	0	0	1	1		
1	0	1	0	1		
1	0	1	1	1		
1	1	0	0	1		
1	1	0	1	1		
1	1	1	0	1		
1	1	1	1	1		

Мара К	~C~D	~CD	CD	C~D
~A ~B	0	0	0	0
~AB	0	0	1	0
AB	1	1	1	1
A~B	1	1	1	1

BCD + A~D

4. Obtenha a expressão da Tabela 04 usando um mapa K.

Tabela 04

Р	Q	R	Х
0	0	0	1
0	0	1	1
0	1	0	1

UNIVERSIDADE FEDERAL DE MATO GROSSO DO SUL SISTEMAS DE INFORMAÇÃO - CÂMPUS DE COXIM INTRODUÇÃO A SISTEMAS DIGITAIS

0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

Мара К	~R	R	
~P ~Q	1	1	J
~PQ	1	1	U
PQ	0	1	
P~Q	0		

 $QR + \sim P$

5. O que é condição de irrelevância?

São combinações de entradas em que é irrelevante se a saída é nível alto ou baixo, desta forma o projetista de circuito está livre para fazer a saída ser 0 ou 1, podendo gerar uma expressão de saída simples.