

Clase 9 – Unidad 7 – Práctica 9

Interrupciones 10h y 21h

Objetivo

Después de leer el capítulo 7 del libro denominado Organización y arquitectura de computadores de William Stallings, podrás entender la arquitectura de Entrada/Salida del computador y las tres técnicas principales de E/S (programada, interrupciones y DMA).

En relación a la lectura propuesta en el párrafo anterior, y después de asistir a la clase práctica número 8, podrás utilizar el emulador de microprocesadores 80286/80386 bosbox en conjunto con el programa debug.exe para poner en práctica la utilización de las funciones de las interrupciones 10h y 21h.

Consigna

Realizá los ejercicios propuestos con el depurador de consola debug.

Ejercicio 1. Realice un programa que a partir de la mitad de la pantalla (fila 12), dibuje una **A** que se vaya escribiendo hasta el final de la línea.

Ejercicio 2. Realice un programa que en primer lugar modifique el modo de video en 40 x 25 y luego escriba en el centro de la pantalla el texto **340213-AC**.

Ejercicio 3. Realice un programa que escriba en diagonal del monitor, en modo de video 80 x 25 el carácter *****.

Ejercicio 4. Confeccione un programa que cargue en el registro BL un número en hexadecimal y que el mismo se muestre en pantalla según su representación binaria.

Ejercicio 5. Realice un programa que escriba **340213-AC** en video inverso y en la diagonal del monitor.

Ejercicio 6. Realice un programa que escriba en el centro de la pantalla el año actual pero con un recuadro de líneas simples. Ejemplo de lo solicitado

20XX

.