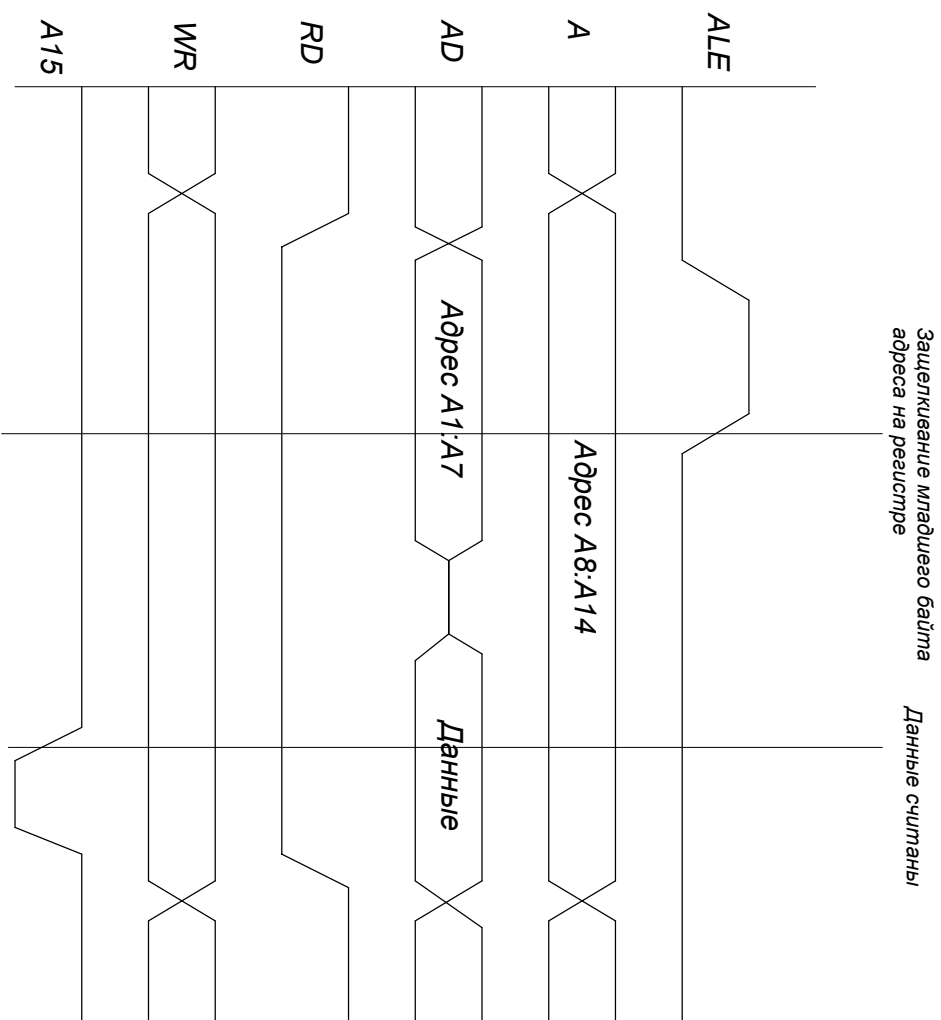


Временная диаграмма обмена данными МК и RAM-памяти



По сигналу ALE от микроконтроллера младший байт адреса удерживается на регистре. Для достоверности адреса на входе регистра используется схема задержки на 14 нс. Микропроцессор мультимплексироват младший байт адреса на данные. Высокий уровень WR означает, что будет происходить запись в память, низкий - чтение из памяти. A15 используется для стробирования данных.

Временная диаграмма обмена данными МК и ГПИС

