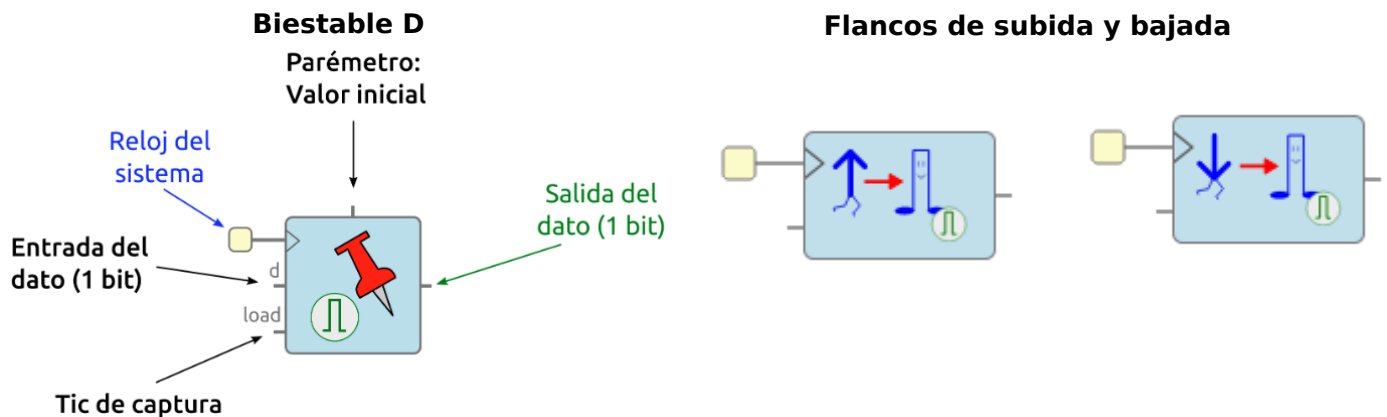


Descripción

Biestable tipo D (Date) para almacenar datos. memoria de 1 bit.

La información almacenada en los biestables va cambiando durante el funcionamiento del circuito. Mediante los detectores de flancos podemos generar tics cuando se produzcan estos cambios.



Circuitos

3-03-Almacenando-0s&1s. Circuitos básicos de captura de 1 bit de valor fijo.

3-04-Almacenando-un-bit. Circuitos básicos de captura de 1 bit.

3-05-Almacenando-tres-bits. Almacenar un dato de 3 bits colocando 3 biestables D en paralelo, cada uno almacenando un bit del dato. Se usa una única señal de carga que se conecta a la entrada load de todos los biestables.

3-06-Desplazar-bit. Desplazar un bit colocando 3 biestables D en serie.

3-07-Conexion-anillo. Desplazar un bit colocando 3 biestables D en serie.

3-08-Multiplicacion-binaria-x2. Multiplicar por dos en binario es desplazar un bit a la izquierda, y añadir un cero en la derecha.

3-09-Transmisor-receptor-serie-paralelo. Circuito que simula un sistema de transmisión entre un circuito emisor y uno receptor. El envío de datos del transmisor al receptor se hace en serie, bit a bit. Los datos que se envían son de 3 bits. Este dato se introduce en el transmisor a través de 3 interruptores externos, y al pulsar el botón de load se captura y se muestra en 3 LEDs. A continuación, se desplazan para su envío serie. Cada vez que se aprieta el botón 2 se desplaza un bit. El receptor recibe el dato en serie y cuando se aprieta el botón de cargar se guarda el dato en otros 3 Biestables, cuyo contenido se visualiza en el display de 7 segmentos.