ÉCOLE DE TECHNOLOGIE SUPÉRIEURE

UNIVERSITÉ DU QUÉBEC

rapport technique

PRÉSENTÉ À L’ÉCOLE DE TECHNOLOGIE SUPÉRIEURE

DANS LE CADRE DU PROJET DE FIN D’ÉTUDES

<titre DU DOCUMENT>

par

<nom de famille, Prénom>

<code permanent>

PPRÉSENTÉ À

<PrénoM ET nom de famille DU PROFESSEUR)>

montréal, le <date>

**REMERCIEMENTS**

Thaieasyelec - <http://www.thaieasyelec.net/>

Merci à toute l’équipe de Thaieasyelec qui n’ont pas hésité à m’envoyer une nouvelle plateforme de développement par poste express de Thaïlande lorsque la mienne s’est avérée défectueuse. Sans eux, le prototype comme présenté dans ce rapport n’aurait pas vue le jour.

**<titre du rapport TECHNIQUE>**

<NOM, Prénom>

**RÉSUMÉ**

<Texte interligne simple>

**TABLE DES MATIÈRES**

Page

[INTRODUCTION 2](#_Toc185065390)

[CHAPITRE 1 <titre> 2](#_Toc185065391)

[1.1 <Titre> 2](#_Toc185065392)

[CHAPITRE 2 <titre> 2](#_Toc185065393)

[CHAPITRE 3 <Titre> 2](#_Toc185065394)

[3.1 <Titre> 2](#_Toc185065395)

[CHAPITRE 4 <titre> 2](#_Toc185065396)

[4.1 <Titre> 2](#_Toc185065397)

[CHAPITRE 5 <titre> 2](#_Toc185065398)

[5.1 <Titre> 2](#_Toc185065399)

[CHAPITRE 6 <titre> 2](#_Toc185065400)

[6.1 <Titre> 2](#_Toc185065401)

[CHAPITRE 7 <titre> 2](#_Toc185065402)

[7.1 <Titre> 2](#_Toc185065403)

[CHAPITRE 8 <titre> 2](#_Toc185065404)

[8.1 <Titre> 2](#_Toc185065405)

[CHAPITRE 9 <titre> 2](#_Toc185065406)

[9.1 <Titre> 2](#_Toc185065407)

[CHAPITRE 10 <titre> 2](#_Toc185065408)

[10.1 <Titre> 2](#_Toc185065409)

[CONCLUSION 2](#_Toc185065410)

[RECOMMANDATIONS <S’il y a lieu> 2](#_Toc185065411)

[ANNEXE I <titre> 2](#_Toc185065412)

[ANNEXE II <titre> 2](#_Toc185065413)

[ANNEXE III <titre> 2](#_Toc185065414)

[ANNEXE IV <titre> 2](#_Toc185065415)

[ANNEXE V <titre> 2](#_Toc185065416)

[ANNEXE VI <titre> 2](#_Toc185065417)

[ANNEXE VII <titre> 2](#_Toc185065418)

[ANNEXE VIII <titre> 2](#_Toc185065419)

[ANNEXE IX <titre> 2](#_Toc185065420)

[ANNEXE X <titre> 2](#_Toc185065421)

[APPENDICES <S’il y a lieu> 2](#_Toc185065422)

[LISTE DE RÉFÉRENCES 2](#_Toc185065423)

[BIBLIOGRAPHIE 2](#_Toc185065424)

**LISTE DES TABLEAUX**

Page

[Tableau 1.1 Titre](#_Toc150853242) x

**LISTE DES FIGURES**

Page

[Figure 1.1 Test](#_Toc150853834) x

**LISTE DES ABRÉVIATIONS, SIGLES ET ACRONYMES**

<Texte interligne simple>

**LISTE DES SYMBOLES ET UNITÉS DE MESURE**

<Texte interligne simple>

INTRODUCTION

<Texte interligne 1 1/2>

# Analyse de la problèmatique

## Définition du besoin

Si vous voulez développer un jeu vidéo, quelques possibilités s’offrent à vous. Vous pouvez bien sûr le faire sur ordinateur, mais il est souvent plus intéressant de jouer dans le confort de son salon. Dans ce cas, vous pouvez vous tourner vers les dernières consoles de jeux qui offrent souvent la possibilité de faire son propre jeu. Cependant dans le dernier cas, vous êtes limité aux fonctionnalités que le fabricant veut bien vous donner.

Il vous reste donc les consoles ouvertes. Ces consoles sont faites dans le but de fournir une plateforme de base pour le développement de jeux vidéo tout en permettant à l’utilisateur de modifier tout le logiciel s’exécutant sur celle-ci. De plus, dans la plupart des cas, ce genre de plateforme offre les plans du matériel afin de permette à quiconque ayant les habiletés nécessaires, de modifier la plateforme. Bref, tous les pouvoirs sont donnés à l’utilisateur. Ceci est très intéressant, mais les choix disponibles présentement comportent plusieurs lacunes.

Premièrement, les solutions existantes n’utilisent pas de contrôleur graphique matériel. Ceci limite grandement les performances, car il est très difficile pour le logiciel de faire le rafraichissement d’un écran. Comme un grand pourcentage du temps du processeur est utilisé pour la gestion de l’écran, il ne reste que peu de temps pour la gestion du jeu lui-même qui est une tâche assez difficile en soi.

Encore du coté du matériel, les solutions existantes on souvent trop peu de mémoire disponible ce qui rend impossible l’utilisation d’image de haute qualité visuelle à l’intérieur du jeu.

Une autre lacune des consoles ouvertes est le logiciel fourni. En effet, celui-ci est souvent très optimisé dû au manque de performance du microcontrôleur ce qui le rend souvent difficile à comprendre. De plus, la plupart de temps, aucun moteur de jeux n’est disponible ce qui rend la programmation de jeux assez ardus. Pour finir, le jeu et le noyau sont souvent indissociables.

Du côté de l’interface utilisateur, les consoles ouvertes actuelles utilisent souvent de simples contrôleurs désuets ce qui limite l’envergure des jeux développés.

## Définition du système

Vue de haut niveau, le système répondant aux besoins d’écrit plus haut ressemble à ceci.

Nous avons donc une entré utilisateur et deux sorties soit l’audio et la vidéo.

Bien que sous cette forme le système semble simple, plusieurs choix s’offre à nous pour la réalisation d’une tel machine. Nous aurons donc un choix à faire et le cheminement est exposé au chapitre suivant.

## Risques et opportunités

# Conceptualisation de la solution

## Contraintes

Comme nous l’avons vue au chapitre précédent, nous avons besoin d’un système ne comportant que quelque entré/sortie. Ceci laisse une grande marge de manœuvre quant au matériel et logiciel utilisé pour la réalisation. Nous devons donc préciser quelques contraintes afin de réduire les possibilités. Suite à une longue réflexion, nous en sommes arrivés à la liste de contraintes suivante.

Table - Lise de contraintes

|  |
| --- |
| Utilisation de manette de jeux récente |
| Capacité plus grande ou égale au Super Nintendo |
| Utilisation d’un moteur de jeux 2D pour les jeux de type « side scroller » |
| Coût de production plus petit ou égale à 50$ |

La contrainte la plus importante est le coût de réalisation du prototype matériel. Ce dernier ne devrait, idéalement, pas dépasser 50$. Il faudra donc être minutieux dans le choix des composants utilisés, sans trop influencer la qualité du produit final. Une courbe d’apprentissage élevée est à prévoir pour le choix des composants tel le type de mémoire externe et le microcontrôleur idéal à utiliser pour notre projet. Aussi, la réalisation du circuit-imprimé à l’aide du logiciel Altium, la conception efficace d’un circuit imprimé afin de minimiser le bruit qui pourrait être causé par les signaux à haute fréquences et l’évaluation des différents types de signaux vidéos disponibles à la sortie de la console sont des tâches importantes qui demandent beaucoup de temps. Il faudra donc se limiter à ce qu’on peut faire dans le temps alloué.

Cependant, du côté logiciel nous serons limités à la puissance de calcul du microprocesseur choisi ce qui ne sera sûrement pas très élevé. De plus, comme nous voulons produire du code facilement réutilisable, nous nous limiterons aux langages de programmation orientés objet. Ce langage devra aussi être assez populaire afin de simplifier l’apprentissage.

## Calculs préliminaires

Suite aux barèmes établies dans la section précédente, nous devons faire quelque calcule pour avoir une meilleur idée de la taille des composent requis.

Pour ce faire, nous devons dès maintenant préciser ce que nous voulons dire exactement par capacité supérieur ou égale au Super Nintendo. Premièrement, cette console possède les caractéristiques suivantes.

Table - Caractéristique du Super Nintendo

|  |  |
| --- | --- |
| Caractéristiques | Valeurs |
| Architecture | 16 bits |
| Fréquence | 3.58 Mhz (valeur effective max) |
| Résolution | 256x224 (plus utilisé) |
| Couleurs | 16 bits |
| Image par seconde | 10 (valeur moyenne) |
| Espace pour le jeu | 6 MB (max) |
| Nombre de couches d’affichage | 2-3 |

À partir de ces valeurs, nous avons fait une série de choix qui seraient des valeurs acceptables pour notre console.

Table - Caractéristique de la console du projet

|  |  |
| --- | --- |
| Caractéristiques | Valeurs |
| Architecture | 32 bits |
| Résolution | 480x272 |
| Couleurs | 24 bits |
| Image par seconde | 10 |
| Nombre de couches d’affichage | 2 |

Nous faisons ces choix pour plusieurs raisons. Premièrement, les architectures 32 bits sont très populaires de nos jours. Deuxièmement, les images de 24 bits par pixel sont un format très répandu et 10 images par seconde, en moyenne, est un taux de rafraichissement encore utilisé aujourd’hui et assez facile à atteindre. Nous nous limiterons à deux couches d’affichage, car la plupart des jeux n’utilisent que 2 couches. Pour finir, la résolution choisie est un bon compromis entre la haute résolution et la résolution du Super Nintendo. C’est cette résolution qui est normalement utilisée pour les écrans 4.3 pouces, très populaire chez les consoles portables.

Avec ces informations, nous pouvons estimer la puissance de calcul du processeur dont nous aurons besoin.



Le processeur devra donc être capable de faire en moyenne 2.6 millions de transferts par seconde pour l’affichage. Ceci peut être assez contraignant, mais il sera toujours possible de faire des choix matériels afin d’alléger la tâche comme avec l’utilisation de canaux DMA.

D’autre calcules sont nécessaires notamment au niveau de la taille de la mémoire requise. La mémoire contiendra le code du noyau ainsi que celui du moteur de jeux et du jeu. Elle contiendra aussi les images et le son. Compte tenue que le code ne devrait pas occuper plus de 200 KB, nous pouvons considérer l’espace utilisé par le code négligeable par rapport aux images et aux sons.

À ce stade nous ne savons pas quel type de fichier nous allons utiliser mais prenons le pire cas en considérant des formats non compressés.

Pour les images nous voulons 24 bits couleur, une résolution de 480x272 et deux couches d’affichage. Prenons tout de même 32 bits par couleur car il est plus facile de faire 1 transfert de 32 bits que 3 transferts de 8 bits ou 1 transfert de 16 bits et un de 8 bits.



Bien sûr ceci n’est qu’une approximation et en réalité nous utiliserons probablement plus. Pour plus de sureté, mettons nous une marge de 50%. Ceci nous donne 2 Méga-octets utilisé pour les images. Notez que nous n’avons pas calculé la taille de l’entête du fichier ici mais ceci est négligeable.

Pour rester dans l’affichage, nous aurons aussi besoins de mémoire pour le contrôleur LCD. Le calcules est pratiquement le même que le précédant. Cependant ici ce qui nous intéresse c’est le nombre de tampons d’affichage et non le nombre de couche. L’utilisation de 2 tampons est standard et fonctionnera très bien pour notre application.



Ici cette utilisation est fixe donc nous n’avons pas besoin de marge de sécurité. Tant que la résolution reste 480x272, la mémoire utilisé par le contrôleur LCD est exactement celle calculé.

Du coté de l’audio maintenant, considérons le standard Wave 16 bits par échantillons, 44.1 kilo-échantillons par secondes. Le Super Nintendo qui est notre console de référence utilisait 32 kHz et ceci sera probablement assez pour nos besoins mais prenons tout de même le pire cas. Commençons par traiter un fichier de 3 minutes qui serait parfait pour une musique d’arrière plan.



Comme nous le voyons, la musique non compressé occupe rapidement beaucoup d’espace. De plus, nous aurons aussi des effets sonores mais ceux-ci serait probablement d’une duré de quelque milliseconde à une seconde et donc beaucoup plus petit. Comme nous pouvons utiliser un type de fichier sonore de moins longue duré en augmentant la fréquence de répétition et/ou diminuer la qualité, nous avons tout de même beaucoup de façon de réduire la taille utilisé par l’audio. Nous pouvons donc considérer le 15 Mo comme le maximum sans utiliser de marge de sécurité.

À la lumière de ces calcules, la mémoire devrait être d’une taille de 17 Mo

## Définition des barèmes menant à la prise de décision

En partant des contraintes et des calcules préliminaires, nous pouvons construire une liste de barème nous permettant de faire le choix des composants de notre système. Commençons par les simples déductions.

Nous voulons utiliser une manette de jeux récente. Les trois choix que nous avons sont la manette de Xbox360, de Wii et de Playstation 3. La première pourrais se connecter sur notre plateforme par un adapteur propriétaire de Microsoft USB. Les deux autres quant à elles peuvent se connecter par un adapteur Bluetooth encore une fois USB. Notre entré devra donc vraisemblablement être de type USB.

La partie la plus compliqué est probablement la puissance de calcul requise. Les éléments pouvant diriger notre choix est la nombre de transfert par seconde que le processeur aura à faire pour l’affichage ainsi que le traitement requis pour le moteur de jeux. Rappelons que pour l’affichage le processeur doit traiter transfert par seconds en moyenne comme calculé à la section « Calculs préliminaires ». Pour pouvoir offrir le support du moteur de jeux il est difficile de prévoir la puissance minimal. Pour faire le choix nous devrons donc nous basé principalement sur l’expérience du développeur de l’équipe. Selon lui, il serait possible de faire le travail sur un microcontrôleur d’à peu près 100 Mhz sans cache ni module d’opération point flottant matériel. Cependant, un module de division matériel serait préférable. Nous avons aussi comme référence une autre console du même type fonctionnant sur un processeur de 28 MHz. Celle-ci offre une résolution de 240x224 avec 8 bits par couleur. Elle n’utilise pas de contrôleur LCD mais elle n’utilise pas non de moteur de jeux. Par contre, en considérant l’utilisation d’un contrôleur LCD il est censé de croire que nous serons en mesure d’utiliser un moteur de jeux et offrir une résolution de 480x272 en utilisant une fréquence d’horloge un peu plus grande que celle de cette autre console. Ceci vient appuyer les propos du développeur du projet.

Pour la sortie vidéo le mieux serait d’avoir un contrôleur LCD pouvant nous offrir la résolution voulu en 24 bits couleurs. Cette sortie pourra ensuite être convertie au besoin en S-Vidéo, VGA ou composite.

La sortie tant qu’à elle sera assurément faite par un convertisseur numérique à analogique spécialisé pour l’audio ou non. Peut importe le type, celui-ci sera capable de supporter facilement des fréquences d’échantillons bien supérieure aux limite de l’oreille humaine donc ce sera au développeur logiciel de décider. Afin de laisser une marge de manœuvre, prenons un échantillon de 10 bits comme la limite minimal acceptable. Nous verrons par la suite ce que nous décidons.

Il faut aussi prévoir un support pour le moteur de jeux et pour les jeux. Un support standard et facile à utiliser est la carte mémoire de type SD. Celle-ci peut être utilisée à grande vitesse avec un contrôleur MMC/SD ou à relativement basse vitesse par SPI. Comme la plupart des microcontrôleurs possèdent un port SPI, ceci ne devrait pas trop limiter nos recherches. De plus, ces cartes peuvent facilement être exploité jusqu’à des tailles de 4 Go ce qui est amplement pour notre utilisation. Passé 4 Go il est possible que l’utilisation se complique dû au système de fichier.

Pour cette mémoire externe, nous avons le choix entre le type DRAM et SRAM. La mémoire de type DRAM est souvent moins dispendieuse mais est volatile et doit donc être rafraîchie fréquemment, ce qui complexifie son utilisation. Par contre, les circuits récents incluent souvent le rafraîchissement automatique. Une mémoire de type SRAM est plus coûteuse mais possède une bande passante plus élevée étant donnée l’absence de condensateur, contrairement à la DRAM. La SRAM est aussi de plus grande dimension que la DRAM pour une même taille mémoire, étant donné le plus grand nombre de transistors utilisés. Ici, le coût étant un facteur important et étant donné la rapidité relativement élevée, pour notre projet, des mémoires DRAM synchrone (SDRAM), nous nous pencherons donc intuitivement vers le choix d’une mémoire de ce dernier type. N’ayant pas de connaissances poussées dans le domaine, et le temps limité alloué au projet, nous n’utiliserons que les principales caractéristiques, dont nous jugeons pour le moment nécessaire, afin de faire un choix le plus éclairé possible. Les trois principales caractéristiques à tenir en compte seront la bande passante, la taille et le temps de latence, qui est défini comme le temps d’accès à la mémoire en lecture et mesuré en nombre de coup d’horloge. Comme vu dans les calculs préliminaires, nous aurons besoin d’une mémoire nous aurions besoin d’à peu près 17 Mo de mémoire RAM avec un BUS de 32bits. Comme la taille se compte en puissance de 2, prenons 16 Mo comme espace minimal. Nous préconiserons un temps de latence de 2 coups d’horloges afin d’optimiser le temps de chargement des données.

Pour finir, il serait souhaitable que notre microcontrôleur offre des canaux DMA pour permettre des transferts en mémoire sans l’intervention du processeur. Ceci pourrait nous donner un filet de sécurité si le microprocesseur manque un peu de puissance pour le rafraichissement de l’image.

Voici donc un tableau récapitulatif de nos barèmes.

Table - Barèmes des choix matériel

|  |  |
| --- | --- |
| Caractéristiques | Valeurs |
| Entré utilisateur | USB |
| Fréquence du microcontrolleur | ~100 MHz |
| Instruction de division matérielle | Souhaité |
| Sortie vidéo | 480x272, 24 bits couleur |
| Sortie audio | Minimalement 10 bits |
| Unité de stockage | Carte SD |
| Mémoire | Minimalement 16 Mo |
| Autre | Canaux DMA |

## Évaluation des solutions possibles

Premièrement, du côté du choix du microcontrôleur, nous avons plusieurs options disponibles. Ci-dessous, une liste de quelques microcontrôleurs qui ont été analysé suivant le barème fixé.

|  |  |
| --- | --- |
| **Composante** | **Caractéristiques principales** |
| LPC2478 |          Vieux cœur ARM7 |
|          Pas de division hardware |
|          72 Mhz |
|          Contrôleur LCD |
|          Contrôleur SDRAM |
|          Contrôleur USB host |
|          Boitier TQFP pouvant être soudé facilement |
| STM32F103 |          Nouveau cœur Cortex-M3 |
|          Division hardware |
|          72 Mhz |
|          15$ |
|          Pas d’USB host. Besoin d’un contrôleur USB externe (10$) |
|          Contrôleur SRAM seulement |
|          Pas de contrôleur LCD. Possibilité d’en ajouter un hardware externe sur le bus de mémoire externe. |
|          Nous possédons déjà du code fonctionnel |
|          Boitier TQFP pouvant être soudé facilement |
| LPC1768 |          Nouveau cœur Cortex-M3 |
|          100 Mhz |
|          10$ |
|          USB host |
|          Pas de mémoire externe |
|          Pas de contrôleur LCD |
|          Boitier TQFP pouvant être soudé facilement |
| AT91SAM9260 |          Vieux cœur ARM9¸ |
|          ~200 MHz |
|          15$ |
|          Possède de la cache |
|          Pas de contrôleur LCD |
|          Boitier PQFP pouvant être soudé facilement |
| OMAP3550 |          Microcontrôleur très performant, L1 et L2 cache, grand pipeline, division et opération point flottant matériel. |
|          600 MHz |
|          50$ |
|          Co-processeur graphique |
|          Affichage HDMI 720p |
|          Le beagleboard contient déjà la sortie audio/vidéo donc possiblement pas de développement matériel. |
|          Pas de code bas niveau ainsi que de fichier de définition pour les registres interne fournis par la compagnie |
|          Boitier BGA ne pouvant pas être soudé facilement |

Deuxièmement, les choix disponibles pour la mémoire externe sont plutôt nombreux et complexes. Ci-dessous, une brève liste de quelques modèles que nous avons cru bon sélectionner.

|  |  |
| --- | --- |
| **Composant** | **Paramètres** |
| W9812G6IH | Latence: 2 @ 100MHz |
| Taille: 2MB x 4 banks x 16 bits bus wide |
| Fréquence: 200MHz max |
| Rafraîchissement: 4000cycle/64ms = 16us/cycle |
| Tension: 3.3V |
| Prix: 3,74 CAD |
| 54 TSOP |
| IS42S16800E | Latence: 2 @ 100MHz |
| Taille: 2MB x 4 banks x 16 bits bus wide |
| Fréquence: 200MHz max |
| Rafraîchissement: 4096cycle/64ms = 16us/cycle |
| Tension: 3.3V |
| Prix: 5,76 CAD |
| 54TSOP |
| MT48LCM16A2 | Latence: 2 @ 100MHz |
| Taille: 2MB x 4 banks x 16 bits bus wide |
| Fréquence: 167MHz max |
| Rafraîchissement: 4096cycle/64ms = 16us/cycle |
| Tension : 3,3V |
| Prix: 4,62 CAD |
| 54 TSOP |

À la suite d’une brève analyse, excepté une légère différence de prix, on voit rapidement que les paramètres dont nous tenons compte nous donne peu de différences entre les modèles et que nous auront besoin de connaissances plus poussées afin de faire un choix éclairé sur ce type de composant.

Troisièmement, nous avons sélectionné 3 choix possibles de sortie vidéo : S-Video, Composite-combiné et VGA. Le signal de sortie du microcontrôleur sera un signal numérique sur 24 bits. Il nous faudra nécessairement un circuit d’adaptation pour pouvoir générer un des trois types de signal désiré.

La principale différence entre les signaux S-Vidéo et Composite est que le signal S-Vidéo transporte l’image sur deux conducteurs, un pour la luminance (niveau de gris) et un pour la chrominance couleur. Le signal Composite-combiné (Connecteur jaune) transporte ces deux signaux encodés sur un même câble. Pour ces deux types de signaux, il nous faut donc, à partir du signal numérique 24 bit, produire un ou deux signaux encodés analogiquement.

Pour sa part, le type VGA est composé de 5 signaux transportés sur 5 câbles différents. Un signal de synchronisation horizontal, un signal de synchronisation vertical TTL et 3 signaux analogique de couleurs rouge, vert et bleu (RGB). Pour générer un signal VGA, nous aurons d’abord besoin que le microcontrôleur génère les deux signaux de synchronisation en sortie. Par la suite, l’utilisation d’un simple convertisseur numérique-analogique pourra être utilisé afin de transformer le signal numérique sortant du microcontrôleur.

Finalement, le choix de la sortie audio se fera entre, une sortie analogique provenant du microcontrôleur si elle est disponible ou encore en utilisant une sortie I2S pour communiquer avec un convertisseur numérique analogique externe. La disponibilité d’un de ces deux périphériques influera donc sur le choix du microcontrôleur à utiliser.

## Prise de décision en fonction des barèmes établis

Après avoir établis une liste de choix possible en fonction des barèmes établis, vient maintenant le temps de faire la sélection des composantes nécessaire à la réalisation du projet.

Le microcontrôleur choisi pour la console est le LPC2478 de la compagnie NXP. Nous avons décidé de choisir celui-ci car c’est le seul, dans notre liste, qui contienne toutes les caractéristiques désirées excepté la division matérielle. Son contrôleur LCD ainsi que son accès à des canaux DMA nous permettra d’optimiser la génération du signal vidéo. Son contrôleur d’hôte USB sera utilisé pour communiquer avec un périphérique de commande (manette) et son contrôleur de mémoire externe pouvant gérer un BUS allant jusqu’à 32 bits de données est idéal pour un module de mémoire externe SDRAM. De plus, il contient un convertisseur numérique/analogique 10 bits et un périphérique I2S qui pourront être utilisés pour générer notre signal audio en sortie.

Le choix de la SDRAM n’a pu être établi pour l’instant. Ce que nous avons comme information est que nous aurons besoin de deux circuit, de 16 bits chacun afin d’obtenir notre BUS de communication de 32 bits. Les périodes de rafraîchissement sont généralement de 4000 cycles pour 64ms, soit 16us par cycle de rafraîchissement. Le microcontrôleur utilisé pourra fonctionner à 72MHz, ce qui permettra, pour les 3 modèles de mémoire sélectionnés, de facilement respecter une latence de 2 coups d’horloges et de générer le signal de rafraîchissement de la SDRAM aux 16us. Précisons encore que, étant donné le temps limité alloué au projet, nous avons laissé cette décision de côté afin de se concentrer sur les autres parties du projet. Pour faire un choix éclairé, il serait convenable de faire appel à une personne plus compétente dans le domaine.

Ensuite, le type de sortie vidéo utilisé sera le VGA. Nous avons choisi celui-ci car on le retrouve autant sur les écrans de télévision récents que sur tous les écrans d’ordinateur. L’utilisation d’un standard répandu permettra de faciliter la mise en marché future du produit.

De plus, c’est le signal le plus facile à généré à partir d’un signal numérique. Le contrôleur LCD du LPC2478 comprend aussi la génération des signaux de synchronisation verticale et horizontale en sortie nécessaire à la communication VGA. Il nous reste donc à trouver un moyen de convertir le signal numérique, normalement transmis au LCD, en signal analogique à l’aide d’un convertisseur. Le choix et la conception de ce convertisseur seront décrits plus en détails dans le chapitre 3 « architecture matérielle ».

Dernièrement, étant donné le microcontrôleur choisi, nous avons toujours le choix entre deux périphériques pour générer la sortie audio. Le DAC interne du LPC2478 ne contient que 10 bits de données, ce qui nous donne un signal de plus faible qualité que le Super Nintendo dont le signal audio est généré sur 16 bits à 32 kHz. Ici, l’utilisation du périphérique I2S et d’un circuit imprimé externe nous permettrait d’atteindre les qualités de la console fétiche. Le prix d’un tel DAC est de moins de 3,00 CAD si on se fie au modèle MAX9850 de la compagnie MAXIM. Une fois encore, le choix et la conception de ce périphérique seront analysé plus en détails dans le chapitre 3.

Prenons maintenant le temps de nous arrêter afin de faire une liste récapitulative des composants utilisés dans la conception matérielle. Nous aurons ainsi une idée du prix de fabrication de notre prototype.

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| **Item** | **Numéro de pièce** | **Fournisseur** | **Prix** | **Option** | **Commentaires** |
| LPC2478 | LPC2478FBD208 | Avnet | $12.43 |  | SOT459 package |
| SDRAM (16Mbits) | N/D | N/A | $8.00 |  | 32Mbits, CAS=2 |
| USB A Connector |  |  | $0.60 |  | SMT |
| Power connector | PJ-002A | Digikey | $0.38 |  | 2.5mm ??? |
| SD card socket |  | N/A | $2.00 |  |  |
| Crystal 16MHz |  |  |  |  | CSM-7X footprint, 11.4x4.8mm |
| DB9 |  |  |  | x |  |
| MAX232 | 595-MAX232DWR | mouser | $0.88 | x | SOIC-16pins, 3.9mm width, 5V |
| Standoff |  | futurlec? | $2.00 |  |  |
| Plexiglass? |  |  | N/D |  |  |
| PCB | 2.50/sq. inch | BatchPCB | $10.00 |  |  |
| VGA DAC | ADV7125KSTZ50 | Avnet | $5.88 |  | Ça ou R2R |
| Audio DAC | MAX9850 | Digikey | $2.79 |  | Ça ou DAC interne au LPC2478 |
| Regulateur 5V | 863-LM2576D2T-005G | mouser | $2.62 |  | Switching regulator 5V 3A (D2PAK) |
| Regulator 3.3V | 863-NCP1117DTAG | mouser | $0.42 |  | Régulateur 3.3V 1A, TO-252 package |
| Protection USB | LM3525M-L-ND | Digikey | $2.32 |  | Single port |
| Diode schottky | MBRA340T3G (2x) | mouser | $0.80 |  |  |
| VGA D-Sub 15 | A35116-ND | Digikey | $1.76 |  |  |
|  |  |  |  |  |  |
|  |  |  |  |  |  |
|  |  | **Total** | $52.88 |  |  |

Dans cette liste, les condensateurs, les résistances et autre composants passifs et quelques connecteurs tels une prise d’insertion pour une carte SD, qui seront fort probablement utilisés ultérieurement, ne sont pas inclues. On peut quand même voir que nous dépassons déjà le prix de fabrication fixé de 50$. Par contre, une sélection plus rigoureuse des composants et des fournisseurs ainsi qu’un prix réduit pour l’achat de plusieurs composants du même modèle devraient nous tenir aux alentours d’une valeur de 50$ incluant les composants non mentionnés dans la liste.

Notons finalement que la conception des circuits d’alimentation, de communication RS232, de communication avec une carte mémoire SD et de protection du canal USB n’a pas été faite durant le projet et est strictement basée sur le schéma de la plaquette de développement BLUESCREEN SUN7 de la compagnie ThaiEasyElec.

# Architecture matériel

## Conception du périphérique de sortie vidéo

<Texte>

# architecture logiciel

## <Titre>

<Texte>

# réalisation matériel

## <Titre>

<Texte>

# Réalisation logiciel

## <Titre>

<Texte>

# <titre>

## <Titre>

<Texte>

# <titre>

## <Titre>

<Texte>

# <titre>

## <Titre>

<Texte>

# <titre>

## <Titre>

<Texte>

CONCLUSION

<Texte interligne 1 1/2>

RECOMMANDATIONS <S’il y a lieu>

<Texte interligne 1 1/2>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

1. <titre>

<Texte>

APPENDICES <S’il y a lieu>

<Texte>

LISTE DE RÉFÉRENCES

<Texte>

BIBLIOGRAPHIE

<Texte – Style Références bibliographiques déjà activé>