|  |  |
| --- | --- |
| LPC2478 | * Vieux cœur ARM7 * Pas de division hardware * 72 Mhz * Contrôleur LCD * Contrôleur SDRAM * Contrôleur USB host * Boitier TQFP pouvant être soudé facilement |
| STM32F103 | * Nouveau cœur Cortex-M3 * Division hardware * 72 Mhz * 15$ * Pas d’USB host. Besoin d’un contrôleur USB externe (10$) * Contrôleur SRAM seulement * Pas de contrôleur LCD. Possibilité d’en ajouter un hardware externe sur le bus de mémoire externe. * Nous possédons déjà du code fonctionnel * Boitier TQFP pouvant être soudé facilement |
| LPC1768 | * Nouveau cœur Cortex-M3 * 100 Mhz * 10$ * USB host * Pas de mémoire externe * Pas de contrôleur LCD * Boitier TQFP pouvant être soudé facilement |
| AT91SAM9260 | * Vieux cœur ARM9¸ * ~200 MHz * 15$ * Possède de la cache * Pas de contrôleur LCD * Boitier PQFP pouvant être soudé facilement |
| OMAP3550 | * Microcontrôleur très performant, L1 et L2 cache, grand pipeline, division et opération point flottant matériel. * 600 MHz * 50$ * Co-processeur graphique * Affichage HDMI 720p * Le beagleboard contient déjà la sortie audio/vidéo donc possiblement pas de développement matériel. * Pas de code bas niveau ainsi que de fichier de définition pour les registres interne fournis par la compagnie * Boitier BGA ne pouvant pas être soudé facilement |

Dans le cas ou le microcontrôleur ne possède pas de contrôleur LCD mais possède une bus de mémoire externe, il serait possible de faire un contrôleur avec un CPLD et de la SRAM.