

Nome:		Data:	
Curso:			
Disciplina:	Arquitetura de computadores		

## LISTA DE EXERCÍCIOS MÁQUINA DE VON-NEUMANN

**1º) No que consiste a estrutura geral de um computador IAS?**

**2º) Preencha as afirmações abaixo com verdadeiro (V) ou falso (F). Caso a afirmação seja falsa, justifique:**

a) (    ) As operações elementares do computador são: adição, subtração, multiplicação e divisão. Essas operações serão realizadas na Central Aritmética (CA).

b) (    ) A sigla IAS significa Institute for Advanced Studies e foi utilizado para nomear um computador de programa armazenado chamado de computador IAS.

c) (    ) Na memória do IAS cada local de armazenamento possuía o tamanho máximo de 40 palavras também chamadas de bits.

d) (    ) O controle lógico do dispositivo consiste na organização sequencial das operações apropriadamente. Essa característica normalmente é realizada por um órgão de controle central.

e) (    ) Os registradores de endereço de memória especifica a palavra na a ser escrita ou lida no Registrador de buffer de memória.

**3º) O que são os registradores e quais os tipos presentes na Unidade Lógica e Aritmética?**

**4º) Qual a função dos acumuladores presentes na Unidade Lógica e Aritmética ?**

**5º) Descreva os grupos das 21 instruções realizadas pelo computador IAS.**

**6º) Qual o principal problema chamado de gargalo do modelo Von Neumann ?**

**7°) O que é o modelo de Von Neumann ? Quais são os componentes básicos desse modelo.**

**8°) O que são opcodes ?**

**9°) O que são palavras ou words de memória?**

**10°) Quais são os cinco pontos da estrutura geral do von Neumann ?**