

# **Završni rad**

## **Serijski port mikrokontrolera atmega328**

**Predmet: Primena mikrokontrolera**

**Mentor:**

**dr Zoran Milivojević**

**Student:**

**Filip Stojanović**

**REr 56/17**

**April 2021.**

# **Završni rad**

## **Serijski port mikrokontrolera atmega328**

**Predmet: Primena mikrokontrolera**

**Mentor:**

**dr Zoran Milivojević**

**Student:**

**Filip Stojanović**

**REr 56/17**

**Članovi komisije:**

1. Nataša Nešić
2. Danijela Aleksić
3. Zoran Milivojević

## **Zahvalnica**

Zahvaljujem se svim profesorima na akademiji tehničko vaspitačkih strukovnih studija na odseku Niš, a naročito mom mentoru, profesoru dr Zoranu Milivojeviću na vođenju kvalitetne lako primenljive nastave koja me je podstakla da želim više od sebe i naučim šta sam mislio da neću moći.

# Sadržaj

<b>1. Uvod</b>	<b>1</b>
<b>2. Istorija mikrokontrolera</b>	<b>2</b>
2.1 Rani mikroprocesori	2
2.2 Rani mikrokontroleri	3
2.3 Istorija Arduino čipova	5
<b>3. Paralelna komunikacija</b>	<b>7</b>
3.1 Istorija paralelne komunikacije	8
3.2 Clock skew	9
<b>4. Serijska komunikacija</b>	<b>11</b>
4.1 Istorija serijske komunikacije	13
4.2 USART	15
<b>5. Serijska komunikacija arduino uno uređaja</b>	<b>17</b>
5.1 ATmega328p registri	18
5.1.1 UBRR0	18
5.1.2 UCSR0A	20
5.1.3 UCSR0B	20
5.1.4 UCSR0C	21
5.1.5 UDR0	22
5.1.6 DDRx	23
5.1.7 PORTx	23
5.1.8 PINx	24
5.1.9 EICRA	24
5.1.10 EIMSK	25
5.2 Arduino metode	25
5.2.1 Serial.begin	25
5.2.2 Serial.end	26
5.2.3 Serial.print	26
5.2.4 Serial.println	26

5.2.5 Serial.write	26
5.2.6 Serial.available	27
5.2.7 Serial.read	27
5.2.8 Serial.peek	27
5.2.9 Serial.availableForWrite	27
5.2.10 Serial.flush	27
5.3 Format	28
5.4 Softverski i hardverski serial	28
5.5 Preglednost podataka za ljude ili mašine	29
<b>6. Poređenje paralelne i serijske komunikacije</b>	<b>30</b>
6.1 Korišćena oprema	31
6.2 Podešavanja i merenja paralelne komunikacije	31
6.3 Podešavanja i merenja serijske komunikacije	32
6.4 Poredjenje rezultata merenja	32
<b>7. Serijska komunikacija između dva Arduino Uno uređaja</b>	<b>33</b>
7.1 Korišćena oprema	33
7.2 Podešavanje prijemnika	33
7.3 Podešavanje predajnika	36
7.4 Tok komunikacije	36
<b>8. Zaključak</b>	<b>37</b>
<b>Literatura</b>	<b>39</b>
<b>Sažetak / Abstract rada</b>	<b>41</b>
<b>Biografija</b>	<b>42</b>

# 1. Uvod

Smatra se da je prvi elektronski računar bio ENAIC (Electronic Numerical Integrator and Computer) koji je proizveden u SAD-u 1965 godine. Od tada su računari doživeli veliki tehnološki napredak, prošli pet generacija i danas su za razliku od svojih predaka veoma kompaktni uređaji. U ovom radu istražićemo mikrokontroler atmega328, specifično mogućnosti serijskog interfejsa za dvosmernu (half duplex) komunikaciju, koristeći mikrokontrolerski sistem Arduino Uno R3 baziran na atmega328p.

Mikrokontroler je mali kompjuter koji sedi na integrisanom kolu, normalno radi u kontrolnoj petlji i njegova namena je upravljanje uređajima i procesima u ugrađenim sistemima (Engl. embedded systems). Mikrokontroler sadrži jedan ili više CPU (Central processing unit), memoriju i programabilne ulazno/izlazne periferije. Glavna razlika između modernih mikroprocesora i mikrokontrolera je to da su prvi optimizovani za brzinu i performanse kod računarskih programa dok su drugi optimizovani u pravcu integracije većeg broja kola. Mikrokontroler može dodatno sadržati i oscilatore, timere, brojače, serijski port, analogno digitalni konvertor i druge dodatke za koje je nekada bio potreban niz posebnih integralnih kola.

Mikrokonktroleri su slični ali manje sofisticiraniji nego SoC (System on a chip) kao što su Raspberry Pi računari. SoC može sadržati mikrokontroler kao komponentu ali integriše ga i sa naprednim perifernim uređajima poput GPU (Graphics processing unit), wifi modulima, eksterenim diskovima... Sa nekim modernim mikrokontrolerima teško je tačno definisati šta je SoC a šta je mikrokontroler jer oba mogu sadržati GPU i wifi module.

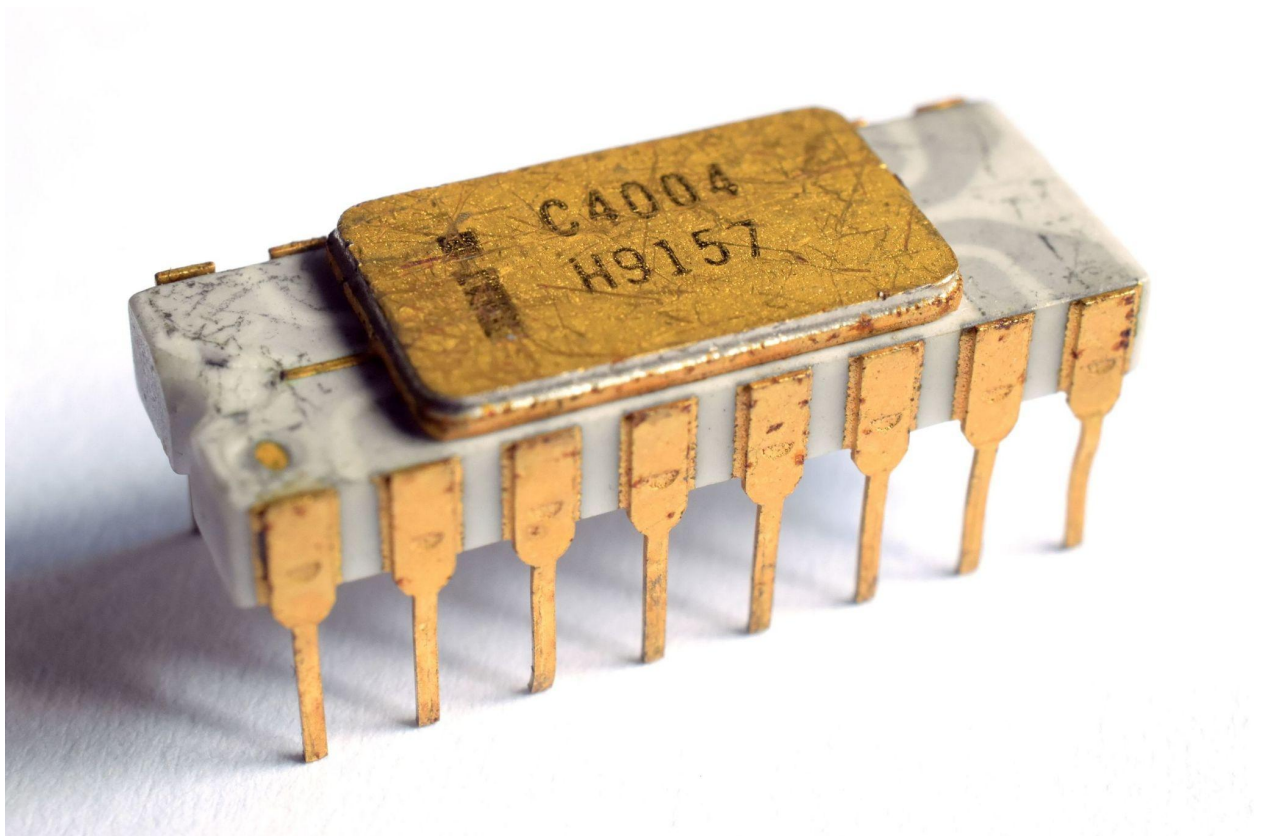
USART (Universal synchronous and asynchronous receiver-transmitter) je protokol za serijsku komunikaciju koji se koristi za slanje i primanje podataka po određenoj stopi bodova (Engl. Baud rate). Bod predstavlja broj prenetih signala kroz neku sredinu u sekundi - svaki signal može nositi jedan ili više bitova informacije. Tako da, ako imamo signal od 250 bodova a svaki signal ima po 4 bita informacija, onda nam je brzina prenosa 1000 bitova u sekundi (bit/s).

Arduino je kompanija koja proizvodi softver, razvojni sistem Arduino IDE otvorenog tipa kao i jednopločne mikroračunarske sisteme otvorenog hardverskog dizajna sa ciljem da omogući brzu i jeftinu proizvodnju embedded uređaja. Ime je dobila po kafiću u Italiji u kome su osnivači izlazili. Arduino IDE razvojni okruženje primarno služi za programiranje Arduino i kompatibilnih Genuino ploča, međutim moguće je razvijati softver i za druge mikrokontrolere ali to obično zahteva zaseban programator.

## 2. Istorija mikrokontrolera

Začeci mikroprocesora kao i mikrokontrolera mogu se pronaći u MOSFETU (metal oxide silicon transistor), kompaktnom tipu operacionog pojačivača izumljenog od strane Bell Labs i javno prikazanim 1959 godine. Nakon početka mikroprocesora, inovacija u računarstvu dešavala se toliko velikim tempom da je donet zakon nazvan po zapažanjima Gordon Moore-a (Murov zakon) koji glasi da se broj tranzistora u integralnom kolu udvostručuje približno svakih 18-24 meseca. Ovaj zakon važio je 55 godina ali mu se bliži kraj početkom doba kvantnih kompjutera.

### 2.1 Rani mikroprocesori



SL 2.1.1 Mikroprocesor Intel 4004 (CC Thomas Nguyen wikipedia)

Prvi komercijalno dostupan (4 bit) mikroprocesor, Intel 4004 proizveden je u Sjedinjenim Američkim Državama 1971 godine. Prvobitno je bio korišćen u digitronima koje je proizvodila Japanska kompanija BUSICOM. Ubrzo su naredni čipovi rapidno postajali napredniji, intel je 1972 godine proizveo prvi 8 bit mikroprocesor, intel 8008. Godinu dana kasnije, 1973 Toshiba je proizvela 12 bit mikroprocesor, TLCS-12. 1974 godine nastao je Intel 8080 koji je bio sastavljen od 6000 tranzistora. Po nekim izvorima 1971 godine napravljen je prvi mikrokontroler,

TMS1802NC, za čiju su kreaciju zaslužni inženjeri Gary Boone i Michael Cochran iz Texas Instruments kompanije što je dovelo u pitanje šta je mikroprocesor a šta mikrokontroler. U cilju bolje klasifikacije, danas koristimo termin SoC kao oznaku za sofisticiranije čipove.

## 2.2 Rani mikrokontroleri

Jedan od prvih mikrokontrolera bio je Motorola 6801, dostupan 1974 godine i razvijen na bazi mikroprocesora Motorola 6800 koristeći MOS tehnologiju. Nakon njega ubrzo je javno predstavljena i TMS 1000 serija mikrokontrolera. NEC  $\mu$ COM-16 bio je prvi 16 bit mikroprocesor, napravljen 1974 godine.

Tipičan rani mikrokontrolerski (mikroračunarski) sistem zahtevao je veliki broj dodatnih kola za rad, kao što su A/D pretvarači (Engl. A/D converters), brojači, oscilatori i drugo.



### SL 2.2.1 Mikrokontroler Intel P8051 (CC Konstantin Lanzet Wikipedia)

Vremenom došlo je do integrisanja više komponenti u jedno kolo i tako su nastali moderniji mikrokontroleri. Jedan od prvih mikrokontrolera ovakvog tipa, koji je zbog svojih softversko-hardverskih karakteristika postao industrijski standard je Intel 8051, od koga je nastala MCS-51 serija mikrokontrolera koja je bila napravljena osamdesteih godina 20. veka ali zbog njene popularnosti napravljene su i modernije varijante. MCS-51 serija koristi NMOS, CISC (complex instruction set computer) instrukcioni set i nasledila je MCS-48 seriju koja je koristila CMOS i kojoj je pripadao Intel 8048, prvi Intelov mikrokontroler napravljen 1976 godine. Intel



8086 je 16 bit mikroprocesor dostupan od 8og Juna 1978, od ovog modela nastala je x86 arhitektura koja je intelova najuspešnija linija procesora. Varijanta ovog mikroprocesora, Intel 8088 (dostupan od 1og Jula 1979) korišćena je u dizajnu prvog IBM kompjutera. 1979 godine napravljen je prvi 32 bitni mikroprocesor, Motorola 68000. 1985 godine stvoren je popularni Motorola 68HC11 model. 32 bitna arhitektura prevaziđena je tek 1991 godine, kada je napravljen prvi 64 bitni mikroprocesor, MIPS R4000. 64 bit arhitektura ostala je dominantna još neko vreme jer nije bilo potreba za 128 bitnim mikroprocesorima sem u eksperimentalnim svrhama.

Na prvim mikrokontrolerima ROM (Read only memory) memorija bila je podešena od strane proizvođača. Nakon pronalaska PROM i EPROM memorija postalo je moguće da se korisnički programiraju mikrokontroleri, PROM (one time programmable ROM) memorija mogla je da se programira samo jednom dok je EPROM (erasable programmable ROM) mogla više puta.

Poznati tip memorije, UV-EPROM (ultraviolet EPROM) mogo je biti brisan uperivanjem ultraljubičaste svetlosti ka transparentnom kvartznom prozoru u poklopcu paketa memorije, međutim ovo je moglo da traje i do 20 minuta tako da nije bilo idealno. 1993 godine predstavljena je EEPROM (electrically erasable ROM) memorija sa kojom je memorija mikrokontrolera (počevši sa mikročipom PIC16C84) mogla biti električno obrisana brzo i jeftino. Iste godine Atmel je predstavio i flash memoriju.



### SL 2.2.2 ATmega 382p mikroprocesor

AVR familiju mikrokontrolera je od 1996 godine razvijao Atmel (deo Microchip Technology od 2016 godine). To je serija mikrokontrolera sa RISC (reduced instruction set) instrukcionim setom i modifikovanom harvard arhitekturom.

## 2.3 Istorija Arduino čipova

Atmega328p pripada Atmel porodici mikrokontrolera sa modifikovanom harvard arhitekturom. Postoji par varijanti ovog mikrokontrolera: originalni ATmega328, picoPower ATmega328P koji koristi manje energije i moderniji ATmega328PB koji ima više komponenti i funkcionalnosti na pinovima.



### SL 2.3.1 Arduino UNO Rev 3 mikrokontrolerski sistem

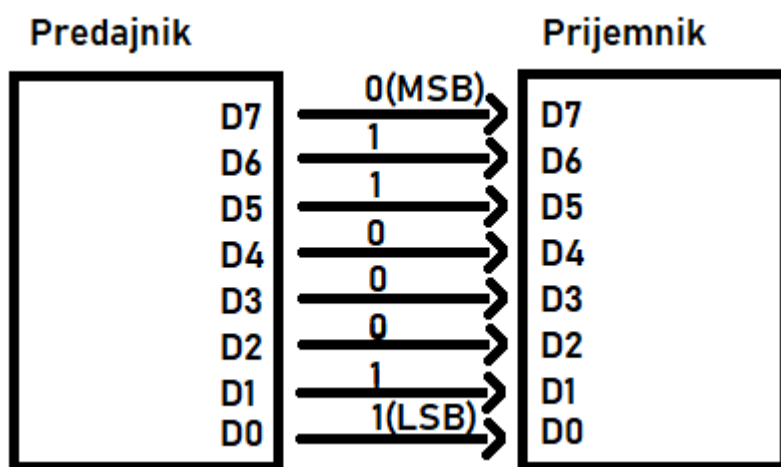
Arduino je započet 2005 godine u Italiji kao projekat grupe studenata koji su hteli da naprave jednostavne i jeftine alate sa kojima bi ljudi i bez inženjerskog iskustva mogli da prave digitalne projekte. Trenutno ima preko 17 zvaničnih ploča i većina je koristila kombinaciju flash i EEPROM memorija, prva ploča koju je Arduino proizveo bila je “Serial Arduino”, dostupna 30. marta 2005. Još neke značajne ploče bile su LilyPad Arduino (dostupna 17. oktobra 2007) i

Arduino Duemilanove (dostupna 19. oktobra 2008). Prva revizija popularne Arduino uno ploče dostupna je od 24. septembra 2010 i bazirana je na atmega328p mikokontroleru. Dodatne funkcionalnosti dostupne su za sve a pogotovo za ovu ploču korišćenjem takozvanih štitova (Engl. shield) i dodatnih biblioteka. Prva Arduino ploča bazirana na ARM arhitekturi je Arduino Due, dostupna od 22. oktobra 2012 godine. Od oktobra 2017 godine Arduno je u partnerstvu sa ARM i radi se na razvijanju Arduno ploča sa ARM mikroprocesorima. Od 2016 godine moguće je vizuelno programirati Arduino ploče upotrebom XOD programskog jezika.

### 3. Paralelna komunikacija

Data link predstavlja način povezivanja dve lokacije zarad upostavljanja digitalne komunikacije tj primo-predaje informacija. Format komunikacije određuje protokol koji je u sloju veze OSI referentnog modela. Postoje bar tri osnovna tipa komunikacije koji se mogu koristiti:

- Simplex, komunikacija samo u jednom smeru.
- Polu dupleks, komunikacija u dva smera ali ne i istovremena.
- Potpuni dupleks, istovremena komunikacija u dva smera.

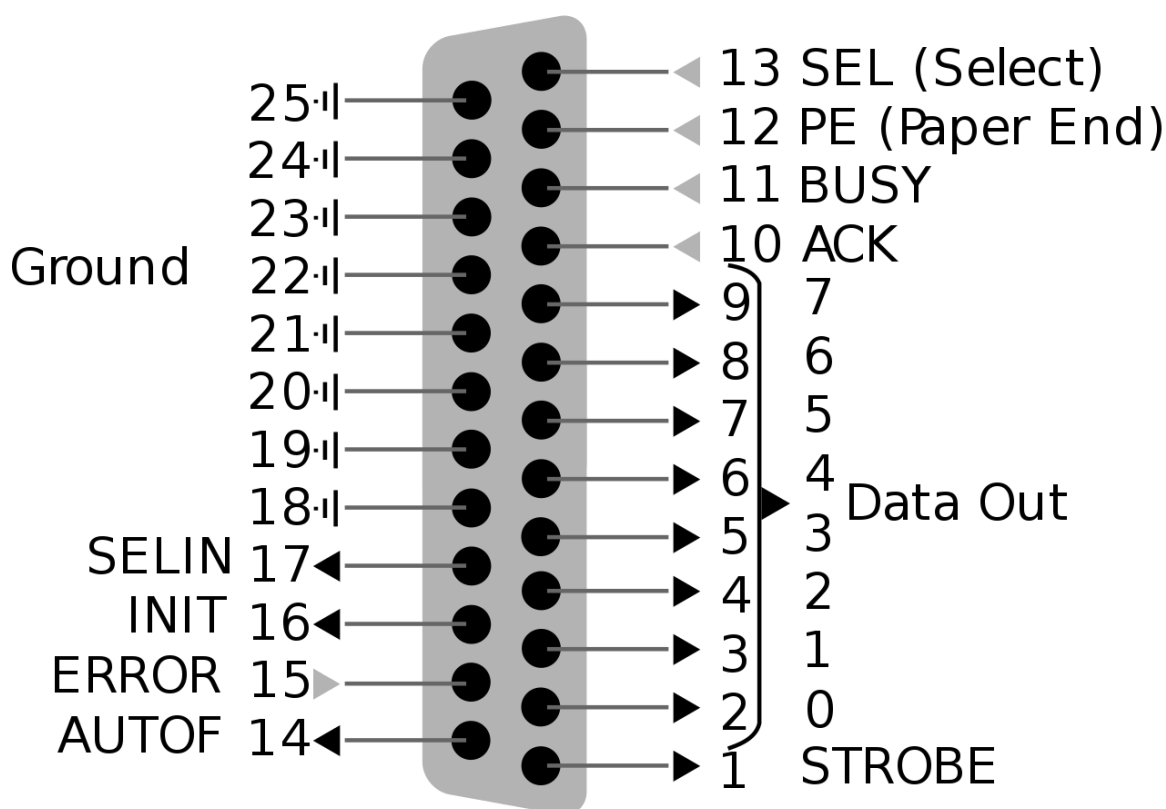


SL 3.1 Paralelni interfejs, big endian

Paralelna komunikacija je metoda prenosa podataka gde se više bitova transimituju istovremeno u toku jednog taktnog signala putem više linija prenosa (za razliku od transmitovanja bita po bita sekvencijalno kao u morsovom kodu i BPSK modulaciji). Ovo se dešava na fizičkom sloju OSI referentnog modela, dobro poznate tehnike modulacije kao što su PSM, PAM i MIMO (Engl. Multiple-input multiple-output) šalju po nekoliko bitova u paraleli (svaka grupa bitova zove se simbol). Ove tehnike mogu se primeniti i za slanje celog bajta od jednom (Na primer 256-QAM). Zbog potrebnih dodatnih linija za prenos, paralelna komunikacija je obično half duplex. Pored linija za prenos podataka može biti dodatnih linija na primer za taktni signal. Ova metoda prenosa primenjuje se kada se podaci trebaju poslati na kraćoj razdaljini (obično do 6 metara). Primeri uređaja koji koriste paralelnu komunikaciju su CNC mašine, integrisana kola, RAM, periferni busevi u računaru kao ISA, rane verzije SCSI-a, PATA (Parallel ATA), PCI (Peripheral Component Interconnect), USB (Universal Serial Bus) 3.2 uređaji, IEEE-1284 štampači i drugi periferni uređaji.

Postoje dosta paralelnih portova, IEEE 1284 je bio de facto standard 1970tih do 2000tih godina, Od verzije 3.2 USB je vratio paralelnu komunikaciju u širokoj upotrebi. USB C je paralelni port i većina uređaja će se prebaciti na njegovo korišćenje, ali termin “paralelni port” i dalje najviše asocira na printer port tj Centronics port ili paralelni printer port (na IBM PC računarima) Ovaj port je bio standardizovan devedesetih godina gde je 1996. prva verzija USB-a bila objavljena i nije koristila paralelnu komunikaciju do USB 3.2 u 2017.

### 3.1 Istorija paralelne komunikacije



SL 3.1.1 Pin out DB-25 paralelnog konektora (CC AndrewBuck wikipedia)

IBM personalni računar napravljen je 1981. i imao je varijantu Centronics porta (koji je razvijen sedamdesetih). Ovaj interfejs je standardizovao paralelnu komunikaciju sa DB25F konektorom - ovo je 25-pin port koji ima 17 linija podataka za signale i 8 za uzemljenje. Sedamnaest linija za signale podeljeno je na:

- 4 linije za inicijaciju komunikacije i izlaznu kontrolu
- 5 linija za notifikaciju o greškama i izlaznu kontrolu
- 8 linija za transmisiju podataka

Ovaj port je bio dominantni IBM port do 1987. kada je IBM napravio bidirekcionni interfejs IBM PS/2. Paralelni interfejs je bio adaptiran za upotrebu na više vrsta perifernih uređaja pored štampača. Jedna od prvih upotreba za paralelni port bili su dongle uređaji, optički dražvovi poput CD čitača, čitača disketa, skenera, eksternih modema, gejmpadova i džojstika. Neki od ranih portabilnih mp3 plejera zahtevali su korišćenje paralelnog porta za prebacivanje pesama na uređaj. Drugi uređaji poput programera EPROM memorije i hardverskih kontrolera povezivali su se preko paralelnog porta i za povezivanje drugih uređaja postojali su adapteri za povezivanje - na primer SCSI uređaja preko paralelne komunikacije.

Na sistemima baziranim na DOS-u logički paralelni portovi detektovani na BIOS-u bili su dostupni operativnom sistemu pod inkrementalnim imenima poput LPT1, LPT2, LPT3, .... ) Ova imena su skraćenice za termine poput line print terminal, local print terminal i line printer). LPT kao i par i drugih imena kao PRN, CON, AUX su zabranjeni nazivi datoteka i fascikla u DOS operativnom sistemu i sistemima baziranim na njemu, čak i u Windows 11 operativnom sistemu ne može se napraviti datoteka ili fascikla sa ovim imenima. Paralelna komunikacija je od uvek bila korišćena u integrisanim kolima, perifernim busevima i u memoriji. Direct control feature system/360, iz standard System/360 (1964 godina) varijante modela IBM računara i Laboratory Instrumentation bus IEEE-488 imali su 8-bitni port, IBM model 44, process-control varijanta imala je 32-bitni port. Busevi u računarima su prvobitno koristili paralelnu komunikaciju ali tokom vremena noviji računari prešli su na korišćenje serijske komunikacije za buseve.

I ako je zbog visoke upotrebe USB uređaja paralelna komunikacija bila većinski zamenjena serijskom, u skorijem vremenu je ponovo došlo je do povećanja upotrebe paralelne - nakon verzije 3.2 USB je postao paralelni port i paralelni data linkovi su videli uvećanu upotrebu u RF radio komunikaciji.

### **3.2 Clock skew**

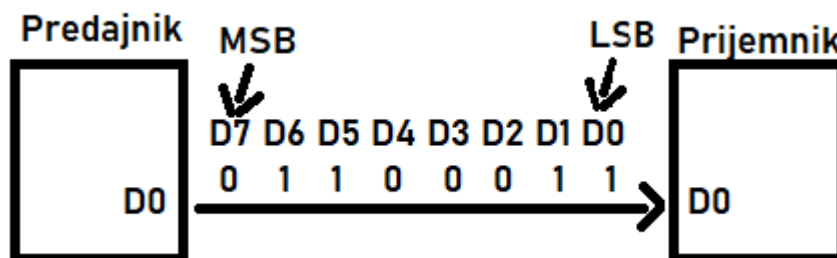
Clock Skew (timing skew) je pojava u paralelnoj komunikaciji koja ograničava brzinu prenosa transmisije na brzinu prenosa najsporije linije prenosa. Kada signali od istog izvora stignu do drugih komponenti u različito vreme, razlika između najbržeg i najsporijeg vremena se zove clock skew. Clock skew može napraviti da taktni signal signal prvo stigne na predajniku a zakasni na prijemniku (negativan skew) ili da prvo stigne na prijemniku a zakasni na predajniku (pozitivan skew). Nulti skew je kada signal stigne na vreme na primo-predajniku. Clock skew se dešava jer za razliku od idealnog scenarija svaka žica tj linija prenosa može imati (nenamerno) blago drugačije karakteristike tako da neki bitovi mogu stići pre drugih što može imati negativan uticaj na integritet poruke. Bit parnosti može pomoći u smanjenju ovog efekta ali i dalje se

smatra da paralelna komunikacija nije pouzdana pri prenosu podataka na većim distancama jer sa većom distancom raste mogućnost korumpiranih poruka. Pod uslovom da su  $R_i$  i  $R_j$  dva susedna registra a  $T_{ci}$  i  $T_{cj}$  vremena koja su potrebna signalu tih registra da stigne od izvora do destinacije clock skew se može definisati kao:

$$T_{skew\ i,j} = T_{ci} - T_{cj} \quad (1)$$

Clock skew može negativno uticati na komunikaciju. Može se desiti da se na drugom registru zamene inicijalno prebačeni podaci i time se korumpiraju podaci koji se već bili tu i uništi integritet poruke. Može se desiti da clock skew pozitivno utiče na kolo ako se njime smanji period satnog signala i time smanji vreme koje je potrebno da kolo funkcioniše korektno. Za postizanje pozitivnog clock skew-a razvijeni su algoritmi za optimizovanje sa podešivim varijablama sa kojima se može postići takozvani optimalni skew.

## 4. Serijska komunikacija



### SL 4.1 Serijski interfejs, big endian

Serijska komunikacija je metoda prenosa podataka gde se jedan po jedan bit sekvencijalno transmituju preko jedne linije prenosa. Brzina prenosa preko te jedne linije može biti veoma visoka i može se lako koristiti i na većim distancama kao i jeftino implementirati full duplex komunikacija. Pored bitova podataka uobičajeno se šalju dodatni bitovi, start i stop bitovi, bit za proveru podataka (bit pariteta) itd. Primeri uređaja koji koriste serijsku komunikaciju su kompjuterska tastatura i miš, PS/2, nove verzije SCSI-a i USB (do verzije 3.2 su USB portovi isključivo koristili serijsku komunikaciju), senzori, kamere, LCD monitori, GPS, GSM, RFID, itd.

Postoje dve vrste serijskog prenosa: asinhroni kod koga se dodaju extra bitovi poslatim podacima kako bi primalac bio obavešten o primanju novih podataka, 0 se koristi kao start bit a 1 kao stop bit. Tipična start-stop transimija je ASCII (koji je nasledio RS-232 format) koja je bila korišćena u pisaćim mašinama. U sinhronoj komunikaciji ne dodajeu se extra bitovi poslatim podacima već se podaci kontinualnom šalju konstantnom brzinom jer sinhrona komunikacija zahteva da se koristi satni signal za sinhronizaciju brzinu poslatih podatka između primaoca i pošiljaoca. Može se desiti da bude bilo potrebe za resinhronizacijom jer vremenom taktni signali imaju tendenciju ka desinhronizaciji. Podaci u serijskoj komunikaciji prebacuju se u “serijama” i svaka sadrzi vise bitova. Neki protokoli koji koriste sinhronu serijsku komunikaciju su SCSI, SPI i I2C. Sa druge strane asinhornu koriste CAN, RS-422, RS-485 i RS-232 (čije kablove sačinjavaju 25 žica ali samo dve se koriste za dvosmernu transmisiju podataka, druge se koriste za kontrolne signale).

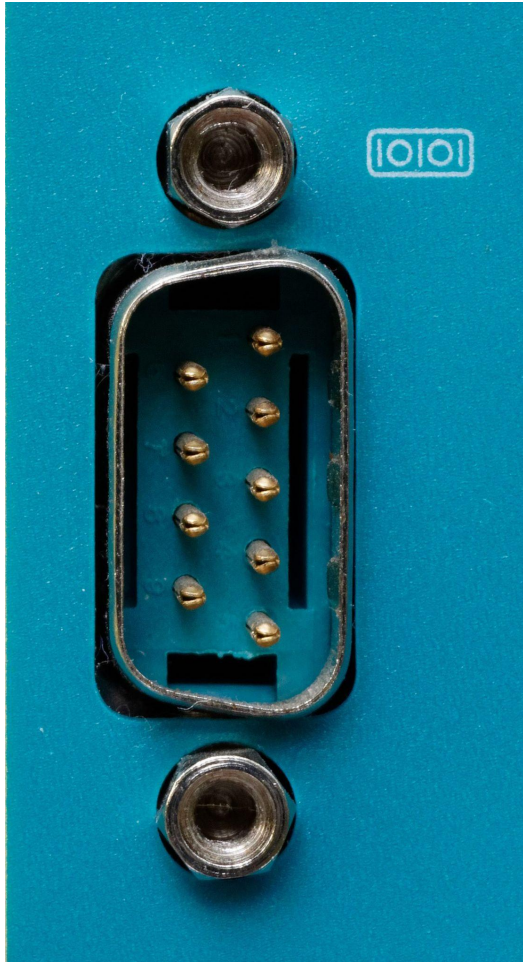
Serijski prenos sastoji se od:

- Bitova sa podacima
- Sinhronizacionih Bitova



- Bitova pariteta

Standardne brzine prenosa u bodovima su: 300, 1200, 2400, 4800, 9600... 250000... 1000000, pa i 2000000, Arduino uno podržava ovu brzinu samo u režimu dvostruke brzine.



SL 4.2 D-subminiature konektor (CC Jud McCranie Wikipedia)

Ima mnogo različitih serijskih konektora. D-subminiature konektor ima 9 pinova u obliku slova D koji prebacuju podatke serijski. Drugi interfejsi poput Ethernet, FireWire, i USB do verzije 3.2 koriste serijsku komunikaciju ali termin serijski port se najčešće asocira sa D-9 konektorom ili hardver saglasan sa RS-232 / SCI standardom ili nekim drugim poput RS-485 ili RS-422. USB je zamenio većinu drugih konektora ali moguće je koristiti USB-to-serial konvertore kako bi se omogućila konekcija preko USB-a sa RS-232 i drugim klasičnim serijskim uređajima. Klasični serijski konektori se idalje koriste za uređaje koji zahtevaju proste konektore niskih brzina poput nekih naučnih instrumenata i POS sistema....

Arduino za konvertovanje podataka iz serijskih pinova RX i TX u USB format koristi poseban mikročip atmega16u2, dosta modernih uređaja koriste USART integrisano kolo kako bi implementirali serijski port.

## 4.1 Istorija serijske komunikacije

Početkom 1980tih godina, kada je IBM predstavio prvi IBM računar, IBM i druge kompanije su ubrzo napravile R232 dodatne ploče kako bi omogućile konekcije računara ka spoljnim uređajima. Opadajuća cena i bolje performanse integrisanih kola dovele su do veće upotrebe serijske komunikacije nego paralelene. Jedna velika prednost serijske komunikacije bila je korišćenje manje žica i pinova za komunikaciju što je inicijalno omogućilo i pravljenje kompaktnijih uređaja, ovo je rešilo mnoge probleme sa cenom i dostupnošću pinova. Primeri zamene paralelne komunikacije za serijsku su zamenila zamena IEEE 1284 štampačkih portova za USB, zamena parallel ATA sa serijskom ATA, zamena PCI za PCI Express. Uređaji za prebacivanje audiovizuelnih (AV) podataka kao što su digitalne kamere i profesionalni skeneri koji su ranije zahtevali posebnih konektora kao SCSI HBA su većinski standardizovani upotrebom serijske komunikacije u potrošačkim uređajima. Serijski uređaji su se mogli videti kao `/dev/tty*` uređaji na unix sistemima i kao COM portovi (COM1, COM2, ...) na DOS i Windows sistemima.

ISA kartice koristile su se u periodu od 1981 do 1997 godine, od početka upotrebe Windows 3.1 operativnog sistema ranih 1990tih godina, Windows Device Driver preuzeo je od CPU-a ulogu upravljanjem podacima serijskih komunikacija do hardvera serijskog porta, tada je i omogućen rad više programa istovremeno na nivou OS-a, što je bio napredak od MS DOS-a na kome je mogao raditi samo jedan program u datom trenutku. Krajem 1990-tih godina ISA kartice zamenjene su PCI karticama, za migraciju postojećeg koda za ovu promenu dosta truda je uloženo jer stari MS DOS programi su očekivali da serijski port radi sa fiksnim adresama i/o linija i prekida.

Jedan od prvih serijskih kompjuterskih komunikacionih uređaja bio je UART (universal asynchronous receiver-transmitter). Zbog napretka OS-eva i izvršenja više programa simultano, CPU jedinice više nisu mogle da rade real time kontrolu serijskog porta, UART je smišljen kao dodatak serijskom portu da bi se mitgirao ovaj problem i smanjio teret na računaru, UART je omogućio i da podaci koji se na windowsu šalju i primaju na serijski port više ne prebacju karakter po karakter nego kao FIFO paketi. UART konvertuje karaktere u asinhroni serijski format kao i da konvertuje nazad, neki rani niskobudžetni sistemi umesto UARTA koristili su pin na mikroprocesoru da pošalju podatke tehnikom poznatom kao "bit banging". Gordon Bell iz DEC-a dizajnirao je prvu verziju ovog uređaja kome je inicijalna upotreba bila povezivanje pisaćih mašina na interfejs komande linije kao i uređaja u ranom internetu. UART je kao deo integrisanog kola za serijski port standardizovao serijske portove, pre toga čak se povezivalo na

izlazni pin mikroprocesora za izvršenje serijske komunikacije koji je često funkcionisao po zatvorenom nestandardnom principu. Glavni napredak koji je UART doneo bila je automatska obrada signala iz analognih u digitalne preciznim uzorkovanjem (Engl. sampling). UART na početku nije bio uređaj koji je stao na samo jednom čipu ali vremenom je DEC napravio kompresovanu verziju. Western Digital je 1971. godine unapredio ovo u prvi javno dostupan UART model, WD1402A, još jedan popularan čip bio je SCN2651 iz signetics 2650 familije.

Zavisno od proizvođača istorijski su korišćeni različiti termini za opis uređaja koji su imali UART sposobnosti. Intel je nazvao I8251 “programabilni komunikacioni interfejs, MOS Technology 6551 je bio poznat kao “adapter za interfejs asinhronne komunikacije”. Termin “serijski komunikacioni interfejs” (Engl. SCI) iskoristila je Motorola 1975. godine za njihov start-stop uređaj sa asinhrono serijskim interfejsom koji je isto bio poznat kao UART. Zilog je napravio više komada “kontrolera za serijsku komunikaciju” (Engl. SCC).

Osamdesetih godina napravljen je National Semiconductor 8250, popularan model UART-a koji je dosta puta kloniran. Jedna njegova upotreba bila je dodavanje asinhronne komunikacije preko adapterske kartice u originalnim IBM računarima. Devedesetih godina noviji UARTovi razvijeni su sa baferima integrisanim u čipovima koji su omogućili podršku većih brzina transmisije bez gubitka podataka.

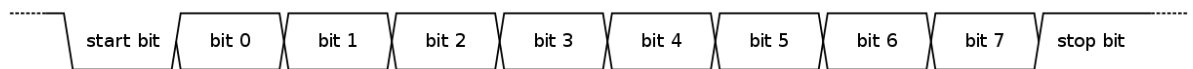
UART je podržavao samo asinhronu transmisiju podataka; sličan uređaj koji je nastao kasnije, USART (universal synchronous and asynchronous receiver-transmitter) podržava i sinhronu i asinhronu transmisiju podataka. Serijske sposobnosti USART-a su originalno namenjene za protokole poput IBMovog STR (synchronous transmit-receive), BSC (binary synchronous communications) (BSC), SDLC (synchronous data link control), kao i ISO-standard HDLC (high-level data link control). U ranijim vremenima najbrži asinhroni modem mogao je raditi pri brzini od 300 bita u sekundi koristeći FSK (frequency-shift keying) modulaciju dok su sinhroni modemi radili brzinama do 9600 b/s koristeći PSK (phase-shift keying), IBM 5150 je primer uređaja sa maksimalnom brzinom prenosa od 9600 bodova u sekundi. Ovi protokoli su bili napravljeni tako da naprave najbolji protok sa tadašnjim analognim modemima. Sinhrona transmisija mogla je da koristi malo preko 80% protoka asinhronne transmisije jer su start i stop bitovi bili nepotrebni.

Početkom 2000ih godina većina računara kompatibilnih sa IBM-ovim računarom su zamenili RS-232 COM portove sa USB portovima koji mogu slati podatke mnogo brže. Zarad kompatibilnosti sa starijim uređajima napravljeni su eksterni uređaji gde čip konvertuje sa USB na UART za korisnike kojima je RS-232 i dalje bio potreban. Cypress Semiconductor i FTDI su

jedni od najvećih komercijalnih distributera ovih čipova. Iako RS-232 portovi više nisu ugrađeni na modernim računarima, većina mikroprocesora ima UART stepen hardverski ugrađen u njima sa kojim se može komunicirati RS-232 ili RS-485 protokolima preko eksternih uređaja. Today the way an application communicates to a serial port has become completely uncoupled from the underlying hardware that actually implements the serial interface nego sa OS driverima

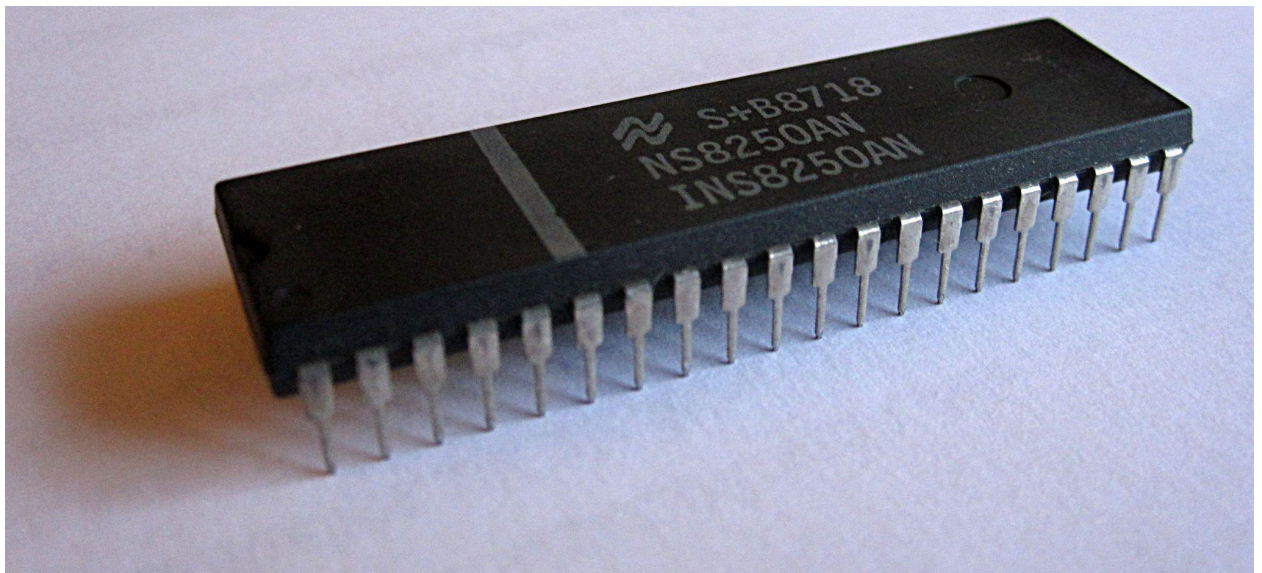
## 4.2 USART

USART (universal synchronous and asynchronous receiver-transmitter) je vrsta uređaja za komunikaciju preko serijskog porta koji je zasebno integrisano kolo ili deo nekog postojećeg koje se može programski podesiti da radi u sinhronom ili asinhronom režimu (ista funkcionalnost kao i UART). Takođe se mogu programski podesiti format i brzina prenosa.



### SL 4.2.1 Format serijskog prenosa (CC IngenieroLoco wikipedia)

USART konvertuje karaktere iz i u asinhroni serijski format i poštuje specifikacije serijskog protokola. Koriste se kao serijski port i mogu povezati USB sa serijskim portom. U IBM računarima serijski portovi su implementirani sa jednim ili više UART stepenima.



### SL 4.2.2 National Semiconductor 8250 UART (CC Nixdorf wikipedia)

Rani model UARTA iz osamdesetih godina bio je National Semiconductor 8250 koji je korišćen u adapterskoj kartici za asinhronu komunikaciju u originalnim IBM računarima. Primeri uređaja koji koriste USART su automobili, smart i sim kartice, Intel 8251A i drugi

mikrokontrolerski čipovi. USART se koristi u raznim protokolima kao što su RS-232 koji je 12 voltni sistem i RS-485 koji je 5 voltni sistem. Bitovi se šalju jedan po jedan, od najmanje značajnog bita do najznačajnijeg. U sinhronom radnom režimu bitovi podataka su uokvireni start i stop bitovima tako da se osigurava vremenski precizna komunikacija - ukoliko procesor ne prosledi karaktere USART-u do početka transmisije nekog okvira, transmisija tog okvira se otkazuje i dolazi do underrun greške. Kroz sinhronu liniju prenosa uvek prolaze neki bitovi čak i ako nisu uokvireni bitovi podataka jer će USART u zavisnosti od uređaja i protokola slati karaktere ili bitove kao indikaciju da je modem aktivan.

Slični protokoli za sinhronu serijsku telekomunikaciju postoje poput veoma rasprostranjenog IEEE 802.2 (Ethernet) protokola, link level u OSI referentnom modelu. USART stepeni se i dalje u nekim mikrokontrolerima integrišu i koriste u ruterima koji se mogu povezati na eksternim CDU/DSU uređajima i najčešće koriste Cisco HDLC implemetanciju zatvorenog tipa ili IETF standard PPP (Engl. point to point) uređaje sa protokolima koji uokviraju podatke slično kao HDLC kao što je definisano RF 1662 standardom.

## 5. Serijska komunikacija arduino uno uređaja

Povezivanjem dodatnih uređaja na Arduino ploče omogućeno je korišćenje dodatnih funkcionalnosti iz tih uređaja, na primer serijski se mogu povezati LCD displej, mikrokontroleri ESP8266, ESP32, bluetooth čipovi ili GSM modul i dodati IoT (Internet of Things).

USART stepen ATmega328p mikrokontrolera omogućava mikrokontroleru da primi podatke preko serijske komunikacije dokle god 64 bajtni serijski buffer nije pun. USART stepens ATmega328p mikrontrolera obezbeđuje:

Potpuni dupleks (nezavistan rad predajnika i prijemnika)

Parnosti

Tri izvora prekida

Većina kompleksnih integrisanih kola (Engl. IC) za sinhronizaciju između delova kola koristi taktni signal. To je specifičan tip signala koji osciluje između visokog i niskog stanja i koristi se kao metronom radi koordinisanja rada strujnih kola. Jedini izuzeci koji ne koriste taktni signal su asinhrona kola poput asinhronih mikroprocesora.

Asinhroni režim serijske transmisije koristi start i stop bitove da bi obeležio početak i kraj transmije podataka, dodati bitovi smanjuju količinu bitova podataka u prenosu. Ova metoda transmisije podataka se koristi kada se podaci šalju sa prekidima umesto konzistentno.

Sinhroni režim serijske transmisije zahteva da se podaci šalju i čitaju istom brzinom inače dolazi do korumpiranja poruka. To radi tako što se sinhronizuju brzine prenosa na tački slanja i prenosa koristeći clock signal. On može biti poseban signal ili uključen u podatke u zavisnosti od formata prenosa. Konzistentan tok podataka se šalje preko linije prenosa, brzina prenosa podataka je efikasnija jer nema bitova za start i stop.

Brzine dostupne za prenos u Arduino serial monitoru idu od 300 bodova do čak 2000000 bodova; međutim, zbog loše optimizacije serijskog koda u Arduino bibliotekama teško je dobiti brzinu prenosa podataka preko 500 KB/s čak i u kratkim intervalima ukoliko ne kreiramo sopstvene funkcije ali tada gubimo mogućnost korišćenja nekih Arduino Serial. metoda vezanih za Serijski port.

Komunikacija sa spoljnim svetom je preko pinova PD0 (RX) i PD1 (TX), povezivanjem serijskog monitora pokreneće se reset i program će početi rad ispočetka, ovo se događa jer arduino koristi DTR signal za reset, moguće je isključiti DTR signal u serijskim terminalima i time izbegnuti reset pri ponovnom povezivanju Arduino Uno mikrokontrolera.

ATmega16U2 čip u Arduino Uno sistem omogućava povezivanje računara i serijskog porta, tačnije pinove 0 i 1 Atmega328p mikrokontrolera preko USB-a. Ranije verzije Arduino Uno i Arduinio Mega 2560 koristile su ATmega8U2 čip.

Preko serijskog porta se novi sketchevi prepisuju na arduino uno. Kada se atmega 328p čip na arduinu resetuje, bootloader proveriti da li na serijskoj liniji ima novi program koji čeka da se instalira - ako ima novog programa na serijskoj liniji bootloader ga prepíše preko postojećeg, u slučaju da nema, sistem se upali sa prethodnim programom i serijski port radi uobičajeno.

## 5.1 ATmega328p registri

Moguće je u Arduino IDE okruženju pristupiti registrima atmega328p mikrokontrolera. Registri se podešavaju operacijama nad bitovima, primer bitshift i ili operacija nad bitovima se može videti u sledećem C++ programu:

```
#include <iostream>

#include <bitset>

int main() {

    int x=1; // 0b00000001

    x |= 0b11 << 2; // 12 (bitovi 11 broja 3 pomereni za dva polja u levo)

    std::cout << x << ' ' << std::bitset<8>(x);

}
```

Izlaz ovog programa je: 13 00001101

### ● 5.1.1 UBRR0

Ovaj 12-bitni registar određuje brzinu serijskog prenosa, viših 4 bitova upisuju se u UBRR0H registar a zadnjih 8 bitova u UBRR0L registar. Oba uređaja moraju koristiti istu stopu bodova u serijskoj komunikaciju, generalno serijski uređaji će tolerisati grešku u stopi bodova do 5%, kako oba kraja mogu imati grešku u suprotnom smeru poželjno je da ni jedan nema grešku veću od 2.5%, u dokumentaciji mikrokontrolera atmega328 data je tabela sa stopom grešaka za datu stopu bodova, u idealnoj situaciji za komunikaciju bez greška bila bi potrebna frekvencija oscilatora koja je deljiva sa 1.8432MHz

Tabela 5.1.1.1 podešavanje UBRR0 registra za frekvenciju oscilatora 16.0000MHz

Stopa bodova	U2X0 = 0		U2X0 = 1	
	UBRR0	Greška	UBRR0	Greška
2400	416	-0.1%	832	0.0%
4800	207	0.2%	416	-0.1%
9600	103	0.2%	207	0.2%
14.4k	68	0.6%	138	-0.1%
19.2k	51	0.2%	103	0.2%
28.8k	34	-0.8%	68	0.6%
38.4k	25	0.2%	51	0.2%
57.6k	16	2.1%	34	-0.8%
76.8k	12	0.2%	25	0.2%
115.2k	8	-3.5%	17	2.1%
230.4k	3	8.5%	8	-3.5%
250k	3	0.0%	7	0.0%
0.5M	1	0.0%	3	0.0%
1M	0	0.0%	1	0.0%
Maksimalna	1Mbps		2Mbps	

Dok je teorijski moguće ostvariti brzine i do 2M bodova u kratkim intervalima u režimu duple brzine (U2X0 = 1), u praksi je sa podrazumevanom Arduino serial bibliotekom teško postići brzine veće od 500 kilobodova u sekundi ali je moguće ukoliko se napišu sopstvene funkcije.

Formula sa kojom se može izračunati vrednosti registra UBRR0 za željenu stopu bodova:

$$UBRR0 = \frac{F_{CPU}}{BAUDRATE * 16UL} - 1 \quad (2)$$

Ukoliko se koristi režim duple brzine (U2X0 = 1), koristi se sledeća formula:

$$UBRR0 = \frac{F_{CPU}}{BAUDRATE * 8UL} - 1 \quad (3)$$

Primer upotrebe:



$$UBRR0 = (F\_CPU / (9600 * 16UL)) - 1;$$

### • 5.1.2 UCSR0A

Ovo je statusni registar kojim se mogu videti statusi serijskih prekida

Bit	7	6	5	4	3	2	1	0
	<b>RXCn</b>	<b>TXCn</b>	<b>UDREn</b>	<b>FE n</b>	<b>DORn</b>	<b>UPEn</b>	<b>U2Xn</b>	<b>MPCMn</b>
Read/Write	R	R/W	R	R	R	R	R/W	R/W
Initial Value	0	0	1	0	0	0	0	0

#### SL 5.1.2.1 UCSR0A registar

RXC0 se podesi na 1 kada ima nepročitanih podataka u prijemnom serijskom baferu

TXC0 se podesi kada se pošalju podaci i transmisioni bafer je ispražnjen

UDRE0 se podesi na 1 kada je transmisioni serijski bafer prazan i spreman za slanje

FE0 se podesi na 1 kada se dogodila greška pri primanju sledećeg bita iz bafera

DOR0 se podesi na 1 kada je prijemni serijski bafer pun i dogodio se data overrun

U2X0 se podešava na 1 kada se želi koristiti režim duple brzine u asinhronom režimu

UPE0 se podesi na 1 kada se dogodila greška pri proveru pariteta ukoliko je podešen

MPCMn se podešava na 1 kada se želi koristiti mpcm na prijemniku

### • 5.1.3 UCSR0B

Ovo je kontrolni registar kojim se određuju prekidi za serijski prenos

Bit	7	6	5	4	3	2	1	0
	<b>RXCIE n</b>	<b>TXCIE n</b>	<b>UDRIE n</b>	<b>RXEN n</b>	<b>TXEN n</b>	<b>UCSZn2</b>	<b>RXB8n</b>	<b>TXB8n</b>
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R	R/W
Initial Value	0	0	0	0	0	0	0	0

#### SL 5.1.3.1 UCSR0B registar

Postavljanjem RXCIE0 bita omogućava se RXC0 prekid pri primanju podataka

Postavljanjem TXCIE0 bita omogućava se TXC0 prekid pri slanju podataka

Postavljanjem UDRIE0 bita omogućava se UDRE0 prekid kada se isprazni serijski bafer

Postavljanjem RXEN0 bita omogućava se primanje serijskih podataka

Postavljanjem TXEN0 bita omogućava se slanje serijskih podataka

Postavljanjem UCSZ02 bita iz UCSR0B registra kao i UCSZ02 i UCSZ01 iz UCSR0C registra određuje se koliko se bitova podataka šalju

RXB80 je deveti najviši bit koji se mora pročitati pre ostatka preko UDR0 registra i prima kada se šalju 9 bitova podataka

TXB80 je deveti najviši bit koji se mora poslati pre ostata preko UDR0 registra i postavlja se kada se šalju 9 bitova podataka

Primer upotrebe:

$UCSR0B = (1 \ll RXCIE0) | (1 \ll RXEN0) | (1 \ll TXEN0);$

### ● 5.1.4 UCSR0C

Ovo je kontrolni registar koji određuje format serijske komunikacije usart stepena mikrokontrolera atmega328, često se koristi u podrazumevanom stanju

Bit	7	6	5	4	3	2	1	0
	<b>UMSELn1</b>	<b>UMSELn0</b>	<b>UPMn1</b>	<b>UPMn0</b>	<b>USBSn</b>	<b>UCSZn1</b>	<b>UCSZn0</b>	<b>UCPOLn</b>
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Initial Value	0	0	0	0	0	1	1	0

#### SL 5.1.4.1 UCSR0C registar

Postavljanjem UMSEL01 i UMSEL00 bitova određuje se režim serijske komunikacije, moguća stanja su:

00 - Asinhroni režim

01 - Sinhroni režim

10 - Rezervisano stanje

11 - Master SPI (MSPIM)

Postavljanjem UPM01 i UPM00 bitova određuje se koja će se vrsta pariteta koristiti, moguća stanja su:

00 - Bez bitova pariteta

01 - Rezervisano

10 - Neparna parnost

## 11 - Parna parnost

Postavljanjem USBS0 bita određuje se koliko se stop bitova koriste, moguća stanja su:

0 - 1 stop bit

1 - 2 stop bita

Postavljanjem UCSZ02 bita iz UCSR0B registra i UCSZ01 i UCSZ00 bitova iz UCSR0C registra određuje se koliko se bitova podataka šalju, moguća stanja su:

Tabela 5.1.4.1 bitovi podataka za stanja UCSZ02, UCSZ01 i UCSZ00 bitova

UCSZ02	UCSZ01	UCSZ00	bitovi
0	0	0	5
0	0	1	6
0	1	0	7
0	1	1	8
1	0	0	Rezervisano stanje
1	0	1	Rezervisano stanje
1	1	0	Rezervisano stanje
1	1	1	9

UCPOL0 bit se koristi samo u sinhronom režimu i određuje kada će se u taktnom signalu podaci primati i slati, moguća stanja su:

0 - Podaci se šalju pri rastu logičkog stanja na signalu, podaci se primaju pri padu logičkog stanja na signalu

1 - Podaci se šalju pri padu logičkog stanja na signalu, podaci se primaju pri rastu logičkog stanja na signalu

### ● 5.1.5 UDR0

Ovaj 8-bitni registar je registar podataka, koristi se i za primanje i za slanje podataka, mikrokontroler inteligentno upravlja ovim registrom ali trebalo bi imati na umu dok se upravlja ovim registrom da nije moguće čitanje i pisanje podataka istovremeno

Primer upotrebe:

```
while (!(UCSR0A & (1 << UDRE0))) {}
UDR0=55;
```

### ● 5.1.6 DDRx

DDRx registri odlučuju koji pinovi će biti ulazni a koji izlazni za port x, to mogu biti DDRB, DDRC i DDRD. Za svaki od ovih mogu se podesiti 8 bitova (sem za DDRC za koji se mogu podesiti 7 jer port c ima 7 pinova, 6 kojih su priključeni i na ADC i 1 na reset), ima 23 ulazno izlaznih pinova koji se mogu ovako konfigurisati.

Bit 0 označava da je pin u izlaznom režimu sa visokom impedansom a bit 1 označava da je pin u izlaznom režimu sa niskom impedansom. Podrazumevano pinovi se podešavaju kao ulazni (0)

Primer upotrebe:

```
DDRD |= (1 << 2); // Podešava PD2 kao izlazni (1) pin
DDRD &= ~(1 << 6); // Podešava PD6 kao ulazni (0) pin, podrazumevano stanje
```

### ● 5.1.7 PORTx

PORTx registri odlučuju naponsko stanje na pinovima za port x, to mogu biti PORTB, PORTC i PORTD. Za svaki od ovih mogu se podesiti 8 bitova (sem za PORTC za koji se mogu podesiti 7 jer port c ima 7 pinova, 6 kojih su priključeni i na ADC i 1 na reset), ima 23 ulazno izlaznih pinova koji se mogu ovako konfigurisati.

Kako efekat PORTx registara zavisi od DDRx registara, PORTx registri vezani su za voltažu i u ulaznom i u izlaznom režimu, pull up otpornik može slabom strujom snabdevati priključene komponente, u izlaznom režimu može snabdevati priključene komponente i do 40 Ma, atmega328p koristi signale TTL nivoa

Tabela 5.1.7.1 stanje pina n za određena stanja bita n u DDRx i PORTx registarima

DDRx	PORTx	stanje pina
0	0	ulazni režim, isključen pull up otpornik
0	1	ulazni režim, uključen pull up otpornik

1	0	izlazni režim, 0 volta
1	1	izlazni režim, 5 volta

Primer upotrebe:

```
DDRD=0b01000100; // Podešava PD2 i PD6 kao izlazne pinove, ostale kao ulazne
```

```
PORTD=(1 << 6); // Postavlja visoko naponsko stanje na pin PD6, nisko na ostale
```

### ● 5.1.8 PINx

PINx registri čitaju logično naponsko stanje na pinovima u ulaznom režimu za port x, to mogu biti PINB, PORTC i PORTD. Za svaki od ovih mogu se pročitati 8 bitova (sem za PORTC za koji se mogu podesiti 7 jer port c ima 7 pinova, 6 kojih su priključeni i na ADC i 1 na reset), ima 23 ulazno izlaznih pinova koji se mogu ovako pročitati.

Kako su PINx registri 8 bitni, vrednosti pročitane iz ovih registara mogu jedino biti digitalne, 0 i 1

Primer upotrebe:

```
Serial.println(PIND >> 3 & 1); // Čita logično stanje na PD3 pinu
```

### ● 5.1.9 EICRA

Ovo je kontrolni registar kojim se podešavaju INT1 i INT2 prekidi.

Bit	7	6	5	4	3	2	1	0
(0x69)	–	–	–	–	ISC11	ISC10	ISC01	ISC00
Read/Write	R	R	R	R	R/W	R/W	R/W	R/W
Initial Value	0	0	0	0	0	0	0	0

#### SL 5.1.9.1 EICRA registar

Postavljanjem ISC01 i ISC00 bitova određuje se kontrola prekida INT0 na pinu PD2 (2 na arduino ploči)

Postavljanjem ISC11 i ISC10 bitova određuje se kontrola prekida INT1 na pinu PD3 (3 na arduino ploči)

Moguća stanja su:

00 - zahtev za prekidom generiše se niskim naponskim stanjem

01 - zahtev za prekidom generiše se promenom logičkom stanja

10 - zahtev za prekidom generiše se opadajućom ivicom

11 - zahtev za prekidom generiše se rastućom ivicom

### • 5.1.10 EIMSK

Ovo je registar kojim se omogućavaju prekidi INT1 i INT0, može se videti kada se dogodio prekid u EIFR registru

Bit	7	6	5	4	3	2	1	0
0x1D (0x3D)	–	–	–	–	–	–	INT1	INT0
Read/Write	R	R	R	R	R	R	R/W	R/W
Initial Value	0	0	0	0	0	0	0	0

#### SL 5.1.10.1 EIMSK registar

Postavljanjem bitova na INT1 i INT0 polja određuje se dozvola INT0 i INT1 prekida

Moguća stanja su:

INT0 = 0 - zabranjen prekid sa INT0

INT1 = 0 - zabranjen prekid sa INT1

INT0 = 1 - dozvoljen prekid sa INT0

INT1 = 1 - dozvoljen prekid sa INT1

## 5.2 Arduino metode

Navešćemo neke od osnovnih i bitnih metoda pri korišćenju serijske komunikacije Arduino Uno sistema, pozivaju iz Serial biblioteke koja je automatski uključena u Arduino projekte. Biće dat primer upotrebe kao i potpis metode gde to jasnije predstavlja upotrebu metoda:

### • 5.2.1 Serial.begin

**Serial.begin(stopa bodova, config(neobavezno))**

Pokreće serijsku komunikaciju, argument podešava brzinu prenosa bodova, podrazumevano se prvo proba režim duple brzine (U2X0 = 1). Nakon upotrebe ove metode digitalni pinovi 0 (RX) i 1 (TX) se ne mogu koristiti kao IO pinovi.

Primer upotrebe:

→ `Serial.begin(9600);` // Pokreće serijsku komunikaciju sa stopom bodova 9600 i podrazumevanim formatom SERIAL\_8N1

### ● 5.2.2 **Serial.end**

Zaustavlja serijsku komunikaciju i omogućava upotrebu digitalnih pinova 0 (RX) i 1 (TX) kao IO pinove.

### ● 5.2.3 **Serial.print**

**`Serial.print(podaci, brojevni sistem(neobavezno))`**

Šalje brojeve, karaktere i stringove preko serijskog porta enkodirane u ASCII formatu tako da se mogu lako pročitati, mogu se proslediti funkcije koje vraćaju stringove poput `F` (podaci). Ako se prosledi celobrojni broj može se proslediti brojevni sistem kao argument (BIN - 2, OCT - 8, HEX - 16, DEC - 10 (podrazumevano). Ukoliko se prosledi floating point broj može se proslediti broj decimalnih mesta (podrazumevana vrednost je 2). Vraća broj bajtova koji su poslali.

Primeri upotrebe i izlazne vrednosti:

→ `Serial.print("10");` // Izlaz: 10  
→ `Serial.print(10);` // Izlaz: 10  
→ `Serial.print(10, HEX);` // Izlaz: A  
→ `Serial.print(1.0123, 0);` // Izlaz: 1  
→ `Serial.print(1.0123, 1);` // Izlaz: 1.0  
→ `Serial.print(1.0);` // Izlaz: 1.00

### ● 5.2.4 **Serial.println**

**`Serial.println(podaci, brojevni sistem(neobavezno))`**

Radi isto što i `print` metoda i na kraju pošalje karaktere `\r\n` koji dodaju novi red.

Primer upotrebe i izlazne vrednosti:

→ `Serial.println("Zdravo");` // Izlaz: Zdravo\r\n (`\r\n` se vidi kao novi red)

### ● 5.2.5 **Serial.write**

Šalje brojeve, karaktere, stringove i nizove preko serijskog porta i ne enkodira ih, pravi razliku između "10" i 10. Ukoliko se prosledi pokazivač na niz treba se proslediti kao

drugi argument koliko vrednosti da pročitati iz niza. Vraća broj bajtova koji su poslani.

Primeri upotrebe i povratne vrednosti:

- `size_t num=Serial.write(65);` // Šalje bajt 1000001 tj slovo A na serijski port, num je 1
- `size_t pom=Serial.write("hello");` // Šalje niz bajtova na serijski port, pom je 5
- `uint8_t p[3]={65, 66, 67}; Serial.write(p, 3);` // Šalje ABC na serijski port

#### ● 5.2.6 Serial.available

Vraća broj bajtova koji su primljeni preko serijskog porta i čekaju da se pročitaju sa serijskog bafera.

Primer upotrebe i povratne vrednosti:

```
int bafer=Serial.available(); // Vraća 64 kada je prazan
```

#### ● 5.2.7 Serial.read

Čita jedan bajt iz serijskog bafera, dostupna je `readString` metoda koja čita ceo bafer.

Primer upotrebe i povratne vrednosti:

```
uint8_t received_data=Serial.read(); // Popuže 1 bajt iz serijskog bafera
```

#### ● 5.2.8 Serial.peek

Vraća sledeći bajt (karater) iz serijskog bafera bez da ga izbaci iz bafera.

#### ● 5.2.9 Serial.availableForWrite

Vraća broj bajtova (karaktera) koji se mogu upisati u transmisioni serijski bafer bez da se blokira slanje. Serijska komunikacija u arduino sistemima je asinhrona, što znači da ukoliko ima prostora u transmisionom serijskom baferu `Serial.print` i `Serial.write` metode će upisati karaktere tamo i vratiti povratne vrednosti pre nego što se bilo koji karakter pošalje. Ako je transmisioni serijski bafer pun onda će ove funkcije blokirati izvršenje drugih operacija dok ne bude bilo dovoljno prostora u baferu.

Primer upotrebe i povratne vrednosti:

```
int num=Serial.availableForWrite(); // Vraća 63 kada je prazan
```

#### ● 5.2.10 Serial.flush

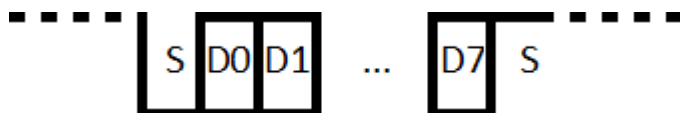


Sačeka da slanje serijskih podataka završi tj. da se isprazni transmisioni serijski bafer.

### 5.3 Format

U asinhronom modu serijske komunikacije mora se odlučiti format transmisije. Dostupne opcije su:

- Potpuni ili polovični duplex (atmega328 limitiran na polovični duplex)
- Broj bitova po karakteru (obično 8 bita ali neki raniji transmiteri su koristili 5, 6 ili 7 bit ASCII)
- Endian redosled bitova
- Brzina bitova po sekundi prenosne linije (ekvivalentna stopi bodova kada svaki simbol predstavlja jedan bit). Neki sistemi mogu koristiti automatski detekciju brzine (stope bodove).
- Da li se koristi bit pariteta
- Parna ili neparna parnost, ukoliko se koristi bit pariteta
- Broj stop bitova (mora se poslati makar onoliko koliko prijemnik zahteva)
- Simboli oznake i razmaka (istorijski tok struje u ranoj telegrafiji, polaritet voltaže u EIA, RSA-232, polaritet promene frekvencije u FSK, itd)



#### SL 5.3.1 Podrazumevani format serijskog prenosa Arduino Uno

Arduino sistem većinu ovih stavki sam podešava ali moguće je podesiti neki parametre, za prenos podrazumevano se koristi 1 start bit, 8 bitova podataka, ni jedan bit pariteta i 1 stop bit, popularna stopa bodova je 9600, drugi formati se mogu podesiti putem UBR0 i UCSR0C registra ali najčešće je u upotrebi format 9600/8-N-1. Brzina od 9600 bodova u ovom formatu znači da će se u svakoj transmiji poslati 10 bitova od kojih su 8 bitovi podataka, što znači da je brzina prenosa podataka zapravo 80% od brzine transmisije, više bitova se šalju. Prvo se šalje bit najmanje težine (LSB), zadnje se šalje bit najveće težine (MSB), ovaj režim zove se little endian.

### 5.4 Softverski i hardverski serial

Arduino uno ima hardversku podršku za serijsku komunikaciju preko pinova 0 i 1. Softverski se može emulirati serijska komunikacija i preko ostalih digitalnih pinova bit banging tehnikom

pomoću dodatnih biblioteka poput SoftwareSerial (bazirana od verzije 1.0 na NewSoftSerial biblioteci). Korišćenjem SoftwareSerial biblioteke moguće je imati više softverskih serijskih portova sa brzinama do 115200 bps što je sigurna vrednost i za hardverski serial, moguće je koristiti i invertovati signale za uređaje koji to zahtevaju ali bolje je koristiti hardverski gde je to moguće.

SoftwareSerial ima određena ograničenja:

- Ne mogu se istovremeno slati i primiti podaci
- Ako se koristi više softverskih serijskih portova samo jedan port može u datom trenutku primiti podatke.
- Na određenim pločama na primer Arduino Micro i Mega 2560 nema podrške na svim pinovima za prekide po promeni logičkog stanja.

Da bi se koristila ova biblioteka mora se prvo dodati u projekat

```
#include <SoftwareSerial.h>
```

Alternativna biblioteka koja podržava istovremeno primanje i slanje podataka preko više softverskih serijskih portova je AltSoftSerial. Ova biblioteka prevazilazi neke fundamentalne probleme sa SoftwareSerial bibliotekom, ali ima drugih sopstvenih ograničenja..

## 5.5 Preglednost podataka za ljude ili mašine

U ovom radu poslati bitovi biće štelovani za lakše detektovanje i analiziranje na mašinama poput osciloskopa umesto standardnom izlazu terminala. Funkcija Serial.print() iskorišćena je na više mesta umesto Serial.println() gde bi bilo adekvatnije ili je Serial.println() izostavljena.

## 6. Poređenje paralelne i serijske komunikacije

I paralelna i serijska komunikacija imaju svoje prednosti i mane. Osnovna razlika između njih je broj električnih konduktivnih linija koji se na fizičkom sloju osi referentnog modela koriste za prenos bitova. U paralelnoj komunikaciji može se poslati više bitova istovremeno; obično se šalje 2 do 8 bitova (jedan bajt) po prenosu što znači da je transmisija podataka paralelnom komunikacijom brža nego transmisija istih podataka serijskom komunikacijom koja šalje jedan bit podatka po prenosu. Za uzvrat, serijska implementacija ima svoje dobre strane. Jedna velika prednost serijske komunikacije je smanjeni broj žica u kablovima i pinova potrebnih za prenos što značajno smanjuje veličinu i kompleksnost konektora i smanjuje cenu implementacije. Dizajneri uređaja poput pametnih telefona imaju veliku korist od konektora/portova koji su mali po veličini, izdržljivi a i dalje imaju visoke performanse.

Tabela 6.1 Poređenje paralelne i serijske komunikacije

Paralelna komunikacija	Serijska komunikacija
Skuplja implementacija jer koristi više linija prenosa	Jeftinija implementacija jer koristi jednu liniju prenosa
Veća brzina prenosa, prenosi 1 bajt po taktnom signalu ali je podložna clock skewu	Manja brzina prenosa, prenosi 1 bajt po taktnom signalu ali je konzistentnija
Mogućnost ometanja signala ako su žice međusobno preblizu jedna drugoj	Manje potencionalnih smetnji signalu
Primenljivija na kraćim distancama zbog većeg broja žica	Primenljiva za bilo koju distancu
Obično full duplex	Obično half duplex
Jednostavnija implementacija	Kompleksnija implementacija

Detaljna poređenja:

- Brzina: Na prvu pomisao, brzina prenosa paralelnog data linka jednaka je broju bitova (linija prenosa) koji se šalju u jednom momentu, pomnoženo sa stopom prenosa bitova (brojem bitova koji svaka linija šalje u jedinici vremena) tako da u teoriji dodavanjem još jedne linije prenosa može se duplirati stopa prenosa podataka. U praksi, clock skew ograničava stopu prenosa bitova na brzinu prenosa najsporije linije prenosa što znači da brzina prenosa nije tačno proporcionalna broju linija prenosa. Zbog ovoga brzina prenosa

jedne linije prenosa u serijskoj komunikaciji može biti veća nego brzina prenosa individualnih linija prenosa u paralelnoj komunikaciji jer oba uređaja na “svim” linijama sigurno koriste istu stopu bodova i CPU bus. Serijska komunikacija je obično full duplex a paralelna je half duplex.

- Pouzdanost: Crosstalk, pojava gde električni signal jedne transmisije utiče na drugi pravi smetnje u linijama prenosa paralelne komunikacije. Paralelna komunikacija je isto podložna clock skew-u. Na manjim brzinama prenosa i distancama ovi efekti su zanemarljivi ali zbog njih serijska komunikacija je pouzdanija na većim brzinama prenosa i distancama.
- Veličina kablova: Na većim daljinama serijska komunikacija je bolji izbor u poređenju sa paralelnom, zbog toga uređaji koji koriste paralelnu komunikaciju imaju kablove koji su obično kraći od kablova uređaja koji koriste serijsku komunikaciju. Razlog za ovo su Crosstalk i Clock skew; što je veća distanca prenosa to će Crosstalk i Clock skew imati veći uticaj na prenete podatke. Zbog ovoga postoji gornja granica veličine kabla uređaja koji koriste paralelnu komunikaciju.
- Kompleksnost: Paralelni prenos podataka se lako hardverski implementira. Napraviti paralelni port je relativno prosto jer sve što je potrebno je električna sklopka koja će prekopirati podatke na magistralu podataka, tako da je paralelna komunikacija logični izbor u projektima sa manje resursa. Većina podataka prebačenim serijskom komunikacijom mora se prvo konvertovati UART uređajem nazad u format podataka paralelne komunikacije pre nego što se kabli može povezati direktno na magistralu podataka.

## 6.1 Korišćena oprema

Za svrhe ovog eksperimenta potrebno je

2 x Arduino Uno R3

10 x Konektora muško na muški

## 6.2 Podešavanja i merenja paralelne komunikacije

Arduino UNO board and similar, the basic system firmware already programs ATmega328 to use an external crystal. For this, it uses the PB6 and PB7 pins. Therefore, for general use, we can only use the PB0 to PB5 pins a PB5 se koristi i za led diodu,

Potreba za Arduino Mega zbog više pinova

the same sourced [clock signal](#) arrives at different [components](#) at different time

### **6.3 Podešavanja i merenja serijske komunikacije**

serial plotter na svakoj iteraciji loop funkcije?

Inorder to plot multiple variables or waveforms simultaneously a 'space' or tab should be printed between the two print functions, the last variable should be printed with a new line (`\r\n`) at the end.

```
Serial.print(value 1);
```

```
Serial.print(" ");
```

```
Serial.println(value 2);
```

### **6.4 Poredjenje rezultata merenja**

## 7. Serijska komunikacija između dva Arduino Uno uređaja

Polu dupleks

### 7.1 Korišćena oprema

Za svrhe ovog eksperimenta potrebno je

2 x Arduino Uno R3

Protoploča

### 7.2 Podešavanje prijemnika

Zarad lakšeg programiranja prijemnika koristićemo funkcije i metode dostupne uz arduino jezik. Za početak, da bi upostavili serijsku komunikaciju sa stopom bodova od 9600 koristićemo metodu `Serial.begin(9600)`; Iskoristićemo je u funkciji `setup()` koja se pokreće prilikom svakog učitavanja programa. Ova funkcija se pokreće sa memorijske lokacije 0 i kada se vrši softverski reset, tako da ćemo za simulaciju vraćanja u početno stanje u njoj odrediti i da se postave svih 20 (uključujući analog pinove) pinova dostupnih na Arduino uno kao input pinovi.

```
void setup() {  
    Serial.begin(9600);  
    for (uint8_t i=0; i < 20; i++)  
        pinMode(i, INPUT);  
}
```

Kako će nam pinovi na početku programa biti podešeni u input režimu napisaćemo funkciju koja omogućava menjanje režima pin; mogući režimi su `input (0)`, `output (1)` i `input_pullup (2)` a parametri se primaju u serijski bafer preko RX pina.

```
void pinmode() {  
    uint8_t pin=Serial.read();  
    pinMode(pin, Serial.read());  
}
```

Napisaćemo i funkciju za promenu logičkog stanja na pinovima. Ova funkcija će zavisno od bitova u serijskom baferu izvršiti analogWrite koji prima vrednosti između 0 i 255 ili digitalWrite koji prima vrednosti 0 i 1

```
void pinwrite() {  
    uint8_t pin=Serial.read();  
    uint8_t value=Serial.read();  
  
    if (Serial.read())  
        analogWrite(pin, value);  
    else  
        digitalWrite(pin, value);  
}
```

Sledeće što nam je potrebno je funkcija koja će pročitati logičko stanje na pinovima i poslati ga preko TX pina; zavisno od bitova u serijskom baferu ova funkcija će izvršiti ili analogRead i poslati karakter između 0 i 255 ili digitalRead i poslati karakter 0 ili 1

```
void pinread() {  
    uint8_t pin=Serial.read();  
  
    if (Serial.read())  
        Serial.print(analogRead(pin));  
    else  
        Serial.print(digitalRead(pin));  
}
```

Za kontrolu toka napravićemo funkciju koja pravi razmak u radu programa u milisekundama. Arduino delay funkcija potpuno pauzira izvršenje programa (sem prekida) što može biti loše.

```
void delayf() {  
    delay((Serial.read() << 8) + Serial.read());  
}
```

Napisaćemo i funkciju koja će praviti razmak u radu programa u mikrosekundama - ova funkcija koristi timer integrisan u atmega328p. Najveća vrednost sa kojom će ova funkcija proizvesti precizan razmak je 16383, tako da za veće razmake treba koristiti običnu delay funkciju

```
void delaymicroseconds() {  
    delayMicroseconds((Serial.read() << 8) + Serial.read());  
}
```

write funkciju ćemo koristiti za slanje bajta bez konvertovanja u karakter preko serijskog porta.

```
void writef() {  
    Serial.write(Serial.read());  
}
```

Napisaćemo i naprednu funkciju koja će pročitati logičko stanje na pinu i invertovati ga

```
void pinchange() {  
    uint8_t pin=Serial.read();  
    digitalWrite(pin, !digitalRead(pin));  
}
```

Sledeća funkcija će staviti visoko logičko stanje na pin i nakon određenog vremena staviti nisko logičko stanje

```
void pinclick() {  
    uint8_t pin=Serial.read();  
    digitalWrite(pin, HIGH);  
    delayf();  
    digitalWrite(pin, LOW);  
}
```

Da bi iskoristili ove funkcije napravićemo niz funcs sa pokazivačima na njihove memorijske adrese, kao i memorijsku adresu reset funkcije (0)

```
void (*funcs[])() = {  
    pinmode,
```



```
pinwrite,  
pinread,  
delayf,  
delaymicroseconds,  
0,  
writef,  
pinchange,  
pinclick  
};
```

U funkciji koja se konstantno pokreće u Arduinu proveravaćemo da li su poslani neki bajtovi preko serijskog porta i ako jesu proslediti taj bajt prethodno napravljenom nizu. Bajt 0 biće pinmode u funcs nizu. Ova implementacija pretpostavlja da će se na prijemniku uvek slati korektni podaci za svaku funkciju.

```
void loop() {  
    if (Serial.available())  
        (*funcs[Serial.read()]());  
}
```

### 7.3 Podešavanje predajnika

Na predajniku ćemo koristiti AVR C funkcije uz Arduino metode za demonstraciju funkcionalnosti, prijemnik očekuje uvek primiti korektne podatke tako da svaka provera podataka dešava će se na predajniku. Prvo ćemo izračunati vrednost stope bodova koja se treba upisati u UBRR0 registar po datoj formuli i sačuviti vrednost preprocesorskom direktivom

```
#define UBRR_VALUE ((F_CPU / (9600 * 16UL)) - 1)
```

Definišaćemo globalne varijable za kontrolu toka i izvršenje programa

```
uint8_t cc=255;
```

```
bool execute=0;
```

Na početku izvršenja programa podesićemo stopu bodova preko definisane UBBR\_VALUE makro vrednosti

```
void setup() {  
    UBBR0=UBBR_VALUE;  
  
    // Omogućava USART prekide za prijem, transmisiju i RC complete  
    UCSR0B |= (1 << RXCIE0) | (1 << RXEN0) | (1 << TXEN0);  
  
    // Postavlja pinove 2 i 3 u input_pullup režim  
    PORTD |= (1 << 2) | (1 << 3);  
  
    // Postavlja pin 4 u izlaznom režimu  
    DDRD |= (1 << 4);  
  
    // Omogućava INT0 i INT1 prekida  
    EIMSK |= (1 << INT0) | (1 << INT1);  
  
    // Konfiguriše INT0 i INT1 prekide da se aktiviraju pri detektovanju opadajuće ivice  
    EICRA |= (1 << ISC01) | (1 << ISC11);  
}
```

Napisaćemo funkciju koja šalje bajt serijski preko UDR0 registra čim je slanje moguće

```
void sendByte(uint8_t data) {  
    while (!(UCSR0A & (1 << UDRE0)));  
  
    UDR0=data;  
}
```

Napisaćemo i wrapper funkciju koja će za niz bajtova poslati svaki redom

```
void sendBytes(uint8_t *data, uint8_t len) {  
    for (uint8_t i=0; i < len; i++)  
        sendByte(data[i]);  
}
```

Napisaćemo funkciju koja će se prva izvršiti i podesiti pinove 2 i 3 u izlaznom režimu

```
void pinmode() {  
    uint8_t data={0, 2, 1};  
    sendBytes(data, 3);  
  
    data={0, 3, 1};  
    sendBytes(data, 3);  
}
```

Napisaćemo funkciju koja postavlja visoko naponsko stanje na pinu 2

```
void pin2on() {  
    uint8_t data={1, 2, 1, 0};  
    sendBytes(data, 4);  
}
```

Napisaćemo funkciju koja prethodno postavljeno visoko naponsko stanje na pinu 2 vraća na nisko naponsko stanje

```
void pin2off() {  
    uint8_t data={1, 2, 0, 0};  
    sendBytes(data, 4);  
}
```

Napisaćemo funkciju koja demonstrira komande pinchange koja invertuje logično stanje na pinu, delay koja pravi pauzu u izvršenju programa i pinclick koja postavlja visoko naponsko stanje na pinu za dato vreme

```
void changepins() {  
    // invertuje logično stanje na pinu 2
```

```
uint8_t data={7, 2};

sendBytes(data, 2);


// pravi pauzu od 1000 milisekundi u izvršenju programa

data={4, 0b00000011, 0b11101000};

sendBytes(data, 3);


// invertuje logično stanje na pinu 2

data={7, 2};

sendBytes(data, 2);


// postavlja visoko naponsko stanje na pinu 3 u trajanju od 1000 milisekundi

data={8, 3, 0b00000011, 0b11101000};

sendBytes(data, 4);


// pravi pauzu u izvršenju programa od 16000 mikrosekundi

data={5, 0b00111110, 0b10000000};

sendBytes(data, 3);


// imvetuje logično stanje na pinu 2

data={7, 2};

sendBytes(data, 2);


// pauzira izvršenje programa zbog pauza

execute=0;

}
```

Napisaćemo funkciju koja šalje bajt 33 i čita logičko stanje arduino pina 2 postavljenog na visoko naponsko stanje u prethodnom koraku

```
void write() {  
    uint8_t data={6, 33};  
    sendBytes(data, 2);  
  
    data={2, 2};  
    sendBytes(data, 2);  
}
```

Napisaćemo funkciju koja će izvršiti reset na predajniku i prijemniku

```
void reset() {  
    uint8_t data={1, 4, 1, 0};  
    sendBytes(data, 4);  
    sendByte(5);  
}
```

Napravićemo niz commands koji će sadržati adrese funkcija koje ćemo izvršiti u redosledu

```
void (*commands[])( ) = {  
    pinmode,  
    pin2on,  
    pin2off,  
    changepins,  
    write,  
    reset  
};
```

U glavnoj funkciji na svakom izvršenju poslaćemo signal za proveru na pinu PD4 pre izvršenja svake komande

```
void loop() {
```

```
PORTD &= ~(1 << 4);

delayMicroseconds(100);

PORTD |= (1 << 4);


if (execute)

    (*commands[cc])();

    delay(2);
}

// INT0 prekid koji će izvršiti narednu komandu
ISR(INT0_vect) {

    if (cc < 5)

        cc++;

    execute=1;

}

// INT1 prekid koji će ponoviti komandu
ISR(INT1_vect) {

    if (cc != 255)

        execute=1;

}


// RX complete prekid koji će resetovati prijemnik
ISR(USART_RX_vect) {

    if (UDR0) {

        cc=255;

        execute=0;

    }

}
```

## 7.4 Tok komunikacije

sreg dozvoljava prekid

as electrical noise can be interpreted as zero or 1 unpredictably.

To avoid this problem, the ATmega328 has an interesting feature. It is a pull-up resistor

kontrolna petlja dakle očitava ulaze i zatim podešava izlaze u skladu sa svojim programom.

Petlja se stalno ponavlja dok traje kontrola procesa

postavljanjem arduino pina 4 na visoko naponsko stanje na predajniku, prijemnik će poslati signal na RX pin na predajniku nakon čega će se pokrenuti USART\_RX prekid i izvršiti reset na predajniku

## 8. Zaključak

Microcontrollers usually contain from several to dozens of general purpose input/output pins (GPIO). Koriste se u najrazličitijim modernim uređajima. U [robotima](#), telekomunikacionim uređajima, [satelitima](#), [automobilima](#), [instrumentima](#), [mobilnim telefonima](#), [kamerama](#), kućnim uređajima kao što su [mašine za pranje rublja](#), [mikrotalasne rerne](#), kućnim [pekarama](#) [hleba](#) i drugdje. Mikrokontroleri su od sedamdesetih godina prošlog veka imali brz razvoj. Sve više i više ranije odvojenih kola je integrisano, programiranje je olakšano uvođenjem „flaš“ (flash) memorija (koje se mogu mnogo puta brisati i pisati), smanjena je potrošnja struje (važno za baterijske uređaje), a ponuda različitih kontrolera je neverovatno široka. Danas takođe postoje i 8, 16, 32 i 64 bitni modeli, kao i DSP (DSP) modeli podešeni za brze matematičke operacije sa proširenim setom instrukcija. On 21 June 2018, the "world's smallest computer" was announced by the [University of Michigan](#). The device is a "0.04mm<sup>3</sup> 16nW wireless and batteryless sensor system with integrated [Cortex-M0+](#) processor and optical communication for cellular temperature measurement." It "measures just 0.3 mm to a side—dwarfed by a grain of rice. [...]" In addition to the RAM and [photovoltaics](#), the new computing devices have processors and [wireless transmitters and receivers](#). Because they are too small to have conventional radio antennae, they receive and transmit data with visible light. A base station provides light for power and programming, and it receives the data."<sup>[24]</sup> The device is 1/10th the size of IBM's previously claimed world-record-sized computer from months back in March 2018,<sup>[25]</sup> which is "smaller than a grain of salt",<sup>[26]</sup> has a million transistors, costs less than \$0.10 to manufacture, and, combined with [blockchain](#) technology, is intended for logistics and "crypto-anchors"—[digital fingerprint](#) applications.<sup>[27]</sup> Micro-controllers have proved to be highly popular in [embedded systems](#) since their introduction in the 1970s. Manufacturers have often produced special versions of their micro-controllers in order to help the hardware and [software development](#) of the target system. Microcontrollers must provide [real-time](#) (predictable, though not necessarily fast) response to events in the embedded system they are controlling. A typical home in a developed country is likely to have only four general-purpose microprocessors but around three dozen microcontrollers. A typical mid-range automobile has about 30 microcontrollers. They can also be found in many electrical devices such as washing machines, microwave ovens, and telephones. As in the days of DOS, it has proved that there are often many hidden assumptions in code of Windows application programs about the underlying hardware implementation and performance. This results in programs 'breaking' when being moved from



one version of Windows to another or with different firmware versions or due to changes to the external network system, To mitigate against these issues system suppliers often go through along costly period of validating a given solution, adding more CPU cores being one. Sometimes this merely results in a making a particular system work because of tweaking of parameters to match the quirks of the various devices involved, Upgrade to a new connection topology without any fuss.

## Literatura

- [1] ATmega328P 8-bit AVR Microcontroller with 32K Bytes In-System Programmable Flash DATASHEET
- [2] Intel 8251A Programmable Communications Interface
- [3] Mikrokontroleri arhitektura 8051
- [4] <https://en.wikipedia.org/wiki/Microcontroller>
- [5] Programming Arduino: Getting Started with Sketches, Second Edition  
Autor: [\*Simon Monk\*](#)
- [6] [en.wikipedia.org/wiki/Microprocessor\\_chronology](https://en.wikipedia.org/wiki/Microprocessor_chronology)
- [7] David R. Smith, "Digital Transmission Systems", Kluwer International Publishers, 2003, [ISBN 1-4020-7587-1](#)
- [8] [www.atmel.com](http://www.atmel.com)
- [9] Colin A Programming for Microprocessors, 1979
- [10] Sergio Benedetto, Ezio Biglieri, "Principles of Digital Transmission: With Wireless Applications", Springer 2008, [ISBN 0-306-45753-9](#), [ISBN 978-0-306-45753-1](#)
- [11] [www.arduino.cc/en/Main/Products](http://www.arduino.cc/en/Main/Products)
- [12] *Arduino For Dummies*; 2nd Ed; John Nussey; John Wiley & Sons; 400 pages; 2018; [ISBN 978-1119489542](#).
- [13] Intel, Embedded Microcontrollers 1996
- [14] [www.brainboxes.com/files/pages/support/white-papers-and-presentations/Brainboxes%20Serial%20Products%20and%20Software%20Overview.pdf](http://www.brainboxes.com/files/pages/support/white-papers-and-presentations/Brainboxes%20Serial%20Products%20and%20Software%20Overview.pdf)
- [15] [www.arduino.cc/en/uploads/Main/Arduino\\_Uno\\_Rev3-schematic.pdf](http://www.arduino.cc/en/uploads/Main/Arduino_Uno_Rev3-schematic.pdf)
- [16] Atmel, Microcontroller Data Book 1997
- [17] [www.intel.com](http://www.intel.com)

- [18] [commons.wikimedia.org/wiki/File:Pinout\\_of\\_ARDUINO\\_Board\\_and\\_ATMega328PU.svg](https://commons.wikimedia.org/wiki/File:Pinout_of_ARDUINO_Board_and_ATMega328PU.svg)
- [19] Friedman, Eby G. (May 2001). "[Clock Distribution Networks in Synchronous Digital Integrated Circuits](#)" (PDF). *Proceedings of the IEEE*. **89** (5): 665–692. [CiteSeerX 10.1.1.7.7824](#). doi:[10.1109/5.929649](#). Archived from [the original](#) (PDF) on 2015-06-01. Retrieved 2017-01-09.
- [20] [www.asciitable.com](http://www.asciitable.com)
- [21] Banks, Michael A. (1990). "[BITS, BAUD RATE, AND BPS Taking the Mystery Out of Modem Speeds](#)"
- [22] Rob J Hyndman. "[Moving averages](#)"

## **Sažetak / Abstract rada**

Na kraju rada na posebnoj stranici potrebno je odštampati i naziv rada sa imenom kandidata sa sažetkom (*Abstract*) rada.

### **NAZIV RADA NA SRPSKOM**

**(MAX. DVA REDA)**

Ime studenta / Mentor

**Sažetak** – Ove instrukcije su date kao smernice za pisanje diplomskih (završnih) radova u Visokoj tehničkoj školi u Nišu.

### **TITLE OF THE PAPER IN ENGLISH**

**(MAX. TWO LINES)**

Name of student / Mentor

***Abstract** – These instructions are for submitting a manuscripts for the final work in The College of Applied Technical Sciences in Nish and all students their manuscripts/works must be typewritten according to the text of these instructions.*

## Biografija

Filip Stojanović rođen je 30.07.1998. godine u Nišu, Republika Srbija. Osnovnu i srednju školu završio je u Nišu. Nosilac je Vukove diplome za postignut uspeh u toku školovanja, kao i većeg broja diploma sa učešća na brojnim republičkim takmičenjima.

Visoku tehničku školu u Nišu, smer Savremene računarske tehnologije, upisao je školske 2017/18 godine. Za vreme studija učestvovao je u radu VTŠ Apps Tima Visoke tehničke škole i poseduje sertifikat o postignutim rezultatima.

Od 1.10.2014. do 1.12.2014. godine bila je zapošljena u preduzeću VTŠ Soft kao php programer.

Autor ili koautor je 5 radova objavljenih u zborniku radova Visoke tehničke škole u Nišu. Učestvovala je na domaćim i međunarodnim naučno-stručnim konferencijama sa radovima koji su publikovani u odgovarajućim zbornicima. Sa studentima Visoke tehničke škole u Nišu, 2014. godine je osvojila nagradu za najbolji rad na IEEEESTEC konferenciji studentskih projekata.