



UCLL

OSA

SAMENVATTING EN EXAMENWIKI

OSA alle info

Author:
Filip Vanden Eynde

Student Number:
r0363898

25 februari 2016

Inhoudsopgave

I	Theorie	2
1	Threads	4
1.1	Overview	5
1.2	Multicore Programming	6
1.3	Multithreading Models	6
1.4	Thread Libraries	6
1.5	Implicit Threading	6
1.6	Threading Issues	6
1.7	Operating System Examples	6
2	Process Synchronization	7
2.1	Background	8
2.2	The Critical-Section Problem	8
2.3	Peterson's Solution	8
2.4	Synchronization Hardware	8
2.5	Mutex Locks	8
2.6	Semaphores	8
2.7	Classic Problems of Synchronization	8
2.8	Monitors	8
2.9	Synchronization Examples	8
2.10	Alternative Approaches	8
II	Labo's	9
3	Labos	11
3.1	labo 1	12
III	Examenwiki	13
4	examenwiki vragen	15
IV	Glossary	16

Deel I

Theorie

Deel I inhoudsopgave

1	Threads	4
1.1	Overview	5
1.2	Multicore Programming	6
1.3	Multithreading Models	6
1.4	Thread Libraries	6
1.5	Implicit Threading	6
1.6	Threading Issues	6
1.7	Operating System Examples	6
2	Process Synchronization	7
2.1	Background	8
2.2	The Critical-Section Problem	8
2.3	Peterson's Solution	8
2.4	Synchronization Hardware	8
2.5	Mutex Locks	8
2.6	Semaphores	8
2.7	Classic Problems of Synchronization	8
2.8	Monitors	8
2.9	Synchronization Examples	8
2.10	Alternative Approaches	8

Hoofdstuk 1 | Threads

Inhoudsopgave

1.1	Overview	5
1.2	Multicore Programming	6
1.3	Multithreading Models	6
1.4	Thread Libraries	6
1.5	Implicit Threading	6
1.6	Threading Issues	6
1.7	Operating System Examples	6

1.1 Overview

Lorem ipsum dolor sit amet, consectetur adipiscing elit. Ut purus elit, vestibulum ut, placerat ac, adipiscing vitae, felis. Curabitur dictum gravida mauris. Nam arcu libero, nonummy eget, consectetur id, vulputate a, magna. Donec vehicula augue eu neque. Pellentesque habitant morbi tristique senectus et netus et malesuada fames ac turpis egestas. Mauris ut leo. Cras viverra metus rhoncus sem. Nulla et lectus vestibulum urna fringilla ultrices. Phasellus eu tellus sit amet tortor gravida placerat. Integer sapien est, iaculis in, pretium quis, viverra ac, nunc. Praesent eget sem vel leo ultrices bibendum. Aenean faucibus. Morbi dolor nulla, malesuada eu, pulvinar at, mollis ac, nulla. Curabitur auctor semper nulla. Donec varius orci eget risus. Duis nibh mi, congue eu, accumsan eleifend, sagittis quis, diam. Duis eget orci sit amet orci dignissim rutrum.

Nam dui ligula, fringilla a, euismod sodales, sollicitudin vel, wisi. Morbi auctor lorem non justo. Nam lacus libero, pretium at, lobortis vitae, ultricies et, tellus. Donec aliquet, tortor sed accumsan bibendum, erat ligula aliquet magna, vitae ornare odio metus a mi. Morbi ac orci et nisl hendrerit mollis. Suspendisse ut massa. Cras nec ante. Pellentesque a nulla. Cum sociis natoque penatibus et magnis dis parturient montes, nascetur ridiculus mus. Aliquam tincidunt urna. Nulla ullamcorper vestibulum turpis. Pellentesque cursus luctus mauris.

Nulla malesuada porttitor diam. Donec felis erat, congue non, volutpat at, tincidunt tristique, libero. Vivamus viverra fermentum felis. Donec nonummy pellentesque ante. Phasellus adipiscing semper elit. Proin fermentum massa ac quam. Sed diam turpis, molestie vitae, placerat a, molestie nec, leo. Maecenas lacinia. Nam ipsum ligula, eleifend at, accumsan nec, suscipit a, ipsum. Morbi blandit ligula feugiat magna. Nunc eleifend consequat lorem. Sed lacinia nulla vitae enim. Pellentesque tincidunt purus vel magna. Integer non enim. Praesent euismod nunc eu purus. Donec bibendum quam in tellus. Nullam cursus pulvinar lectus. Donec et mi. Nam vulputate metus eu enim. Vestibulum pellentesque felis eu massa.

Quisque ullamcorper placerat ipsum. Cras nibh. Morbi vel justo vitae lacus tincidunt ultrices. Lorem ipsum dolor sit amet, consectetur adipiscing elit. In hac habitasse platea dictumst. Integer tempus convallis augue. Etiam facilisis. Nunc elementum fermentum wisi. Aenean placerat. Ut imperdiet, enim sed gravida sollicitudin, felis odio placerat quam, ac pulvinar elit purus eget enim. Nunc vitae tortor. Proin tempus nibh sit amet nisl. Vivamus quis tortor vitae risus porta vehicula.

Fusce mauris. Vestibulum luctus nibh at lectus. Sed bibendum, nulla a faucibus semper, leo velit ultricies tellus, ac venenatis arcu wisi vel nisl. Vestibulum diam. Aliquam pellentesque, augue quis sagittis posuere, turpis lacus congue quam, in hendrerit risus eros eget felis. Maecenas eget erat in sapien mattis porttitor. Vestibulum porttitor. Nulla facilisi. Sed a turpis eu lacus commodo facilisis. Morbi fringilla, wisi in dignissim interdum, justo lectus sagittis dui, et vehicula libero dui cursus dui. Mauris tempor ligula sed lacus. Duis cursus enim ut augue. Cras ac magna. Cras nulla. Nulla egestas. Curabitur a leo. Quisque egestas wisi eget nunc. Nam feugiat lacus vel est. Curabitur consectetur.

Suspendisse vel felis. Ut lorem lorem, interdum eu, tincidunt sit amet, laoreet vitae, arcu. Aenean faucibus pede eu ante. Praesent enim elit, rutrum at, molestie non, nonummy vel, nisl. Ut lectus eros, malesuada sit amet, fermentum eu, sodales cursus, magna. Donec eu purus. Quisque vehicula, urna sed ultricies auctor, pede lorem egestas dui, et convallis elit erat sed nulla. Donec luctus. Curabitur et nunc. Aliquam dolor odio, commodo pretium, ultricies non, pharetra in, velit. Integer arcu est, nonummy in, fermentum faucibus, egestas vel, odio.

Sed commodo posuere pede. Mauris ut est. Ut quis purus. Sed ac odio. Sed vehicula hendrerit sem. Duis non odio. Morbi ut dui. Sed accumsan risus eget odio. In hac habitasse platea dictumst. Pellentesque non

elit. Fusce sed justo eu urna porta tincidunt. Mauris felis odio, sollicitudin sed, volutpat a, ornare ac, erat. Morbi quis dolor. Donec pellentesque, erat ac sagittis semper, nunc dui lobortis purus, quis congue purus metus ultricies tellus. Proin et quam. Class aptent taciti sociosqu ad litora torquent per conubia nostra, per inceptos hymenaeos. Praesent sapien turpis, fermentum vel, eleifend faucibus, vehicula eu, lacus.

1.2 Multicore Programming

1.3 Multithreading Models

1.4 Thread Libraries

1.5 Implicit Threading

1.6 Threading Issues

1.7 Operating System Examples

Hoofdstuk 2 | Process Synchronization

Inhoudsopgave

2.1	Background	8
2.2	The Critical-Section Problem	8
2.3	Peterson's Solution	8
2.4	Synchronization Hardware	8
2.5	Mutex Locks	8
2.6	Semaphores	8
2.7	Classic Problems of Synchronization	8
2.8	Monitors	8
2.9	Synchronization Examples	8
2.10	Alternative Approaches	8

- 2.1 Background**
- 2.2 The Critical-Section Problem**
- 2.3 Peterson's Solution**
- 2.4 Synchronization Hardware**
- 2.5 Mutex Locks**
- 2.6 Semaphores**
- 2.7 Classic Problems of Synchronization**
- 2.8 Monitors**
- 2.9 Synchronization Examples**
- 2.10 Alternative Approaches**

Deel II

Labo's

Deel II inhoudsopgave

3 Labos	11
3.1 labo 1	12

Hoofdstuk 3 | Labos

Inhoudsopgave

3.1 labo 1	12
----------------------	----

3.1 labo 1

Deel III

Examenwiki

Deel III inhoudsopgave

4 examenwiki vragen

15

Hoofdstuk 4 | examenwiki vragen

Deel IV

Glossary

Deel IV inhoudsopgave