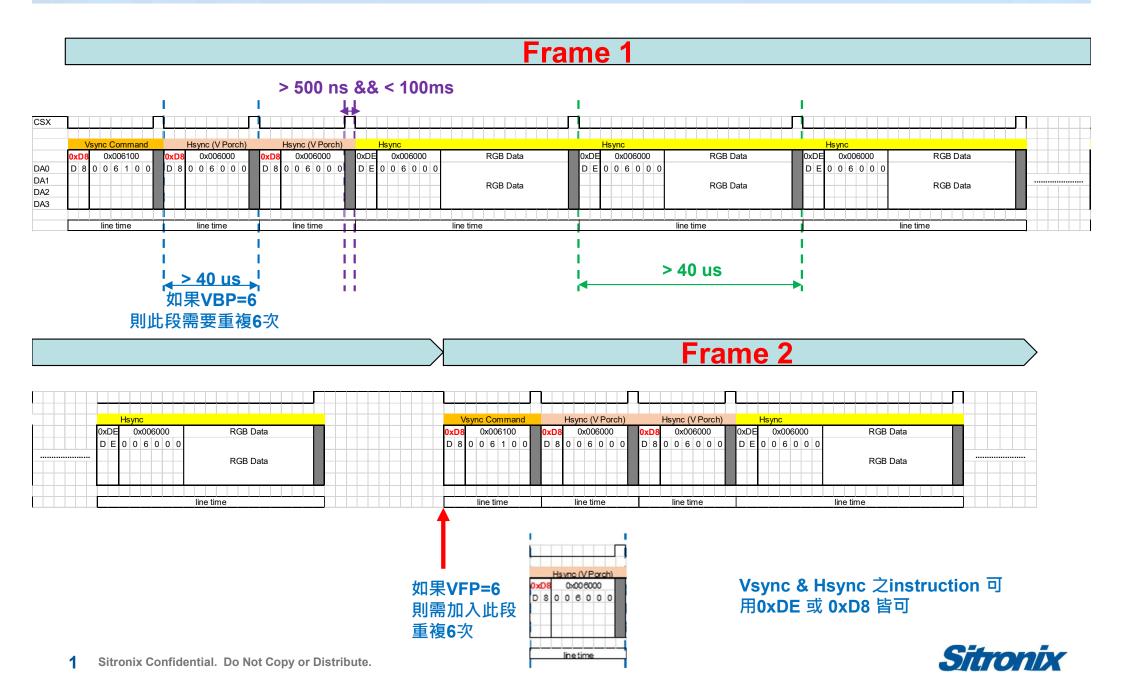
## ST77903 QSPI 客戶應用注意事項

## Sitronix

## QSPI應用注意事項 \_ Single Lane Command



## 客戶應用注意事項統整

- 1. Vsync、Hsync(Porch)、Hsync(Data)的Minimum Linetime,最小不能低於40us。
- 2. Line與Line之間的Delay,不能小於500ns且不能大於IC的WDT Setting。
- 3. 用Single Lane Command的方式傳輸時,除了Hsync(Data) ,其餘皆用0xD8。(非必要)
- 4. 用Quad Lane Command的方式傳輸時,如果Data Format 為5-6-5,每條Line送完Hsync之後要有兩個Clock的 Dummy CMD,才可以送Data。

