

# Inhaltsverzeichnis

<b>1</b>	<b>Grundbegriffe</b>	<b>3</b>
1.1	Threads . . . . .	3
1.2	Nicht-Determinismus . . . . .	4
1.3	Kritische Bereiche . . . . .	6
1.4	Sperren . . . . .	6
<b>2</b>	<b>Verifikation</b>	<b>7</b>
2.1	Zeitliche Abläufe . . . . .	7
2.2	Serielle Abläufe . . . . .	7
2.3	Faire Mischung . . . . .	7
2.4	Sicherheits- und Liveness-Eigenschaften . . . . .	7
2.5	Modellierung . . . . .	7
<b>3</b>	<b>Synchronisation</b>	<b>8</b>
3.1	Signale . . . . .	8
3.2	Beispiel: Erzeuger/Verbraucher (1) . . . . .	8
3.3	Semaphore . . . . .	8
3.4	Beispiel: Erzeuger/Verbraucher (2) . . . . .	8
3.5	Bedingte kritische Bereiche . . . . .	8
3.6	Beispiel: Erzeuger/Verbraucher (3) . . . . .	8
3.7	Wiederbetretbare Sperren . . . . .	8
3.8	Leser/Schreiber-Problem . . . . .	8
<b>4</b>	<b>Feinkörnige Nebenläufigkeit</b>	<b>9</b>
4.1	Methoden . . . . .	9
4.2	Beispiel: Mengen, grobkörnig . . . . .	9
4.3	Beispiel: Mengen, feinkörnig . . . . .	9
4.4	Beispiel: Mengen, optimistisch . . . . .	9
4.5	Beispiel: Mengen, faul . . . . .	9
<b>5</b>	<b>Implementierung</b>	<b>10</b>
5.1	Atomare Befehle . . . . .	10
5.2	Konsenszahlen . . . . .	10
5.3	Zwischenspeicher . . . . .	10
5.4	Bäckerei-Algorithmus . . . . .	10
<b>6</b>	<b>Transactional Memory</b>	<b>11</b>
6.1	Probleme mit Sperren . . . . .	11

6.2	Transaktionen . . . . .	11
6.3	Software Transactional Memory (STM) . . . . .	11
6.3.1	Transaktionsstatus . . . . .	11
6.3.2	Transactional Thread . . . . .	11
6.3.3	Zwei Implementierungen . . . . .	11

# 1 Grundbegriffe

## 1.1 Threads

**Definition 1** (Prozess). *Sequentieller Rechenvorgang*

**Definition 2** (sequentiell). *Alle Rechenschritte laufen nacheinander in einer vorgegebenen Reihenfolge ab.*

**Definition 3** (Thread). *„leichte“ Variante eines Prozesses*

Allgemeine Tendenz:

1. Systemkern möglichst „schlank“ halten
2. Systemkern möglichst selten betreten

Unterschied zu Prozess:

- Kein eigener Speicherbereich
- Üblicherweise nicht vom Systemkern verwaltet („light-weight process“), vom Systemkern verwaltet

Vorteile:

- Wechsel zwischen Threads weniger aufwändig als Wechsel zwischen Prozessen
- Threads benötigen weniger Speicher
- Man kann viel mehr Threads ( $\approx 10.000$ ) als Prozesse ( $\approx 100$ ) laufen lassen.

Nachteil:

Anwendungsprogrammierer muss sich um Verwaltung der Threads kümmern.

Viele Programmiersprachen bieten heutzutage Programmbibliotheken für Threads an (Beispiel: *PThread* in C). Wir verwenden in dieser Veranstaltung *Java* als Programmiersprache.

**Definition 4** (parallel). *Mehrere Threads laufen gleichzeitig auf verschiedenen Rechenkernen.*

**Definition 5** (verschränkt (engl. interleaved)). *Threads laufen abwechselnd je ein Stück weit.*

**Definition 6** (nebeneinander laufend (auch: nebenläufig, engl. concurrent)). *Mehrere Threads laufen parallel oder miteinander verschränkt.*

Auch Mischformen sind möglich.

Unterschied:

**Definition 7** (Rechenzeit (cpu time)). *Zeit, die der Prozessor mit Rechnen zubringt.*

**Definition 8** (Bearbeitungszeit (wall clock time)). *Umfasst auch Wartezeiten*

**Amdahlsches Gesetz (Gene Amdahl, 1967):**

Wenn eine Aufgabe die Bearbeitungszeit  $a$  benötigt und der Anteil  $0 \leq p \leq 1$  davon parallelisierbar ist, dann benötigt sie auf  $n$  Prozessoren die Bearbeitungszeit

$$a \left( 1 - p + \frac{p}{n} \right). \quad (1.1)$$

Beispiel:

$$p = \frac{9}{10}, n = 100$$

Beschleunigung (speed up):

$$\frac{a}{a \left( 1 - p + \frac{p}{n} \right)} = \frac{1}{1 - \frac{9}{10} + \frac{9}{1000}} \approx 9,17$$

$$\text{Sogar } \lim_{n \rightarrow \infty} \frac{1}{1 - p + \frac{p}{n}} = \frac{1}{1 - p} = 10$$

Fazit: Der nicht-parallelisierbare Anteil dominiert die Bearbeitungszeit.

## 1.2 Nicht-Determinismus

**Definition 9** (Nicht-Determinismus). *Das Verhalten eines Systems hat Freiheitsgrade.*

Nicht-Determinismus hat zwei Anwendungen:

1. Möglichkeiten des Verhaltens der Systemumgebung zusammenfassen (engl. don't know nondeterminism)
2. Spielraum für Implementierungen vorsehen (engl. don't care nondeterminism)

Hier: System von Threads

Man muss davon ausgehen, dass die Rechenschritte der Threads beliebig miteinander verschränkt sind. Die Reihenfolge der Schritte eines Threads ist durch sein Programm vorgegeben („Programm-Reihenfolge“).

Der Zeitplaner (engl. scheduler) legt zur Laufzeit fest, in welcher Reihenfolge die Schritte

zweier Threads zueinander ablaufen. Man möchte den Zeitplaner in seiner Entscheidungsfreiheit nicht unnötig einschränken, sondern einen möglichst großen Spielraum lassen. Man verlangt deshalb, dass das System von Threads korrekt zusammenarbeitet unabhängig davon, wie der Zeitplaner die Verschränkung bildet. Don't know nondeterminism aus der Sicht des Anwendungsprogrammierers, don't care nondeterminism aus der Sicht des Zeitplaners.

Beispiel:

Thread 1 führt aus: (1) (2) (3)

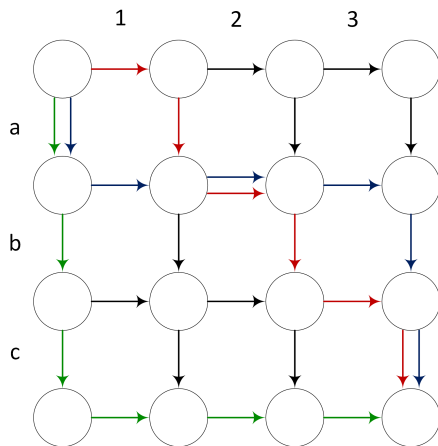
Thread 2 führt aus: (a) (b) (c)

Beispiele für mögliche Abläufe:

- (1) (a) (2) (b) (3) (c)
- (1) (a) (2) (b) (3) (c)
- (1) (a) (2) (b) (3) (c)

...

Mögliche Abläufe visualisiert (Beispiele sind farblich markiert):



Da bei jedem Test der Zeitplaner eine andere Ausführungsreihenfolge (Umstände des Wettrennens, engl. race conditions) wählen kann, ist der Test praktisch nicht reproduzierbar. Wegen der großen Anzahl möglicher Abläufe ist ein systematisches Testen aussichtslos („Zustandsexplosion“).

### 1.3 Kritische Bereiche

### 1.4 Sperren

## 2 Verifikation

### 2.1 Zeitliche Abläufe

### 2.2 Serielle Abläufe

### 2.3 Faire Mischung

### 2.4 Sicherheits- und Liveness-Eigenschaften

### 2.5 Modellierung

## 3 Synchronisation

### 3.1 Signale

### 3.2 Beispiel: Erzeuger/Verbraucher (1)

### 3.3 Semaphore

### 3.4 Beispiel: Erzeuger/Verbraucher (2)

### 3.5 Bedingte kritische Bereiche

### 3.6 Beispiel: Erzeuger/Verbraucher (3)

### 3.7 Wiederbetretbare Sperren

### 3.8 Leser/Schreiber-Problem



## 4 Feinkörnige Nebenläufigkeit

### 4.1 Methoden

### 4.2 Beispiel: Mengen, grobkörnig

### 4.3 Beispiel: Mengen, feinkörnig

### 4.4 Beispiel: Mengen, optimistisch

### 4.5 Beispiel: Mengen, faul

## 5 Implementierung

### 5.1 Atomare Befehle

### 5.2 Konsenszahlen

### 5.3 Zwischenspeicher

### 5.4 Bäckerei-Algorithmus

## 6 Transactional Memory

### 6.1 Probleme mit Sperren

### 6.2 Transaktionen

### 6.3 Software Transactional Memory (STM)

#### 6.3.1 Transaktionsstatus

#### 6.3.2 Transactional Thread

#### 6.3.3 Zwei Implementierungen

# Literaturverzeichnis

- [1] Maurice Herlihy, Nir-Shavit: „The Art of Multiprocessor Programming“, Morgan Kaufmann, 2008.
- [2] Kalvin Lin, Larry Snyder: „Principles of Parallel Programming“, Addison Wesley.
- [3] Greg Andrews: „Concurrent Programming“, Addison Wesley, 1991.
- [4] Brian Goetz, u.a.: „Java Concurrency in Practice“, Addison Wesley.