

Artifact code	RF_GM_1	RF_GM_2	RF_GM_3	RF_GM_4	RF_GM_5	RF_GM_6
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						X
RF_GP_7						X
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4	X					
RF_GA_5						
RF_GA_6				X		
RF_GA_7						
RF_GA_8					X	
SC_GM_1	X					
SC_GM_2		X				
SC_GM_3			X			
SC_GM_4				X		
SC_GM_5					X	
SC_GM_6						X
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	RF_GM_1	RF_GM_2	RF_GM_3	RF_GM_4	RF_GM_5	RF_GM_6
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1	X					
UC_GM_2		X				
UC_GM_3			X			
UC_GM_4				X		
UC_GM_5					X	
UC_GM_6						X
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1	X					
UI_GM_3			X			
UI_GM_4				X		
UI_GM_5					X	
UI_GM_6						X
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	RF_GM_1	RF_GM_2	RF_GM_3	RF_GM_4	RF_GM_5	RF_GM_6
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM	X	X	X	X	X	X
UCD_GP						
UCD_GA						
OD_GM_6						X
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						X
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9	X					
TC_GM_2		X				
TC_GM_3.1:TC_GM_3.18			X			
TC_GM_4				X		
TC_GM_5.1:TC_GM_5.25					X	
TC_GM_6						X
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	RF_GM_1	RF_GM_2	RF_GM_3	RF_GM_4	RF_GM_5	RF_GM_6
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	RF_GM_7	RF_GM_8	RF_GM_9	RF_GM_10	RF_GM_11	RF_GM_12
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1				X		
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						X
RF_GP_7						
RF_GP_8					X	
RF_GP_9	X					
RF_GP_10		X	X			
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7	X					
SC_GM_8		X				
SC_GM_9			X			
SC_GM_10				X		
SC_GM_11					X	
SC_GM_12						X
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	RF_GM_7	RF_GM_8	RF_GM_9	RF_GM_10	RF_GM_11	RF_GM_12
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7	X					
UC_GM_8		X				
UC_GM_9			X			
UC_GM_10				X		
UC_GM_11					X	
UC_GM_12						X
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7	X					
UI_GM_8		X				
UI_GM_9			X			
UI_GM_10				X		
UI_GM_11					X	
UI_GM_12						X
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	RF_GM_7	RF_GM_8	RF_GM_9	RF_GM_10	RF_GM_11	RF_GM_12
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM	X	X	X	X	X	X
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9			X			
OD_GM_11					X	
OD_GM_12						X
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6			X			
SD_UC_GM_9						
SD_UC_GM_11					X	
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7	X					
TC_GM_8.1:TC_GM_8.5		X				
TC_GM_9.1:TC_GM_9.5			X			
TC_GM_10.1:TC_GM_10.28				X		
TC_GM_11.1:TC_GM_11.8					X	
TC_GM_12						X
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	RF_GM_7	RF_GM_8	RF_GM_9	RF_GM_10	RF_GM_11	RF_GM_12
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	RF_GP_1	RF_GP_2	RF_GP_3	RF_GP_4	RF_GP_5	RF_GP_6
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						X
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5					X	
RF_GA_6				X		
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1	X					
SC_GP_2		X				
SC_GP_3			X			
SC_GP_4				X		
SC_GP_5					X	
SC_GP_6						X
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	RF_GP_1	RF_GP_2	RF_GP_3	RF_GP_4	RF_GP_5	RF_GP_6
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1	X					
UC_GP_2		X				
UC_GP_3			X			
UC_GP_4				X		
UC_GP_5					X	
UC_GP_6						X
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1	X					
UI_GP_3			X			
UI_GP_4				X		
UI_GP_5					X	
UI_GP_6						X

Artifact code	RF_GP_1	RF_GP_2	RF_GP_3	RF_GP_4	RF_GP_5	RF_GP_6
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP	X	X	X	X	X	X
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						X
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						X
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9	X					
TC_GP_2		X				
TC_GP_3.1:TC_GP_3.5			X			
TC_GP_4.1:TC_GP_4.24				X		
TC_GP_5					X	
TC_GP_6.1:TC_GP_6.41						X
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	RF_GP_1	RF_GP_2	RF_GP_3	RF_GP_4	RF_GP_5	RF_GP_6
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	RF_GP_7	RF_GP_8	RF_GP_9	RF_GP_10	RF_GA_1	RF_GA_2
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7	X					
SC_GP_8		X				
SC_GP_9			X			
SC_GP_10				X		
SC_GA_1					X	

Artifact code	RF_GP_7	RF_GP_8	RF_GP_9	RF_GP_10	RF_GA_1	RF_GA_2
SC_GA_2						X
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7	X					
UC_GP_8		X				
UC_GP_9			X			
UC_GP_10				X		
UC_GA_1					X	
UC_GA_2						X
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	RF_GP_7	RF_GP_8	RF_GP_9	RF_GP_10	RF_GA_1	RF_GA_2
UI_GP_7	X					
UI_GP_8		X				
UI_GP_9			X			
UI_GP_10				X		
UI_GA_1					X	
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP	X	X	X	X		
UCD_GA					X	X
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8		X				
OD_GP_9			X			
OD_GA_1					X	
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8		X				
SD_UC_GP_9			X			
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7	X					
TC_GP_8		X				
TC_GP_9.1:TC_GP_9.4			X			
TC_GP_10.1:TC_GP_10.2				X		

Artifact code	RF_GP_7	RF_GP_8	RF_GP_9	RF_GP_10	RF_GA_1	RF_GA_2
TC_GA_1.1:TC_GA_1.9					X	
TC_GA_2						X
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	RF_GA_3	RF_GA_4	RF_GA_5	RF_GA_6	RF_GA_7	RF_GA_8
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7			X			
RF_GA_8				X		
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	RF_GA_3	RF_GA_4	RF_GA_5	RF_GA_6	RF_GA_7	RF_GA_8
SC_GA_2						
SC_GA_3	X					
SC_GA_4		X				
SC_GA_5			X			
SC_GA_6				X		
SC_GA_7					X	
SC_GA_8						X
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3	X					
UC_GA_4		X				
UC_GA_5			X			
UC_GA_6				X		
UC_GA_7					X	
UC_GA_8						X
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	RF_GA_3	RF_GA_4	RF_GA_5	RF_GA_6	RF_GA_7	RF_GA_8
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3	X					
UI_GA_4		X				
UI_GA_5			X			
UI_GA_6				X		
UI_GA_7					X	
UI_GA_8						X
UCD_GM						
UCD_GP						
UCD_GA	X	X	X	X	X	X
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4		X				
OD_GA_7					X	
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7					X	
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	RF_GA_3	RF_GA_4	RF_GA_5	RF_GA_6	RF_GA_7	RF_GA_8
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9	X					
TC_GA_4.1:TC_GA_4.19		X				
TC_GA_5			X			
TC_GA_6				X		
TC_GA_7.1:TC_GA_7.24					X	
TC_GA_8.1:TC_GA_8.25						X

Artifact code	SC_GM_1	SC_GM_2	SC_GM_3	SC_GM_4	SC_GM_5	SC_GM_6
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	SC_GM_1	SC_GM_2	SC_GM_3	SC_GM_4	SC_GM_5	SC_GM_6
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1	X					
UC_GM_2		X				
UC_GM_3			X			
UC_GM_4				X		
UC_GM_5					X	
UC_GM_6						X
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	SC_GM_1	SC_GM_2	SC_GM_3	SC_GM_4	SC_GM_5	SC_GM_6
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	SC_GM_1	SC_GM_2	SC_GM_3	SC_GM_4	SC_GM_5	SC_GM_6
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	SC_GM_7	SC_GM_8	SC_GM_9	SC_GM_10	SC_GM_11	SC_GM_12
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	SC_GM_7	SC_GM_8	SC_GM_9	SC_GM_10	SC_GM_11	SC_GM_12
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7	X					
UC_GM_8		X				
UC_GM_9			X			
UC_GM_10				X		
UC_GM_11					X	
UC_GM_12						X
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	SC_GM_7	SC_GM_8	SC_GM_9	SC_GM_10	SC_GM_11	SC_GM_12
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	SC_GM_7	SC_GM_8	SC_GM_9	SC_GM_10	SC_GM_11	SC_GM_12
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	SC_GP_1	SC_GP_2	SC_GP_3	SC_GP_4	SC_GP_5	SC_GP_6
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	SC_GP_1	SC_GP_2	SC_GP_3	SC_GP_4	SC_GP_5	SC_GP_6
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1	X					
UC_GP_2		X				
UC_GP_3			X			
UC_GP_4				X		
UC_GP_5					X	
UC_GP_6						X
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	SC_GP_1	SC_GP_2	SC_GP_3	SC_GP_4	SC_GP_5	SC_GP_6
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	SC_GP_1	SC_GP_2	SC_GP_3	SC_GP_4	SC_GP_5	SC_GP_6
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	SC_GP_7	SC_GP_8	SC_GP_9	SC_GP_10	SC_GA_1	SC_GA_2
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	SC_GP_7	SC_GP_8	SC_GP_9	SC_GP_10	SC_GA_1	SC_GA_2
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7	X					
UC_GP_8		X				
UC_GP_9			X			
UC_GP_10				X		
UC_GA_1					X	
UC_GA_2						X
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	SC_GP_7	SC_GP_8	SC_GP_9	SC_GP_10	SC_GA_1	SC_GA_2
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	SC_GP_7	SC_GP_8	SC_GP_9	SC_GP_10	SC_GA_1	SC_GA_2
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	SC_GA_3	SC_GA_4	SC_GA_5	SC_GA_6	SC_GA_7	SC_GA_8
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	SC_GA_3	SC_GA_4	SC_GA_5	SC_GA_6	SC_GA_7	SC_GA_8
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI GP 6						

Artifact code	SC_GA_3	SC_GA_4	SC_GA_5	SC_GA_6	SC_GA_7	SC_GA_8
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	SC_GA_3	SC_GA_4	SC_GA_5	SC_GA_6	SC_GA_7	SC_GA_8
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	UC_GM_1	UC_GM_2	UC_GM_3	UC_GM_4	UC_GM_5	UC_GM_6
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UC_GM_1	UC_GM_2	UC_GM_3	UC_GM_4	UC_GM_5	UC_GM_6
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UC_GM_1	UC_GM_2	UC_GM_3	UC_GM_4	UC_GM_5	UC_GM_6
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM	X	X	X	X	X	X
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						X
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9	X					
TC_GM_2		X				
TC_GM_3.1:TC_GM_3.18			X			
TC_GM_4				X		
TC_GM_5.1:TC_GM_5.25					X	
TC_GM_6						X
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UC_GM_1	UC_GM_2	UC_GM_3	UC_GM_4	UC_GM_5	UC_GM_6
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	UC_GM_7	UC_GM_8	UC_GM_9	UC_GM_10	UC_GM_11	UC_GM_12
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UC_GM_7	UC_GM_8	UC_GM_9	UC_GM_10	UC_GM_11	UC_GM_12
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UC_GM_7	UC_GM_8	UC_GM_9	UC_GM_10	UC_GM_11	UC_GM_12
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM	X	X	X	X	X	X
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6			X			
SD_UC_GM_9					X	
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7	X					
TC_GM_8.1:TC_GM_8.5		X				
TC_GM_9.1:TC_GM_9.5			X			
TC_GM_10.1:TC_GM_10.28				X		
TC_GM_11.1:TC_GM_11.8					X	
TC_GM_12						X
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UC_GM_7	UC_GM_8	UC_GM_9	UC_GM_10	UC_GM_11	UC_GM_12
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	UC_GP_1	UC_GP_2	UC_GP_3	UC_GP_4	UC_GP_5	UC_GP_6
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UC_GP_1	UC_GP_2	UC_GP_3	UC_GP_4	UC_GP_5	UC_GP_6
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UC_GP_1	UC_GP_2	UC_GP_3	UC_GP_4	UC_GP_5	UC_GP_6
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP	X	X	X	X	X	X
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						X
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9	X					
TC_GP_2		X				
TC_GP_3.1:TC_GP_3.5			X			
TC_GP_4.1:TC_GP_4.24				X		
TC_GP_5					X	
TC_GP_6.1:TC_GP_6.41						X
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UC_GP_1	UC_GP_2	UC_GP_3	UC_GP_4	UC_GP_5	UC_GP_6
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	UC_GP_7	UC_GP_8	UC_GP_9	UC_GP_10	UC_GA_1	UC_GA_2
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UC_GP_7	UC_GP_8	UC_GP_9	UC_GP_10	UC_GA_1	UC_GA_2
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UC_GP_7	UC_GP_8	UC_GP_9	UC_GP_10	UC_GA_1	UC_GA_2
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP	X	X	X	X		
UCD_GA					X	X
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8		X				
SD_UC_GP_9			X			
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7	X					
TC_GP_8		X				
TC_GP_9.1:TC_GP_9.4			X			
TC_GP_10.1:TC_GP_10.2				X		

Artifact code	UC_GP_7	UC_GP_8	UC_GP_9	UC_GP_10	UC_GA_1	UC_GA_2
TC_GA_1.1:TC_GA_1.9					X	
TC_GA_2						X
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	UC_GA_3	UC_GA_4	UC_GA_5	UC_GA_6	UC_GA_7	UC_GA_8
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UC_GA_3	UC_GA_4	UC_GA_5	UC_GA_6	UC_GA_7	UC_GA_8
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UC_GA_3	UC_GA_4	UC_GA_5	UC_GA_6	UC_GA_7	UC_GA_8
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA	X	X	X	X	X	X
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7					X	
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UC_GA_3	UC_GA_4	UC_GA_5	UC_GA_6	UC_GA_7	UC_GA_8
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9	X					
TC_GA_4.1:TC_GA_4.19		X				
TC_GA_5			X			
TC_GA_6				X		
TC_GA_7.1:TC_GA_7.24					X	
TC_GA_8.1:TC_GA_8.25						X

Artifact code	UI_GM_1	UI_GM_3	UI_GM_4	UI_GM_5	UI_GM_6	UI_GM_7
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UI_GM_1	UI_GM_3	UI_GM_4	UI_GM_5	UI_GM_6	UI_GM_7
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UI_GM_1	UI_GM_3	UI_GM_4	UI_GM_5	UI_GM_6	UI_GM_7
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UI_GM_1	UI_GM_3	UI_GM_4	UI_GM_5	UI_GM_6	UI_GM_7
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	UI_GM_8	UI_GM_9	UI_GM_10	UI_GM_11	UI_GM_12	UI_GP_1
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UI_GM_8	UI_GM_9	UI_GM_10	UI_GM_11	UI_GM_12	UI_GP_1
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UI_GM_8	UI_GM_9	UI_GM_10	UI_GM_11	UI_GM_12	UI_GP_1
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UI_GM_8	UI_GM_9	UI_GM_10	UI_GM_11	UI_GM_12	UI_GP_1
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	UI_GP_3	UI_GP_4	UI_GP_5	UI_GP_6	UI_GP_7	UI_GP_8
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UI_GP_3	UI_GP_4	UI_GP_5	UI_GP_6	UI_GP_7	UI_GP_8
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UI_GP_3	UI_GP_4	UI_GP_5	UI_GP_6	UI_GP_7	UI_GP_8
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UI_GP_3	UI_GP_4	UI_GP_5	UI_GP_6	UI_GP_7	UI_GP_8
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	UI_GP_9	UI_GP_10	UI_GA_1	UI_GA_3	UI_GA_4	UI_GA_5
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UI_GP_9	UI_GP_10	UI_GA_1	UI_GA_3	UI_GA_4	UI_GA_5
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	UI_GP_9	UI_GP_10	UI_GA_1	UI_GA_3	UI_GA_4	UI_GA_5
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UI_GP_9	UI_GP_10	UI_GA_1	UI_GA_3	UI_GA_4	UI_GA_5
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	UI_GA_6	UI_GA_7	UI_GA_8	UCD_GM	UCD_GP	UCD_GA
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	UI_GA_6	UI_GA_7	UI_GA_8	UCD_GM	UCD_GP	UCD_GA	
SC_GA_2							
SC_GA_3							
SC_GA_4							
SC_GA_5							
SC_GA_6							
SC_GA_7							
SC_GA_8							
UC_GM_1							
UC_GM_2							
UC_GM_3							
UC_GM_4							
UC_GM_5							
UC_GM_6							
UC_GM_7							
UC_GM_8							
UC_GM_9							
UC_GM_10							
UC_GM_11							
UC_GM_12							
UC_GP_1							
UC_GP_2							
UC_GP_3							
UC_GP_4							
UC_GP_5							
UC_GP_6							
UC_GP_7							
UC_GP_8							
UC_GP_9							
UC_GP_10							
UC_GA_1							
UC_GA_2							
UC_GA_3							
UC_GA_4							
UC_GA_5							
UC_GA_6							
UC_GA_7							
UC_GA_8							
UI_GM_1							
UI_GM_3							
UI_GM_4							
UI_GM_5							
UI_GM_6							
UI_GM_7							
UI_GM_8							
UI_GM_9							
UI_GM_10							
UI_GM_11							
UI_GM_12							
UI_GP_1							
UI_GP_3							
UI_GP_4							
UI_GP_5							
UI_GP_6							

Artifact code	UI_GA_6	UI_GA_7	UI_GA_8	UCD_GM	UCD_GP	UCD_GA
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	UI_GA_6	UI_GA_7	UI_GA_8	UCD_GM	UCD_GP	UCD_GA
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	OD_GM_6	OD_GM_9	OD_GM_11	OD_GM_12	OD_GP_6	OD_GP_8
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	OD_GM_6	OD_GM_9	OD_GM_11	OD_GM_12	OD_GP_6	OD_GP_8
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	OD_GM_6	OD_GM_9	OD_GM_11	OD_GM_12	OD_GP_6	OD_GP_8
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	OD_GM_6	OD_GM_9	OD_GM_11	OD_GM_12	OD_GP_6	OD_GP_8
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	OD_GP_9	OD_GA_1	OD_GA_4	OD_GA_7	SD_UC_G M_6	SD_UC_G M_9	
RF_GM_1							
RF_GM_2							
RF_GM_3							
RF_GM_4							
RF_GM_5							
RF_GM_6							
RF_GM_7							
RF_GM_8							
RF_GM_9							
RF_GM_10							
RF_GM_11							
RF_GM_12							
RF_GP_1							
RF_GP_2							
RF_GP_3							
RF_GP_4							
RF_GP_5							
RF_GP_6							
RF_GP_7							
RF_GP_8							
RF_GP_9							
RF_GP_10							
RF_GA_1							
RF_GA_2							
RF_GA_3							
RF_GA_4							
RF_GA_5							
RF_GA_6							
RF_GA_7							
RF_GA_8							
SC_GM_1							
SC_GM_2							
SC_GM_3							
SC_GM_4							
SC_GM_5							
SC_GM_6							
SC_GM_7							
SC_GM_8							
SC_GM_9							
SC_GM_10							
SC_GM_11							
SC_GM_12							
SC_GP_1							
SC_GP_2							
SC_GP_3							
SC_GP_4							
SC_GP_5							
SC_GP_6							
SC_GP_7							
SC_GP_8							
SC_GP_9							
SC_GP_10							
SC_GA_1							

Artifact code	OD_GP_9	OD_GA_1	OD_GA_4	OD_GA_7	SD_UC_G M_6	SD_UC_G M_9
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	OD_GP_9	OD_GA_1	OD_GA_4	OD_GA_7	SD_UC_G M_6	SD_UC_G M_9
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	OD_GP_9	OD_GA_1	OD_GA_4	OD_GA_7	SD_UC_G M_6	SD_UC_G M_9
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	SD_UC_G M_11	SD_UC_GP _6	SD_UC_GP _8	SD_UC_GP _9	SD_UC_GA _7	TC_GM_1. 1: TC_GM_1.9
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	SD_UC_G M_11	SD_UC_GP _6	SD_UC_GP _8	SD_UC_GP _9	SD_UC_GA _7	TC_GM_1. 1: TC_GM_1.9
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

Artifact code	SD_UC_G M_11	SD_UC_GP _6	SD_UC_GP _8	SD_UC_GP _9	SD_UC_GA _7	TC_GM_1. 1: TC_GM_1.9
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	SD_UC_G M_11	SD_UC_GP _6	SD_UC_GP _8	SD_UC_GP _9	SD_UC_GA _7	TC_GM_1. 1: TC_GM_1.9
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	TC_GM_2	TC_GM_3. 1: TC_GM_3. 18	TC_GM_4	TC_GM_5. 1: TC_GM_5. 25	TC_GM_6	TC_GM_7
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

		TC_GM_3. 1: TC_GM_3. 18		TC_GM_5. 1: TC_GM_5. 25		
Artifact code	TC_GM_2		TC_GM_4		TC_GM_6	TC_GM_7
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

		TC_GM_3. 1: TC_GM_3. 18		TC_GM_5. 1: TC_GM_5. 25		
Artifact code	TC_GM_2		TC_GM_4		TC_GM_6	TC_GM_7
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	TC_GM_2	TC_GM_3. 1: TC_GM_3. 18	TC_GM_4	TC_GM_5. 1: TC_GM_5. 25	TC_GM_6	TC_GM_7
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	TC_GM_8.1: TC_GM_8.5	TC_GM_9.1: TC_GM_9.5	TC_GM_10.1: TC_GM_10.28	TC_GM_11.1: TC_GM_11.8		TC_GP_1.1: TC_GP_1.9
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	TC_GM_8.1: TC_GM_8.5	TC_GM_9.1: TC_GM_9.5	TC_GM_10.1: TC_GM_10.28	TC_GM_11.1: TC_GM_11.8		TC_GP_1.1: TC_GP_1.9
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

	TC_GM_8. 1: TC_GM_8.5	TC_GM_9. 1: TC_GM_9.5	TC_GM_10. 1: TC_GM_10. 28	TC_GM_11. 1: TC_GM_11. 8		TC_GP_1. 1: TC_GP_1.9
Artifact code					TC_GM_12	
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	TC_GM_8.1: TC_GM_8.5	TC_GM_9.1: TC_GM_9.5	TC_GM_10.1: TC_GM_10.28	TC_GM_11.1: TC_GM_11.8	TC_GM_12	TC_GP_1.1: TC_GP_1.9
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	TC_GP_2	TC_GP_3. 1: TC_GP_3.5	TC_GP_4. 1: TC_GP_4. 24	TC_GP_5	TC_GP_6. 1: TC_GP_6. 41	TC_GP_7
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	TC_GP_2	TC_GP_3.1: TC_GP_3.5	TC_GP_4.1: TC_GP_4.24	TC_GP_5	TC_GP_6.1: TC_GP_6.41	TC_GP_7
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

		TC_GP_3. 1: TC_GP_3.5	TC_GP_4. 1: TC_GP_4. 24		TC_GP_6. 1: TC_GP_6. 41	
Artifact code	TC_GP_2			TC_GP_5		TC_GP_7
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	TC_GP_2	TC_GP_3. 1: TC_GP_3.5	TC_GP_4. 1: TC_GP_4. 24	TC_GP_5	TC_GP_6. 1: TC_GP_6. 41	TC_GP_7
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						



Artifact code	TC_GP_8	TC_GP_9.1: TC_GP_9.4	TC_GP_10.1: TC_GP_10.2	TC_GA_1.1: TC_GA_1.9	TC_GA_2	TC_GA_3.1: TC_GA_3.9
RF_GM_1						
RF_GM_2						
RF_GM_3						
RF_GM_4						
RF_GM_5						
RF_GM_6						
RF_GM_7						
RF_GM_8						
RF_GM_9						
RF_GM_10						
RF_GM_11						
RF_GM_12						
RF_GP_1						
RF_GP_2						
RF_GP_3						
RF_GP_4						
RF_GP_5						
RF_GP_6						
RF_GP_7						
RF_GP_8						
RF_GP_9						
RF_GP_10						
RF_GA_1						
RF_GA_2						
RF_GA_3						
RF_GA_4						
RF_GA_5						
RF_GA_6						
RF_GA_7						
RF_GA_8						
SC_GM_1						
SC_GM_2						
SC_GM_3						
SC_GM_4						
SC_GM_5						
SC_GM_6						
SC_GM_7						
SC_GM_8						
SC_GM_9						
SC_GM_10						
SC_GM_11						
SC_GM_12						
SC_GP_1						
SC_GP_2						
SC_GP_3						
SC_GP_4						
SC_GP_5						
SC_GP_6						
SC_GP_7						
SC_GP_8						
SC_GP_9						
SC_GP_10						
SC_GA_1						

Artifact code	TC_GP_8	TC_GP_9.1: TC_GP_9.4	TC_GP_10.1: TC_GP_10.2	TC_GA_1.1: TC_GA_1.9	TC_GA_2	TC_GA_3.1: TC_GA_3.9
SC_GA_2						
SC_GA_3						
SC_GA_4						
SC_GA_5						
SC_GA_6						
SC_GA_7						
SC_GA_8						
UC_GM_1						
UC_GM_2						
UC_GM_3						
UC_GM_4						
UC_GM_5						
UC_GM_6						
UC_GM_7						
UC_GM_8						
UC_GM_9						
UC_GM_10						
UC_GM_11						
UC_GM_12						
UC_GP_1						
UC_GP_2						
UC_GP_3						
UC_GP_4						
UC_GP_5						
UC_GP_6						
UC_GP_7						
UC_GP_8						
UC_GP_9						
UC_GP_10						
UC_GA_1						
UC_GA_2						
UC_GA_3						
UC_GA_4						
UC_GA_5						
UC_GA_6						
UC_GA_7						
UC_GA_8						
UI_GM_1						
UI_GM_3						
UI_GM_4						
UI_GM_5						
UI_GM_6						
UI_GM_7						
UI_GM_8						
UI_GM_9						
UI_GM_10						
UI_GM_11						
UI_GM_12						
UI_GP_1						
UI_GP_3						
UI_GP_4						
UI_GP_5						
UI_GP_6						

		TC_GP_9. 1: TC_GP_9.4	TC_GP_10. 1: TC_GP_10. 2	TC_GA_1. 1: TC_GA_1.9		TC_GA_3. 1: TC_GA_3.9
Artifact code	TC_GP_8				TC_GA_2	
UI_GP_7						
UI_GP_8						
UI_GP_9						
UI_GP_10						
UI_GA_1						
UI_GA_3						
UI_GA_4						
UI_GA_5						
UI_GA_6						
UI_GA_7						
UI_GA_8						
UCD_GM						
UCD_GP						
UCD_GA						
OD_GM_6						
OD_GM_9						
OD_GM_11						
OD_GM_12						
OD_GP_6						
OD_GP_8						
OD_GP_9						
OD_GA_1						
OD_GA_4						
OD_GA_7						
SD_UC_GM_6						
SD_UC_GM_9						
SD_UC_GM_11						
SD_UC_GP_6						
SD_UC_GP_8						
SD_UC_GP_9						
SD_UC_GA_7						
TC_GM_1.1:TC_GM_1.9						
TC_GM_2						
TC_GM_3.1:TC_GM_3.18						
TC_GM_4						
TC_GM_5.1:TC_GM_5.25						
TC_GM_6						
TC_GM_7						
TC_GM_8.1:TC_GM_8.5						
TC_GM_9.1:TC_GM_9.5						
TC_GM_10.1:TC_GM_10.28						
TC_GM_11.1:TC_GM_11.8						
TC_GM_12						
TC_GP_1.1:TC_GP_1.9						
TC_GP_2						
TC_GP_3.1:TC_GP_3.5						
TC_GP_4.1:TC_GP_4.24						
TC_GP_5						
TC_GP_6.1:TC_GP_6.41						
TC_GP_7						
TC_GP_8						
TC_GP_9.1:TC_GP_9.4						
TC_GP_10.1:TC_GP_10.2						

Artifact code	TC_GP_8	TC_GP_9. 1: TC_GP_9.4	TC_GP_10. 1: TC_GP_10. 2	TC_GA_1. 1: TC_GA_1.9	TC_GA_2	TC_GA_3. 1: TC_GA_3.9
TC_GA_1.1:TC_GA_1.9						
TC_GA_2						
TC_GA_3.1:TC_GA_3.9						
TC_GA_4.1:TC_GA_4.19						
TC_GA_5						
TC_GA_6						
TC_GA_7.1:TC_GA_7.24						
TC_GA_8.1:TC_GA_8.25						

Artifact code	TC_GA_4. 1: TC_GA_4. 19	TC_GA_5	TC_GA_6	TC_GA_7. 1: TC_GA_7. 24	
RF_GM_1					
RF_GM_2					
RF_GM_3					
RF_GM_4					
RF_GM_5					
RF_GM_6					
RF_GM_7					
RF_GM_8					
RF_GM_9					
RF_GM_10					
RF_GM_11					
RF_GM_12					
RF_GP_1					
RF_GP_2					
RF_GP_3					
RF_GP_4					
RF_GP_5					
RF_GP_6					
RF_GP_7					
RF_GP_8					
RF_GP_9					
RF_GP_10					
RF_GA_1					
RF_GA_2					
RF_GA_3					
RF_GA_4					
RF_GA_5					
RF_GA_6					
RF_GA_7					
RF_GA_8					
SC_GM_1					
SC_GM_2					
SC_GM_3					
SC_GM_4					
SC_GM_5					
SC_GM_6					
SC_GM_7					
SC_GM_8					
SC_GM_9					
SC_GM_10					
SC_GM_11					
SC_GM_12					
SC_GP_1					
SC_GP_2					
SC_GP_3					
SC_GP_4					
SC_GP_5					
SC_GP_6					
SC_GP_7					
SC_GP_8					
SC_GP_9					
SC_GP_10					
SC_GA_1					

Artifact code	TC_GA_4. 1: TC_GA_4. 19	TC_GA_5	TC_GA_6	TC_GA_7. 1: TC_GA_7. 24	
SC_GA_2					
SC_GA_3					
SC_GA_4					
SC_GA_5					
SC_GA_6					
SC_GA_7					
SC_GA_8					
UC_GM_1					
UC_GM_2					
UC_GM_3					
UC_GM_4					
UC_GM_5					
UC_GM_6					
UC_GM_7					
UC_GM_8					
UC_GM_9					
UC_GM_10					
UC_GM_11					
UC_GM_12					
UC_GP_1					
UC_GP_2					
UC_GP_3					
UC_GP_4					
UC_GP_5					
UC_GP_6					
UC_GP_7					
UC_GP_8					
UC_GP_9					
UC_GP_10					
UC_GA_1					
UC_GA_2					
UC_GA_3					
UC_GA_4					
UC_GA_5					
UC_GA_6					
UC_GA_7					
UC_GA_8					
UI_GM_1					
UI_GM_3					
UI_GM_4					
UI_GM_5					
UI_GM_6					
UI_GM_7					
UI_GM_8					
UI_GM_9					
UI_GM_10					
UI_GM_11					
UI_GM_12					
UI_GP_1					
UI_GP_3					
UI_GP_4					
UI_GP_5					
UI_GP_6					

Artifact code	TC_GA_4.1: TC_GA_4.19	TC_GA_5	TC_GA_6	TC_GA_7.1: TC_GA_7.24	
UI_GP_7					
UI_GP_8					
UI_GP_9					
UI_GP_10					
UI_GA_1					
UI_GA_3					
UI_GA_4					
UI_GA_5					
UI_GA_6					
UI_GA_7					
UI_GA_8					
UCD_GM					
UCD_GP					
UCD_GA					
OD_GM_6					
OD_GM_9					
OD_GM_11					
OD_GM_12					
OD_GP_6					
OD_GP_8					
OD_GP_9					
OD_GA_1					
OD_GA_4					
OD_GA_7					
SD_UC_GM_6					
SD_UC_GM_9					
SD_UC_GM_11					
SD_UC_GP_6					
SD_UC_GP_8					
SD_UC_GP_9					
SD_UC_GA_7					
TC_GM_1.1:TC_GM_1.9					
TC_GM_2					
TC_GM_3.1:TC_GM_3.18					
TC_GM_4					
TC_GM_5.1:TC_GM_5.25					
TC_GM_6					
TC_GM_7					
TC_GM_8.1:TC_GM_8.5					
TC_GM_9.1:TC_GM_9.5					
TC_GM_10.1:TC_GM_10.28					
TC_GM_11.1:TC_GM_11.8					
TC_GM_12					
TC_GP_1.1:TC_GP_1.9					
TC_GP_2					
TC_GP_3.1:TC_GP_3.5					
TC_GP_4.1:TC_GP_4.24					
TC_GP_5					
TC_GP_6.1:TC_GP_6.41					
TC_GP_7					
TC_GP_8					
TC_GP_9.1:TC_GP_9.4					
TC_GP_10.1:TC_GP_10.2					

	TC_GA_4. 1: TC_GA_4. 19	TC_GA_5	TC_GA_6	TC_GA_7. 1: TC_GA_7. 24	
Artifact code					
TC_GA_1.1:TC_GA_1.9					
TC_GA_2					
TC_GA_3.1:TC_GA_3.9					
TC_GA_4.1:TC_GA_4.19					
TC_GA_5					
TC_GA_6					
TC_GA_7.1:TC_GA_7.24					
TC_GA_8.1:TC_GA_8.25					