

## به نام خدا

### متمم آزمایش سوم

- بخش های ۳-۵ و ۳-۶ از دستور کار این آزمایش حذف شده‌اند.
- توابع زیر (که بخشی از توابعی هستند که در آزمایش اول به صورت عملی پیاده‌سازی کردید) را به صورت همزمان بر روی FPGA پیاده‌سازی کنید؛ به عبارت دیگر، با فشردن ۴ کلید ورودی، خروجی متناظر هر تابع، بر روی یک LED نمایش داده شود.

$$f_1 = \sum (3, 7, 10, 11, 13, 14, 15)$$

$$f_4 = \sum (0, 1, 2, 3, 4, 6, 9, 11, 12, 14)$$

$$f_5 = \sum (5, 7, 8, 10, 13, 15)$$

$$f_6 = \prod (5, 7, 8, 10, 13, 15)$$

$$f_8 = \prod (0, 1, 10, 11, 14) + d(3, 5, 6, 7, 8, 9, 15)$$