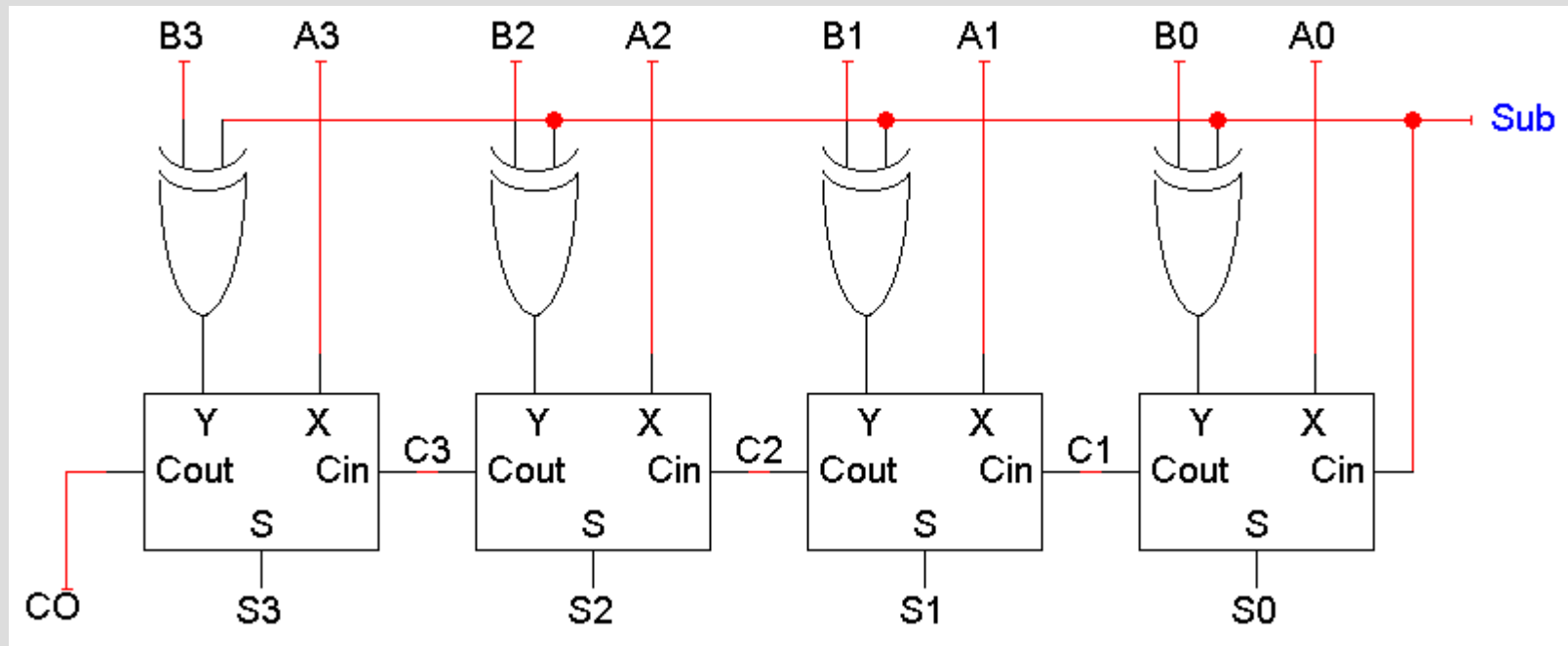


Circuits combinatoires

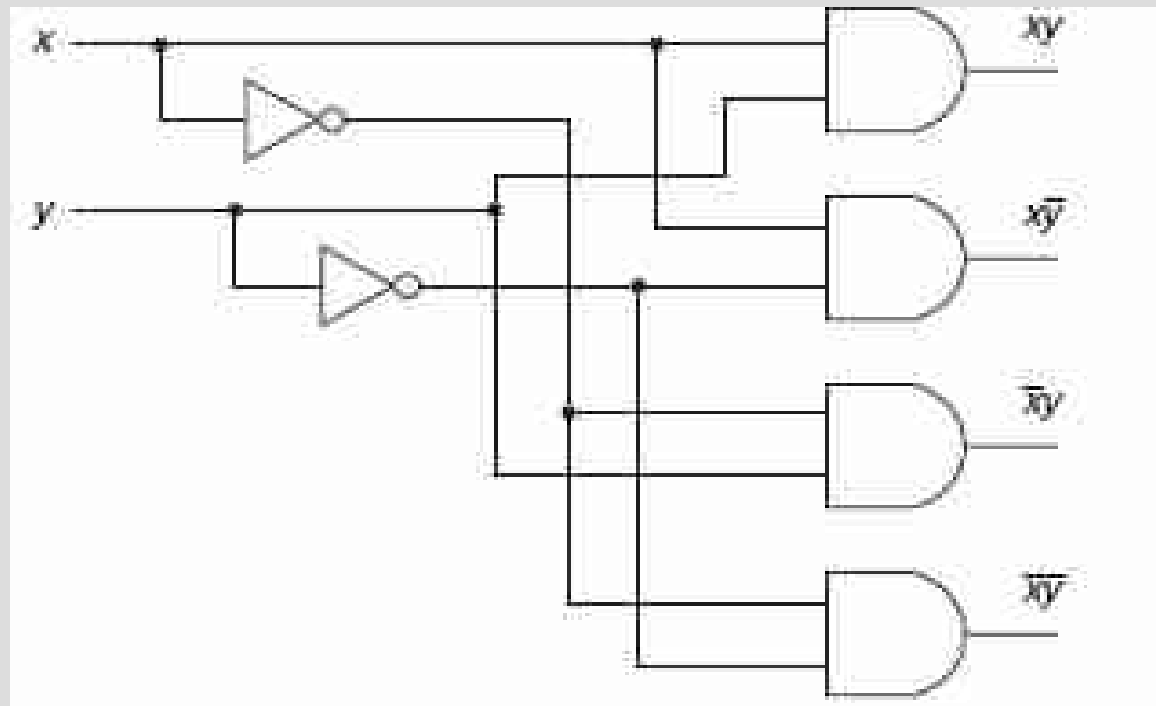
Additionneur/Soustracteur

- Complément à 2 (inversion + 1 avec sub en entrée)



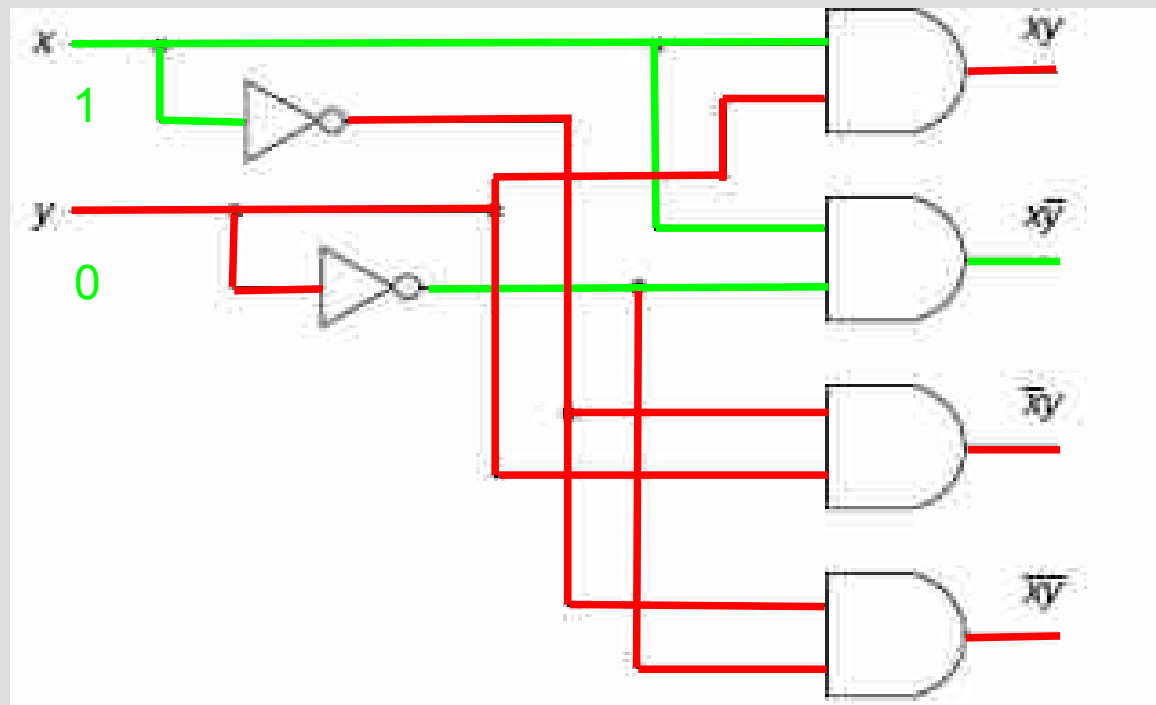
Décodeur

n entrées 2^n sorties

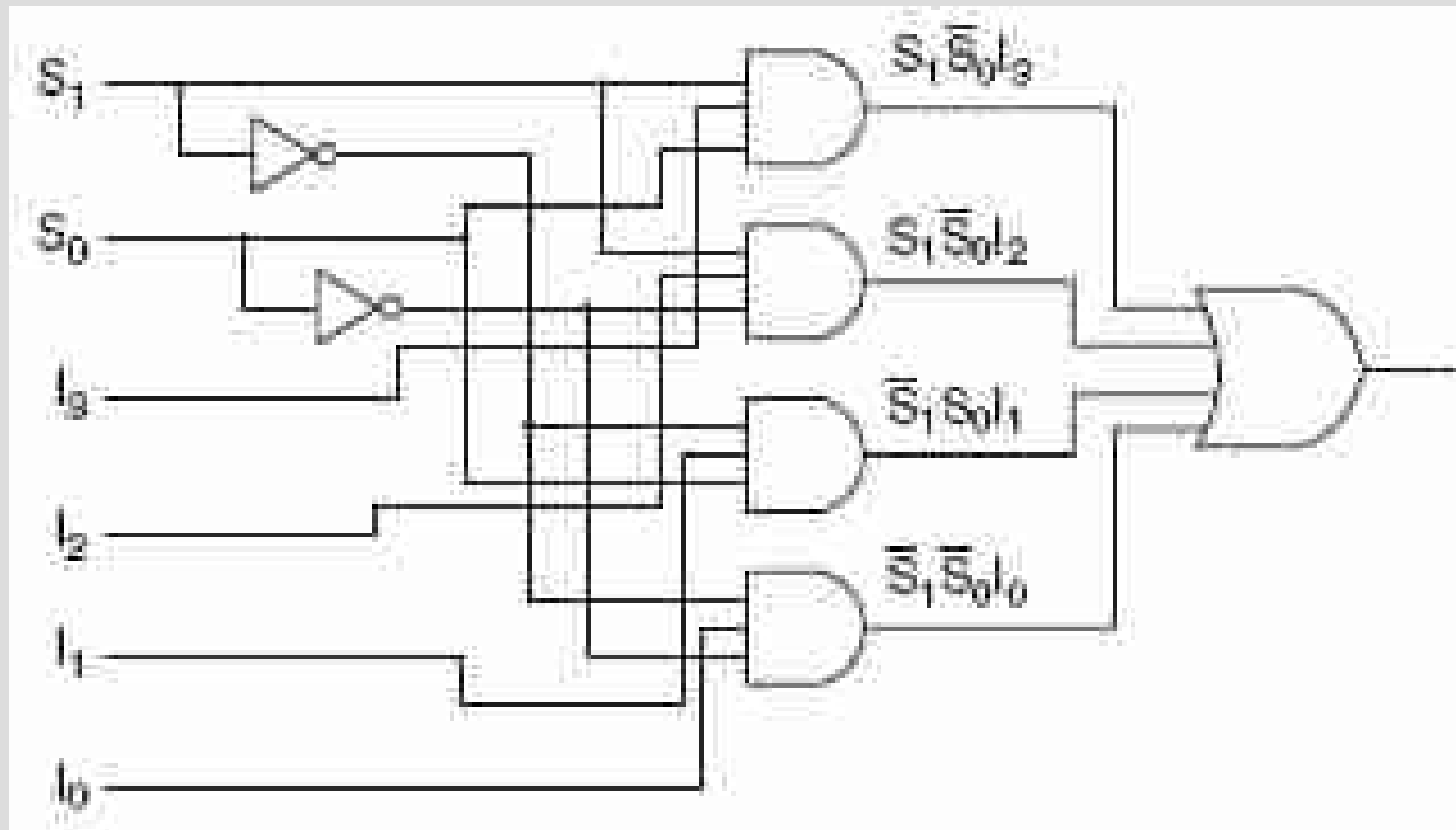


Décodeur

n entrées 2^n sorties

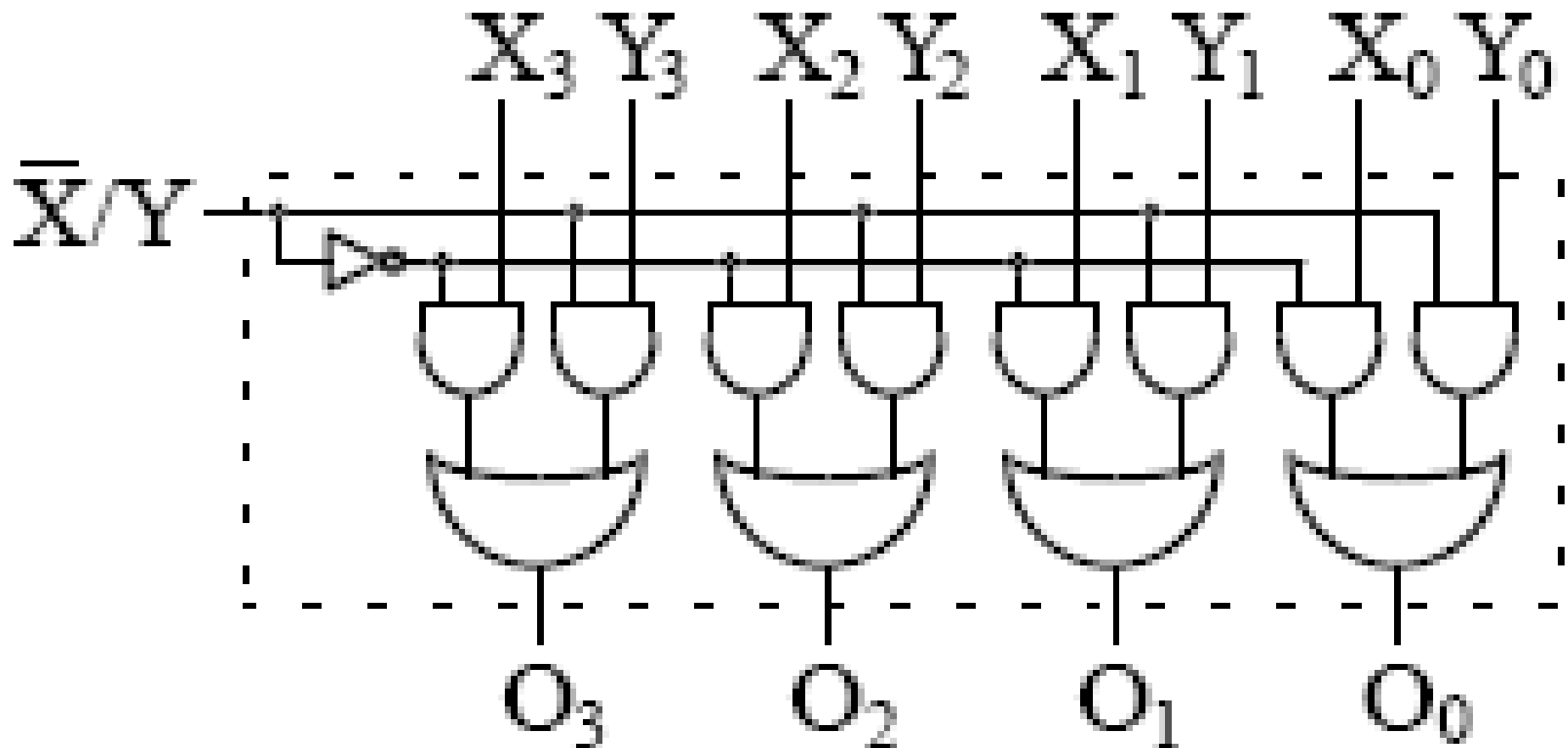


Multiplexeur



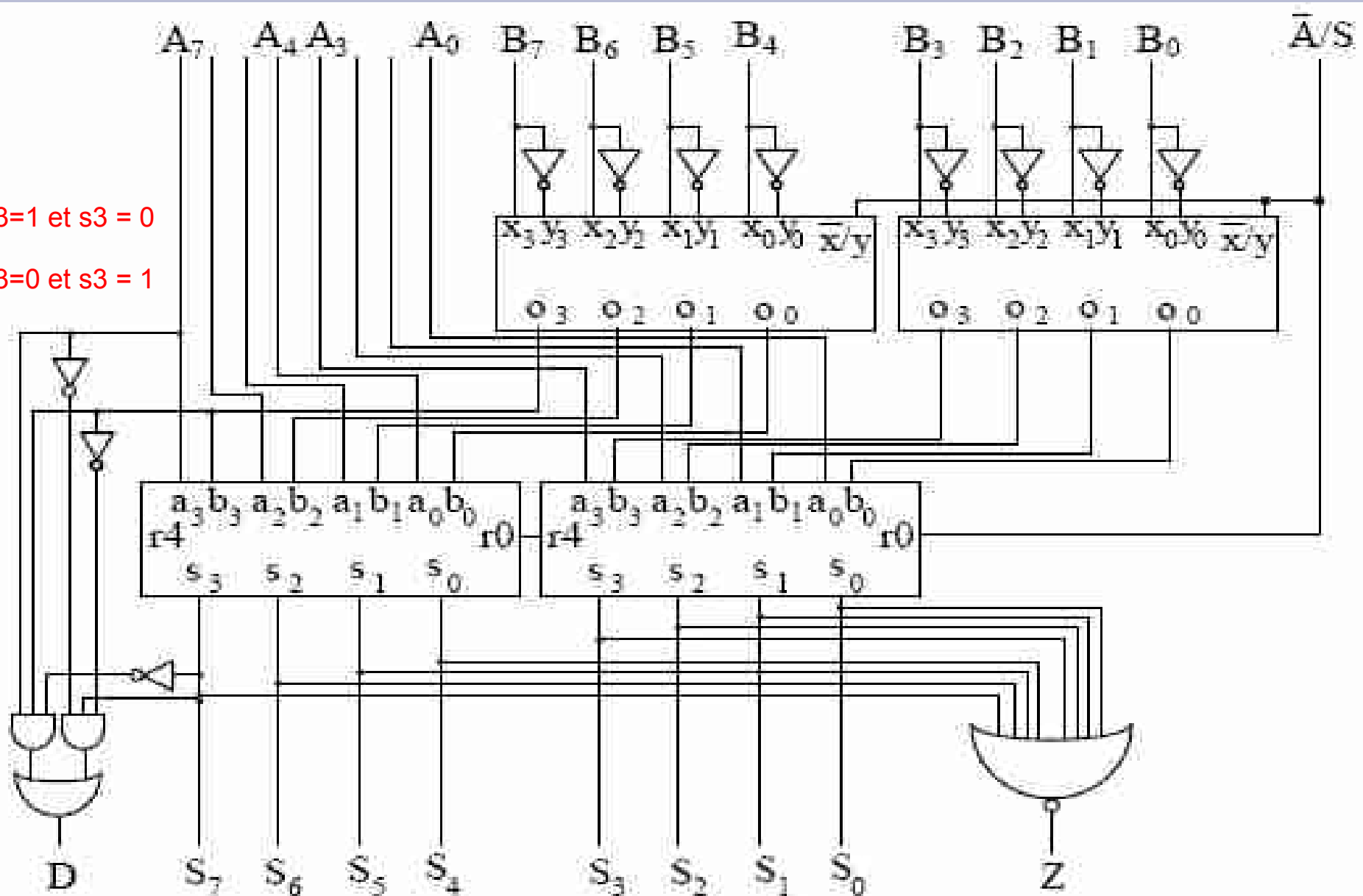
Multiplexeur

Choix de X ou Y

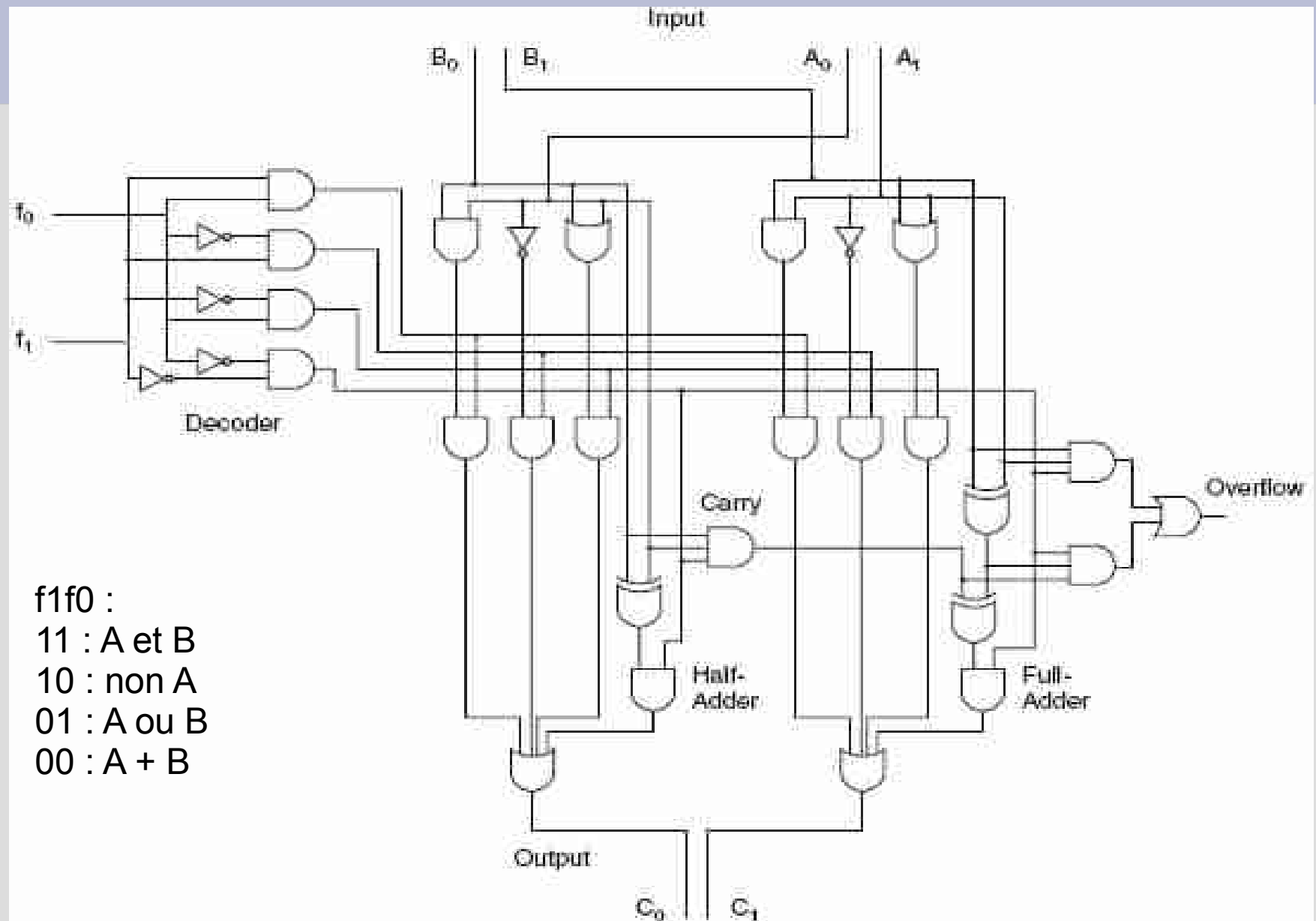


Additionneur/soustracteur

D :
 $a_3=b_3=1$ et $s_3 = 0$
 ou
 $a_3=b_3=0$ et $s_3 = 1$



UAL



UAL

