# 郑东平

本科/湖南工业大学 电子科学与技术 2016.09至今

联系方式: 13787760840 邮箱: fishiscat@gg.com

出生年月: 1998.07 现居住地: 湖南株洲

我的简历 (博客): https://fishiscat.github.io/



## 主修课程

◆ 模拟电子技术、数字电子技术、信号与系统、EDA技术、DSP系统设计与应用、VLSI系统结构设计、 单片机微机原理和车载系统、嵌入式系统、开关电源设计、 功率半导体器件应用、半导体物理学、 集成电路原理与设计、微电子工艺学、C语言基础等

#### 技能清单

- ◆ 能熟练使用 CCS、QUARTUS等软件进行开发,掌握并能使用Keil、MATLAB、Silvaco TCAD等软件
- ◆ 了解并能使用使用 ALtium Designer画PCB图,自主完成硬件搭建和调试
- ◆ 硬件上掌握示波器、三相功率表、数字电压源等常见仪器仪表的使用,了解一定的电路检错经验
- ◆ 软件上理解DSP的PWM、定时器、ADC采样,串口等基本功能的原理并能熟练实现配置
- ◆ 了解并能基本使用常用 Linux 操作和命令
- ◆ 理解并掌握电源拓扑结构 (BUCK、BUCK-BOOST、单相全桥整流逆变电路等),理解并掌握PID、SPWM、PLL锁相等控制算法
- ◆ 掌握基于FPGA的VHDL、Verilog HDL语言的相关编程知识和原理,例如流水线,并行处理,状态机
- ◆ 了解C/S结构通信,完成过基于MFC上位机界面的制作
- ◆ 通过英语CET-4, 能基本阅读英文手册, 熟练使用office办公软件

#### 实习和校园经历

2017.10-2017.11 实习经历

实习内容: 搭建24s篮球计数器数电逻辑电路、收音机电路元件焊接与功能实现

2016.09-2019.08 校园经历

- ◆ 大一成为吉他社自媒体部长,管理和运营微博账号,提高自身的交流表达能力
- ◆ 大三暑假,在实验室完成各种电源拓扑搭建和DSP程序控制

### 获奖经历

**2019**年全国大学生电子设计竞赛湖南赛区三等奖 多次获得校级奖学金三等奖

#### 项目经历

2019.05-至今 基于DSP的远程试验台设计与实现

该项目申报在大学生创业创新项目里,获得省级申报,目前开发进度完成大半

- ◆ 利用MFC控件实现基于Socket 实现 C/S 通信结构
- ◆ 实现 DSP28335和相关交互模块的下位机通信和交互模块与上位机的通信
- ◆ 实现电脑远程控制DSP的相关功能实现

2019.07-2019.08 电动寻迹小车动态无线充电系统

该项目是为2019年全国大学生电子设计竞赛参赛项目,因为考虑到该题有严苛的功耗要求,放弃DSP,采用低功耗单片机MSP460,使用Keil开发

- ◆ 实现小车自动寻迹、断电启动、定时启动等功能
- 仿真并设计无线充电模块,包括升压电路、整流电路、逆变电路等
- ◆ 使用程序消抖和电压采样曲线拟合确保控制精准

#### 自我评价

喜欢学习新技术, 热爱硬件和软件结合的嵌入式, code style 较为良好, 电路走线布局风格良好, 自学能力较强, 喜欢能通过自己的努力, 成为一名优秀的开发者。

非常感谢您能花时间阅读我的简历,期待能有机会与您共事。

致谢