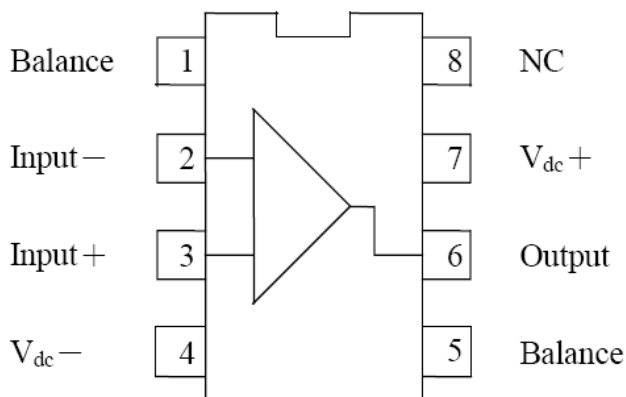


第十八章 雙穩態多諧振盪器

國立勤益科技大學資工系
游正義

【E424研究室】

youjy@ncut.edu.tw



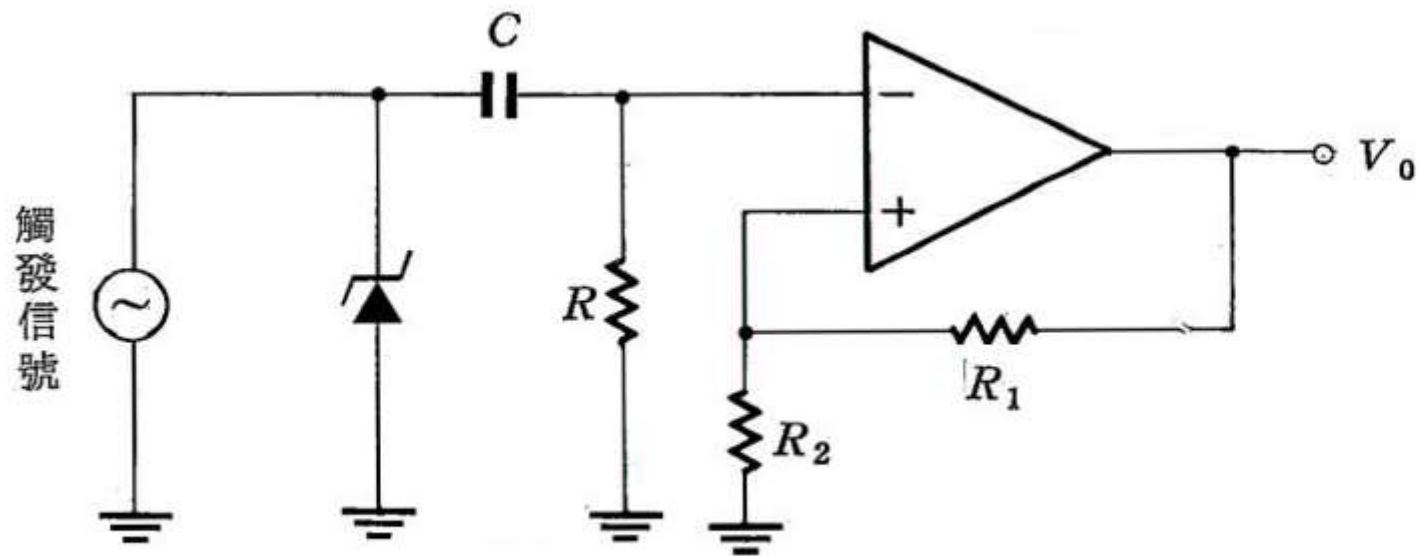


圖 18-1

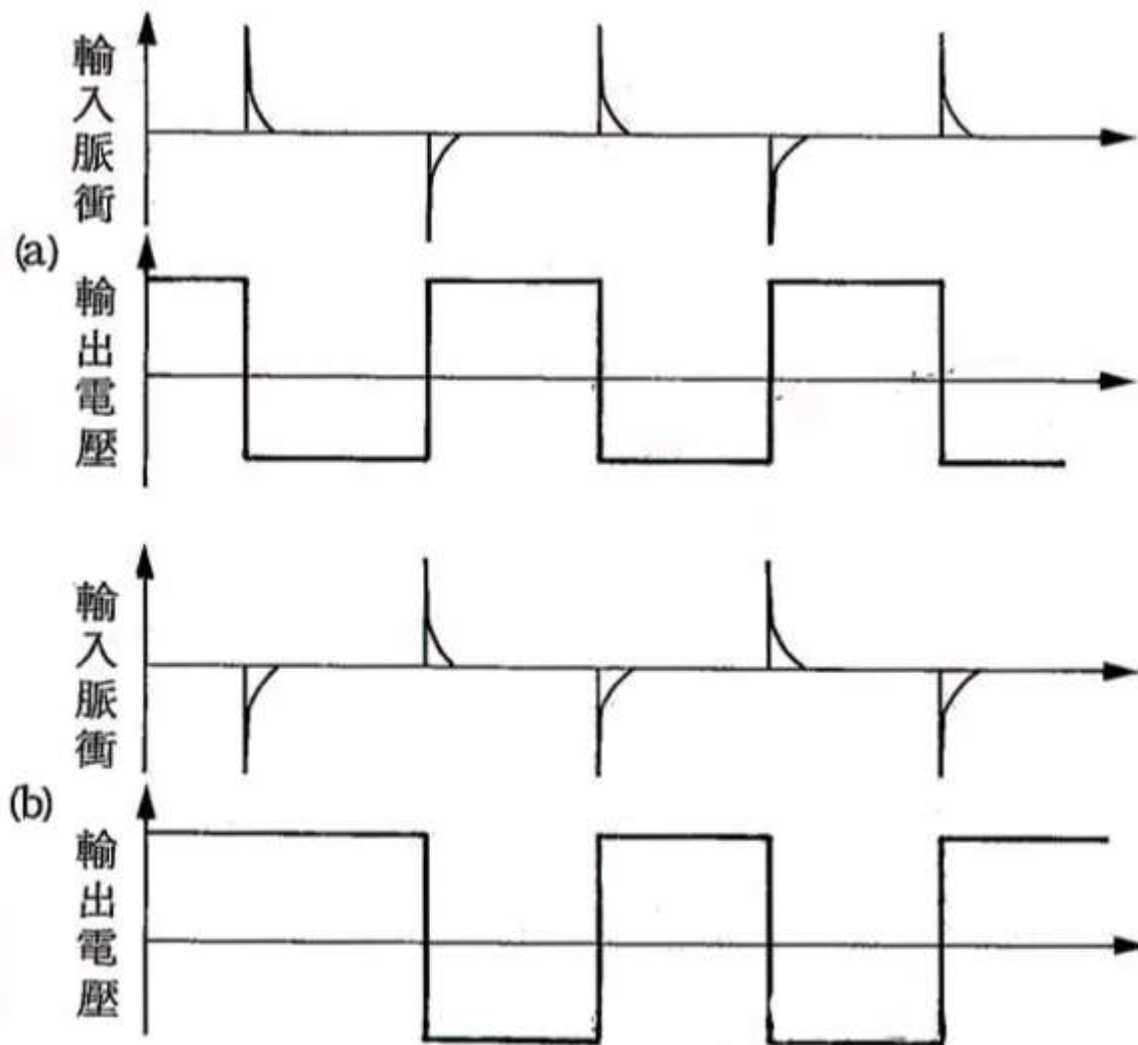


圖 18-2

三、實驗步驟

- (1) 如圖 18-3 連接線路。
- (2) 置輸入訊號之頻率為 1KHz，振幅為 5 V 峯值電壓之方波，選擇 $R = 1\text{ K}$ ， $C =$

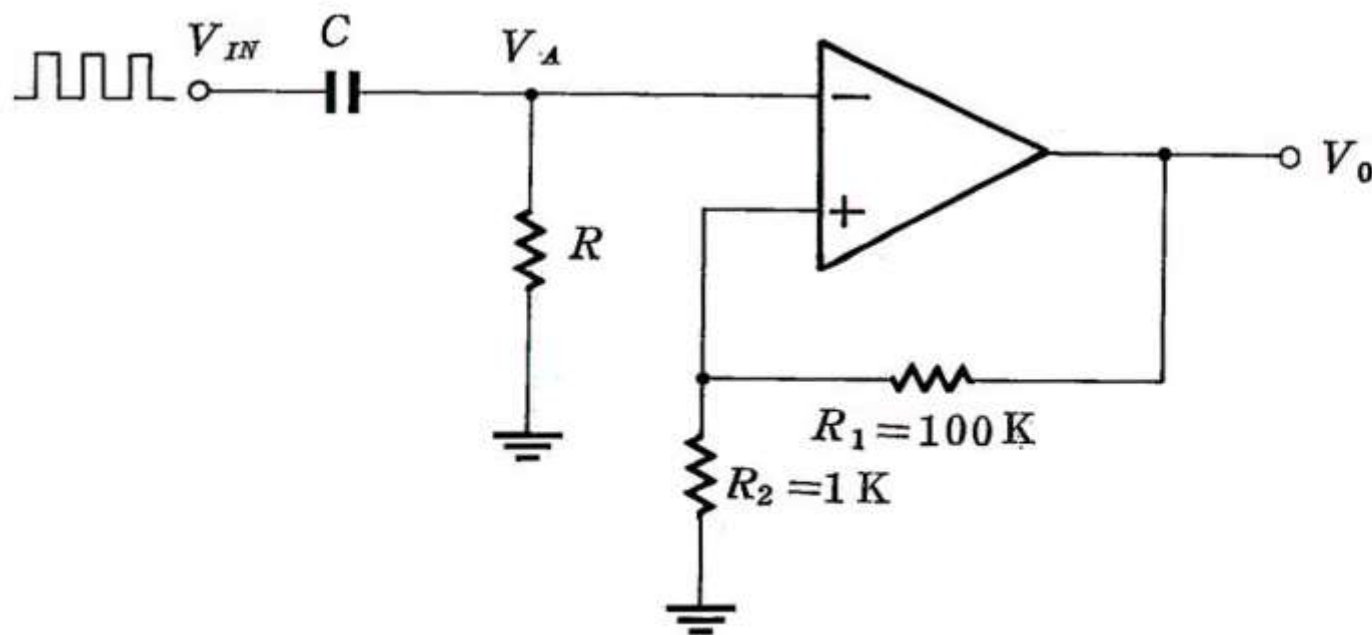


圖 18-3

- (3) 以示波器 DC 檔同時觀測 V_A 與 V_o 波形之相對位置，並繪其波形於表 18-1 中。
- (4) 改變 R_1 及 R_2 電阻如表 18-1 所示，重覆(2)、(3)之步驟，並繪其結果於表 18-1 之中。
- (5) 改變輸入頻率 f 及 R 、 C 兩零件值如表 18-1 所示，重覆(3)、(4)之步驟，並繪其波形於表 18-1 中。

討論