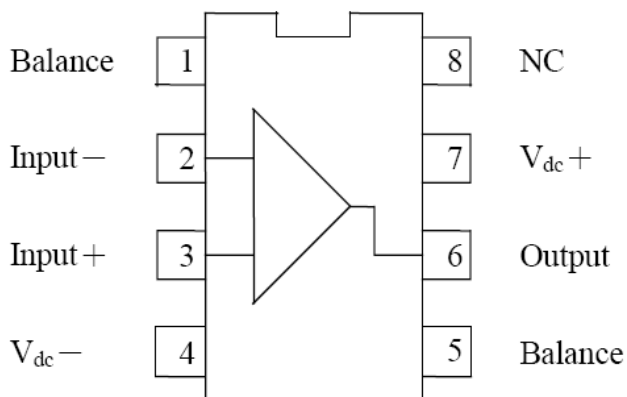


第十六章 相位移調整電路

國立勤益科技大學資工系
游正義

【E424研究室】

youjy@ncut.edu.tw



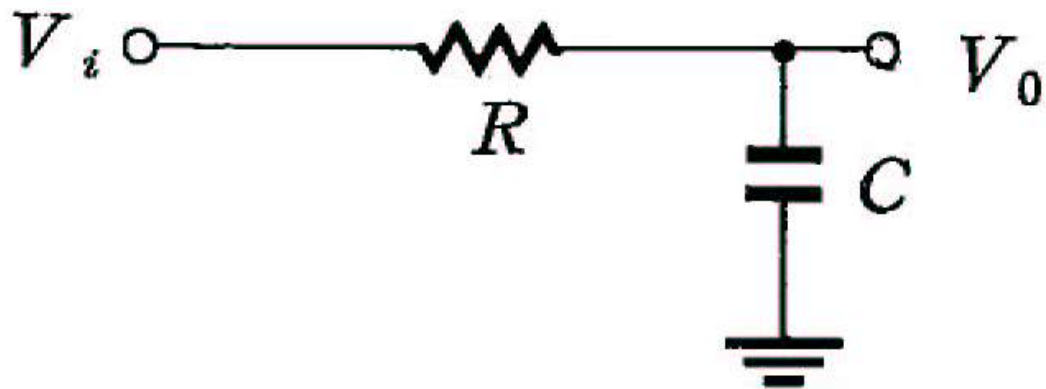


圖 16-1

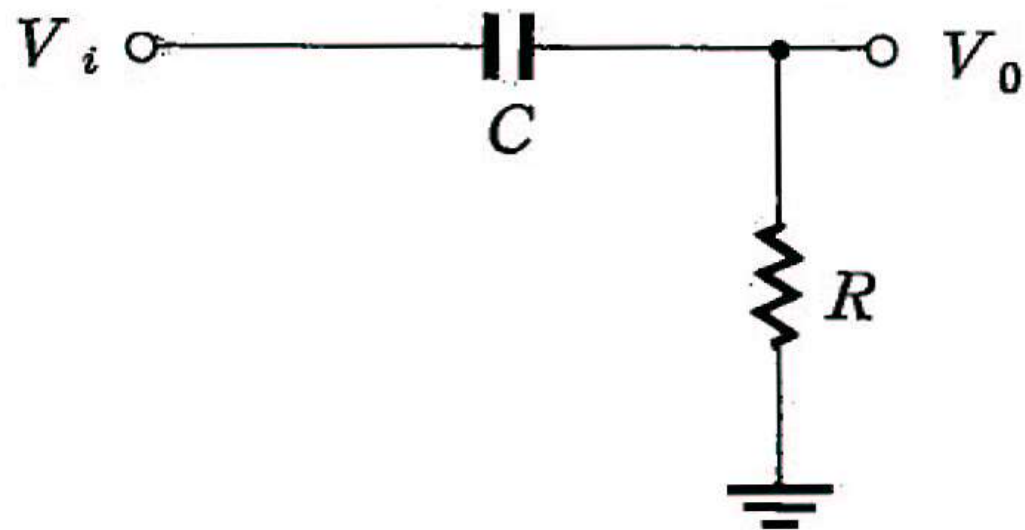


圖 16-2

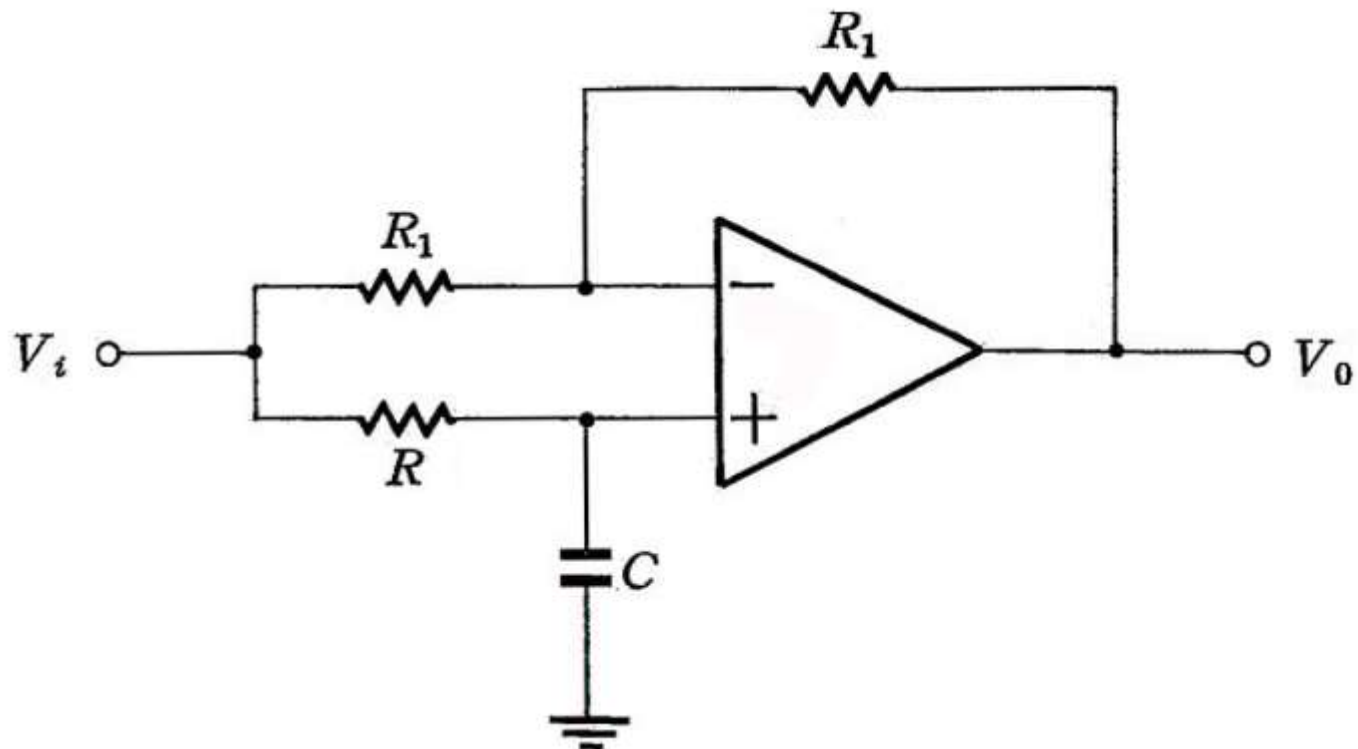


圖 16-3

三、實驗步驟

- (1) 如圖 16-4 連接綫路。
- (2) 置輸入訊號之頻率為 1 KHz，振幅為 5 V 峯值電壓。
- (3) 以示波器 AC 檔同時觀測 V_i 及 V_o 波形，記錄兩波形之相位差及 V_o 峯值電壓於表 16-1 中。
- (4) 計算理論之相位角，並與測試值相比較。
- (5) 改變 C 值如表 16-1 所示，重覆(3)、(4)之步驟，並記錄其結果於表 16-1 中。
- (6) 改變 R 值如表 16-1 所示，重覆(3)~(5)之步驟，並記錄其結果於表 16-1 中。
- (7) 將 R ， C 兩零件互換，重覆(2)~(6)之步驟，並記錄其結果於表 16-2 中。

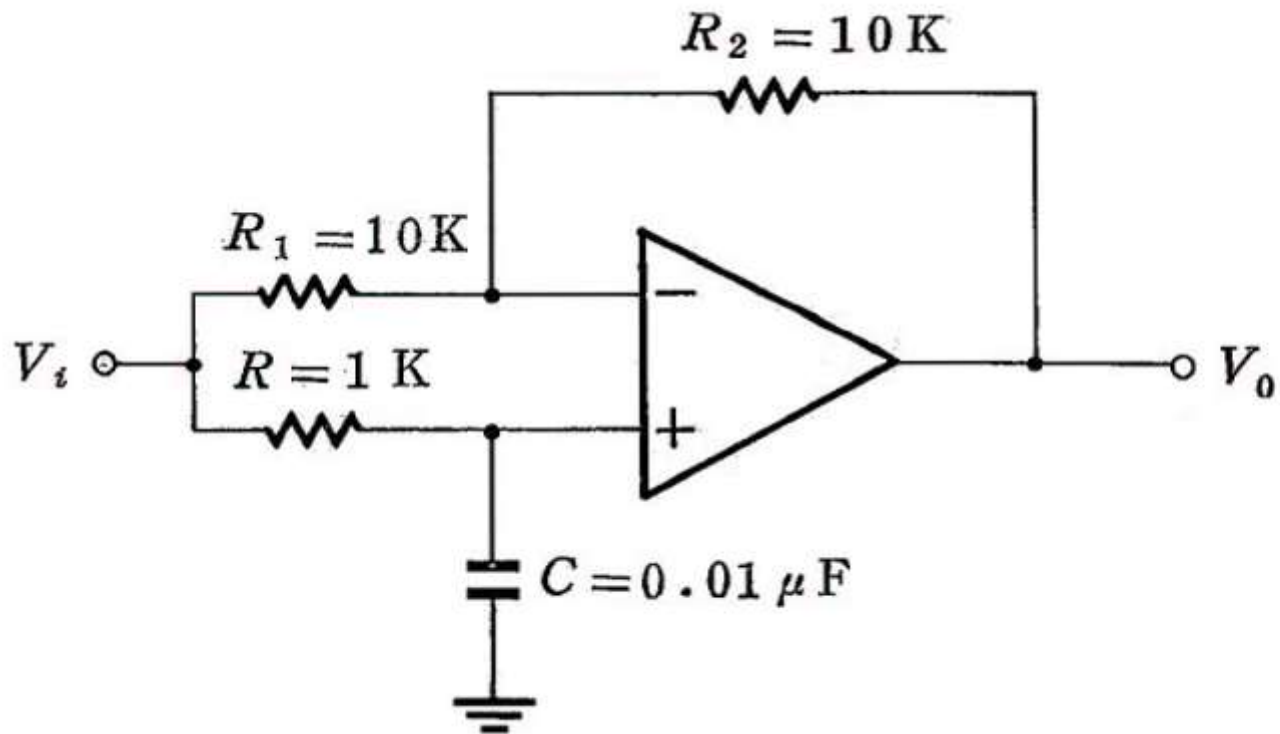


圖 16 - 4

討論