



Laboratorio de Microprocesadores - 86.07

Trabajo Práctico Obligatorio N°6

Profesor:			Ing. Guillermo Campiglio									
Cuatrimestre/Año:			1°/2020									
Turno de las clases prácticas			Miércoles									
Jefe de trabajos prácticos:			Ing. Pedro Ignacio Martos									
Docente guía:			Ing. Fabricio Baglivo, Ing. Fernando Pucci									
Autores			Seguimiento del proyecto									
Nombre	Apellido	Padrón										
Ivan Eric	Rubin	100 577										

Observaciones:

.....

.....

.....

.....

.....

.....

.....

.....

.....

Fecha de aprobación				Firma J.T.P

Coloquio	
Nota final	
Firma profesor	

1. Objetivo del trabajo

El objetivo de este trabajo es conseguir un mejor entendimiento de los timers que posee el microprocesador ATmega328p. También profundizar el manejo de interrupciones e implementar métodos anti-rebote para los pulsadores.

2. Descripción del trabajo

Se conectarán dos pulsadores al puerto D (específicamente a los pines PD1 y PD2) y acorde a como se esten presionando los botones, se hará parpadear un LED conectado al puerto B a distintas frecuencias. En el caso que no se presione ninguno, el led permanecerá encendido.

3. Diagrama de conexiones en bloques

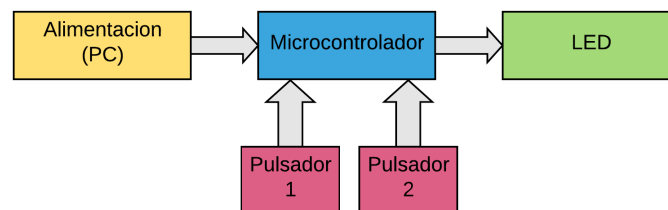


Figura 3.1: Diagrama de bloques.

4. Circuito Esquemático

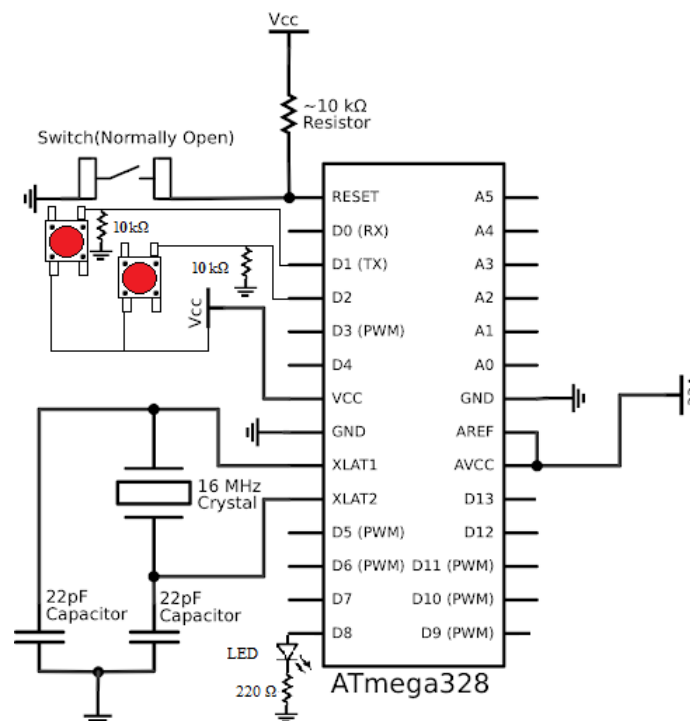


Figura 4.1: Circuito Esquemático.

5. Listado de componentes

- Arduino UNO + Conector PC (864\$).
- Microprocesador ATMEGA 328P (Integrado en Arduino).
- Resistencia de $220\Omega \pm 1\%$ (5\$).
- Diodo Emisor de Luz (LED) (1 x 10\$).
- Resistencia de $10k\Omega \pm 1\%$ (5\$).
- Pulsadores (2 x 40\$).
- Cables Macho-Macho (40 cables x 100\$).
- Protoboard (200\$).

6. Diagrama de flujo del software

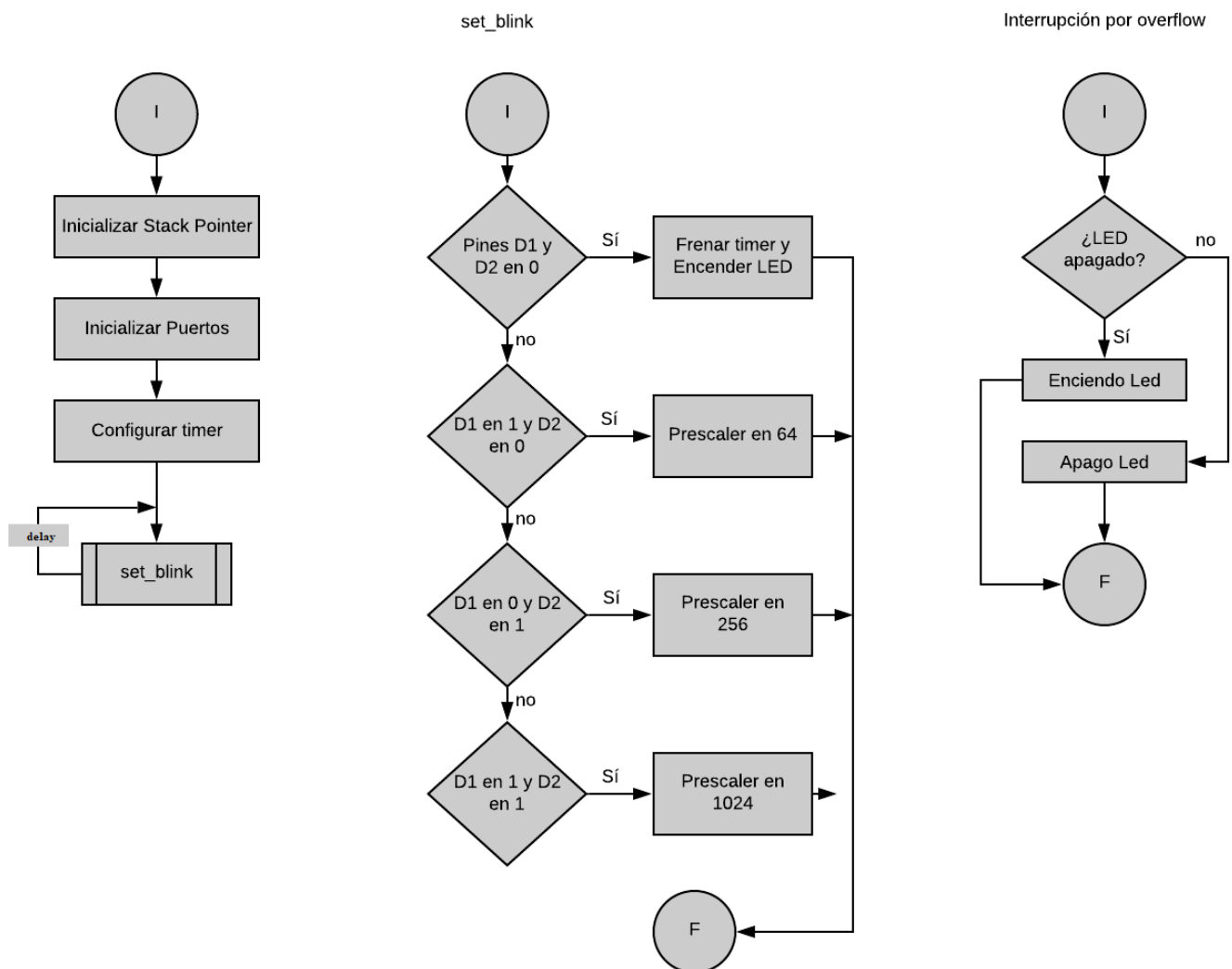


Figura 6.1: Diagrama de flujo.

7. Código de programa

```

1  /*
2  *
3   Trabajo Práctico Obligatorio 6
4   Autor: Ivan Eric Rubin
5  *
6  */
7  .include "m328pdef.inc"
8
9  .def dummyr=R16
10
11 .cseg
12
13 .org 0x0000
14     rjmp  config
15 .org OVF1addr
16     rjmp  isr_timer
17 .org INT_VECTORS_SIZE
18
19 config:
20 ; Inicializo el Stack Pointer.
21     ldi    dummyr, HIGH(RAMEND)
22     out    SPH, dummyr
23     ldi    dummyr, LOW(RAMEND)
24     out    SPL, dummyr
25
26 ; Defino PORTB como puerto de salida.
27     ldi    dummyr, 0xFF
28     out    DDRB, dummyr
29
30 ; Defino el PORTD como puerto de entrada.
31     ldi    dummyr, 0x00
32     out    DDRD, dummyr
33
34 ; Enciendo la interrupcion por overflow del timer.
35     ldi    dummyr, (1<<TOIE1)
36     sts    TIMSK1, dummyr
37
38 ; Habilito las interrupciones globales
39     sei
40
41 main:
42     in      dummyr, PIND                ;Veo el estado del puerto D
43     andi    dummyr, (1 << PIND1 | 1 << PIND2) ;y guardo en un registro los valores
44     de los pines
45
46     rcall   set_blink                    ;Defino el parpadeo
47     rcall   delay                        ;Delay para evitar efecto de rebote
48     rjmp    main
49
50 ; Se compara el puerto D con cada prescaler para definir la frecuencia de parpadeo
51 set_blink:
52     cpi     dummyr, (0 << PIND1 | 0 << PIND2)
53     breq    fijo
54
55     cpi     dummyr, (1 << PIND1 | 0 << PIND2)
56     breq    clock_64
57
58     cpi     dummyr, (0 << PIND1 | 1 << PIND2)
59     breq    clock_256

```

```

59
60     cpi        dummyr, (1 << PIND1 | 1 << PIND2)
61     breq      clock_1024
62
63     fijo:
64         ldi        dummyr, 0x00
65         sts        TCCR1B, dummyr           ; Se frena el timer.
66         sbi        PORTB, 0                 ; Se enciende el LED.
67         ret
68 ; Segun el puerto D se utiliza el prescaler adecuado
69     clock_64:
70         ldi        dummyr, 0x03
71         sts        TCCR1B, dummyr
72         ret
73
74     clock_256:
75         ldi        dummyr, 0x04
76         sts        TCCR1B, dummyr
77         ret
78
79     clock_1024:
80         ldi        dummyr, 0x05
81         sts        TCCR1B, dummyr
82         ret
83
84 ; Rutina de parpadeo del LED (cuando haya overflow)
85 isr_timer:
86     sbis      PORTB, 0
87     rjmp      enciendo
88     cbi        PORTB, 0
89     reti
90
91     enciendo:
92     sbi        PORTB, 0
93     reti
94
95     delay:
96         ldi        dummyr, 0x00             ;TCNT0 en 0
97         out        TCNT0, dummyr
98
99         ldi        dummyr, (1 << CS02 | 1 << CS00) ;timer0 en modo normal
100        out        TCCR0B, dummyr           ;prescaler 1024.
101
102     delay_loop:
103         in         dummyr, TIFR0             ;En caso de overflow en timer0
104         sbrc      dummyr, TOV0               ;esquiva la siguiente instrucción
105         rjmp      delay_loop
106
107         ldi        dummyr, 0x00
108         out        TCCR0B, dummyr           ;Desactivo timer0
109         ldi        dummyr, (1<<TOV0)
110         out        TIFR0, dummyr           ;Limpio el flag de overflow
111
112         ret

```

8. Resultados

Luego de haber armado el circuito y cargando el microprocesador con el código se logró controlar el parpadeo del LED en el pin B0 a partir del estado de los pulsadores en los pines D1 y D2.

Para calcular la frecuencia con la que parpadea el LED con cada prescaler se debe tener en cuenta la

frecuencia del oscilador que posee el Arduino UNO de 16 MHz y que el timer toma esta como referencia. Se calculan los valores a partir de la siguiente fórmula

$$f_{blink} = \frac{\frac{16MHz}{n_{prescaler}}}{2 \cdot 2^{16}} \quad (8.1)$$

Se obtiene que para el prescaler de 64 $f_{blink} = 1,9Hz$, para el de 256 $f_{blink} = 0,477Hz$ y para el de 1024 $f_{blink} = 0,12Hz$.

Como efecto anti-rebote del pulsador, se agregó un pequeño retardo después de definir el parpadeo para esperar hasta la siguiente detección.

9. Conclusiones

En este trabajo se logró entender el manejo de timers e interrupciones por overflow. También se destaca el gran rango de posibles implementaciones que tienen estos. Se logró generar un parpadeo de LEDs sin necesidad de ir decrementando o incrementando registros para generar retardos como se venía haciendo en los anteriores trabajos. Esto ayuda a que el código sea mas eficiente y robusto.