

Laboratorio de Microprocesadores - 86.07

# Puerto Serie

Profesor:			Ing. Guillermo Campiglio								
Cuatrimestre/Año:			1°/2020								
Turno de las clases prácticas			Miercoles 19 hs								
Jefe de trabajos prácticos:			Pedro Ignacio Martos								
Docente guía:			Pedro Martos, Fabricio Baglivo, Fernando Pucci								
Autores			Seguimiento del proyecto								
Nombre	Apellido	Padrón									
Leonel	Mendoza	101153									

Observaciones:							

Coloquio				
Nota final				

Fecha de aprobación

Firma profesor

Firma J.T.P



### 1. Objetivo

El objetivo de este trabajo es comunicar bidireccionalmente al microcontrolador con una PC de escritorio mediante Puerto Serie. Usar los registros del USART del microcontrolador, y generar interrupciones mediante transmision y recepción.

#### 2. Descripción

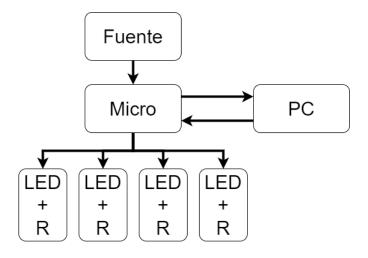
1) Al encender el microcontrolador, el programa deberá transmitir el texto:

\*\*\* Hola Labo de Micro \*\*\* Escriba 1, 2, 3 o 4 para controlar los LEDs

El texto de arriba deberá mostrarse en el terminal serie

2) Si en el terminal serie se aprieta la tecla '1', entonces se enciende/apaga el LED 1 (toggle). Si se aprieta la tecla '2', ocurre lo mismo con el LED 2 y así lo mismo para los cuatro LEDs.

### 3. Diagrama en bloques





# 4. Esquemático

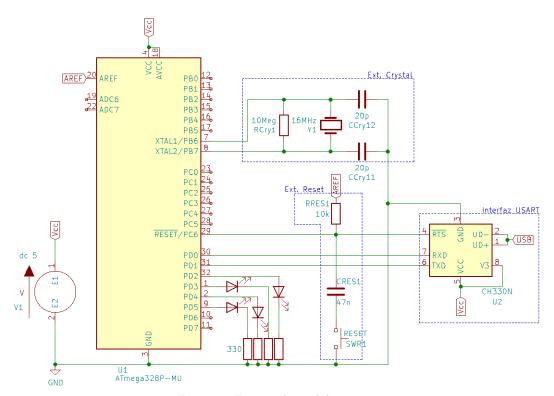


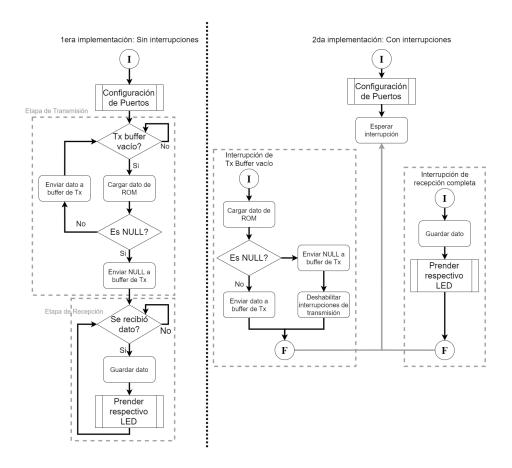
Figura 1: Esquemático del circuito

### 5. Listado de componentes

- Microcontrolador *ATmega328p* y programador USBasp (Arduino UNO) [AR\$ 950]
- 4x LED [AR\$ 40]
- $\blacksquare$  3x Resistencia (330  $\Omega)$  [AR\$ 12]
- $\bullet$  2x Pulsador (10  $k\Omega)$  [AR\$ 30]



## 6. Diagrama de Flujo



# 7. Codigo de programa

#### 7.1. Sin uso de interrupciones

```
.include "m328pdef.inc"
       START MACROS
     * * * * * * * * *
   .MACRO SET_SP ; [auxGPR]
       LDI @0, low(RAMEND)
       OUT SPL, @0
       LDI @0, high(RAMEND)
10
       OUT SPH, @0
   .ENDM
   .MACRO SET_X ; [LABEL to data memory]
       LDI XL, low(@0)
       LDI XH, high(@0)
   .ENDM
   .MACRO SET_Y ;[LABEL to data memory]
       LDI YL, low(@0)
LDI YH, high(@0)
```



```
.ENDM
   .MACRO SET_Z ;[LABEL to prog memory]
      LDI ZL, low(@0 << 1)
      LDI ZH, high(@0 << 1)
   .ENDM
   ; * * * * * * * * *
30 ; END MACROS
   ; * * * * * * * * *
_{35} .DEF aux = R16
   .DEF rdata = R17
   .DEF regdata = R18
  .EQU LED1 = PD2
_{40} .EQU LED2 = PD3
  .EQU LED3 = PD4
   .EQU LED4 = PD5
   .CSEG
45
       .ORG 0X0000
                                    ; En esta direccion escribo la instruccion JMP conf
      JMP conf
       .ORG INT_VECTORS_SIZE
                                   ; Direccion donde escribir el codigo
   conf:
       SET_SP aux
      LDI aux, 0b00111110
                               ; PDO entrada (Rx), PD1 salida (Tx), PD2/3/4/5 salida (LEDs)
      OUT DDRD, aux
55
                               ; 9600 BAUD @ 16Mhz ? UBRR0 = 103 (tabla ATmega32 datasheet)
      LDI aux, 0x00
      STS UBRROH, aux
       LDI aux, 103
      STS UBRROL, aux
      LDI aux, (1 << UCSZ01 | 1 << UCSZ00) ; format ? 8bit data + 1bit stop
      STS UCSROC, aux
      LDI aux, (1<<RXEN0 | 1<<TXEN0)
65
      STS UCSROB, aux
  main:
       SET_Z
               MSJ
      CALL
               transmit
  wait:
      LDS
               aux, UCSROA ; espero recibir datos
               aux, RXCO
      SBRS
      RJMP
               wait
               rdata, UDRO
      LDS
      CALL
               toggle_led
      RJMP
               wait
   transmit:
      LDS
               aux, UCSROA
      SBRS
               aux, UDREO
```

LDI @0, low(RAMEND)

LDI @0, high(RAMEND)

.MACRO SET\_X ; [LABEL to data memory]

OUT SPL, @0

OUT SPH, @0

LDI XL, low(@0) LDI XH, high(@0)

.ENDM



```
RJMP
                transmit
                             ; cuando el buffer de tx esta vacio, mando otro dato
       \mathbf{LPM}
                aux, Z+
        CPI
                aux, 0
       BREQ
                end_transmit
                                 ; si no hay mas datos apago la interrupcion
        STS
                UDRO, aux
85
       RJMP
                transmit
    end_transmit:
        STS
                UDRO, aux ; transmito un ultimo null
       RET
                   ; prendo el led requerido
    toggle_led:
                regdata, PORTD
        IN
                                   ; cargo el estado del puerto
        CPI
                rdata, '1'
                led1_toggle
       BREQ
95
                rdata, '2'
        \mathbf{CPI}
       BREQ
                led2_toggle
        \mathbf{CPI}
                rdata, '3'
       BREQ
                led3_toggle
        CPI
                rdata, '4'
       BREQ
                led4_toggle
       JMP
                endrx
   led_on:
       EOR
                regdata, aux
       OUT
                PORTD, regdata
105
   endrx:
       RET
   led1_toggle:
                aux, 0b0000100
        LDI
       JMP
                led_on
    led2_toggle:
       LDI
                aux, 0b00001000
       JMP
                led_on
   led3_toggle:
       LDI
                aux, 0b00010000
115
       JMP
                led_on
   led4_toggle:
       LDI
                aux, 0b00100000
       JMP
                led_on
120
                    MSJ: .db ' ', '*', '*', 'H', 'o', 'l', 'a', ', 'L', 'a', 'b', 'o', '
            0x500
    .ORG
   7.2.
          Con uso de interrupciones
    .include "m328pdef.inc"
       START MACROS
   ; * * * * * * * * *
    .MACRO SET_SP ; [auxGPR]
```

5



```
.ENDM
   .MACRO SET_Y ;[LABEL to data memory]
      LDI YL, low(@0)
20
       LDI YH, high(@0)
   .ENDM
   .MACRO SET_Z ; [LABEL to prog memory]
       LDI ZL, low(@0 << 1)
       LDI ZH, high(@0 << 1)
   .ENDM
   ; * * * * * * * * * *
30 ; END MACROS
   ; * * * * * * * * * * *
   .DEF aux = R16
   .DEF rdata = R17
35 .DEF regdata = R18
   .EQU LED1 = PD2
   .EQU LED2 = PD3
   .EQU LED3 = PD4
_{40} .EQU LED4 = PD5
   . CSEG
       .ORG 0X0000
                                    ; En esta direccion escribo la instruccion JMP conf
       JMP conf
       .ORG UDREaddr
                                    ; Interrupcion de buffer vacio de tx
       JMP isr_txempty
       .ORG UTXCaddr
                                    ; Interrupcion de fin de transmision
50
       JMP isr_txdone
       .ORG URXCaddr
                                    ; Interrupcion de fin de recepcion
      JMP isr_rxdone
55
       .ORG INT_VECTORS_SIZE
                                  ; Direccion donde escribir el codigo
   conf:
       SET_SP aux
60
       LDI aux, 0b00111110
                              ; PDO entrada (Rx), PD1 salida (Tx), PD2/3/4/5 salida (LEDs)
       OUT DDRD, aux
       \mathbf{LDI} aux, 0b00100000
                               ; PB5 como salida para comunicar estados de lectura y escritura
       OUT DDRB, aux
65
       LDI aux, 0x00
                               ; 9600 BAUD @ 16Mhz ? UBRR0 = 103 (tabla ATmega32 datasheet)
       STS UBRROH, aux
       LDI aux, 103
       STS UBRROL, aux
70
       LDI aux, (1 << UCSZ01 | 1 << UCSZ00) ; format ? 8bit data + 1bit stop
       STS UCSROC, aux
       LDI aux, (0<<RXCIEO | 1<<TXCIEO | 1<<UDRIEO | 0<<RXENO | 1<<TXENO)
       ; habilito las interrupciones de transmision y tx buffer vacio
```



```
STS UCSROB, aux
        SEI
   main:
        SET_Z MSJ
80
   hold:
       NOP
       RJMP
                hold
   isr_txempty:
                   ; cuando el buffer de tx esta vacio, mando otro dato
                aux, Z+
       \mathbf{LPM}
                aux, 0
        \mathbf{CPI}
       BREQ
                end_tx
                             ; si no hay mas datos apago la interrupcion
                UDRO, aux
       STS
   reti_txempty:
       RETI
    end_tx:
        STS
                UDRO, aux; transmito un ultimo null
        LDI
                aux, (1<<RXCIEO | 0<<TXCIEO | 0<<UDRIEO | 1<<RXENO | 0<<TXENO)
        STS
                UCSROB, aux; deshabilito transmision, habilito recepcion e int recep completa
       RJMP
                reti_txempty
   isr_txdone:
       RETI
100
   isr_rxdone:
                    ; recibo la orden para prender algun led
        LDS
                rdata, UDRO
        IN
                regdata, PORTD
                                     ; cargo el estado del puerto
        CPI
                rdata, '1'
       BREQ
                led1_toggle
        CPI
                rdata, '2'
       BREQ
                led2_toggle
        CPI
                rdata, '3'
       BREQ
                led3_toggle
        CPI
                rdata, '4'
110
                led4_toggle
       BREQ
       JMP
                endrx
   led_on:
       EOR
                regdata, aux
       OUT
                PORTD, regdata
115
    endrx:
       RETI
   led1_toggle:
       LDI
                aux, 0b0000100
       JMP
                led_on
120
   led2_toggle:
                aux, 0b00001000
       LDI
       JMP
                led_on
   led3_toggle:
       LDI
                aux, 0b00010000
125
       JMP
                led_on
   led4_toggle:
                aux, 0b00100000
       LDI
       JMP
                led_on
130
    .ORG
                    MSJ: .db ' ', '*', '*', '*', 'H', 'o', 'l', 'a', ' 'L', 'a', 'b', 'o', '
            0x500
```



#### 8. Resultados

Se logro establecer comunicación bidireccional con una PC mediante ambos métodos.

#### 9. Conclusiones

Mediante la configuración de los registros de USART, se estableció comunicación bidireccional con una PC y se recibio (en la PC) el mensaje del microcontrolador, tambien se logró enviar órdenes para togglear los LEDs.

Tuvo que hacerse uso de PowerShell en Windows 10 para poder acceder al puerto y leer/escribir del/al microcontrolador correctamente, segun el siguiente procedimiento:

```
# Listar puertos disponibles, por nombre:
[System.IO.Ports.SerialPort]::getportnames()

# Generar un objeto de la clase puertos:

$port= new-Object System.IO.Ports.SerialPort COMn,9600,None,8,one

# Abrir el puerto:

$port.open()

# Leer puerto:

$port.ReadLine()

# Escribir puerto:

$port.Write()

# Cerrar puerto:

$port.close()
```