

Laboratorio de Microprocesadores - 86.07

Trabajo Práctico Nº8:

Puerto Serie

Profesor:	Ing. Guillermo Campiglio						
Cuatrimestre/Año:	$1^{\circ}/2020$						
Turno de las clases prácticas	Miércoles						
Jefe de trabajos prácticos:	Ing. Pedro Ignacio Martos						
Docente guía:	-						
·							
Autor	Seguimiento del proyecto						
Francisco Rossi 99540							

Observaciones:						

Fecha de aprobación		Firma J.T.P	

Coloquio	
Nota final	
Firma profesor	

${\rm \acute{I}ndice}$

1.	Introducción	2
	1.1. Objetivo	2
	1.2. Descripción	2
2.	Materiales	2
3.	Diagrama en Bloques	2
4.	Esquemático	3
5.	Diagrama de flujo	4
	5.1. Polling	4
	5.2. Interrupciones	5
6.	Código	6
	6.1. UBRR0	6
	6.2. Polling	
	6.3. Interrupciones	G
7.	Resultados	11
8	Conclusiones	11



1. Introducción

En el siguiente informe se explica el diseño de un programa escrito en lenguaje Assembler el cual establece una comunicación bidireccional serie entre un microcontrolador ATMEGA328P y una computadora utilizando el protocolo USART.

1.1. Objetivo

El objetivo es utilizar el puerto serie del micro controlador y el conversor de puerto serie a USB del arduino para comunicar ambos dispositivos.

1.2. Descripción

Se conectan ambos dispositivos y el micro controlador imprime en la terminal del puerto serie un mensaje de bienvenida y dando opciones de cuatro acciones distintas sobre cuatro luces LEDs conectadas al mismo, cada vez que se ingrese '1','2','3' o '4', desde la consola de la computadora cada uno de los cuatro LEDs, respectivamente, conectados al puerto B permutaran su estado teniendo en cuenta su estado acutal: de encendido a apagado o de apgado a encendido.

2. Materiales

Se utilizaron los siguiente materiales para el proyecto:

- a. 4 LEDs (80\$ (Pesos Argentinos))
- b. 4 Resistores de 220 Ω (16\$ (Pesos Argentinos))
- c. 1 Microcontrolador ATmega328p (Utilizando el integrado con el Arduino Uno) (700\$ (Pesos Argentinos))

3. Diagrama en Bloques

En la Fig. 1 se muestra un diagrama en bloques del circuito.

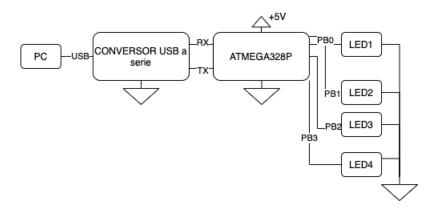


Figura 1: Diagrama en bloques.



4. Esquemático

En las Fig. 3 y Fig. 2 se muestra como se conectó el arduino con el LED, y los switches.

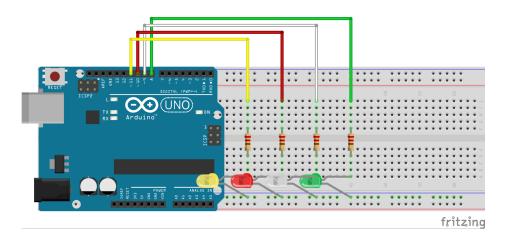


Figura 2: Conección entre el arduino, los Switches y el LED

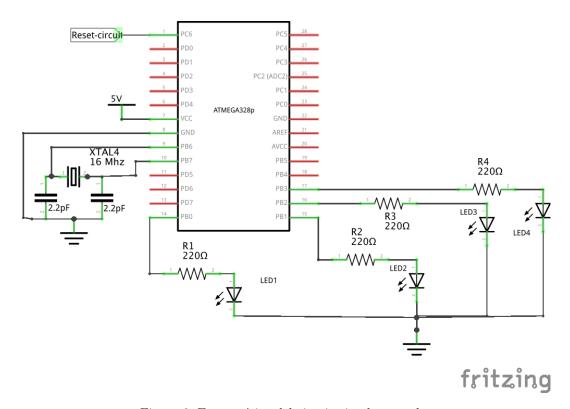


Figura 3: Esquemático del circuito implementado.



5. Diagrama de flujo

En la Fig. 4 se muestra el diagrama de flujo del programa a partir de polling y en la Fig. 5 se muestra el diagrama de flujo del programa a partir de interrupciones.

5.1. Polling

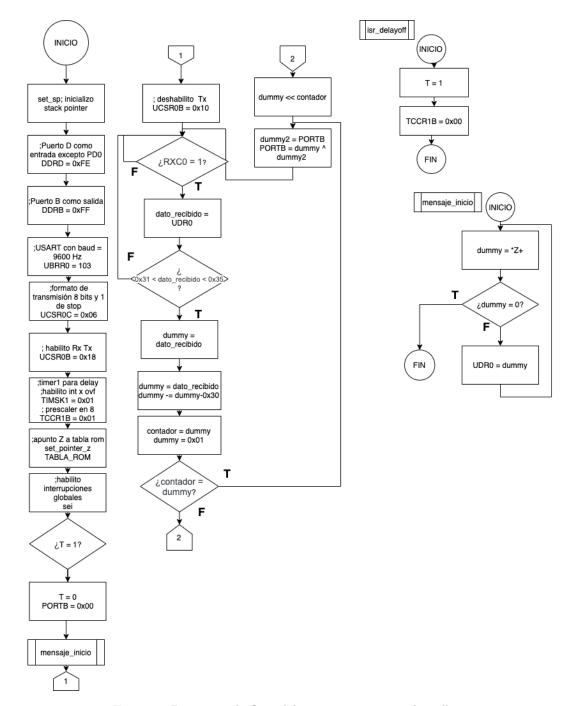


Figura 4: Diagrama de flujo del programa a partir de polling.

Fecha de entrega: 19 de agosto de 2020



5.2. Interrupciones

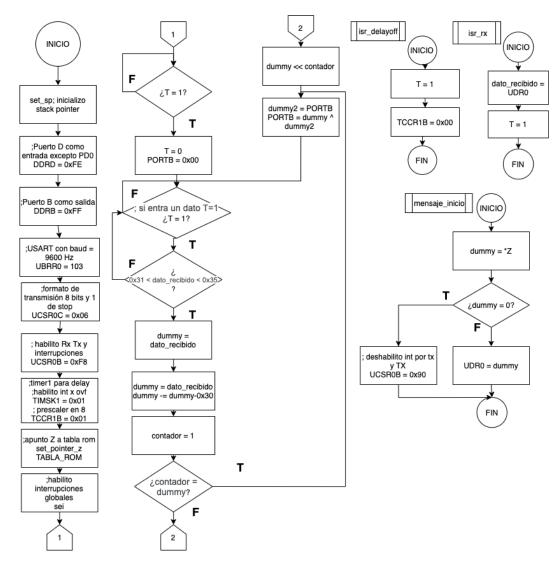


Figura 5: Diagrama de flujo del programa a partir de interrupciones.

Fecha de entrega: 19 de agosto de 2020



6. Código

En los siguientes códigos se configura el micro de manera tal de generar una conexión mediante el protocolo USART con una computadora de escritorio. Para esto se configuran los registros UBRRO, UCSROB y UCSROC. Y se utiliza el puerto B para conectar cuatro LEDs a ser controlados desde instrucciones de la computadora.

Los registros se configuran de la siguiente forma:

6.1. UBRR0

Los registros que componen UBRRO (UBRROH y UBRROL) son configurados de manera que el baudrate sea $baud = 9600 \iff UBRRO = 103$ con un error de 0.2%.

6.2. Polling

El siguiente código corresponde a la versión a partir de polling.

```
; Autor: Francisco Rossi
  ; Padron: 99540
     86.07 Laboratorio de Microprocesadores - FIUBA
  ; Catedra: Miercoles
  ; Fecha: 19 de agosto de 2020
  .include "m328pdef.inc"
  .def poll_buff = r17
.def dato_recibido = r18
. def contador = r19
12 . def dummy2 = r24
  .\,def\ dummy\,=\,r\,2\,5
13
14
.macro\ set\_sp
    ldi dummy, low (RAMEND)
    out spl, dummy
17
    ldi dummy, high (RAMEND)
18
19
    out sph, dummy
  .\,\mathrm{endm}
20
21
  .\,macro\ set\_port\_as\_out
23
24
    ldi dummy, 0xFF
    out @0, dummy
25
   . endm
26
27
28
   .\,macro\ set\_pointer\_z
29
    ldi ZL, low(@0 << 1)
ldi ZH, high(@0 << 1)
30
31
32
   . endm
33
34
  .cseg
35
36 .org 0x0000
37
    jmp config
39 . org OVF1addr
40
    jmp isr_delayoff
41
42 ; EXT INT
  .org INT_VECTORS_SIZE
44
45 config:
```

Fecha de entrega: 19 de agosto de 2020



```
; inicializo el stack pointer
47
      \operatorname{set} \operatorname{\_sp}
48
 49
      ; Rx PD0
      ; Tx PD1
50
      ; Leds en PB0,1,2,3
51
52
      ; Puerto D como salida excepto PD0
53
54
             dummy, 0xFE
55
             DDRD, dummy
      out
56
57
      ; puerto B como salida
58
      set_port_as_out DDRB
59
60
      ; Configuro USART en baud 9600
61
62
      clr
63
             dummy
             UBRROH, dummy
64
      sts
65
      ldi
             dummy, 103
      sts
             UBRR0L, dummy
66
67
      ; seteo el formato 8 bits y 1 de stop ldi dummy, (1 << UCSZ01 | 1 << UCSZ00) sts UCSR0C, dummy
68
69
70
71
       habilito el envio y la recepcin de datos di dummy,(1 << RXEN0 | 1 << TXEN0 )
72
73
      ldi
             UCSR0B, dummy
74
 75
      ; inicializo puntero Z en la tabla con el mensaje a enviar
 76
        ; set_pointer_z TABLA_ROM
77
 78
79
       config timer para delay
      ldi dummy, 0 \times 01
80
81
      sts
             TIMSK1, dummy
             dummy, 0x02 ; prescaler de 8 TCCR1B, dummy
      ldi
82
83
      sts
84
      ; habilito interrupciones globales.
85
86
      sei
87 main:
88
     delay inicial para dar tiempo a la consola
89
90 delay:
             delay_off
     brts
91
92
     rjmp
            delay
93
delay_off:
95
      ; limpio el puerto B
96
97
      clr
             dummy
            PORTB, dummy
98
      out
99
      call mensaje_inicio
100
      ; desactivo la transmisi n ldi dummy,(1 << RXEN0 | 0 << TXEN0 )
            UCSR0B, dummy
103
      sts
104
105 leer_entrada:
106
     ; polling hasta que halla datos a recibir
             dummy, UCSR0A
      lds
107
108
      sbrs
            dummy, RXC0
     rjmp leer_entrada
109
      ; guardo el dato
110
            dato_recibido, UDR0
111
112
refresh\_leds:
; reviso que el dato recibido este en los valores que tienen acci n
```

Fecha de entrega: 19 de agosto de 2020



```
cpi dato_recibido, 0x31
115
     brlo
           no_es_valido
116
     срі
117
            dato_recibido, 0x35
     brsh no_es_valido
     ; si es 1 2 3 o 4 ingresa
119
120 match:
121
            dummy, dato_recibido
     mov
     \mathtt{subi} \quad \mathtt{dummy}, \mathtt{0}\,\mathtt{x30}
123
     mov
           contador, dummy
124
     ; ahora contador contiene el numero de led a permutar 1,2,3,4
126
      ; si es 1 directamente encendo el mismo
127
     ldi dummy, 0 \times 01
128
129
     ср
            dummy, contador
     breq sigo
130
131
     ; si no sigo
     _{
m dec}
           contador
132
     ; corro la mascara (dummy) a la posici n en PortB del led a encender
133
134 loop:
     lsl
135
            dummv
136
     dec
            contador
     breq sigo
137
     rjmp loop
138
139
140 sigo:
     ; permuto el led correspondiete determinado por la mascara en dummy
141
142
            dummy2, PORTB
     eor dummy2, dummy
out PORTB, dummy2
     eor
143
144
145
146 no_es_valido:
147
     rjmp leer_entrada
148
149 isr_delayoff:
150
151
     set
     clr
            dummy
     ; apago el timer
153
     sts
            TCCR1B, dummy
154
155
     reti
156
157 mensaje_inicio:
     ; cargo proximo byte a transmitir en el registro dummy
158
     lpm dummy, Z+
159
160
161
     cpi dummy, 0
     breq end ; si leo 0 es que termine de transmitir
162
163
     ; espero a que el buffer de transmision este libre para cargarlo
164
buffer_empty_poll:
     lds poll_buff, UCSR0A
sbrs poll_buff, UDRE0
166
167
     rjmp buffer_empty_poll
168
169
     ; si esta libre transmito dato
170
           UDR0, dummy
     sts
172
     rjmp mensaje_inicio
173 end:
174
     ret
175
_{\rm 176}~.org~0x500
177 TABLAROM: .db "*** Hola Labo de Micro ***", '\r', '\r', "Escriba 1, 2, 3 o 4 para controlar los
   LEDs", '\r', '\n',0
```

Fecha de entrega: 19 de agosto de 2020



6.3. Interrupciones

El siguiente código corresponde a la versión a partir de interrupciones.

```
; Autor: Francisco Rossi
 2; Padron: 99540
     86.07 Laboratorio de Microprocesadores - FIUBA
4; Catedra: Miercoles
5 ; Fecha: 19 de agosto de 2020
 7 .include "m328pdef.inc"
9 .def dato_recibido = r18
def contador = r19
_{\rm 11}~.\,d\,e\,f~dummy2\,=\,r\,2\,4
12 \cdot def dummy = r25
13
14 .macro set_sp
    ldi dummy, low (RAMEND)
15
    out spl, dummy
16
    ldi dummy, high (RAMEND)
17
    out sph, dummy
18
19
   . endm
20
\hbox{\tt .macro set\_port\_as\_out}
22
    ldi dummy, 0xFF
    out @0, dummy
23
24 .endm
25
.macro set_pointer_z
   ldi ZL, low(@0 << 1)
ldi ZH, high(@0 << 1)
27
28
29 .endm
30
31 .cseg
32
33 \cdot org \cdot 0x0000
   jmp config
34
35
36; habilito interrupciones dadas por RXCO y UDREO
37 .org URXCaddr
38
    jmp isr_rx
39 . org UDREaddr
40 jmp mensaje_inicio
41 .org OVF1addr
   jmp isr_delayoff
42
43 ; EXT INT
44 .org INT_VECTORS_SIZE
45
46 config:
47
     set_sp
48
     ; Rx PD0
49
     ; Tx PD1
50
     ; Leds en PB 0,1,2,3
51
52
     ; Config Puerto D como salida excepto PD0
53
54
           dummy, 0xFE
55
           DDRD, dummy
56
     out
57
     ; puerto B como salida
58
     set\_port\_as\_out DDRB
59
60
     ; Configuro USART en baud 9600
61
62
     clr
           dummy
63
     sts UBRR0H, dummy
64
```

Fecha de entrega: 19 de agosto de 2020



```
ldi
             dummy, 103
      sts
             UBRR0L, dummy
66
67
      ; seteo el formato 8 bits y 1 de stop
            dummy, (1 << UCSZ01 | 1 << UCSZ00)
UCSR0C, dummy
      ldi
69
70
      sts
71
      ; config de interrupciones de USART 0 y enable de transmisi n y recepci n
72
           \label{eq:dummy} \text{dummy}, (1 << \text{UDRIE0} | 1 << \text{RXCIE0} \ | \ 1 << \text{RXEN0} \ | \ 1 << \text{TXEN0} \ )
 73
      ldi
            UCSR0B, dummy
74
75
 76
77
 78
79
      ; config timer para delay
      ldi
           dummy, 0 \times 01
80
81
            \begin{array}{lll} TIMSK1, & dummy \\ dummy, & 0x02 & ; & prescaler & de & 8 \end{array}
      ldi
82
            TCCR1B, dummy
83
      sts
      ; inicializo puntero Z
85
      \operatorname{set\_pointer\_z} TABLA_ROM
86
      ; habilito interrupciones globales.
      sei
88
89 main:
90
91
    ; delay inicial para dar tiempo a la consola
93 delay:
             delay_off
94
     brts
     rjmp delay
95
96
97 delay_off:
98
      ; limpio el puerto B
99
100
      clr
            dummy
            PORTB, dummy
     out
101
103 hold:
     brts
               refresh_leds
104
105
     rjmp
               hold
106
107 refresh_leds:
     ; reviso que el dato recibido este en los valores que tienen acci n
108
      cpi dato_recibido, 0x31
109
     brlo no_es_valido
110
111
      срі
             dato_recibido, 0x35
      brsh no_es_valido
112
113
     ; si es 1 2 3 o 4 ingresa
114
115 match:
116
             dummy, dato_recibido
117
     mov
            dummy, 0 x 30
118
     subi
             contador, dummy
119
     ; ahora contador contiene el numero de led a permutar 1,2,3,4
120
      ldi
            dummy, 0 \times 01
122
            dummy, contador
      ср
124
      breq
            sigo
125
      _{
m dec}
             contador
      ; corro la mascara (dummy) a la posici n en PortB del led a encender
126
127
128 loop:
            dummy
129
      1s1
             contador
130
      dec
      breq
             sigo
131
132
     rjmp
            loop
133
```

Fecha de entrega: 19 de agosto de 2020



```
134
135
      ; permuto el led correspondiete determinado por la mascara en dummy
             \operatorname{dummy2},\ \operatorname{PORTB}
136
      in
      eor
             dummy2, dummy
             PORTB, dummy2
      out
138
139
140
      clt
141
142
   no_es_valido:
143
      rjmp hold
144
145
   isr_delayoff:
      set
146
147
      clr
             dummy
148
      sts
             TCCR1B, dummy
      reti
149
150
   mensaje_inicio:
151
      ; rutine de interrupcion para transmitir el mensaje
      ; cada vez que el buffer de transmision este libre para cargarlo se entra a al rutina
153
      ; cargo porximo byte a transmitir en dummy
154
      lpm
            dummy, Z+
             dummy, 0
156
      срі
            end ; si leo 0 es que termine de transmitir
      breq
157
158
159
      \operatorname{sts}
             UDR0, dummy
      reti
160
161
   end:
      ; deshabilito interupciones y transmisi n cuando termino de transimitir el mensaje
162
      ldi
             \operatorname{dummy}, (0 << \operatorname{UDRIE0} | 1 << \operatorname{RXCIE0} | 0 << \operatorname{TXCIE0} | 1 << \operatorname{RXEN0} | 0 << \operatorname{TXEN0} )
             UCSR0B, dummy
164
      sts
      reti
166
167
   isr_rx:
       si recibo un dato marco el mismo con el bit t
168
169
      lds
             dato_recibido, UDR0
      set
170
      reti
    .org 0x500
173
174 TABLAROM: .db "*** Hola Labo de Micro ***", '\r', '\r', "Escriba 1, 2, 3 o 4 para controlar los
       LEDs", '\r', '\n',0
```

7. Resultados

Se logró diseñar un programa para el microcontrolador ATMEGA328p con el cual se genera una conexión bilateral entre el microcontrolador y la computadora, enviando (el mensaje de inicio) y recibiendo información y actuando en función de la misma apagando y prendiendo los LEDs conectados al puerto B.

8. Conclusiones

Se logró generar un programa que establezca la conexión bilateral con la computadora y efectivamente maneje los LEDs en función de las instrucciones enviadas por la computadora.