

(6609) Laboratorio de Microcomputadoras

Proyecto: (tpl prender apagar un led)

Cuatrimestre / Año: Turno de clases prácticas: Jefe de Trabajos Prácticos: Docente guía: Autores Seguimiento del proyecto Nombre Apellido Padrón Cristian Simonelli 87879		Profesor:				Ing. Jorge A. Alberto						
Jefe de Trabajos Prácticos: Docente guía: Autores Seguimiento del proyecto Nombre Apellido Padrón		Cuatrin	nestre / Año:						0			
Pedro Martos Pedro Martos												
Autores Seguimiento del proyecto Nombre Apellido Padrón Simonelli 87879 Simonelli 87879	Jef	e de Trabaj	os Prácticos:				Ped	ro Ma	rtos			
Nombre Apellido Padrón Cristian Simonelli 87879												
Nombre Apellido Padrón Cristian Simonelli 87879												
Cristian Simonelli 87879		Autores				Seg	guimier	to de	l proy	ecto		
	Nombre	Apellido	Padrón									
Dbservaciones:	Cristian	Simonell	i 87879									
Observaciones:												Ĺ
Observaciones:												
					QUIC)						
COLOQUIO			Nota final									
	Firma Profeso											

Objetivo:	2
Desarrollo.	2
Instrucciones:	2
DEC:	2
BRNE:	3
Listado de componentes:	4
Diagrama en bloques:	4
Diagrama de flujos: (solo de la función delay)	5
Código:	6
Puerto completo.	6
Solo el pin 5.	8
Resultado:	9
Conclusiones:	q

Objetivo:

El objetivo de este primer trabajo práctico es encender y apagar un led con el microcontrolador. Para ello controlar puertos de entrada y salida que el mismo posee. Utilizando un arduino uno, la placa ya tiene un led conectado al pin 13 (bit 5 del puerto b).

Se requiere ademas hacerlo de 2 formas distintas.

- 1. Manipulando todo el puerto.
- 2. Manipulando sólo un bit del puerto.

Por lo tanto es necesario poner ese pin en estado alto y bajo para prender y apagar el led.

Desarrollo.

El microcontrolador opera a 16Mhz, cada instrucción requieren de determinados ciclos de cómputo. Como queremos hacer una función de delay exacta debemos tener en cuenta los ciclos de cada instrucción.

Utilizaremos (si bien no es la mejor manera y es solo como ejemplo de primer trabajo práctico) una rutina de retardo, que lo que hace es decrementar registros y comparar los mismos con 0. Una determinada cantidad de veces.

Nota, no hace falta usar cpi ya que dec setea el flag z.

Instrucciones:

DEC:

(i)	Rd ← Rd - 1							
	Syntax:	Operands:	Progr	Program Counter:				
(i)	DEC Rd	$0 \le d \le 31$	PC ←	PC ← PC + 1				
16-bit Opcode:								
1001		010d	dddd	1010				

1 ciclo..

BRNE:

(i) If Rd \neq Rr (Z = 0) then PC \leftarrow PC + k + 1, else PC \leftarrow PC + 1

Syntax: Operands: Program Counter:

(i) BRNE k $-64 \le k \le +6$ PC \leftarrow PC + k + 1

 $PC \leftarrow PC + 1$, if condition is

false

16-bit Opcode:

1111 01kk	kkkk	k001
-----------	------	------

Status Register (SREG) and Boolean Formula

ı	Т	Н	S	V	N	Z	С
_	-	-	-	-	-	_	_

Example:

```
eor r27,r27; Clear r27
loop: inc r27; Increase r27
...
cpi r27,5; Compare r27 to 5
brne loop; Branch if r27<>5
nop; Loop exit (do nothing)
```

Words 1 (2 bytes)

Cycles 1 if condition is false

2 if condition is true

Como se ve en las figuras anteriores, las operaciones necesitan 1 y 2 ciclos respectivamente.

Como el microcontrolador funciona a 8Mh.

16Mhz/3clicos = 5.333.333

Cada registro es de 1 byte, y por lo tanto tiene 256 valores posibles. Como se decrementa y luego se pregunta son 255 valores.

5.333.333/255 = 20.915 10.457/255 = 82

O sea se necesitan 3 registros.

Listado de componentes:

Placa arduino UNO Atmega 328p \$659 aprox 10 usd.

Diagrama en bloques:

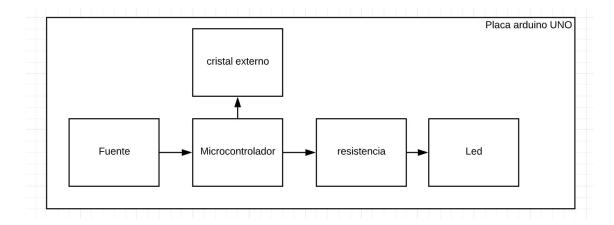
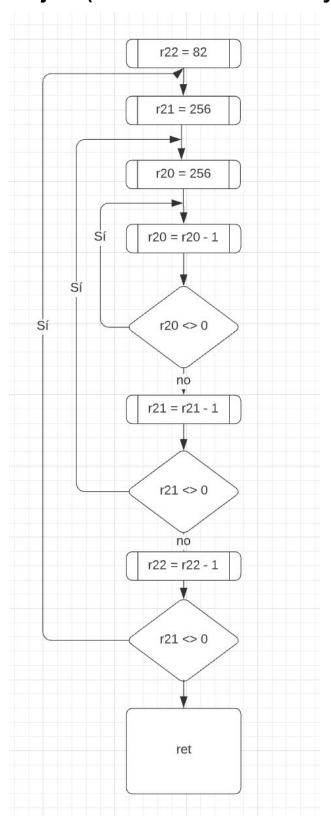


Diagrama de flujos: (solo de la función delay)



Código:

https://github.com/csimonelli/labo-micro/ (es privado)

Puerto completo.

```
.include "m328pdef.inc"
                                                      ; Valid definitions to 238p
.org 0x000
                                                      ; The next instruction has to be
written to add 0x0000
                            main
                                                     ; Relative jump to main
               rjmp
.org INT_VECTORS_SIZE
                                                      ; inter vector
main:
                            r20, HIGH(RAMEND)
               ldi
                                                     ; Load r20 with the last ram address
higher byte
               out
                            sph, r20
                                                     ; Load higher byte in sp with r20
                            r20, LOW(RAMEND)
                                                     ; Load r20 with the last ram address
               ldi
lower byte
               out
                            spl, r20
                                                     ; Load lower byte in sp with r20
               ldi
                            r20, 0xff
                                                     ; B port as output
                           DDRB, r20
               out
                                                     ; B port as output
               1di
                            r20, 0x00
led:
                                                     ; Set all the b port low
                            PORTB, r20
                                                     ; Set all the b port low
               out
                            delay
                                                     ; Delay
               call
                            r20, 0xff
                                                     ; Set all the b port high
               ldi
                            PORTB, r20
                                                     ; Set all the b port high
               out
               call
                            delay
                                                     ; Delay
               jmp
                            led
                                                     ; Loop 4 ever
delay:
                                                      ; Delay procedure
               push
                            r20
                                                     ; Save the r20 value in the stack
                            r21
                                                     ; Save the r21 value in the stack
               push
                                                     ; Save the r22 value in the stack
               push
                            r22
                                                     ; 82 * 255 * 255 aprox 8000000/3
               ldi
                            r22, 82
loop1:
               ldi
                            r21, 255
                            r20, 255
loop2:
               ldi
loop3:
               dec
                            r20
                                                     ; decrement r20 by 1
                                                     ; If r20 had reached 0, z flag would
               brne
                            loop3
have been seted
                                                     ; and we will jump to loop 3
               dec
                            r21
                                                     ; The same as above
               brne
                            loop2
               dec
                            r22
               brne
                            loop1
```

	pop	r22	; Set r22, r21, r20 to the same value
that			
	pop	r21	; it had before entere this proc
	pop	r20	
	ret		; go back to main

Solo el pin 5.

```
.include "m328pdef.inc"
                                                      ; Valid definitions to 238p
.equ pin_lead = 5
                                                      ; the built in led is the pin 13
(5th pin in B port)
.org 0x000
                                                      ; The next instruction has to be
written to add 0x0000
                                                     ; Relative jump to main
                           main
               rjmp
.org INT_VECTORS_SIZE
                                                      ; inter vector
main:
                            r20, HIGH(RAMEND)
               ldi
                                                     ; Load r20 with the last ram address
higher byte
                            sph, r20
               out
                                                     ; Load higher byte in sp with r20
               ldi
                           r20, LOW(RAMEND)
                                                     ; Load r20 with the last ram address
lower byte
               out
                            spl, r20
                                                     ; Load lower byte in sp with r20
               ldi
                            r20, 0x20
                                                    ; B pin 5 (00100000) as output
               out
                            DDRB, r20
                                                     ; B pin 5 (00100000) as output
                            PORTB, pin_lead
                                                     ; Led loop turn off led
led:
               cbi
               call
                            delay
                                                     ; Delay
                            PORTB, pin_lead
               sbi
                                                     ; Turn on led
               call
                            delay
                                                     ; Delay
                                                     ; Loop 4 ever
               jmp
                            led
delay:
                                                      ; Delay procedure
               push
                            r20
                                                     ; Save the r20 value in the stack
               push
                            r21
                                                     ; Save the r21 value in the stack
               push
                            r22
                                                     ; Save the r22 value in the stack
               ldi
                            r22, 82
                                                     ; 82 * 255 * 255 aprox 16000000/3
                            r21, 255
loop1:
               ldi
loop2:
               ldi
                            r20, 255
loop3:
               dec
                            r20
                                                     ; decrement r20 by 1
                            loop3
               brne
                                                     ; If r20 had reached 0, z flag would
have been seted
                                                     ; and we will jump to loop 3
                            r21
                                                     ; The same as above
               dec
                            loop2
               brne
               dec
                            r22
               brne
                            loop1
                            r22
                                                     ; Set r22, r21, r20 to the same value
               pop
that
                            r21
                                                     ; it had before entere this proc
               pop
                            r20
               gog
               ret
                                                     ; go back to main
```

Diagrama en bloque probablemente no aplique para este tp. Lo importante de aquí y a los efectos de este primer tp es el puerto b pin 5, la memoria de programa y la memoria ram.

Resultado:

Se logró controlar el encendido del led en un tiempo controlado.

Conclusiones:

Se entiende que es primer tp y la idea es la puesta a punto del entorno de desarrollo. Hace una rutina de retardo decrementando registros seguramente no sea la mejor manera de hacer lo que se requiere, básicamente por consumo energético.