

### (6609) Laboratorio de Microcomputadoras

# Proyecto: ( tp8 puerto serie)

			<del>-</del> -						
Profesor:			Ing. Jorge A. Alberto						
Cuatrimestre / Año:			1ro/2020						
Turno de clases prácticas:						rcoles			
Jei	fe de Trab	ajos Prácticos:			Pedro	Martos			
		Docente guía:							
		·							
	Autores			Seg	uimient	o del pr	oyecto		
Nombre	Apellio	do Padrón							
Cristian	Simone								
		0,0,7							
					<del>                                     </del>				
	Fecha de	aprobación (	COLOQI	ЛО	Fir	rma J.T	.P.	}	

Firma Profesor

Objetivo:	2
Desarrollo.	2
Registros para el uso de USART en atmega328p.	2
Baud rate register:	2
Control and status register UCSRnB:	3
Listado de componentes:	4
Diagrama en bloques:	5
Circuito esquemático:	6
Diagrama de flujos:	7
Programa Principal	7
Verificar Entrada, transformar en ascii	8
Enviar datos USART	8
Recibir datos USART.	9
Código:	10
Resultado:	16
Conclusiones:	16

### **Objetivo:**

Realizar una comunicación bidireccional entre el microcontrolador y una pc.

#### Desarrollo.

Se utilizará la interfaz USART.

Para ello se pueden usar los puertos rx, tx, pero para el caso de arduino se puede utilizar la interfaz USB, sin ningún cambio en la programación del micro controlador.

## Registros para el uso de USART en atmega328p.

#### **Baud rate register:**

En este registro se carga un valor, que no es necesariamente útil para el programador. Dicho valor se calcula para modo de funcionamiento según la siguiente tabla:

Operating Mode	Equation for Calculating Baud Rate <sup>(1)</sup>	Equation for Calculating UBRRn Value
Asynchronous normal mode (U2Xn = 0)	$BAUD = \frac{f_{OSC}}{16(UBRRn + 1)}$	$UBRRn = \frac{f_{OSC}}{16BAUD} - 1$
Asynchronous double speed mode (U2Xn = 1)	$BAUD = \frac{f_{OSC}}{8(UBRRn + 1)}$	$UBRRn = \frac{f_{OSC}}{8BAUD} - 1$
Synchronous master mode	$BAUD = \frac{f_{OSC}}{8(UBRRn + 1)}$	$UBRRn = \frac{f_{OSC}}{2BAUD} - 1$

Para nuestro caso (8N1) a 9600 baudos a 16Mhz.

$$Ubrr = \frac{16Mhz}{16*9600} - 1 = 103$$

Los datos se leen y escriben en un mismo registro que cumple ambas funciones. Dicho registro es UDRn.

La forma adoptada en este trabajo es la de polling en dicho registro. Para saber si se pueden escribir datos o si hay datos registros para ser leídos se usa el bit UDREn del registro UCSRnA y para ver si el registro está listo para ser escrito, se utiliza el bite RXCn.

Bit	7	6	5	4	3	2	1	0	
	RXCn	TXCn	UDREn	FEn	DORn	UPEn	U2Xn	MPCMn	UCSRnA
Read/Write	R	R/W	R	R	R	R	R/W	R/W	•
Initial Value	0	0	1	0	0	0	0	0	

La idea es similar para ambos casos, se pollea hasta que el bit indica si el registro está listo o no. De estarlo se lee o escribe según el caso.

## Control and status register UCSRnB:

Bit	7	6	5	4	3	2	1	0	
	RXCIEn	TXCIEn	UDRIEn	RXENn	TXENn	UCSZn2	RXB8n	TXB8n	UCSRnB
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R	R/W	
Initial Value	0	0	0	0	0	0	0	0	

#### Para nuestro modo de operación (asincrónico):

UMSELn1	UMSELn0	Mode
0	0	Asynchronous USART
0	1	Synchronous USART
1	0	(Reserved)
1	1	Master SPI (MSPIM) <sup>(1)</sup>

### UMSEL01, UMSEL01 = 0.

### (Sin paridad)

UPMn1	UPMn0	Parity Mode
0	0	Disabled
0	1	Reserved
1	0	Enabled, even parity
1	1	Enabled, odd parity

### UPM01, UPM00 = 0

### (un bit de stop)

USBSn	Stop Bit(s)
0	1-bit
1	2-bit

#### USBSn = 0

### (8 bits de datos)

UCSZn2	UCSZn1	UCSZn0	Character Size
0	0	0	5-bit
0	0	1	6-bit
0	1	0	7-bit
0	1	1	8-bit
1	0	0	Reserved
1	0	1	Reserved
1	1	0	Reserved
1	1	1	9-bit

UCSZn2 = 0, UCSZn1 = UCSZn0 = 1.

Los mensajes que se muestran al usuario se guardan en memoria del programa y se acceden a través del puntero Z, el cual es byte addressed y el único cuidado que hay que tener es que los tags a la hora de compilar se definen en worlds (2 bytes), por lo tanto hay que multiplicar por 2.

El resto del trabajo fue cubierto en tp anteriores.

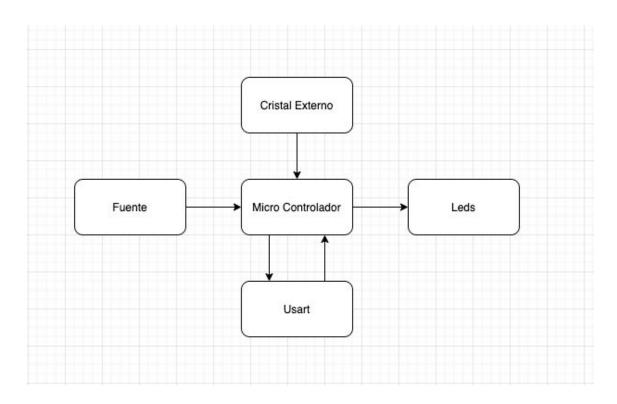
- Función de delay, la cual se utiliza para esperar un tiempo antes de enviar los datos de bienvenida por puerto serie.
- Manejo de puertos.

## Listado de componentes:

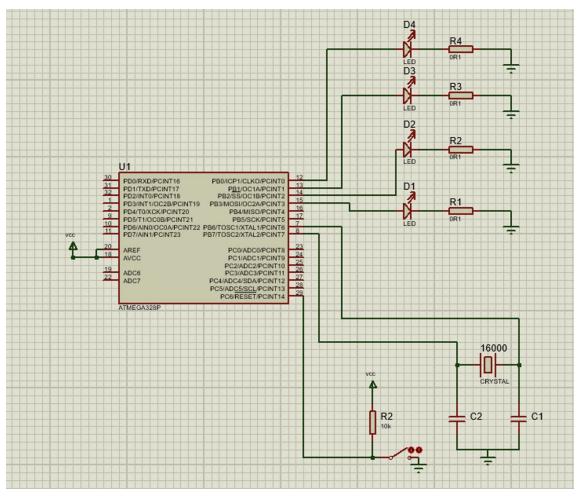
Placa arduino UNO Atmega 328p \$659 aprox 10 usd.

- 4 led (pack de 10) \$70.
- 4 resistencias 220 ohm 1/8w 1% \$50.

# Diagrama en bloques:

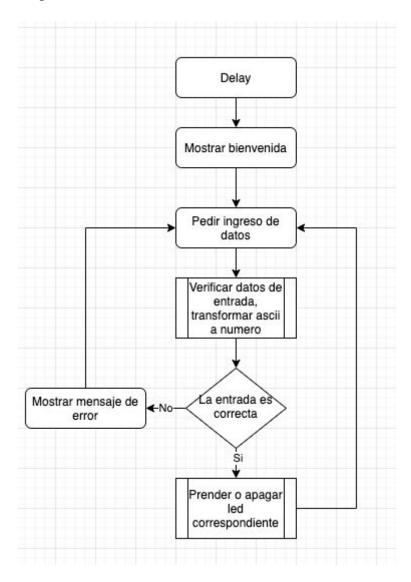


## Circuito esquemático:

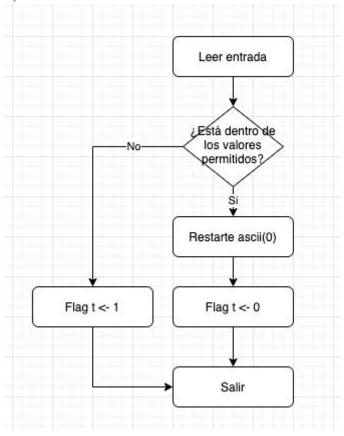


## Diagrama de flujos:

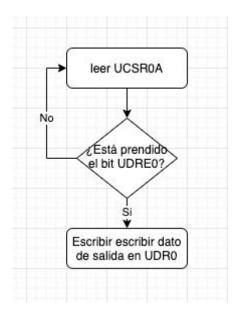
### Programa Principal



### Verificar Entrada, transformar en ascii



#### **Enviar datos USART**



### Recibir datos USART.



## Código:

```
.include "m328pdef.inc"
.def dummyreg = r21
.equ FOSC = 16000000
.equ BAUD = 9600
.equ UBRRVAL = FOSC/(BAUD*16)-1
.equ LOWERINPUTVALUE = '1'
.equ BIGGESTINPUTVALUE = '4'
.cseg
.org 0x0000
              jmp configuracion
.org INT_VECTORS_SIZE
configuracion:
              ldi
                      dummyreg,low(RAMEND)
              out
                      spl,dummyreg
              ldi
                      dummyreg,high(RAMEND)
                      sph,dummyreg
              out
```

```
ldi
                     dummyreg,0xff
              out DDRB, dummyreg
              ldi
                     dummyreg, LOW(UBRRVAL)
                     UBRROL, dummyreg
              sts
              ldi
                    dummyreg, HIGH (UBRRVAL)
              sts UBRROH, dummyreg
              ldi
                     dummyreg, (1 \ll RXEN0 | 1 \ll TXEN0)
              sts UCSROB, dummyreg
              ldi
                     dummyreg, ( 1 << UCSZ01 | 1 << UCSZ00)</pre>
              sts UCSROC, dummyreg
main:
              call
                    delay
              call
                    delay
              call
                    delay
              call print_greeting_msg
             call
                     ask_for_input
receive:
```

```
call
                       USART Receive
               call
                       trate_input
              brts
                       error
                       toggle_led
               call
                       receive
               jmp
error:
               call
                       print_error_input_msg
               jmp
                       receive
print:
                      r16, Z+
               lpm
                       r16, 0
               cpi
              breq
                       exit
              call
                      USART_Transmit
               jmp
                      print
exit:
               ret
trate_input:
                       r16, LOWERINPUTVALUE
               cpi
                       input_error
              brlt
                       r16, BIGGESTINPUTVALUE + 1
               cpi
              brsh
                       input_error
                       r17, r16
              mov
                      r17, '0'
               subi
               ret
input_error:
               set
               ret
```

```
print_greeting_msg:
              ldi
                     ZH, high(2*greeting_msg)
                     ZL, low(2*greeting_msg)
              ldi
                     print
              call
              ret
ask_for_input:
              ldi
                     ZH, high(2*ask_msg)
                     ZL, low(2*ask_msg)
              ldi
              call
                     print
              ret
print_error_input_msg:
              ldi
                     ZH, high(2*error_msg)
                      ZL, low(2*error_msg)
              ldi
              call
                     print
              ret
USART_Transmit:
              lds
                    r17, UCSR0A
                     r17, (1 << UDRE0)
              andi
                     USART_Transmit
              breq
              sts
                      UDR0, r16
              ret
USART_Receive:
              lds
                     r17, UCSROA
                     r17, (1 << RXC0)
              andi
              breq USART_Receive
                    r16, UDR0
              lds
              ret
toggle led:
              push
                      r16
```

```
push
                       r18
               ldi
                       r18, 1
shift:
               cpi
                        r17, 1
                       write
              breq
              lsl
                       r18
               dec
                       r17
                       shift
               jmp
write:
                       r16, PORTB
                       r16, r18
               eor
                       PORTB, r16
               out
                       r18
               pop
               pop
                       r16
               ret
delay:
                       r20
              push
              push
                       r21
              push
                       r22
              ldi
                       r22, 82
                       r21, 255
loop1:
               ldi
                        r20, 255
loop2:
               ldi
loop3:
                        r20
                dec
              brne
                       loop3
                       r21
              dec
                       loop2
               brne
                       r22
               dec
               brne
                       loop1
              pop
                       r22
```

```
pop r21 ; it had
before entere this proc
pop r20
ret ; go back to
main

greeting_msg: .db "*** Hola Labo de Micro ***", 10, 13, 0, 0
ask_msg: .db "Escriba 1, 2, 3 o 4 para controlar los LEDs", 10, 13, 0
error_msg: .db "Error en la entrada", 10, 13, 0
```

### Resultado:

Se logra utilizar la interfaz integrada en el microcontrolador.

## **Conclusiones:**

Al usar un Arduino no hace falta utilizar un rs232 to usb ya que viene en la placa. Tampoco un adaptador de tensión ttl.