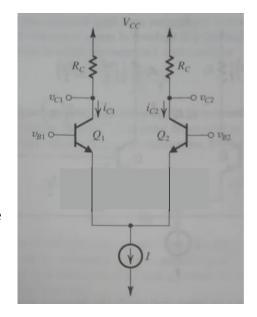
Parcial No. 1 Amplificadores Electrónicos

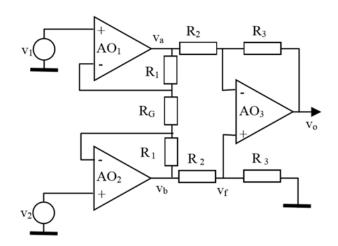
Nombre:	. Cédula:

1.- El par diferencial de la figura, tiene una β = 150, V_T = 26 mV, Ree = 20 K Ω , I = 0.25 mA, Vcc = 12 V y Rc = 10 K Ω .

NOTA: Recuerde que Ree es la resistencia en paralelo con la fuente de corriente.

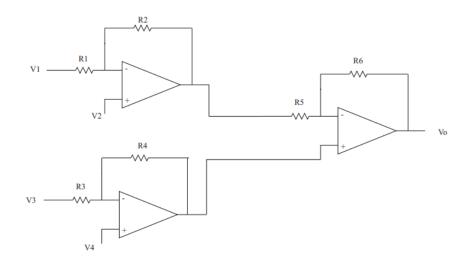
- a) Calcule la corriente de colector de CC a través de los transistores si v_{id} = 10 mV
- b) Asumiendo Ic1 = Ic2, calcule Ad, Ac y RRMC
- c) Si $v_{b1} = 30 \text{ mV}$ y $v_{b2} = 10 \text{ mV}$, calcule el voltaje de salida a BAJA SEÑAL.





2.- Con el circuito de amplificador de instrumentación de la figura, diseñe un amplificador con una ganancia ajustable de 10 a 100 con el ajuste de un solo resistor. De una ecuación para el valor del resistor que se requiere para obtener las ganancias en este rango. De los valores requeridos para ganancias de 10, 20, 50 y 100 V/V. Tome el valor de las resistencias R3, R2 y R1 de 20 $K\Omega$.

3.- Para el circuito de la figura, derive la expresión del voltaje de salida en función de V1, V2, V3 y V4.



4.- Para el transistor de la figura, se tiene que Kn = 2 mA/V², Vt = 1 V, y se desprecia el efecto de la modulación del canal. Suponga que se requieren 2 V a través de la fuente para que esta opere apropiadamente (esta fuente está disipando potencia, es decir, la polaridad de voltaje positiva de la misma está en los drenadores de los mosfet.

- a) ¿ Cuál rango de voltajes en modo común se debe mantener para trabajar adecuadamente ?
- b) ¿ Cuál es la ganancia a pequeña señal en modo diferencial ?
- c) ¿ Cuáles son las impedancias de -8 v entrada y salida para la configuración del circuito de la parte b) ?
- d) ¿ Cuál es la ganancia a pequeña señal en modo común?
- e) Determine la RRMC

