

---

Name: Marco Söllinger, s2410306011, Gruppe 1

Gruppe: 1 | 2

Punkte: / 24

---

## **ALARMANLAGE + TAKTQUELLE**

### **AUFGABE**

Programmieren Sie eine Alarmanlage, welche 2 unabhängige Alarmzonen überwacht. Die Alarmzonen werden z.B. mit Bewegungsmelder, Glasbruchsensoren oder Fensteröffnungskontakten versehen.

Wird ein Alarm ausgelöst (Taster wird gedrückt), so wird die zugewiesene Alarmzonen-LED eingeschaltet. Die Sirenen-LED soll nun blinken (Frequenz egal, sollte aber erkennbar sein).

Der Alarm kann durch Drücken der Alarm-Aus-Taste deaktiviert werden. Dadurch werden alle LEDs ausgeschaltet. Ändern Sie beim Drücken des Alarm-Aus-Tasters zusätzlich einmalig die Frequenz des Prozessors (SYSCLK) auf 24MHz. Prüfen Sie, welche Schritte zum Ändern des Takt notwendig sind und lesen Sie die Details dazu im Datenblatt nach.

### **BELEGUNG**

<b>Funktion</b>	<b>Bezeichnung</b>
Alarmzone 1 Eingang	Taster USER0
Alarmzone 2 Eingang	Taster USER1
Alarmzone 1 LED	LED4
Alarmzone 2 LED	LED5
Sirenen-LED (soll blinken wenn Alarm aktiv)	LED3
Alarm-Aus-Taste	Taster WAKEUP

### **FRAGEN**

- Was ändert sich mit der neu eingestellten Frequenz? Warum?
- Mit welcher Frequenz wird der Prozessor betrieben, wenn das Hauptprogramm gestartet wird. Prüfen Sie also, welche Initialisierung im Startup-Code durchgeführt wird. Beschreiben Sie die einzelnen Schritte im Detail und kennzeichnen Sie den Takt-Pfad in der Takt-Übersichtsgrafik (siehe Seite 104 im STM32F0x2 Reference Manual). Diese Grafik soll ebenfalls in der Abgabe angefügt werden.

### **ABGABE**

- Kommentierter Sourcecode (16 Punkte)
- Ausgearbeitete Fragen und Dokumentation (8 Punkt)

# Aufgabe 1:

## 1.1 Loesungsidee

Es wurde die Alarmanlagenlogic in der main.c implementiert.

Fuer das periodische Blinken der LED wurden die SysTick verwendet.

Fuer das Ansteuern der Peripherie wurde die gegebenen Board Treiber verwendet.

Fuer das, wechseln der Systemclock Frequenz wurde die Funktion SetSysClock in system\_stm32f0xx.c kopiert und angepasst.

Das wechseln zur HSE Clock und ausschalten des PLL wurde noch in die standert SetSysClock Funktion hinzugefuegt.

Die neue Implementierung heisst SwitchClockTo24Mhz() und liegt in der main.c Datei.

Ausserdem wurde das Aktualisieren der SysTick Zeit in dieser Funktion hinzugefuegt.

## 1.2 Code

Die Board treiber wurden nicht veraendert und sind in den Board Unterordnern zu finden.

main.c

```

1  /**
2   * *****
3   * @file    main.c
4   * @author  Marco Soellinger
5   * @version V1.0
6   * @date    14.10.2025
7   * @brief   Main program body
8   * *****
9   */
10
11 /* Includes -----*/
12 #include <stdbool.h>
13
14 #include "board_button.h"
15 #include "board_led.h"
16 #include "stm32f0xx_conf.h"
17 #include "stm32f0xx_flash.h"
18 #include "stm32f0xx_rcc.h"
19 #include "stm32f0xx_tim.h"
20 #include "sysdelay.h"
21
22 /* Private typedef -----*/
23 /* Private define -----*/
24 #define ALARMZONE1_BUTTON BUTTON_USER0_MASK
25 #define ALARMZONE2_BUTTON BUTTON_USER1_MASK
26 #define ALARM_OFF_BUTTON BUTTON_WAKEUP_MASK
27
28 #define ALARMZONE1_LED LED4
29 #define ALARMZONE2_LED LED5
30 #define ALARM_SIREN LED3
31
32 #define SIREN_TOGGLE_MS 100u
33
34 /* Private macro -----*/
35 /* Private variables -----*/
36 static volatile uint32_t g_ms = 0;
37 static bool zone1_active = false;
38 static bool zone2_active = false;
39
40 /* Private function prototypes -----*/
41 static void SysTick_Init(void);
42 void SysTick_Handler(void); // <<< muss global & exakt so heien
43 static void SwitchClockTo24Mhz(void);
44
45 /* Private functions -----*/
46
47 /**
48 * @brief Initialize the sys tick timer (M0 core) which is used for delay.
49 * @param None
50 * @retval None

```

```

51  */
52  static void SysTick_Init(void) {
53      SystemCoreClockUpdate();
54      SysTick_Config(SystemCoreClock / 1000);
55  }
56
57  /**
58   * @brief This is the SysTick interrupt handler which is called every 1ms.
59   *        We have to increment the HAL tick counter which is used for SysDelay
60   * @param None
61   * @retval None
62   */
63  void SysTick_Handler() {
64      g_ms++;
65      SysDelay_IncTicks();
66  }
67
68  /**
69   * @brief Umschalten auf SYSCLK = 24 MHz (HSI/2 * 6 ber PLL)
70   *        Modified from sytem configuration
71   */
72  static void SwitchClockTo24Mhz(void) { // Copied from System_stm32f and modified
73      __IO uint32_t StartUpCounter = 0, HSEStatus = 0;
74
75      // Make sure HSI is on
76      RCC->CR |= RCC_CR_HSION;
77      while ((RCC->CR & RCC_CR_HSIRDY) == 0) {
78      }
79
80      // Switch SYSCLK to HSI
81      RCC->CFGR &= ~RCC_CFGR_SW;
82      RCC->CFGR |= RCC_CFGR_SW_HSI;
83      while ((RCC->CFGR & RCC_CFGR_SWS) != RCC_CFGR_SWS_HSI) {
84      }
85
86      // Turn off PLL
87      RCC->CR &= ~RCC_CR_PLLON;
88      while (RCC->CR & RCC_CR_PLLRDY) {
89      }
90
91      // From SystemInit()
92
93      /* SYSCLK, HCLK, PCLK configuration ----- */
94      /* Enable HSE */
95      RCC->CR |= ((uint32_t)RCC_CR_HSEON);
96
97      /* Wait till HSE is ready and if Time out is reached exit */
98      do {
99          HSEStatus = RCC->CR & RCC_CR_HSERDY;
100         StartUpCounter++;
101     } while ((HSEStatus == 0) && (StartUpCounter != HSE_STARTUP_TIMEOUT));
102
103     if ((RCC->CR & RCC_CR_HSERDY) != RESET) {
104         HSEStatus = (uint32_t)0x01;
105     } else {
106         HSEStatus = (uint32_t)0x00;
107     }
108
109     if (HSEStatus == (uint32_t)0x01) {
110         /* Enable Prefetch Buffer and set Flash Latency */
111         FLASH->ACR = FLASH_ACR_PRFTBE | FLASH_Latency_0; // Modified
112
113         /* HCLK = SYSCLK */
114         RCC->CFGR |= (uint32_t)RCC_CFGR_HPRE_DIV1;
115
116         /* PCLK = HCLK */
117         RCC->CFGR |= (uint32_t)RCC_CFGR_PPRE_DIV1;
118
119         /* PLL configuration */
120         RCC->CFGR &= (uint32_t)((uint32_t)~(RCC_CFGR_PLLSRC | RCC_CFGR_PLLXTPRE |
121                                             RCC_CFGR_PLLMULL));
122         RCC->CFGR |= (uint32_t)(RCC_CFGR_PLLSRC_PREDIV1 |
123                               RCC_CFGR_PLLXTPRE_PREDIV1 | RCC_CFGR_PLLMULL3);
124
125         /* Enable PLL */
126         RCC->CR |= RCC_CR_PLLON;

```

```

127
128 /* Wait till PLL is ready */
129 while ((RCC->CR & RCC_CR_PLLRDY) == 0) {
130 }
131
132 /* Select PLL as system clock source */
133 RCC->CFGR &= (uint32_t)((uint32_t)~(RCC_CFGR_SW));
134 RCC->CFGR |= (uint32_t)RCC_CFGR_SW_PLL;
135
136 /* Wait till PLL is used as system clock source */
137 while ((RCC->CFGR & (uint32_t)RCC_CFGR_SWS) != (uint32_t)RCC_CFGR_SWS_PLL) {
138 }
139 } else { /* If HSE fails to start-up, the application will have wrong clock
140          configuration. User can add here some code to deal with this
141          error */
142 }
143
144 // If this is not done the system clock is not correct
145 // and the blinking of the led gets slower
146 SysTick_Init();
147 }
148
149 int main(void) {
150     SysTick_Init();
151     LED_Initialize();
152     Button_Initialize();
153
154     uint32_t lastToggle = 0;
155     bool switchedHSI = false;
156
157     while (1) {
158         uint32_t state = Button_GetState();
159
160         if (state & ALARMZONE1_BUTTON) {
161             zone1_active = true;
162             LED_On(ALARMZONE1_LED);
163         }
164
165         if (state & ALARMZONE2_BUTTON) {
166             zone2_active = true;
167             LED_On(ALARMZONE2_LED);
168         }
169
170         if (state & ALARM_OFF_BUTTON) {
171             zone1_active = false;
172             zone2_active = false;
173
174             LED_Off(ALARMZONE1_LED);
175             LED_Off(ALARMZONE2_LED);
176             LED_Off(ALARM_SIREN);
177
178             if (!switchedHSI) {
179                 SwitchClockTo24Mhz();
180                 switchedHSI = true;
181             }
182         }
183
184         bool alarmActive = (zone1_active || zone2_active);
185         if (alarmActive) {
186             uint32_t now = g_ms;
187             if ((uint32_t)(now - lastToggle) >= SIREN_TOGGLE_MS) {
188                 LED_Toggle(ALARM_SIREN);
189                 lastToggle = now;
190             }
191         } else {
192             LED_Off(ALARM_SIREN);
193         }
194
195         SysDelay_Delay(1);
196     }
197 }

```

### 1.3 Fragen

- Was ändert sich mit der neu eingestellten Frequenz? Warum?

Wenn man meinen Code ausführt, wie oben gezeigt, ändert das Aufrufen der SwitchClockTo24Mhz Funktion die Systemclock Frequenz von 48Mhz auf 24Mhz.

Das Blinken der Led wird dadurch nicht beeinflusst, da die SysTick Zeit ebenfalls angepasst wird mittels:

- SystemCoreClockUpdate();
- SysTick\_Config(SystemCoreClock / 1000);

Diese Aufrufe aktualisieren die SystemTick Zeit auf 1ms bei 24Mhz.

Wenn diese Aktualisierung nicht gemacht wird, blinkt die LED langsamer, da die SysTick Zeit immer noch auf 1ms bei 48Mhz eingestellt ist.

- Mit welcher Frequenz wird der Prozessor betrieben, wenn das Hauptprogramm gestartet wird?

Wenn der Microcontroller gestartet wird, wird er mit der internen HighSpeed Clock HSI (8Mhz) betrieben. (Hardware default)

In der startup.s wird der Reset Handler aufgerufen, welcher die SystemInit Funktion in system\_stm32f0xx.c aufruft.

Diese Funktion setzt ein paar Initialzustand und ruft anschliessend die SetSysClock Funktion auf.

SetSysClock schaltet den High speed external Clock HSE (8Mhz Quarz) ein, konfiguriert den PLL (8Mhz /1 \*6 = 48Mhz), schaltet diese ein und wechselt die Systemclock auf die PLL als source.

Ausserdem wird die Flash latency richtig modifiziert, damit der Prozessor bei 48Mhz stabil laeuft.

Macht man das nicht, haengt sich der Microcontroller nach einiger Zeit auf.

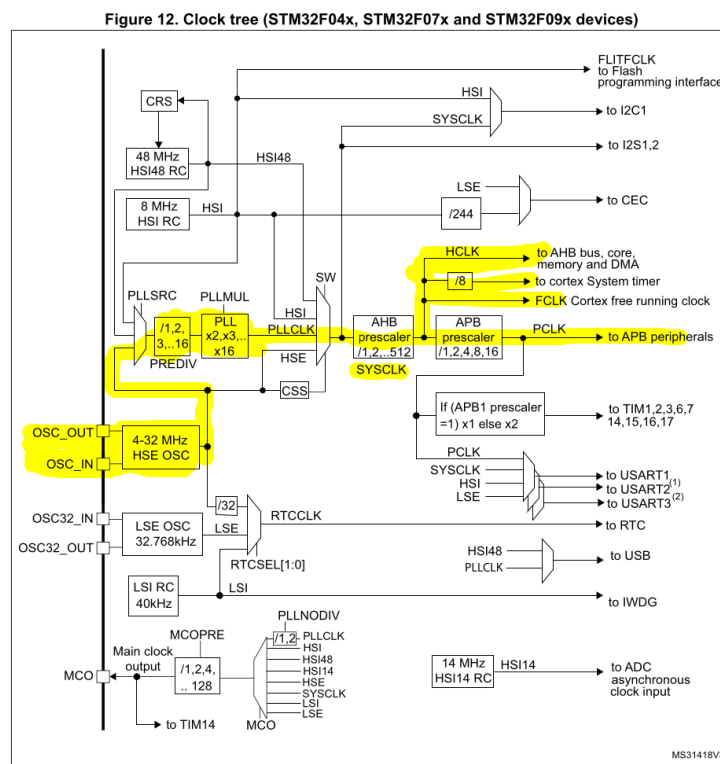


Figure 1: Pfad der Sytemclocks