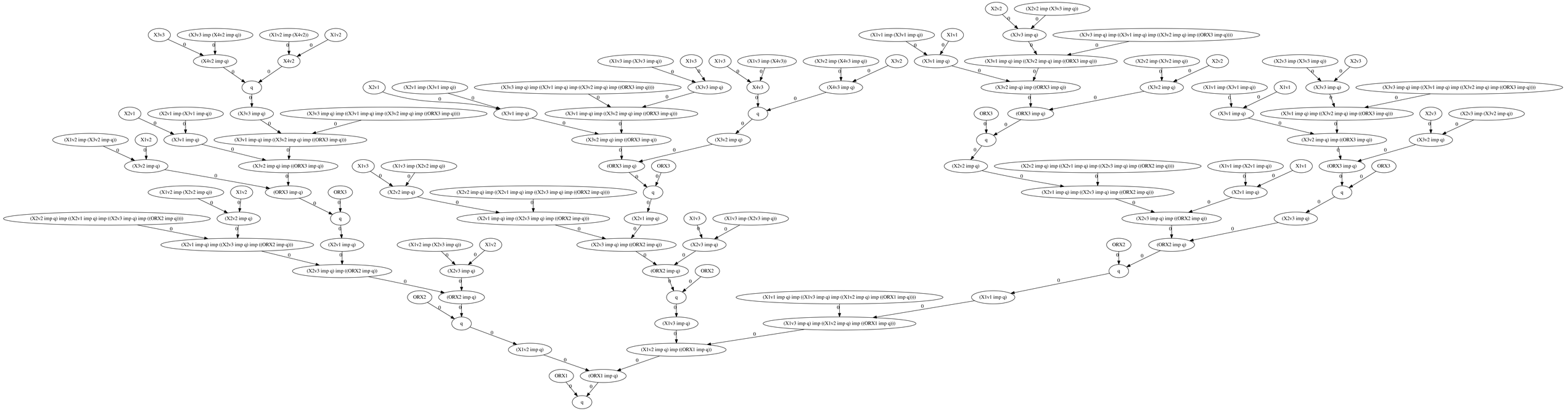
X3v3
(X3v3 imp (X4v2 imp q))
(X1v2 imp (X4v2))
X1v2
(X4v2 imp q)
X4v2
q
X2v1
(X2v1 imp (X3v1 imp q))
(X3v3 imp q)
(X3v3 imp q) imp ((X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q))))
(X3v1 imp q)
(X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q)))
(X1v2 imp (X3v2 imp q))
X1v2
(X3v2 imp q)
(X3v2 imp q) imp ((ORX3 imp q))
(ORX3 imp q)
ORX3
(X1v2 imp (X2v2 imp q))
X1v2
(X2v2 imp q)
(X2v2 imp q) imp ((X2v1 imp q) imp ((X2v3 imp q) imp ((ORX2 imp q))))
(X2v1 imp q) imp ((X2v3 imp q) imp ((ORX2 imp q)))
(X2v3 imp q) imp ((ORX2 imp q))
ORX2
(ORX2 imp q)
(X1v3 imp (X3v3 imp q))
X1v3
X1v3
(X1v3 imp (X4v3))
X4v3
(X3v2 imp (X4v3 imp q))
X3v2
(X4v3 imp q)
(X3v3 imp q) imp ((X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q))))
(X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q)))
(X3v2 imp q) imp ((ORX3 imp q))
(ORX3 imp q)
ORX3
(X1v3 imp (X2v2 imp q))
(X2v2 imp q)
(X2v2 imp q) imp ((X2v1 imp q) imp ((X2v3 imp q) imp ((ORX2 imp q))))
(X2v1 imp q) imp ((X2v3 imp q) imp ((ORX2 imp q)))
(X2v1 imp q)
X1v3
(X1v3 imp (X2v3 imp q))
(X2v3 imp q) imp ((ORX2 imp q))
(X2v3 imp q)
(X1v2 imp (X2v3 imp q))
X1v2
(X2v3 imp q)
(ORX2 imp q)
ORX2
(ORX2 imp q)
ORX2
(X1v2 imp q)
(X1v2 imp q) imp ((ORX1 imp q))
ORX1
(ORX1 imp q)
X2v2
(X2v2 imp (X3v3 imp q))
(X3v3 imp q)
(X3v3 imp q) imp ((X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q))))
(X1v1 imp (X3v1 imp q))
X1v1
(X3v1 imp q)
(X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q)))
(X3v2 imp q) imp ((ORX3 imp q))
(X2v2 imp (X3v2 imp q))
X2v2
(X3v2 imp q)
(X2v3 imp (X3v3 imp q))
X2v3
(X3v3 imp q)
(X3v3 imp q) imp ((X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q))))
(X1v1 imp (X3v1 imp q))
X1v1
(X3v1 imp q)
(X3v1 imp q) imp ((X3v2 imp q) imp ((ORX3 imp q)))
X2v3
(X2v3 imp (X3v2 imp q))
(X3v2 imp q) imp ((ORX3 imp q))
(X3v2 imp q)
ORX3
(ORX3 imp q)
q
(X2v2 imp q)
(X2v2 imp q) imp ((X2v1 imp q) imp ((X2v3 imp q) imp ((ORX2 imp q))))
(X2v1 imp q) imp ((X2v3 imp q) imp ((ORX2 imp q)))
(X1v1 imp (X2v1 imp q))
X1v1
(X2v1 imp q)
(X2v3 imp q) imp ((ORX2 imp q))
(X2v3 imp q)
(ORX3 imp q)
ORX3
q
ORX2
(ORX2 imp q)
q
(X1v1 imp q)
(X1v1 imp q) imp ((X1v3 imp q) imp ((X1v2 imp q) imp ((ORX1 imp q))))
(X1v3 imp q) imp ((X1v2 imp q) imp ((ORX1 imp q)))