00 - Apresentação

Luís Paulo Santos

Arquitectura de Computadores 2018/19

Mestrado Integrado em Engenharia Informática

Universidade do Minho

Equipa Docente

- Luís Paulo Peixoto dos Santos (psantos@di.uminho.pt)
- António Esteves (esteves@di.uminho.pt)
- André Pereira (ampereira@di.uminho.pt)

Inscrição nos turnos PL

• Feito na nova plataforma disponibilizada pela DC

 A partir de 2ª feira, dia 17 de Setembro, eventuais alterações de turno serão discutidas com o docente do turno pretendido

As aulas PL iniciam na 2a feira, 17 de Setembro

Turnos

	2 a		3a		4a		5a		6a	
09:00										
10:00										
11:00										
12:00										
13:00			Teorica	CP1 - 0.08						
14:00	Teorica	CP1-0.20							PL6	ED7 0:04
15:00							PL1	ED7 0:04		LD7 0.04
16:00			PL5	ED7 0:04			PLI	LD7 0.04	PL4	ED7 0:04
17:00	DI 3	ED7 0:04		ED7 0:04			PL2	ED7 0:04		LD7 0.04
18:00								LD7 0:04		
19:00										

Sessões PL

 A frequência destas sessões não é obrigatória, mas é recomendada

 Após 2 faltas o aluno perde o direito ao seu lugar no turno, sendo este atribuído a outro aluno

- Os guiões respeitantes a cada sessão são publicados na página web na semana anterior.
 - Estes guiões são essenciais para o bom funcionamento destas sessões.

Sessões PL — recursos computacionais

- nó de computação do cluster SeARCH com 24 cores
- search1.di.uminho.pt e acessível por ssh (Sistemas Linux/MacOS: comando de linha ssh; Windows putty/OpenSSh)
- As credenciais serão enviadas por email.
 A password pode ser modificada.
- Na plataforma de *elearning* encontra-se disponível:
 "Guia de Utilização do SeARCH"

Metodologia de Avaliação

dois testes escritos

- cada teste cobrirá apenas um subconjunto dos tópicos leccionados
- duração de uma hora e classificação máxima de 10 valores
- realizam-se a 29 de Outubro, 2018 e 16 de Janeiro, 2019
- classificação final = soma das classificações dos testes
- aprovação nos testes implica: T1 >= 3.5 e T2 >= 3.5 e (T1+T2) >= 9.5
- A aprovação resulta na dispensa de exame.
- Os alunos não aprovados nestes testes realizam o exame escrito:
 29 de Janeiro, 2019
- O exame escrito final cobrirá a **totalidade dos tópicos leccionados**, terá a duração de 2 horas e vale um máximo de 20 valores.

Programa Resumido

- 1. Avaliação do desempenho
- 2. Hierarquia de Memória
- 3. Pipelining
- Processamento Vectorial
- 5. Paralelismo ao nível das threads
- 6. Arquitecturas Alternativas

AC - Apresentação

Material de Apoio

Página web: plataforma de elearning

Chave para registo provisório no elearning: ac1819

Bibliografia:

- "Computer Systems: A Programmer's Perspective"; Randal E. Bryant, David R. O'Hallaron;
 2nd Edition; 2011 http://csapp.cs.cmu.edu/2e/home.html
- "Computer Organization and Design"

David Patterson, John Hennessy;

Elsevier; ISBN 978-0-12-370606-5; 2013

http://booksite.elsevier.com/9780123838728/

Acetatos e Módulos PL: na página web