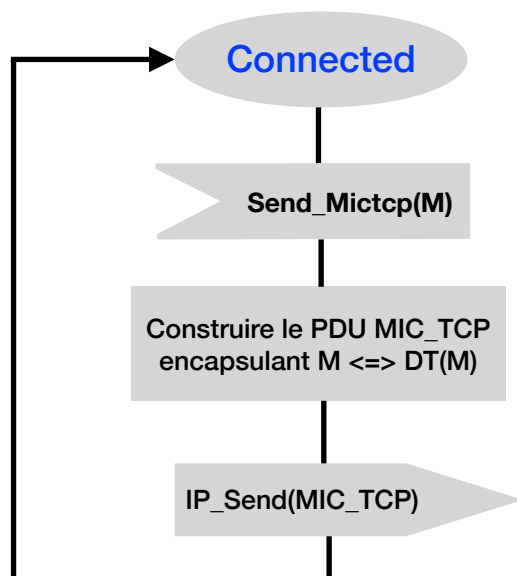


Bureau d'études réseaux : Machine à états

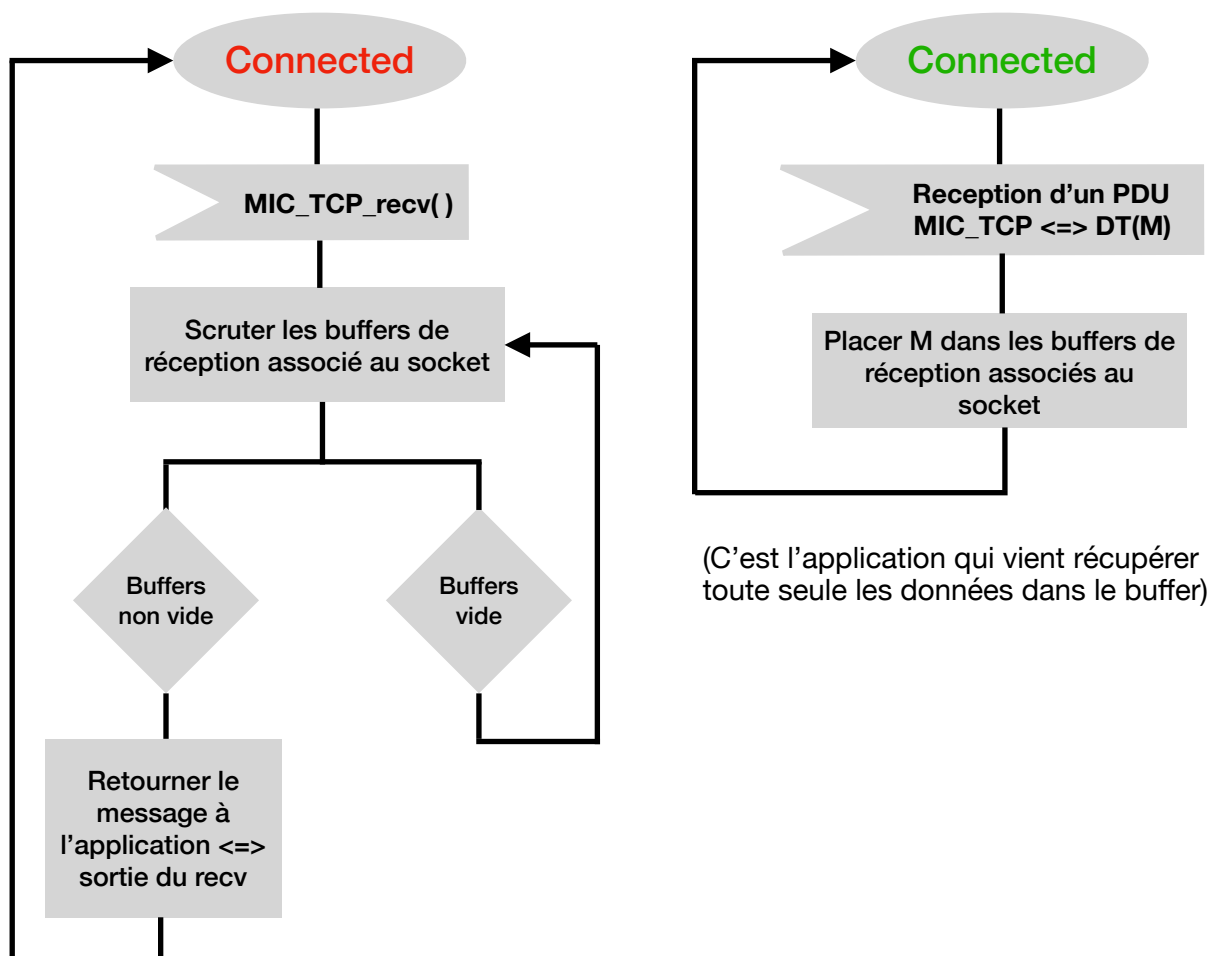
Modélisation de la phase de transfert de données (partie bleue du cours) :

Ce sont les machines à états correspondant au cours.

Côté source / émetteur :

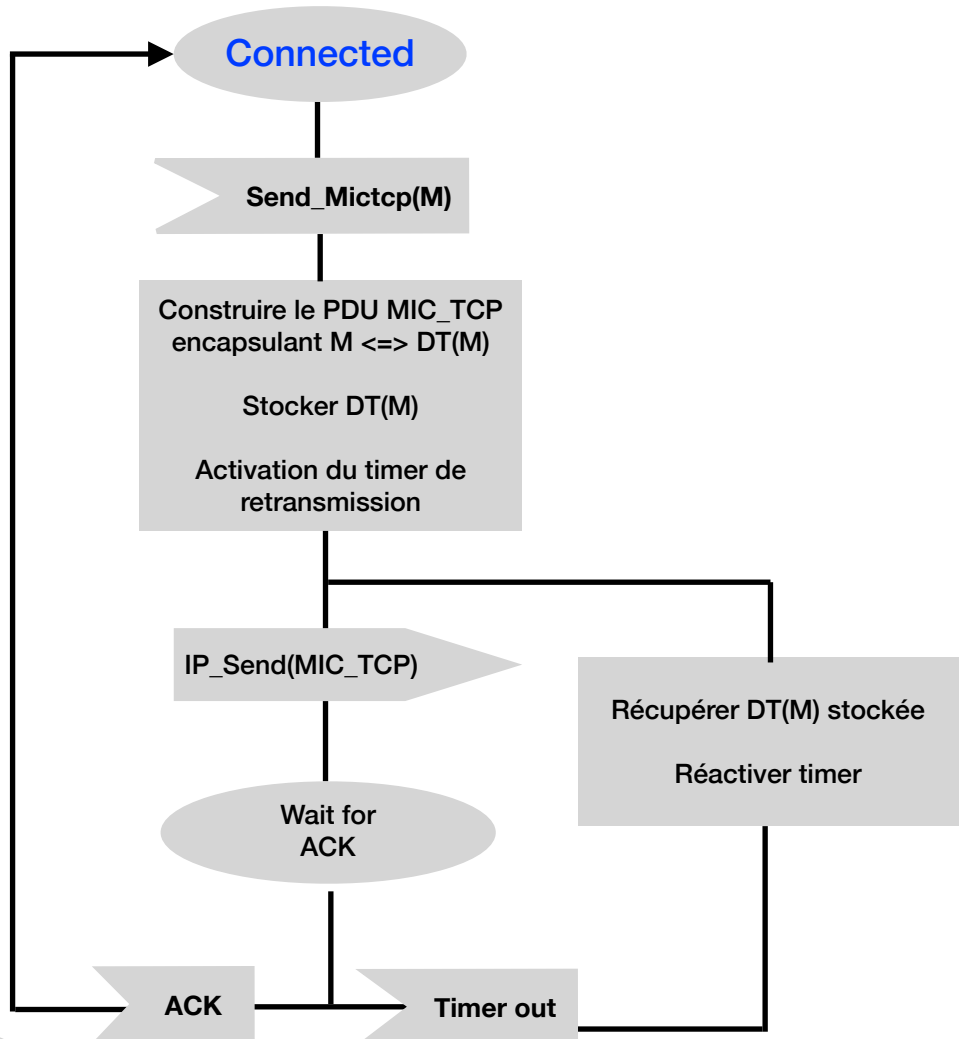


Côté récepteur :

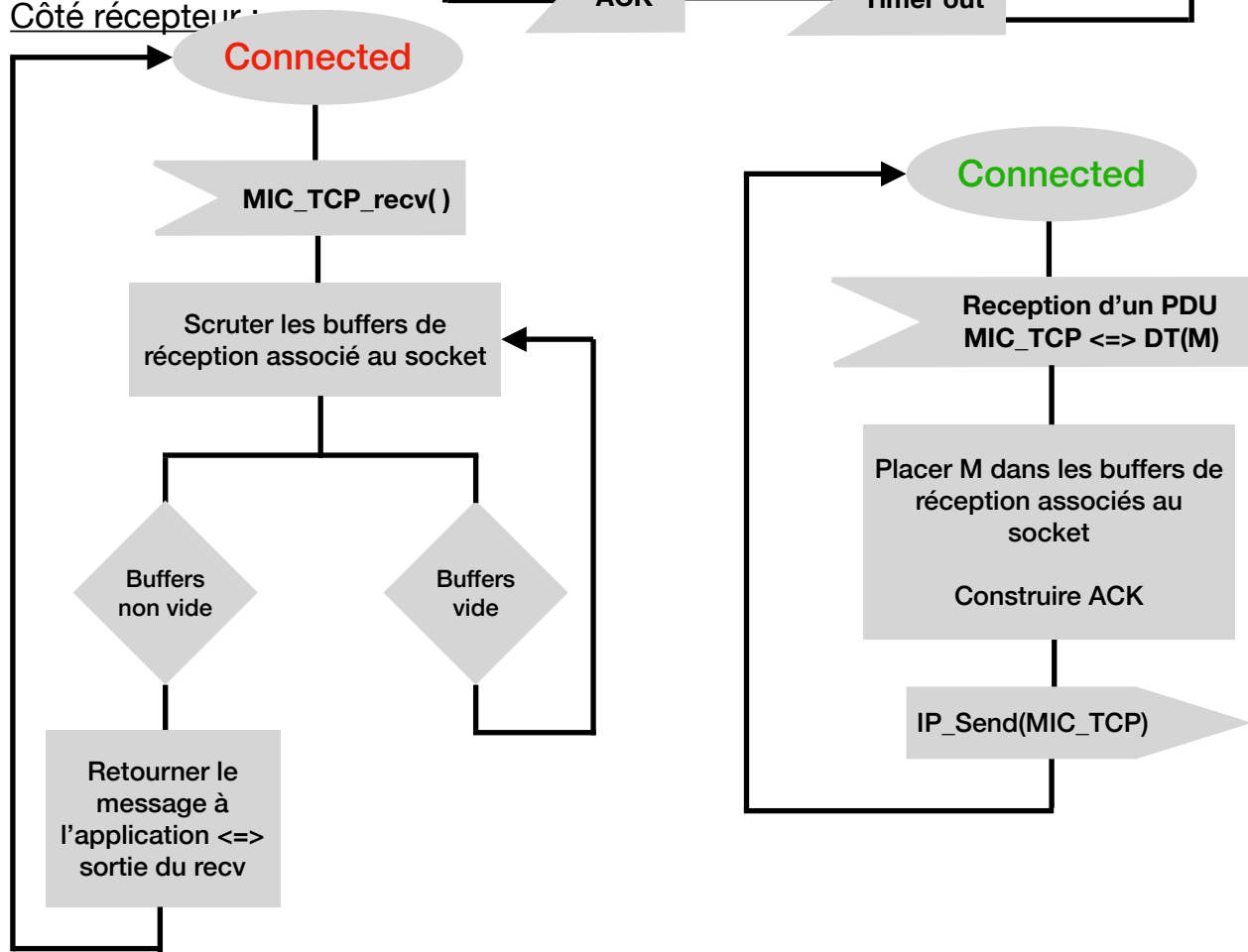


Version V1 du Stop & Wait :

Côté émetteur :



Côté récepteur :

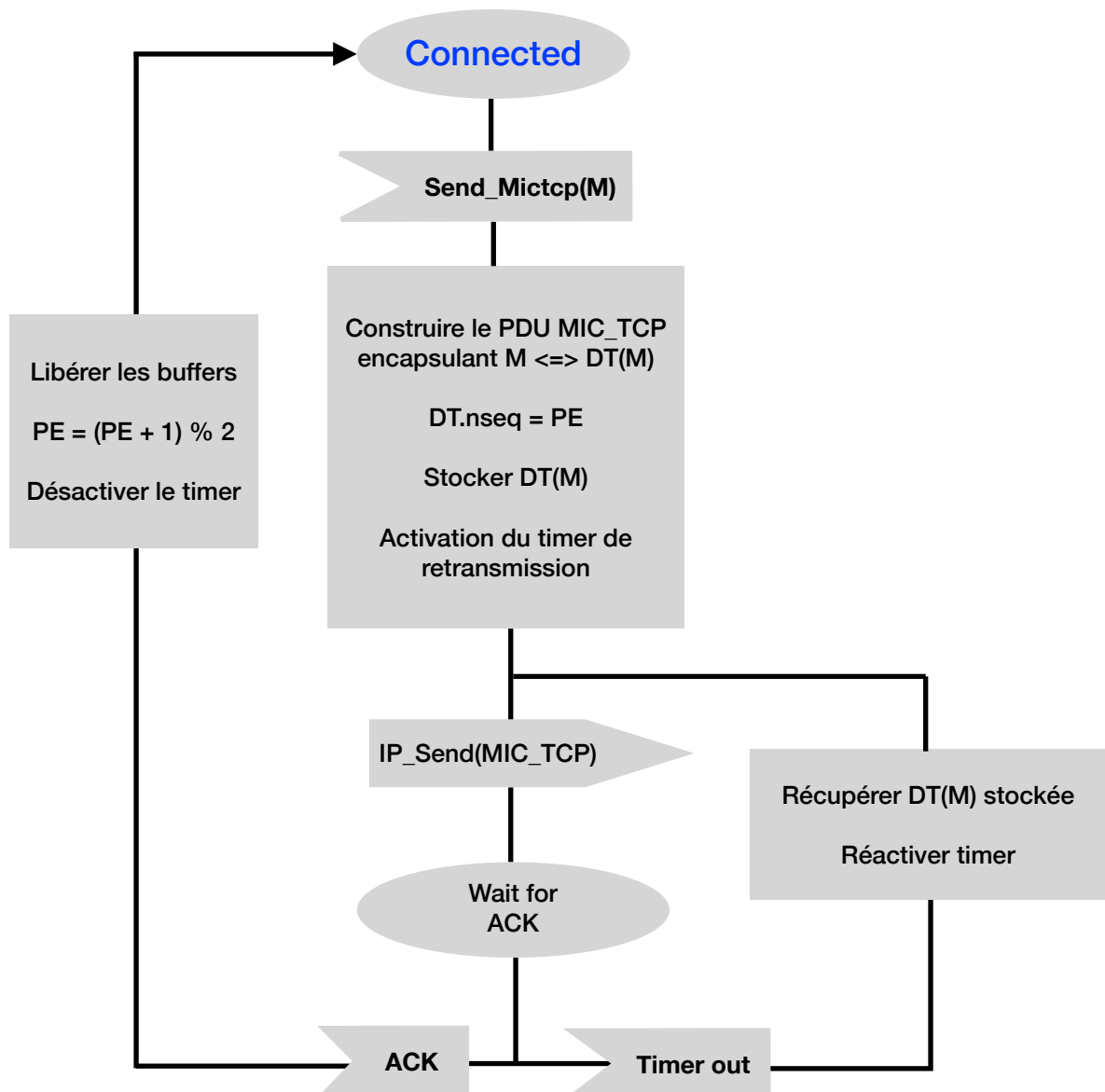


Version V2 du Stop & Wait :

Côté émetteur :

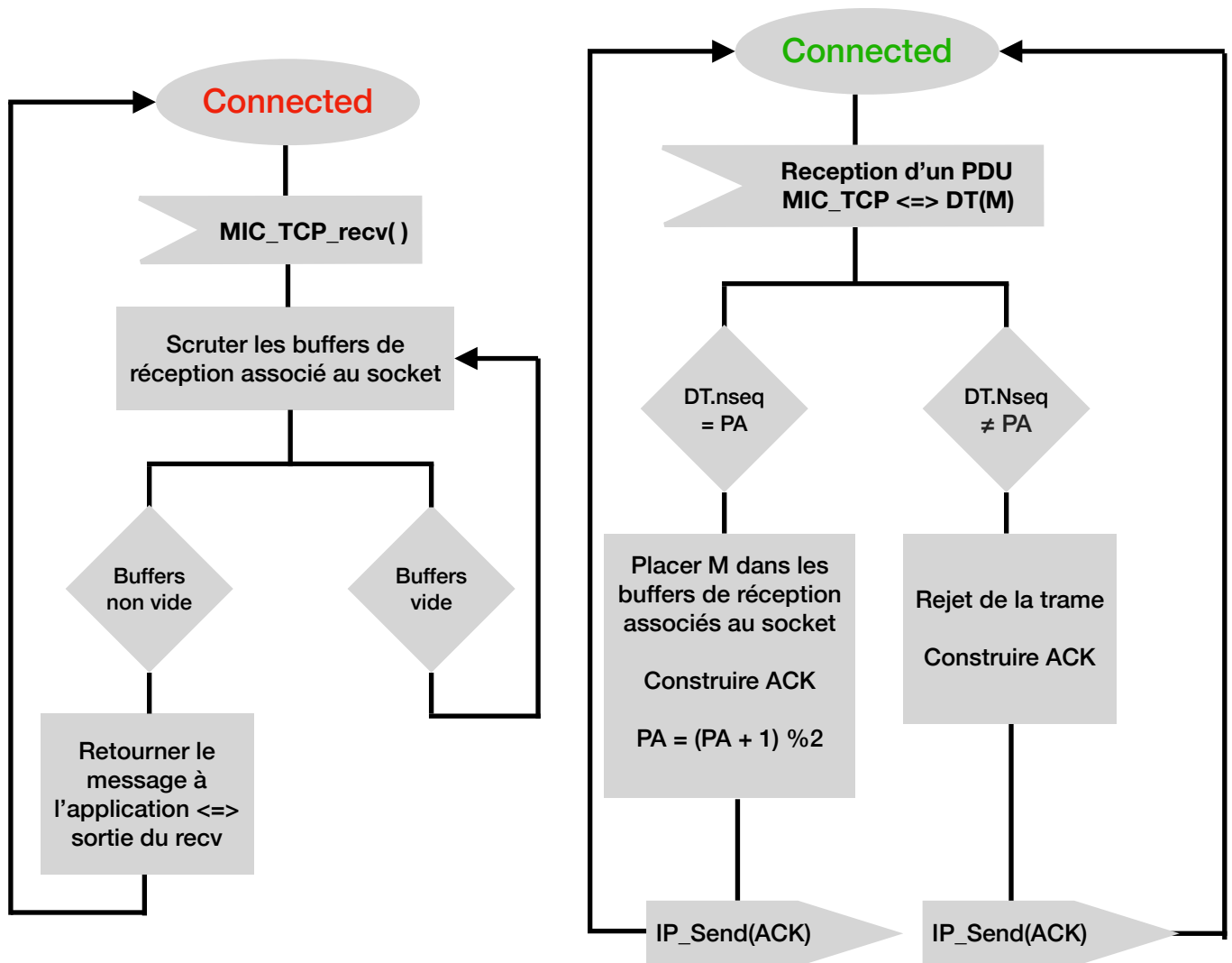
PE : Prochaine trame à émettre

DT.nseq : n° de séquence d'une trame



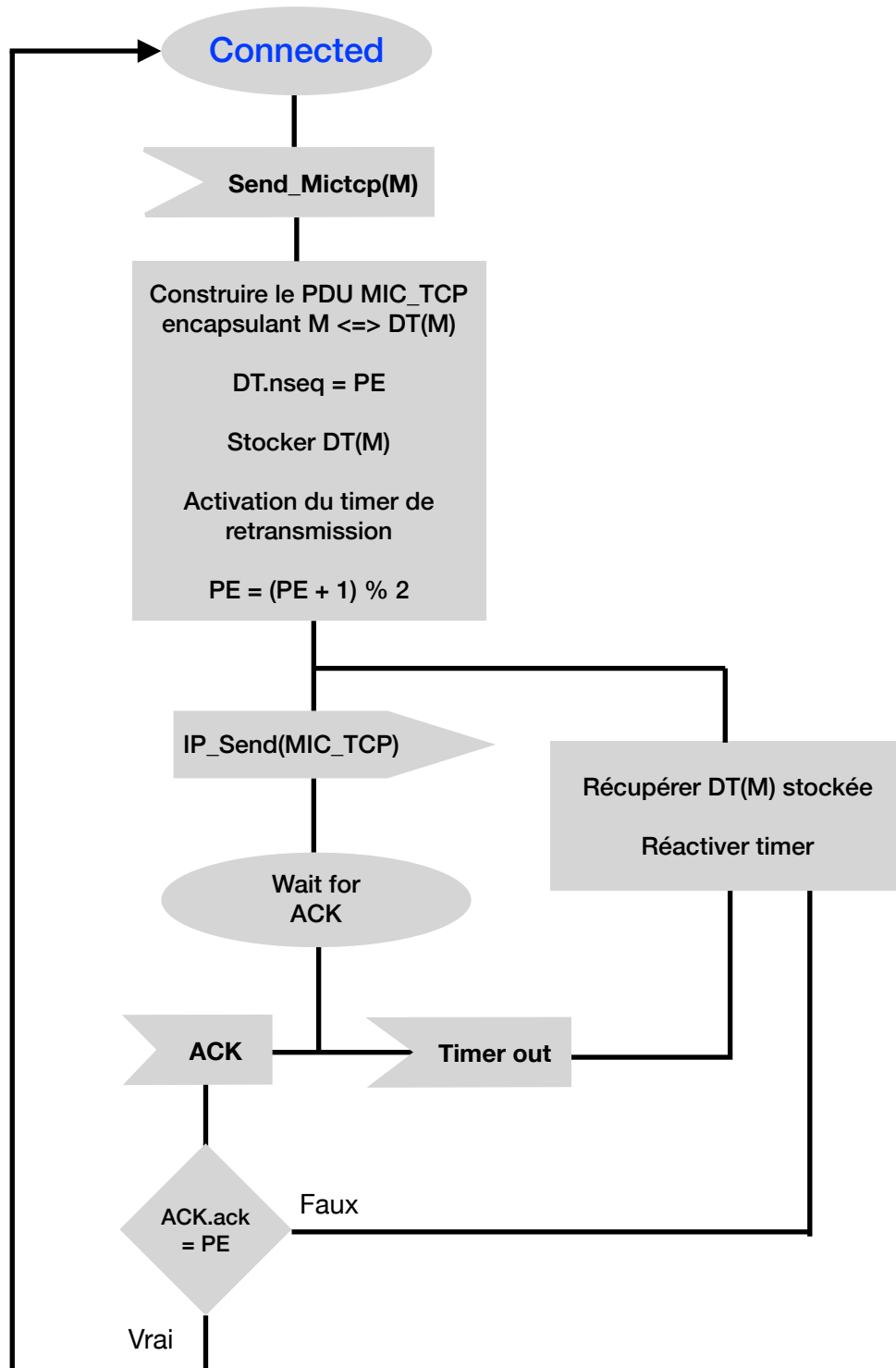
Côté récepteur :

PA : Prochaine frame attendue



Version V3 du Stop & Wait :

Côté émetteur :



Côté émetteur :

