

数字逻辑实验

《实验五、多功能电子钟系统设计》检查表

姓名			班级		学号	
实验题目			五、多功能电子钟系统设计			
检查时间				成绩		
实验内容			检查内容	检查结果	备注／检查人签字	
实验内容	(1) 具有校准计数值的六十进制计数器电路		预习情况			
			实验结果			
	(2) 具有校准计数值的十二进制计数器或二十四进制的计数器电路		预习情况			
			实验结果			
	(3) 显示“上午”、“下午”的电路		预习情况			
			实验结果			
	(4) 电子钟整点报时电路		预习情况			
			实验结果			
	(5) 秒计时脉冲产生电路		预习情况			
			实验结果			
	(6) 闹钟（选做）		预习情况			
			实验结果			
	(7) 多功能数字钟电路		实验结果			

检查说明：

- 1. 实验检查结果分：完成、基本完成、未完成实验内容三种情况。
- 2. 备注填写检查中出现的问题，如电路毛刺较多，线路连接不合理，bug 等。

评分人签字：