

数字逻辑实验

《实验三、无符号数的乘法器设计》检查表

姓名			班级		学号	
实验题目			三、无符号数的乘法器设计			
检查时间				成绩		
实验内容			检查内容	检查结果	备注／检查人签字	
实 验 内 容	(1) 四位乘法器设计		预习情况			
			实验结果			
	(2) 32×4 乘法器设计		预习情况			
			实验结果			
	(3) 32×32 乘法器设计		预习情况			
			实验结果			
实 验 结 果 记 录	电路	输入 1 (16 进制)	输入 2 (16 进制)	输出 (16 进制)		
	Mul4×4	b=0×A	a=0×A	p=		
	Mul4×4	b=0×E	a=0×9	p=		
	Mul32×4	b=0×003ABEF1	a=0×A	p=		
	Mul32×4	b=0×019ABEF1	a=0×7	p=		
	Mul32×32	b=0×0002BEF1	a=0×00004EF1	p=		
	Mul32×32	b=0×00003EF1	a=0×0003BEF1	p=		

- 检查说明：
- 1. 实验检查结果分：完成、基本完成、未完成实验内容三种情况。
 - 2. 备注填写检查中出现的问题，如电路毛刺较多，线路连接不合理，bug 等。

评分人签字：