

数字逻辑实验

《实验四、无符号数的除法器设计》检查表

姓名		班级		学号	
实验题目		四、无符号数的除法器设计			
检查时间				成绩	
实验内容		检查内容	检查结果	备注/检查人签字	
实 验 内 容	(1) 四位除法器设计	预习情况			
		实验结果			
	(2) 32 位除法器设计	预习情况			
		实验结果			
实 验 结 果 记 录	电路	输入 1 (16 进制)	输入 2 (16 进制)	输出 (16 进制)	
	Div4	$n_2=0\times E$	$d=0\times 9$	quot=	rem=
	Div4	$n_2=0\times E$	$d=0\times 0$	quot=	rem=
	Div32	$n=0\times 019ABEF1$	$d=0\times 00004EF1$	quot=	rem=
	Div32	$n=0\times A0504EF1$	$d=0\times 019ABEF1$	quot=	rem=

检查说明：

- 实验检查结果分：完成、基本完成、未完成实验内容三种情况。
- 备注填写检查中出现的问题，如电路毛刺较多，线路连接不合理，bug 等。

评分人签字：