


远程FPGA虚拟实验平台快速体验

1. 在浏览器中输入 welab.ujs.edu.cn/new/。推荐使用谷歌浏览器，内核版本57以上。
2. 输入账号、密码和验证码登录后进入选择实验界面。
3. 选择“课程实验”。





在弹出的窗口中选择学校、学院、专业、课程及实验项目。

4. 进入实验界面后，点击开始实验按钮  申请实验板。
5. 在获取实验板成功后点击“FPGA编程”。

根据实验类型或用户类型决定是否需要上传电路文件。如果是验证性实验或者体验账号则无需上传电路文件，自动用后台的电路文件配置FPGA；如果是设计性实验则弹出窗口选择需上传的电路文件。

6. 点击界面上的虚拟开关或按键，通过数码管或指示灯观察电路的输出。



7. 点击  按钮结束实验。
8. 点击  图标返回选择界面，选择“创新实验”，体验自己设计虚拟面板；选择课程实验中的“虚拟实验板”，体验具有真实实验板外观的虚拟面板。
9. 最后退出登录。

简单操作说明

1. 点 “开始实验”

项目名称	实验类型	创建人	学生端隐藏	截至时间	补交截至时间	描述	操作
虚拟实验板 (Nexys4DDR)	逻辑电路		否				开始实验 解绑 详情
基本电路	逻辑电路		否				开始实验 解绑 详情
移位寄存器	逻辑电路		否				开始实验 解绑 详情
ALU	逻辑电路		否				开始实验 解绑 详情
存储器	逻辑电路		否				开始实验 解绑 详情
数据通路	逻辑电路		否				开始实验 解绑 详情
JUC-II 微程序设计	CPU实验		否				开始实验 解绑 详情

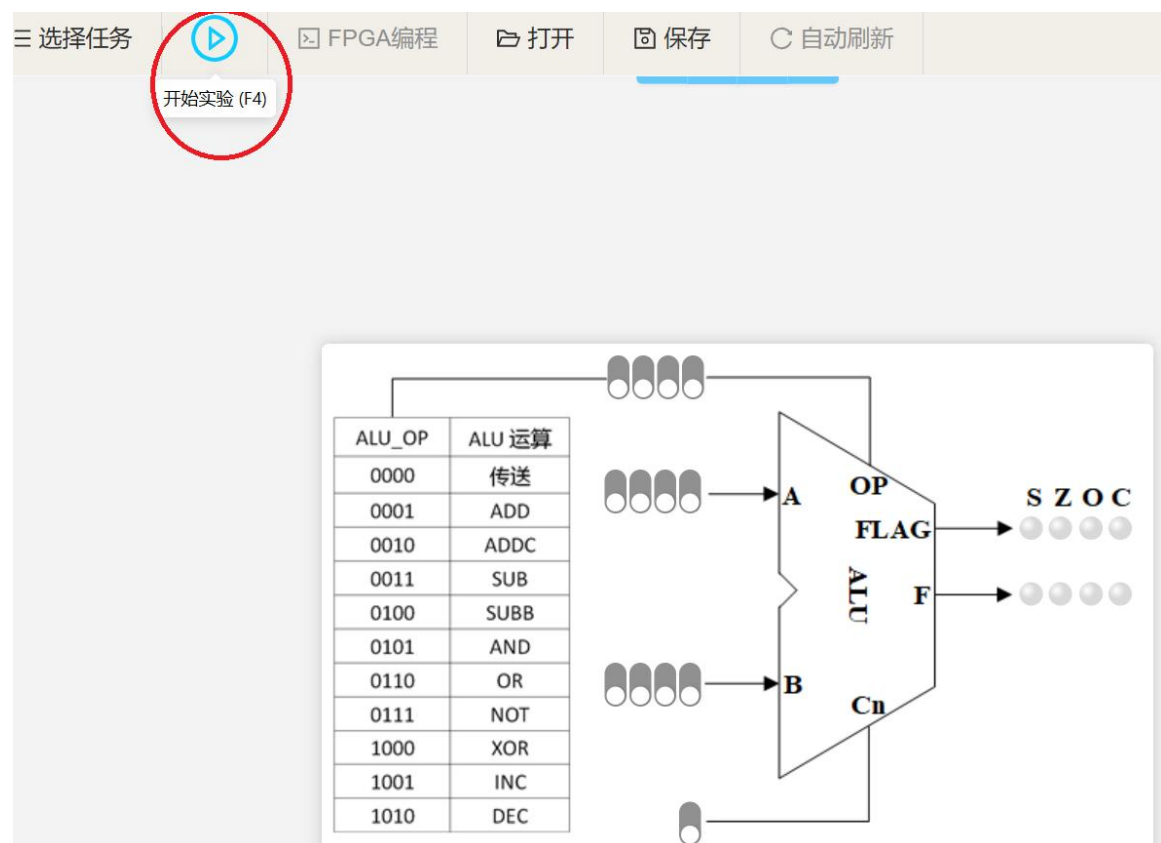
2. 点 “选择任务”



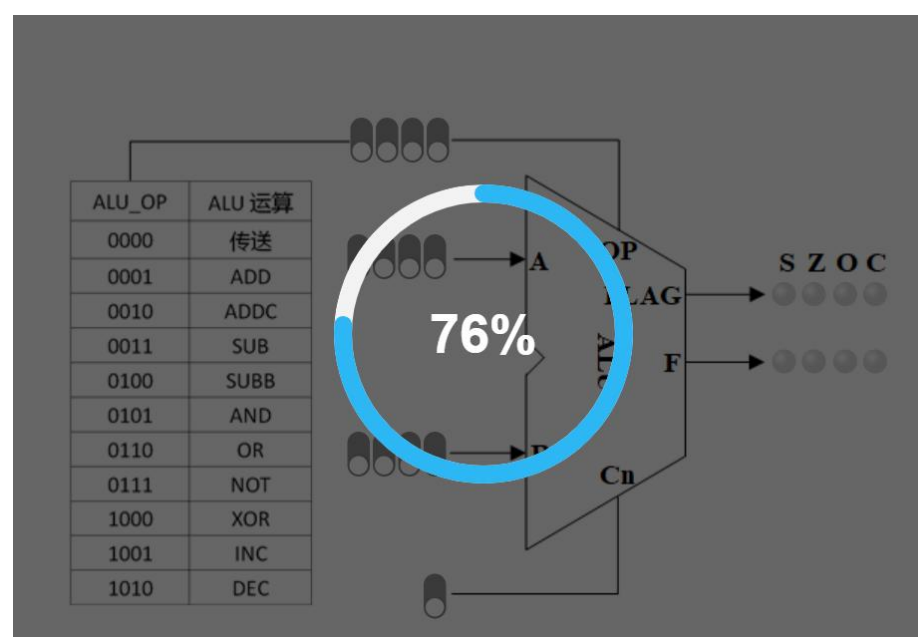
3. 点 “验证”



4. 点“开始实验”



5. 点“FPGA 编程”，待完成 100%就可以开始实验了



6. 控制 A、B、运算方式 ALU-OP、CN 等开关，可以看到运算结果

