GD32F303软件需求

定时器：

1. PB10 第21pin 通过TIMER1\_CH2输出2MHZ PWM波形 时钟源来自主频；
2. 选择一个定时器 定时500us进入中断，时钟源来自上面的timer1；
3. 每次进入以上中断后开启 PA6 第16pin 通过TIMER2\_CH0 输出一个脉冲，脉冲宽度可调，TIMER2时钟源来自timer1，脉冲输出完成在下降沿产生中断；

ADC：

脉冲输出完成在下降沿产生中断，在此中断中开启DMA采集600个数据，此ADC采集触发来自TIMER1\_CH2输出2MHZ PWM 的上升沿，ADC01\_IN4 第14pin；待600个数据采集完成后精度DMA中断关闭DMA；

串口

PA9-USART0 TX PA10--USART0 RX 通过另外一个DMA实现快速收发；

Flash

保存与读取