

Instituto Tecnológico de Costa Rica

Área Académica de Ingeniería en Computadores

(Computer Engineering Academic Area)

Curso: CE-5302 Proyecto de Diseño en Ingeniería en Computadores

(Course: CE-5302 Design Project in Computer Engineering)



Informe 5: Avance semanal

(Report 5: Weekly advance)

Realizado por:

Made by:

Felipe Mejías Loría, 201231682

Profesor:

(Professor)

Ing. Gustavo Adolfo Cubas Euceda

Fecha: 21 de abril de 2017

(Date: April 21th, 2017)

Nombre del proyecto

Plataforma para el diseño y síntesis de alto nivel por medio de redes de procesos de Kahn utilizando la plataforma Terasic DE2I-150.

Actividades realizadas en el período reportado

Las actividades realizadas durante la semana del 10/04/17 al 16/04/17, y la semana del 17/04/17 al 23/04/17, son las siguientes:

1. Continuar con la implementación de la etapa de generación de código.
2. Realizar el informe quincenal de avance en el proyecto.
3. Reunión con el supervisor del proyecto.

Cambios en el alcance y/o actividades

Las actividades se cumplieron de forma adecuada, no hubo ningún cambio en el alcance.

Análisis del valor ganado

Tabla 1. Análisis del valor ganado

Actividad	Presupuesto	%Valor Planeado	PV	AC	% trabajo completado	EV	CPI	SPI	Fecha Inicio planeada	Finalización Planeada	Fecha Inicio Real	Finalización Real
Actividad 1	5	100 %	5	5	100 %	5	1	1	13/02/17	14/02/17	13/02/17	14/02/17
Actividad 2	2	100 %	2	2	100 %	2	1	1	15/02/17	16/02/17	15/02/17	16/02/17
Actividad 3	5	100 %	5	5	100 %	5	1	1	16/02/17	18/02/17	17/02/17	19/02/17
Actividad 4	4	100 %	4	4	100 %	4	1	1	20/02/17	22/02/17	20/02/17	22/02/17
Actividad 5	12	100 %	12	18	100 %	12	0.66	1	22/02/17	24/02/17	22/02/17	03/03/17
Actividad 6	4	100 %	4	7	100 %	4	0.57	1	24/02/17	26/02/17	24/02/17	03/03/17
Actividad 7	12	100 %	12	12	100 %	12	1	1	27/02/17	05/03/17	27/02/17	05/03/17
Actividad 8	12	100 %	12	12	100 %	12	1	1	06/03/17	12/03/17	10/03/17	15/03/17
Actividad 9	15	100 %	15	15	100 %	15	1	1	13/03/17	19/03/17	13/03/17	19/03/17
Actividad 10	12	100 %	12	15	100 %	12	0.80	1	20/03/17	26/03/17	23/03/17	30/03/17
Actividad 11	72	80 %	57.6	50	80 %	57.6	1.15	1	27/03/17	24/04/17	03/04/17	24/04/17

$$CPI = \frac{\sum EV}{\sum AC} = 0.96$$

$$SPI = \frac{\sum EV}{\sum PV} = 1$$

Analizando el valor obtenido de CPI, se observa que la productividad se acerca a lo planeado desde el inicio, además observando el valor del SPI, se observa que el proyecto no sufre ningún retraso importante y se mantiene al día con lo estipulado en el cronograma.

Dificultades encontradas

Entre las dificultades encontradas en estas dos semanas de trabajo, están la siguiente:

1. Cumplimiento de las fechas propuestas en el cronograma, debido a la entrega de otros trabajos asignados en otros cursos para esas mismas fechas.

Habilidades duras (técnicas) requeridas/adquiridas

Las técnicas requeridas en estas dos semanas de trabajo, fueron las siguientes:

1. Dominio del lenguaje de descripción de hardware Verilog.
2. Conocimiento del simulador Modelsim.
3. Conocimiento de las herramientas que existen en Java para el análisis de archivos XML.

Habilidades blandas (socio - afectivas) requeridas

Las habilidades blandas requeridas en estas dos semanas de trabajo, fueron las siguientes:

1. Responsabilidad para lograr cumplir con los horarios del laboratorio SEED-LAB establecidos.
2. Actitud positiva para disfrutar del proyecto.
3. Optimización del tiempo para lograr cumplir con las actividades establecidas.

Lecciones aprendidas

La lección aprendida en estas semanas de trabajo fue la siguiente:

- Se debe dar un margen de tiempo entre actividades planeadas en el cronograma, esto en el caso en que las actividades requieran más tiempo que el establecido originalmente.