

冯明亮



- | | | | |
|----------|-------------------|---------|-----|
| • 年龄: | 36 | • 学历: | 硕士 |
| • 性别: | 男 | • 英语等级: | L6 |
| • Email: | FML927@live.com | • 工作年限: | 10年 |
| • Phone: | +86 158-1073-8090 | • 现居住地: | 北京 |

技能及资格证书

- PMP资格证
- 智能硬件产品规划、立项和实施落地
- 项目管理、项目集管理，团队管理与建设
- 技术商务谈判
- Windows应用程序开发及驱动开发
- 嵌入式系统定制与开发(多种ARM/DSP处理器，多操作系统)
- Socke、流媒体视频处理与传输
- 文件系统及文件管理
- Wi-Fi及无线系统开发
- 擅长语言包括：C\C++\C#\Python\JAVA\HTML
- 参与开源项目开发和贡献

经验

- 5年以上项目管理及团队管理经验
- 大于20人团队管理经验
- 新技术及方案规划和实施经验
- 技术商务谈判经验
- 项目研发管理经验
- 智能硬件系统及方案设计经验

工作经历

华为技术有限公司(www.huawei.com), 北京, 2016.12至今, 技术经理, 特性规划

在消费者BG下消费类个人电脑新器件及特性业务方向，主导新一代个人电脑产品的生物识别特性规划和技术落地，联合驱动、BIOS、系统等多业务部门对创兴特性的技术上午谈判引进和结合产品卖点落地实施，参与并实施的指纹识别一键登录特性，成为产品重要卖点和在个人电脑行业形成触发创新及变革。

促成和推动和Intel、AMD、MSFT、Goodix、FPC等厂商的的关键技术合作方案实施和落地。

业务方向包括：

- 新特性规划和系统方案设计，技术商务谈判，推动落地实施和验收
- 网络安全方案设计和评审
- 竞争力特性实施管理和交付管理

ZEROTECH(www.zerouav.com), 北京, 2015.07至2016.12, 高级嵌入式软件工程师、产品经理、项目经理

参与的产品项目包括无人机无线链路系统研发, 遥控器产品开发与设计, 高清图传产品研发管理, 并带领研发团队负责若干关键技术及系统研发。主要负责关键技术研发、研发管理和个别产品, 工作内容包括基于ZYNQ SOC、高通等处理器平台的Linux的系统定制与开发、驱动开发、应用开发和视频流媒体处理, 手机驱动和推送处理, 软件系统架构和通讯协议定义与处理等。

业务方向包括:

- 无人机及周边产品部件规划和落地实施
- 研发团队融合和管理
-
- 技术商务谈判, 供应链发掘及技术合作谈判, 确保技术合作中本公司收益最大化
-
- 主导基于Xilinx ZYNQ平台的高清图传软件开发, Linux操作系统裁剪方案设计, 协调软件、硬件和FPGA的联合开发
- 主导基于高通平台的无线通讯系统研发, 提供生产测试方案, 保证多款无人产品机系统通讯链路的稳定和高效。
- 低成本WIFI图传方向预研方向制定, 制定产品策略和指导研发实施
- 无人机AI智能识别系统研发管理(深鉴科技合作), 研发方向定义, 根据软硬件限制制定合理的系统方案推动实施样机设计完成
- 无人机无线定位系统关键技术(雷达及UWB)预研管理和制定预研方向。对接产品开发, 提供系统方案设计, 推动方案落地, 保障央视五一晚会和春晚中的无人机表演
- 无线电台技术方向关键技术研发管理和制定研发路线图, 协调软硬件保证研发及测试, 保障产品需求
- 新型应用处理器筛选与技术商务谈判, Rockchip、MTK、Allwinner等

RIGOL(www.rigol.com), 北京, 2008.04 至 2015.06, 高级嵌入式软件工程师, 嵌入式系统架构师, 项目开发经理(PDM)

- 作为研发项目经理和产品系统架构工程师, 根据产品需求设计嵌入式产品系统架构, 并开发基于ARM/DSP的接口驱动(USB驱动, USB TMC类驱动, 大容量存储设备驱动, 磁盘管理及驱动, LAN/LXI驱动开发), 开发过的处理器平台包括DSP(ADI Blackfin 系列, TI 2800系列)\ARM(Freescale I.MX 系列)\SOC(Xilinx Zynq 系列)。嵌入式JAVA Applet开发, 基于C#\python\matlab的PC端测试工具开发。
- 作为高级软件工程师和项目研发经理, 参与了数据采集与开关系统产品的开发。设计基于多处理器的嵌入式系统软件架构和数字系统结构。
- 作为嵌入式软件工程师, 完成公司全系列产品的USB芯片更换的驱动系统开发及测试测量设备类驱动开发, 磁盘管理系统开发和调试等工作。
- 作为软件工程师参与通用高精度台式万用表产品开发, FPGA部分功能开发, 驱动开发和协同硬件工程师进行模拟部分测量校准和测量系统设计, 最终产品成功打入工业测量领域。

中国科学院深圳先进技术研究院, 深圳, 2006.05 至 2008.03, 客座学生

- 作为客座实习学生, 基于ARM7(LPC2000系列)和MSP430系列处理器, 进行医疗设备系统硬件设计和驱动软件开发,并设计了PC端的控制和数据采集软件。

教育经历

西安电子科技大学, 机械电子工程专业, 硕士学位
中国.西安, 2005.09 至 2008.03

西北农林科技大学, 电气自动化专业, 学士学位
中国.西安, 2001.09 至 2005.07

爱好

羽毛球, 读书, 极客, 开源, 电子爱好者

我的主页

<http://fml927.github.io>

我的微信

