

冯明亮



- 年龄: 40
- 性别: 男
- Email: FML927@live.com
- Phone: 15810738090
- 学历: 硕士
- 英语等级: L6
- 工作年限: 15年
- 现居住地: 北京

技能及资格证书

- PMP证书
- 智能硬件产品规划/商务谈判/研发落地
- 项目集管理, 研发团队管理与建设
- 擅长Linux/RTOS嵌入式系统开发, 擅长语言包括: C/C++/C#/Python
- 熟悉电子产品硬件系统设计与驱动开发

项目经验

- 有100人以上团队项目管理经验
- 7年以上项目管理及团队管理经验
- 6年以上嵌入式软件/驱动开发经验
- 2年以上智能硬件系统端到端方案设计经验
- 商用消费电子产品规划及实施经验
- 供应商及技术商务谈判经验

工作经历

华为技术有限公司(www.huawei.com), 6年+, 北京, 2016.12至今, 产品及解决方案规划/项目经理/特性研发经理

华为消费者BG/平板与PC产品线, 消费类&商用电脑业务。

阶段一: 参与创新特性和系统设计与研发, 相关研发特性成为华为PC产品重要卖点;

阶段二: 作为项目经理参与多个产品和项目交付, 管理团队规模100人以上, 熟悉IPD流程和研发管理, 主导和参与参与项目卖点挖掘、立项、计划、预算、资源、质量、交付、上市保障等各项工作;

阶段三: 商用产品及解决方案规划, 端到端为产品经营负责, 参与ISV合作分析谈判及项目立项分析, 参与经营和回报分析及决策。

项目经验:

1、高级项目经理, 参与PC产品软硬件版本交付, 其中包含创新软硬件结合的技术特性研发。团队规模: 50人+, 项目周期1年。

2、高级项目经理, 带领团队, 横跨手机和PC两个领域, 结合华为PC和手机特性, 研发手机和PC的一碰互联特性, 形成华为产品爆点特性, 推动华为产品联合推广和销售。团队规模: 100+, 项目周期: 2年+, 持续迭代版本(版本/6个月)和在线升级。

3、商用产品解决方案规划, 涉猎PC、打印机、平板、手机等多场景, 规划解决方案, 利用产品硬件能力, 通过产品特性提上产品溢价, 构筑华为产品特有竞争力。

ZEROTECH(www.zerouav.com), 1.5年, 北京, 2015.07至2016.12, 产品经理/高级嵌入式软件工程师

参与的产品项目包括无人机无线链路系统研发, 遥控器产品开发与设计, 高清图传产品研发管理, 并带领研发团队负责若干关键技术及系统研发。主要负责关键技术研发、研发管理和个别产品, 工作内容包括基于ZYNQ SOC、高通等处理器平台的Linux的系统定制与开发、驱动开发、应用开发和视频流媒体处理, 手机驱动和推送处理, 软件系统架构和通讯协议定义与处理等。

业务方向包括:

- 无人机及周边产品部件规划和落地实施
- 研发团队融合和管理
- 技术商务谈判, 供应链发掘及技术合作谈判, 确保技术合作中本公司收益最大化
- 主导基于Xilinx ZYNQ平台的高清图传软件开发, Linux操作系统裁剪方案设计, 协调软件、硬件和FPGA的联合开发
- 主导基于高通平台的无线通讯系统研发, 提供生产测试方案, 保证多款无人产品机系统通讯链路的稳定和高效。
- 低成本WIFI图传方向预研方向制定, 制定产品策略和指导研发实施
- 无人机AI智能识别系统研发管理(深鉴科技合作), 研发方向定义, 根据软硬件限制制定合理的系统方案推动实施样机设计完成
- 无人机无线定位系统关键技术(雷达及UWB)预研管理和制定预研方向。对接产品开发, 提供系统方案设计, 推动方案落地, 保障央视五一晚会和春晚中的无人机表演
- 无线电台技术方向关键技术研发管理和制定研发路线图, 协调软硬件保证研发及测试, 保障产品需求
- 新型应用处理器筛选与技术商务谈判, Rockchip、MTK、Allwinner等

项目经验:

- 1、产品经理: 带领研发团队(软件、硬件、结构、工业设计)联合清华电子系通讯团队, 参与软硬件结合的底层方案设计, 研发独立无线图传模块, 用于大型无人机控制和图像传输。此产品至今成为此公司在专业无人机领域的关键技术能力。团队规模: 20+, 项目周期8个月, 完成第一代产品交付。
- 2、产品经理: 带领团队参与Dobby无人机无线通讯和遥控器设计, 支撑产品上市。团队10+。
- 3、产品经理: 攻克无线链路和无线电定位关键技术, 支撑中央电视2016年五一和2017年春晚台无人机表演。参与商务谈判和初代产品交付, 支撑综合解决方案交付高巨创新, 在高巨创新工厂生产出第一批样机, 现已经孵化为高巨创新主营业务: 无人机集群表演。团队: 10+。

RIGOL(www.rigol.com), 7年+, 北京, 2008.04 至 2015.06, 高级嵌入式软件工程师, 嵌入式系统架构师, 项目开发经理(PDM)

- 作为研发项目经理和产品系统架构工程师, 根据产品需求设计嵌入式产品系统架构, 并开发基于ARM/DSP的接口驱动(USB驱动, USB TMC类驱动, 大容量存储设备驱动, 磁盘管理及驱动, LAN/LXI驱动开发), 开发过的处理器平台包括DSP(ADI Blackfin 系列, TI 2800系列)\ARM(Freescale I.MX 系列)\SOC(Xilinx Zynq 系列)。嵌入式JAVA Applet开发, 基于C#\python\matlab的PC端测试工具开发。
- 作为高级软件工程师和项目研发经理, 参与了数据采集与开关系统产品的开发。设计基于多处理器的嵌入式系统软件架构和数字系统结构。
- 作为嵌入式软件工程师, 完成公司全系列产品的USB芯片更换的驱动系统开发及测试测量设备类驱动开发, 磁盘管理系统开发和调试等工作。
- 作为软件工程师参与通用高精度台式万用表产品开发, FPGA部分功能开发, 驱动开发和协同硬件工程师进行模拟部分测量校准和测量系统设计, 最终产品成功打入工业测

量领域。

项目经验:

- 1、软件工程师：高精度台式万用表软件系统开发和维护，并参与FPGA、上位软件开发和测试工具开发，配合模拟工程师，从上到下贯穿嵌入式软硬件系统设计。深入理解产品交付和系统方案设计。参与项目团队成员：10+。
- 2、高级软件工程师：配合公司引入新平台，讲Linux平台驱动转换为嵌入式产品驱动。专注USB相关主从设备协议开发、文件系统开发，支撑示波器、信号源、万用表等多产品上市。参与团队：30+
- 3、项目经理：统管多个项目涉及精密测量和化学分析仪器的软件、硬件、结构、上位机等多领域综合项目开发和交付。充分协调资源互补，集中精力解决关键问题的优势，迅速提升产品交付能力和质量。带领团队规模：50+。

中国科学院深圳先进技术研究院, 深圳, 2006.05 至 2008.03, 客座学生

- 作为客座实习学生，基于ARM7(LPC2000系列)和MSP430系列处理器，进行医疗设备系统硬件设计和驱动软件开发,并设计了PC端的控制和数据采集软件。
-

教育经历

西安电子科技大学, 机械电子工程专业, 硕士学位

中国·西安, 2005.09 至 2008.03

西北农林科技大学, 电气自动化专业, 学士学位

中国·西安, 2001.09 至 2005.07
