Ingeniería de Computadores 29 de junio 2018 Nombre: NIF/NIE:

Grupo:

Normas de realización:

- Incluir el nombre y el NIF/NIE en todas las hojas utilizadas.
- Todas las respuestas han de ser correctamente detalladas y razonadas.
- Las respuestas deben estar escritas con bolígrafo negro o azul.
- Recuadre en su caso los resultados de los ejercicios

Pregunta 1 (1.25 ptos) Contesta a las siguientes preguntas:

- a) (0.75 pto) Explica brevemente las técnicas que conoces para solventar los riesgos de dependencia de datos en las máquinas superescalares.
- b) (0.5 ptos) Explica brevemente las estructuras que conoces para gestionar los saltos

Pregunta 2 (2.5 ptos) Suponer un computador superescalar que dispone un buffer de reorden, que permite resolver los riesgos WAR y WAW, y una ventana de instrucciones con un número de entradas suficiente. El procesador es capaz de decodificar, emitir y completar 3 instrucciones por ciclo. Además, la emisión y la finalización de las instrucciones puede ser desordenada pero

no dispone de unidad de adelantamiento. Para las tareas de ejecución, se dispone de las siguientes unidades segmentadas: 3 FP mul/div (6c), 3 FP add (3c), 3 ALU int (1) y 3 load/store (7). Finalmente, se dispone de un predictor de saltos dinámico que utiliza BTB de 4 entradas y 2 bits de predicción. Cuando se añade una nueva entrada en el BTB, su primera predicción siempre sería de estado A (salto efectivo).



En el computador se ejecuta el siguiente fragmento de programa:

Figura 1: Ejercicio 2

```
; r1 almacena la dirección de a
; r2 almacena la dirección de b
      addi r3, r1, #80 ; condicion de final
      addi r1, r1, #8 ; inicialización de los indices
      addi r2, r2, #8;
      addi r5, r1, #3;
      ld f0, coef; cargar coeficiente
loop: ld f2, -8(r1); cargar a[i-1]
      ld f4,0(r1); cargar a[i]
      begz r5, fin
      muld f8, f2, f0 ; a[i-1]*coef
      divd f9, f2, f0;
      multd f9, f2, f0;
      addd f4, f8, f4 ; a[i-1]*coef + a[i]
      sd 0(r2), f4; almacenar b[i]
      addi r1, r1, #8; incrementar indices
      addi r2, r2, #8
      subi r5, r5, #1
      slt r4, r1, r3
      bnez r4, loop
```

fin: subd f2, f1, f3

a) (1.5 ptos) Planificar las instrucciones utilizando una tabla como la siguiente hasta la primera iteración del bucle (sin realizar el salto). Suponer que inicialmente r1=0 y r2 = 100

inst	IF	ID/ISS	EX	ROB	WB	Comentario		

b) (0.5 ptos) Realizar una traza de ejecución del código, mostrando el contenido de la BTB, (BTB inicialmente vacía) para todas las iteraciones del bucle.

Dir salto	Dir destino	Bits predicción

- c) (0.25 ptos) ¿Existe alguna penalización en la ejecución del código? Si es así, indica con qué instrucción y cuándo
- d) (0.25 ptos) Determinar el número de ciclos que tardaría en ejecutarse el código suponiendo que la instrucción de salto se puede detectar en IF

Pregunta 3 (1.25 pto) Suponer que un computador SMP de 4 procesadores utiliza el protocolo MESI para controlar la coherencia de datos en las cachés. Los bloques de cachés son de 2 palabras. La política de reemplazo de caché es LRU (least recently used). Las cachés tienen solamente 2 bloques. En un momento dado, los procesadores ejecutan las siguientes referencias: P1:READ_2 P2:WRITE_2(8) P1:READ_2 P3:WRITE_8(5) P4:WRITE_8(3) P1:READ_8 (WRITE_M(N) significa escribe el valor N en la posición M). El contenido inicial es el siguiente

Caches P1		P2			P3			P4			
1	I A	M	7	5	M	7	6	I	5	9	E
2	-6	- District	8		8	4		6	10		
3	-0	М	1	0	I	3		1	1	0	I
1	+		2	-6		4			2	-6	

Memoria 10 Direcciónn -4 4 10 Θ -6 Dato

Indica esquemáticamente por cada acceso y para cada procesador como cambian las cachés y la memoria principal. Indica, además, si se produce fallo de caché, el tipo y las variaciones de estado de los bloques (explicando el motivo)

Pregunta 4 (2 ptos)

- a) (1.0 pto) Se pretende comparar dos redes de computadores de distinta topología, concretamente una malla 3D con un toro 2D. Siendo el resto de parámetros de sendas redes idéntico, ¿a partir de qué número de procesadores es mejor el ancho de banda de la bisección en un caso que en el otro?
- b) (0.75 ptos) Suponga que dispone de un multicomputador cuya red de interconexión es una red hipercubo 4-dimensional. En ella se está ejecutando una aplicación paralela que realiza comunicaciones con los nodos vecinos siguiendo el siguiente esquema de probabilidad: comunica con nodos adyacentes con probabilidad de 0.5, con nodos a distancia 2 con 0.3 y con nodos a distancia 3, 0.2. Es decir: P(distancia=1) = 0.5, P(distancia=2) = 0.3, P(distancia=3) = 0.2.
- ¿Cuál es la distancia media de la aplicación?
 c) (0.25 ptos) ¿Cuál es la diferencia entre procesamiento distribuido y paralelo? Ponga ejemplos.

Pregunta (3 ptos)

La figura siguiente representa el grafo de dependencias entre tareas para una cierta aplicación. Cada nodo representa una tarea en la que se especifica la fracción de tiempo de ejecución secuencial que la aplicación tarda en ejecutarla. Suponiendo un tiempo de ejecución secuencial de 100 segundos, que las tareas no se pueden dividir en otras de menor granularidad y que el tiempo de comunicación es despreciable obtenga: (1) el mejor tiempo de ejecución en paralelo, (2) la mejor ganancia en velocidad, (3) eficiencia de la ejecución paralela si dispone de:

- a) 4 nodos
- b) 2 nodos

Importante: Razone y explique cada paso de su resolución. Recuadre cada uno de los 3 resultados en a) y b).

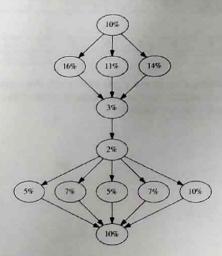


Figura 2: Ejercicio 4