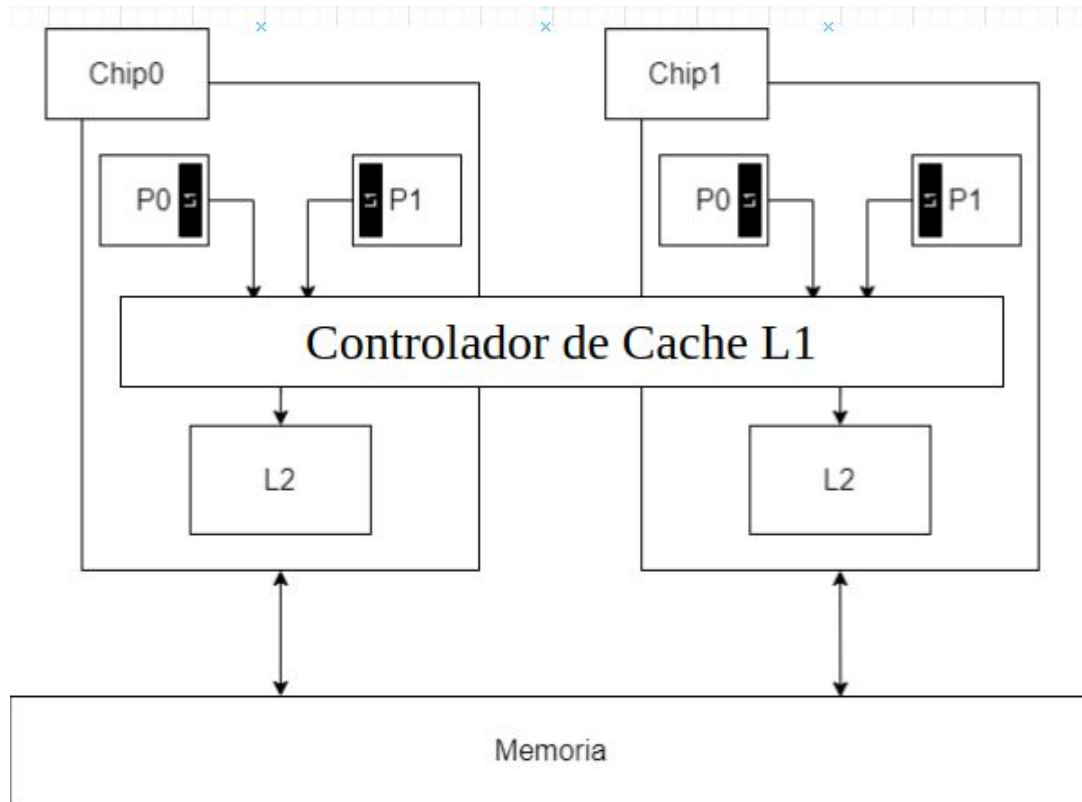
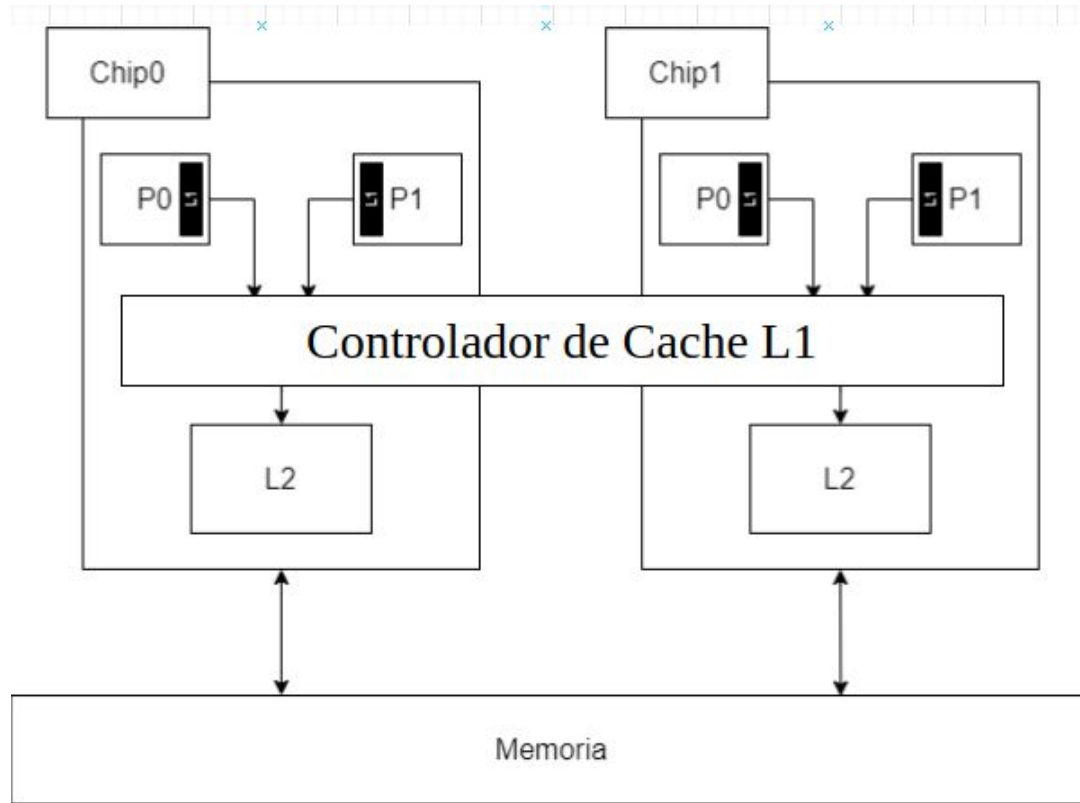

Proyecto 1. Protocolos de coherencia en sistemas multiprocesador

Francisco J. Murillo Morgan
2015147156

Sistemas multiprocesador



Problemas de Coherencia



Protocolos de escritura

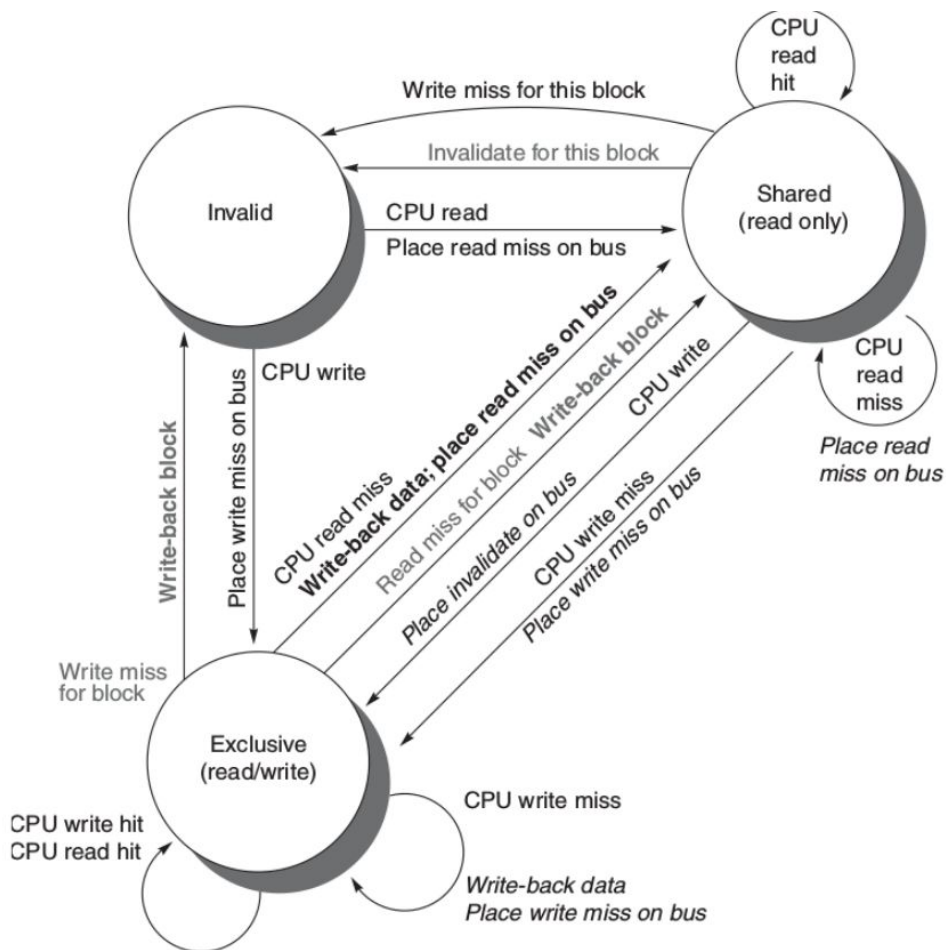
- Write-Back
- Write-Through

Protocolo basado en directorios

L2, 0

	Estado	Dueño	Dirección de memoria	Dato
0	DM	P0,1	1011	FFFF
1	DS	P0,0;E	0110	FFFF
2	DI	P1,0	0111	FFFF
3	DS	P1,0	1000	FFFF

Protocollo MSI



Implementación

