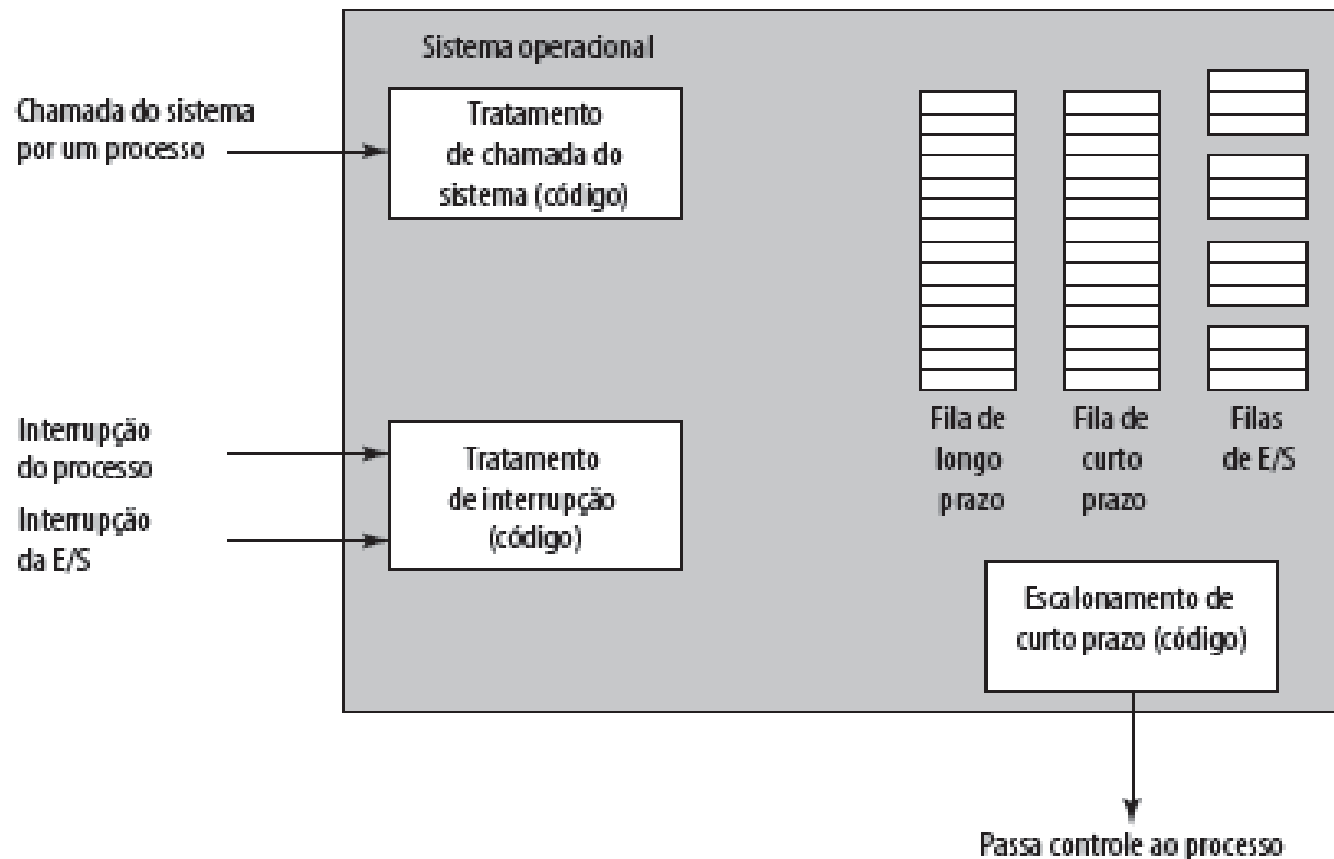


Trabalho prático 4

TP 04

Sistema Operacional - SO



Simulando a execução de instruções usando o
sistema de memória completo

+
SO

Cache

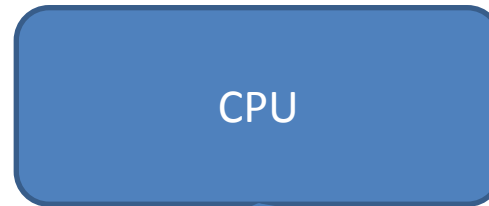


RAM



DISCOS

DADOS E INSTRUÇÕES



CPU



PC



IR



MAR



MBR



IBR

QUERO VER GRÁFICOS NO RELATÓRIO

É obrigatório:

1. Utilizar uma ou mais instruções de I/O. Considerar o tratador de interrupções após cada instrução.
2. Utilizar os registradores propostos no TP1
3. Utilizar uma política de cache com mais de um nível e com a política de substituição de linhas (EXCETO O MAPEAMENTO DIRETO)
4. Considerar os tipos chamados CPU, SO, MMU, CACHE, INSTRUÇÃO, MP na solução
5. Simular um conjunto razoável de instruções e dados (na ordem nos milhares). Por isto, devemos gerar as instruções com o código de Bruno.

Outra possibilidade de TP 4

- Implementar o TP2 usando o Middleware Java Cá&Lá, versão Pacú.
 - As linhas de cache são variáveis globais no JCL
 - As instruções são variáveis globais no JCL
 - Os Blocos de memória são variáveis no JCL
 - As tarefas da máquina proposta (Ex. somar, subtrair, etc.) são Jobs JCL

Altere: os tamanhos de cache, o número de caches , o nível de repetição de instruções e as políticas de substituição.

QUERO VER GRÁFICOS NO RELATÓRIO

Entrega

O que deve ser entregue?

1. Apresentação do TP incluindo testes, trechos de código, figuras, problemas enfrentados, melhorias futuras e outros...

Dúvidas, soluções, inquietações, etc.... PROCURE JOUBERT NO DECOM OU VIA EMAIL!!

AGENDE SUA APRESENTAÇÃO COM O JOUBERT O QUANTO ANTES

