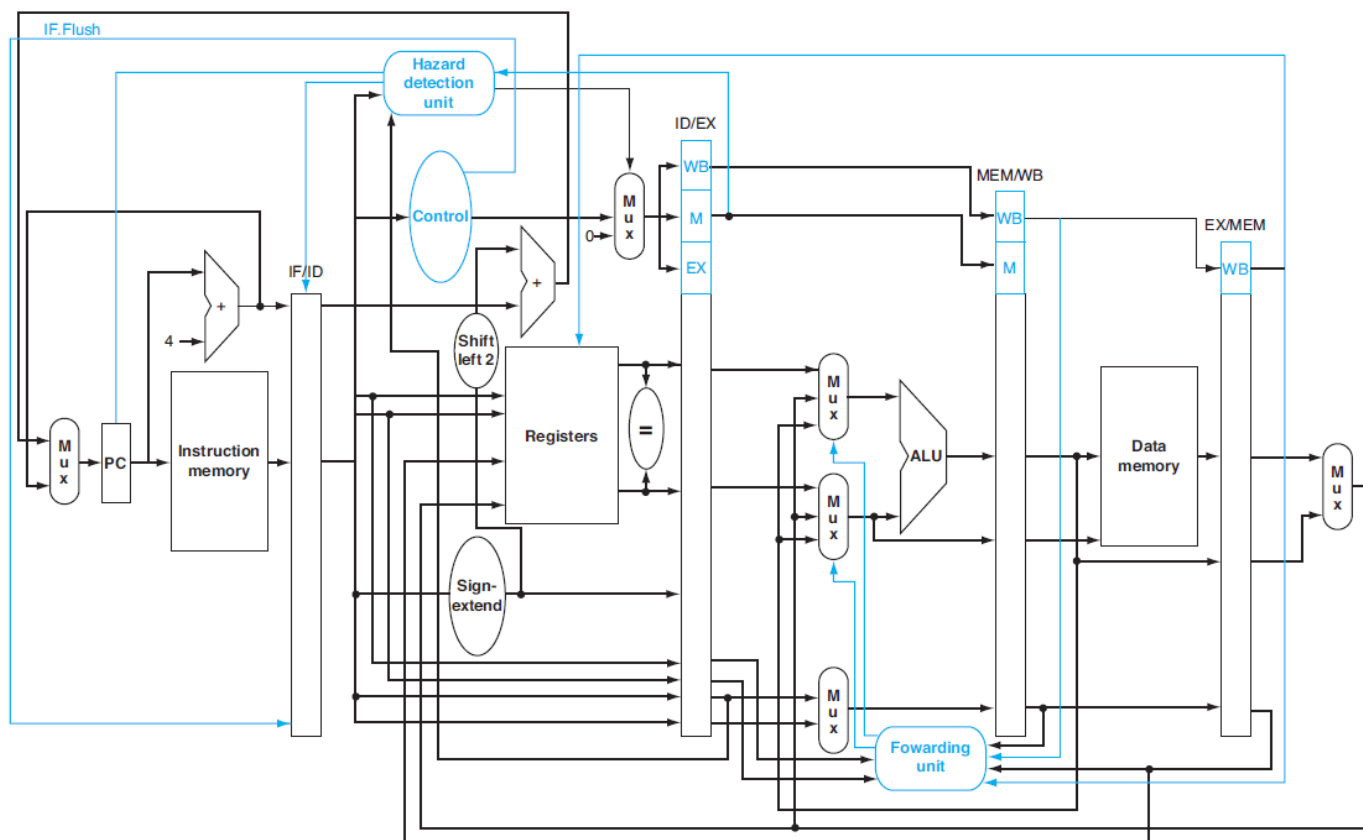




Caminho de dados MIPS com pipeline (versão simplificada)

O trabalho consiste na implementação de uma versão simplificada do caminho de dados do MIPS com pipeline. O caminho de dados é apresentado abaixo. Trata-se da Figura 4.65 da 4ª edição do livro. É importante observar que alguns detalhes não estão presentes na Figura 4.65 como, por exemplo, o multiplexador ALUSrc (Figura 4.57) e outros controles de multiplexadores (Figura 4.51).



O que deve ser entregue:

- Documentação simplificada do trabalho prático;
- Arquivos fonte Verilog e arquivos de simulação.

Será atribuída pontuação extra para os trabalhos que implementarem caminhos de dados que suportem outras instruções.