



INSTITUTO POLITECNICO NACIONAL

Unidad Profesional Interdisciplinaria de Ingeniería y Ciencias Sociales y Administrativas

Alumno  
Romero Moreno Oscar Alejandro

Materia  
Arq. Y Organiz. Computadoras

Boleta  
2015081222

Secuencia  
2NM31

Profesor  
Velasco Contreras Jose Antonio

Tarea 8

# Ciclos de Control

```
graph TD; C((Captación: llevar la siguiente instrucción de la memoria al procesador.)) --- CC((Ciclos de Control)); E((Ejecución: interpretar el código de operación y llevar a cabo la operación indicada.)) --- CC; I((Interrupción: si las interrupciones están habilitadas y ha ocurrido una interrupción, guardar el estado del proceso actual y atender la interrupción.)) --- CC; CI((El Ciclo Indirecto: la ejecución de una instrucción puede involucrar a uno o más operandos en memoria, cada uno de los cuales requiere un acceso a memoria.)) --- CC;
```

Captación: llevar la siguiente instrucción de la memoria al procesador.

Ejecución: interpretar el código de operación y llevar a cabo la operación indicada.

Interrupción: si las interrupciones están habilitadas y ha ocurrido una interrupción, guardar el estado del proceso actual y atender la interrupción.

**El Ciclo Indirecto:** la ejecución de una instrucción puede involucrar a uno o más operandos en memoria, cada uno de los cuales requiere un acceso a memoria.