

CapTouch I2C interface

Each board have mark with number.

Each board have it's own I2C address.

Board number	I2C address
1	0x41
2	0x42
3	0x43
4	0x44
5	0x45
6	0x46

```
pi@sanchox-rpi3:~ $ i2cdetect -y 1
    0  1  2  3  4  5  6  7  8  9  a  b  c  d  e  f
00:  --  --  --  --  --  --  --  --  --  --  --  --  --  --  --
10:  --  --  --  --  --  --  --  --  --  --  --  --  --  --  --
20:  --  --  --  --  --  --  --  --  --  --  --  --  --  --  --
30:  --  --  --  --  --  --  --  --  --  --  --  --  --  --  --
40:  --  41 42 43 44 45 46  --  --  --  --  --  --  --  --
50:  --  --  --  --  --  --  --  --  --  --  --  --  --  --  --
60:  --  --  --  --  --  --  --  --  --  --  --  --  --  --  --
70:  --  --  --  --  --  --  --  --  --  --  --  --  --  --  --
```

Each board have set of registers with data for each capacitive element on board.

For this FW version available data:

- from 0x0 to 0x12 – uint16 values represents each capacitive element raw value
- from 0x20 to 0x32 – uint16 values represents each capacitive element filtered value (not usable because lack of threshold constants data)

Elements numbering example:

8	1	2
7	9	3
6	5	4