Microprocessor

1.8085 ও 8086 Addressing mode গুলা কি কি?

Ans: Addressing modes of 8085 Microprocessor : ৫ প্রকার।

(i). Direct addressing mode: LDA 2400_H

(ii). Register addressing mode: MOVE A,B

(iii). Register indirect addressing mode: MOV A,M

(iv). Immediate addressing mode: MVI A, 06_H

(v). Implied/Implicit addressing mode: CMA,RLC, RRC

Addressing modes of 8085 Microprocessor: ৭ প্রকার।

(i). Immediate addressing mode: MOV AX, 0008_H

(ii). Direct addressing mode: MOV AX,[6000_H]

(iii). Register addressing mode: MOV AX,BX

(iv). Register Indirect addressing mode:MOV AX,BX

(v). Indexed addressing mode: MOV AX, [SI]

(vi). Register relative addressing mode: MOV AX,40_H[BX]

(vii). Based indexed addressing mode: MOV AX,[BX][SI]

(viii). Relative based indexed addressing mode: $MOV\ AX, 50_H [BX] [SI]$

2).8085 ও 8086 এর Assembler directive এর ব্যবহার লিখ?

Ans: Assembler Directive of 8086:

SEGMENT, ENDS, ASSUME, DUP

Assembler Directive of 8085: ORG(Origin), END, EQU(Equate)

,DB(Define Byte), DW(Define Word)

3).8085 ও 8086 এর Instruction set গুলো লিখ?

অথবা, 8085 ও 8086 এর Instruction এর শ্রেণী বিভাগ লিখ?

Ans:8085 and 8086 instruction set:

(i). Machine/process control instruction: NOP,HLT

(ii). Flag register instruction: CLC, STC

(iii). Arithmetic instruction: ADC[BX],05_H

(iv). Logical instruction: AND BL,CH

(v). Rotate and shift instruction: ROL BL,CL

(vi). Increment and decrement instruction: INC BL, DEC BH

(vii). Unconditional jump instruction: JMP DPI

(viii). Test an compare instruction: TEST AL, 01_H, CMP BH,CL

(ix). Conditional jump instruction: JNC START

(x). Subroutine instruction: PUSH BX

(xi). Interrupt instruction: INT 21_H

(xii). I/O Control instruction: (a).IN AL,DX (b). OUT 05H,AL

(xiii). String instruction: MOVS BYTE

(xiv). Loop instruction: LOOP START

4) Instruction set কি? প্রকারভেদ উল্লেখ কর।

Ans:Instrunction set is a set of instruction for specifying work.

MOMENTUM

There are three type according to size such as

- (i). One byte instruction
- (ii). Two byte instruction
- (iii). Three byte instruction

5). 8085 ও 8086 Flag register এর নাম ও কাজ গুলো লিখ?

Ans: 8085 Flag register:



Figure: 8085 flag register

- (i). <u>Carry flag (CY)</u> : দুইটি সংখ্যা যোগ করার পর যদি Accumulator-এর ফলাফল ৮-বিট এর বেশি হয় ভাহলে Flip-Flop এ একটি Carry এবং one set হয়।
- (ii). Parity flag(P): যদি ফলাফলে জোড় সংখ্যক এক(1)খাকে তাহলে flag one set হয়। অন্যখায় Zero flag set হয়।
- (iii). <u>Auxiliary Carry(AC):</u>Arithmetic operation এর পর D3-ভে Carry উৎপন্ন করলে D4-এ AC Flag Set হয়।
- (iv). <u>Zero flag(Z):</u>যথন Arithmetic operation-এর ফলাফল শূন্য হয় তথন one set(Z=1) হয়।অন্যথায় Zero set(Z=0)হয়।
- (v). <u>Sign flag(S):</u>যদি D7 Bit-এর Result one হ্য় তখন one set(s=1) হয়। অন্যথায় Zero set(S=0) হয়।

8086 Flag register:



Figure: 8086 flag register

এই ন্যুটি স্লাগকে ২ভাগে ভাগ করা যায়। যখা-

Control flag:

- (i). Direction flag(D): 1=Auto decrement , 0=Auto Increment (using string instruction)
- (ii). Interrupt flag (I):1=Enable interrupt, 0=Disable interrupt (affects only INTR)
- (iii). Trap flag (T):1=perform single stepping,0=do not perform single stepping

Status flag:

Overflow(0) flag: 1=overflw occurred, 0=No overflow occured

Sign, Zero, Auxiliary Carry, Parity and Carry flag

6).System Timing কি? 8086 μp System timing operation গুলো লিখ?

Ans: 8085 / 8086 up System timing operation:

- (i). I/O Read and Write
- (ii). Memory read and Write
- (iii). Request Acknowledge

Microprocessor

7).8086 µp minimum ও maximum mode নাম লিখ।

Maximum Mode
$\overline{0}$, $\overline{S1}$, $\overline{S2}$, QS0, QS1 $\overline{QQ/GT0}$, $\overline{RQ/GT0}$, \overline{LOCK}

8). Assembly language program field: 8ចិ

- a. Level field
- b. OP-code field
- c. Operan field
- d. Comment field

9). Program development tools:

Assembler, Editor, linker, Locator, Debugger, Emulator

10). Classification of interrupt:

Interrupt:

- (a) Hardware
- (b) Software
- (i). Maskable:RST 7.5,RST 6.5,RST 5.5,INTR
- (ii). Non-maskable: Trap

Again, There are two types such as-Vectored, Non-vectored

11).8085 ও 8086 এর Register structure চিত্রসহ সংক্ষেপে আলোচনা কর?

Accumulato	(8) A	Flag Regis	ter
В	(8)	c	(8)
D	(8)	ε	(8)
н	(8)	L	(8)
	Stack Point	er (SP)	(16)
Pro	gram Coun	ster (PC)	(16)
de Bus		,	Address
8 ines Ç			16 Lines

12).RISC ও SISC পার্থক্য লিখ।

RICS	CISC
Fewer addressing	More addressing
mode	mode
Fixed format in-	Variable format
struction	instruction
Few instructions	Many instructions
Multiple register	Single register set
sets	
Emphasis on	Emphasis on hard-
software	ware
Single clock	Multiple clock

MOMENTUM

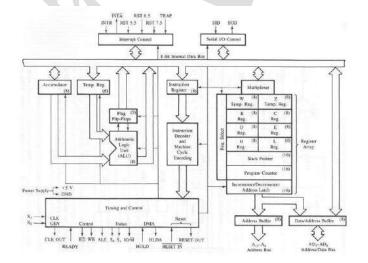
13). 8086 এর Register structure চিত্রসহ সংক্ষেপে আলোচনা কর?

General Purpose Register

	16	8	7	0	
АХ	АН			AL	Accumulator
ВХ	ВН			BL	Base Register
CX	CH			CL	Count Register
DX	DH			DL	Data Register

•			
Pointer and Inc	lex Registers (16-bit)		
SP	Satack Pointer		
ВР	Base Pointer		
DI	Destination Index		
SI	Source Index		
Program Status(16-bit)			
IP	Instruction Pointer		
FLAGS	Flag Register		
Segment	Register(16-bit)		
CS	Code Segment		
DS	Data Segment		
ES	Extra Segment		
SS	Stack Segment		

14).8086 Functional Block Diagram:



15)Co-processor कारक वरल? সুविधा कि ?

Coprocessor হচ্ছে এমন এক ধরনের processor যাহা প্রাথমিক প্রসেসরের কার্য সম্পাদন করে |

সুবিধাঃ

- (i). সিস্টেমের পারফরম্যান্স বৃদ্ধি করে
- (ii). Coprocessor দ্বারা Floating point arithmetic, Graphics ,Cryptography, Signal processing ,I/O interfacing —এগুলোর কার্য সম্পাদন করা হয়।

Microprocessor

16).Cache memory কাকে বলে ?সুবিধা ও অসুবিধা কি?

Advantages:

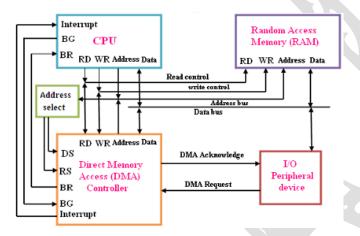
- (i). Main memory থেকে দ্রুত কাজ করে।
- (ii). Access time খুবই কম।
- (iii). অল্প সময়ের মধ্যে প্রগ্রাম নির্বাহ করে।
- (iv). No paging

Drawback/Disadvantages:

- (i). Capacity সীমাদ্ধ থাকে।
- (ii). থুবই ব্যয়বহুল।

17) DMA yv 4 DMA Figure আঁক

DMA পূর্ণরূপ হলো Direct Memory Access যাহা উপস্থিতি ছাড়া বিভিন্ন কার্য সম্পাদন করে।



18)IP=2000_H এবং IP=0016_H হলে Physical Address কত?

Solution:

Physical Address=Base Address(BA)বাSegment Register X 10_H +Offset Address বা Effective Address

PA=2000_HX10_H +0016_H=20016_H

19). Given DPI=08H, SI=1000H, BX=0200H,DS=3000H
Solution: PA=DSX10+(DPI+SI+BX)=3000X10+(08+1000+0200)
=31208H

20).4k x 8 RAM এর (i) Total word (ii) Address Line (iii) I/O line iv) Capacity বের করার

- (i) Total word= $4K = 4 \times 1024 \text{ byte} = 4096 \text{ byte}$
- (ii) Address Line = 12
- (iii) (iii) I/O line = 8 ចិ
- (iv) (iv) Capacity = 4k

21) নিচের Instruction Set এর কাজ গুলো লিখ?

Ans: (i) PUSH: To add anew word to the stack, we PUSH it on.

For Example: PUSH AX where AX is 16-bit register or memory word. SP is decreased by 2

MOMENTUM

(ii) POP: To add anew word from the stack, we POP it on.

For Example: POP bX where BX is 16-bit register or memory word. SP is INcreased by 2

(ii)ROR: Rotate Right (iii)ROL: Rotate Left

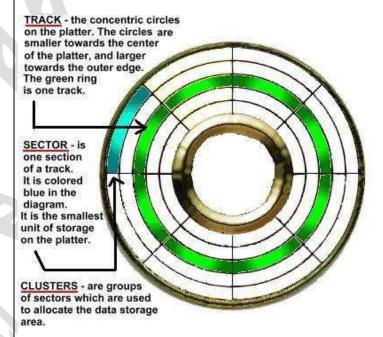
(iv)RCL: Rotate Carry Left (v)RCR: Rotate Carry Right

(vi) JNC: Jump if no carry

22)Static Ram এবং Dynamic Ram এর মধ্যে পার্থক্য লিখ?

Static RAM(SRAM)	Dynamic RAM(DRAM)
It uses thansistor to store a	It uses separate capacitor to
single bit of data	store each bit of data
Expensive	Inexpensive
Complex design	Easy design
Use in cache memory	Use in main memory

23)Sector ও track কাকে বলে ?



24). Memory mapping कि?

Ans: Memory mapping is the translation between the logical address space and the physical memory.

Self Study:

=>Memory mapped I/O and Standard I/O পার্থক্য লিখ।

=>General Register machine, Accumulator based machine, stack base machine এর Architecture অথবা Figure আঁক।

আমারা রেফারেন্স হিসাবে Internet খেকে 11,17 and 23 নং Diagram গুলো সংগ্রহ করেছি। Refference Book:Assembly language programming and Organization of the IBM PC and The Book of Ploytechnic.আমাদের Facebook Page: Fury Tent