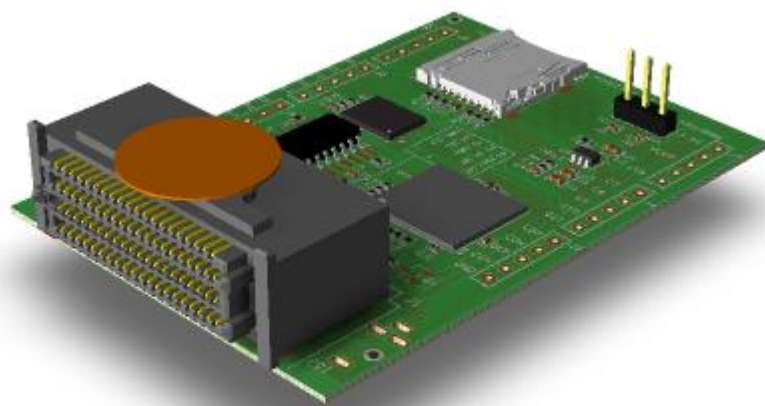


eMMC/Serial Flash/TF Card

HT3 Board

Reference Manual



项目:	MC40
制定人:	wulongyi@aixin-chip.com
日期:	2019/12/16

1. 简介

该验证板采用 HT3 接口，包含 EMMC、NOR Flash、NAND Flash 等芯片，以及一个 TF Card 卡座。适用于 HAPS-80 S104 平台上的 Flash 验证。

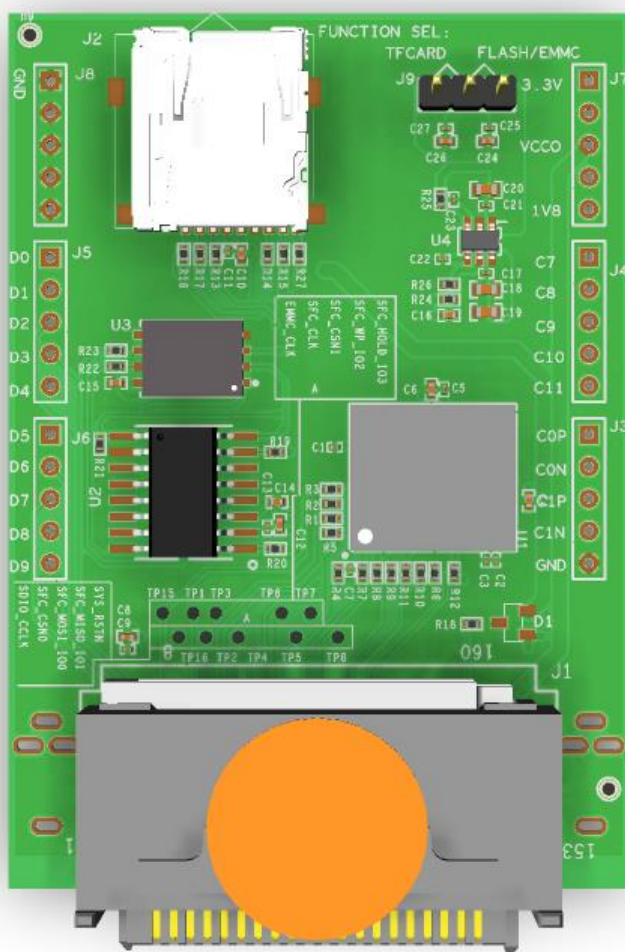


图 1，板卡示意图

2. 硬件配置

器件	型号	供电电压	IO 电压
EMMC 8GB 2.7~3.6V 5nS SMD FBGA153	Samsung, KLM8G1GETF-B041	3.3V	1.8V
NOR FLASH 256Mbit 1.8V SMD SOP16	MXIC, MX25U25635FMI-10G	1.8V	1.8V
NAND FLASH 2Gbit 1.8V SMD LGA8	MXIC, MX35UF2G14AC	1.8V	1.8V
TF Card	TBD	3.3V	3.3V

3. 使用说明

该板卡功能需通过 J9 进行选择设置：

- A. 使用跳线帽连接 J9 左侧与中间的排针，用于验证 TF Card。此时 TF Card 上电，而其他 Flash 芯片不上电。TF Card 的 IO 电平为 3.3V，板卡需要安装到 HAPS-80 S104 平台的 **J12** 上，并设置 VCCO 为 3.3V。
- B. 使用跳线帽连接 J9 右侧与中间的排针，用于验证 EMMC、NOR/NAND SPI Flash。IO 电平为 1.8V，板卡可安装到任意的 HT3 接口上，并设置 VCCO 为 1.8V。

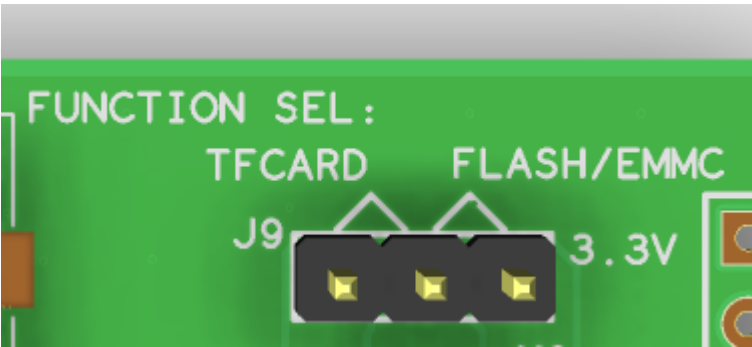


图 2，J9 功能选择示意图

4. HT3 接口说明

HT3 PIN	Net Name	Description
A0	EMMC_CLK	EMMC VCCO: 1.8V
A1	EMMC_DS	
A2	EMMC_D0	
A3	EMMC_D1	
A4	EMMC_D2	
A5	EMMC_D3	
A6	EMMC_D4	
A7	EMMC_D5	
A8	EMMC_D6	
A9	EMMC_D7	
A10	EMMC_CMD	
A11	EMMC_RSTN	
A12	/	NC
A13	/	

B0	SFC_CLK	NOR/NAND SPI Flash VCCO: 1.8V
B1	/	
B2	SFC_CSN0	
B3	SFC_CSN1	
B4	SFC_MOSI_IO0	
B5	SFC_MISO_IO1	
B6	SFC_WP_IO2	
B7	SFC_HOLD_IO3	
B8	SYS_RSTN	
B9	/	NC
B10	/	
B11	/	
B12	/	
B13	/	
C0	SDIO_CCLK	TF Card VCCO: 3.3V
C1	SDIO_CD_N	
C2	SDIO_CDATA0	
C3	SDIO_CDATA1	
C4	SDIO_CDATA2	
C5	SDIO_CDATA3	
C6	SDIO_CCMD	
C7	C7	Reserved for future use
C8	C8	
C9	C9	
C10	C10	
C11	C11	
C12	/	NC
C13	/	
D0	D0	Reserved for future use
D1	D1	
D2	D2	
D3	D3	
D4	D4	
D5	D5	
D6	D6	
D7	D7	
D8	D8	
D9	D9	
D10	/	NC
D11	/	
D12	/	
D13	/	

如需查看各个信号在 HAPS 上对应的 Trace Name，请根据板卡安装的位置，并参照 “HAPS-80 S104 Reference Manual”文档的 Chapter 9 进行查找。