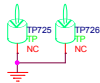
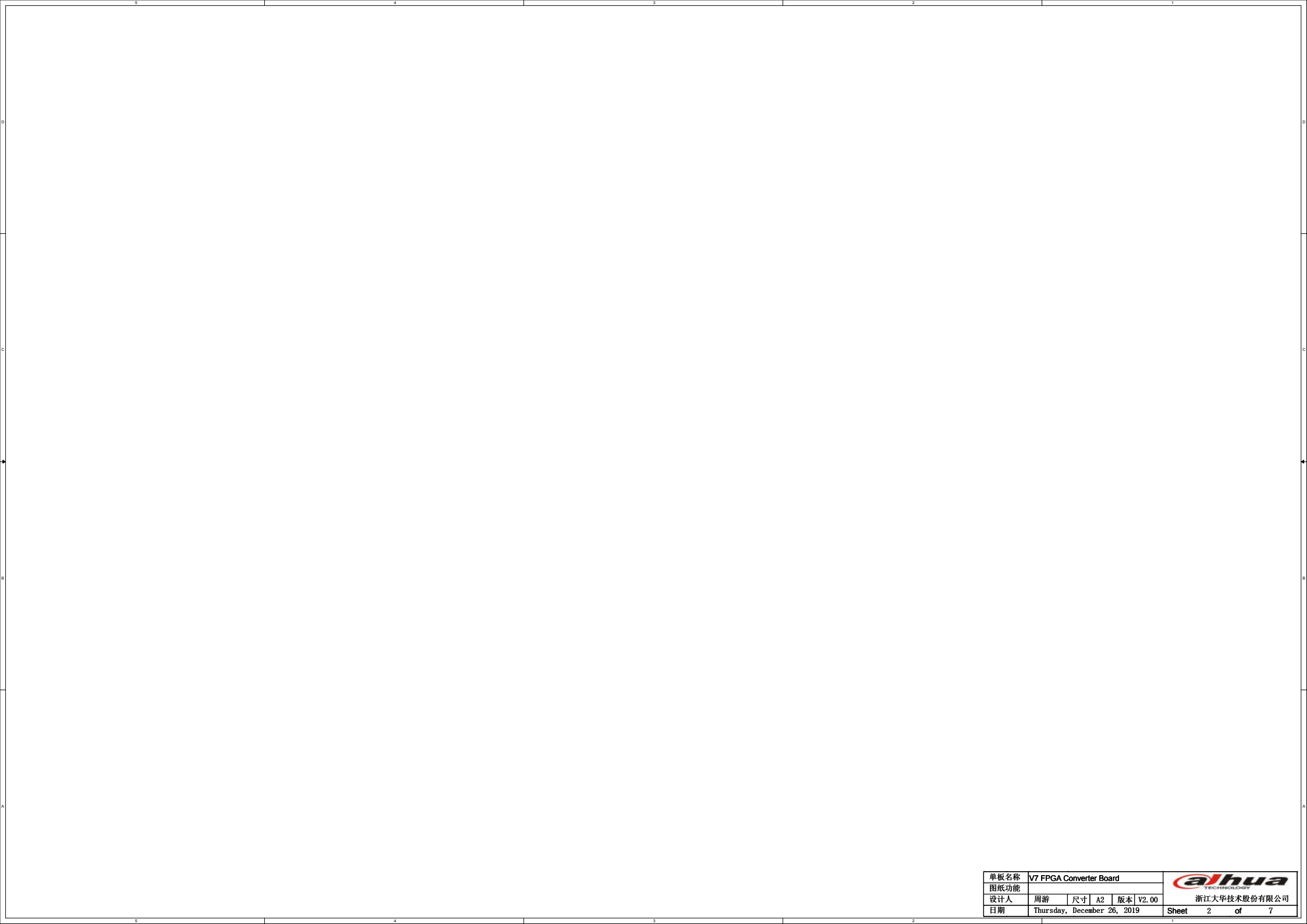
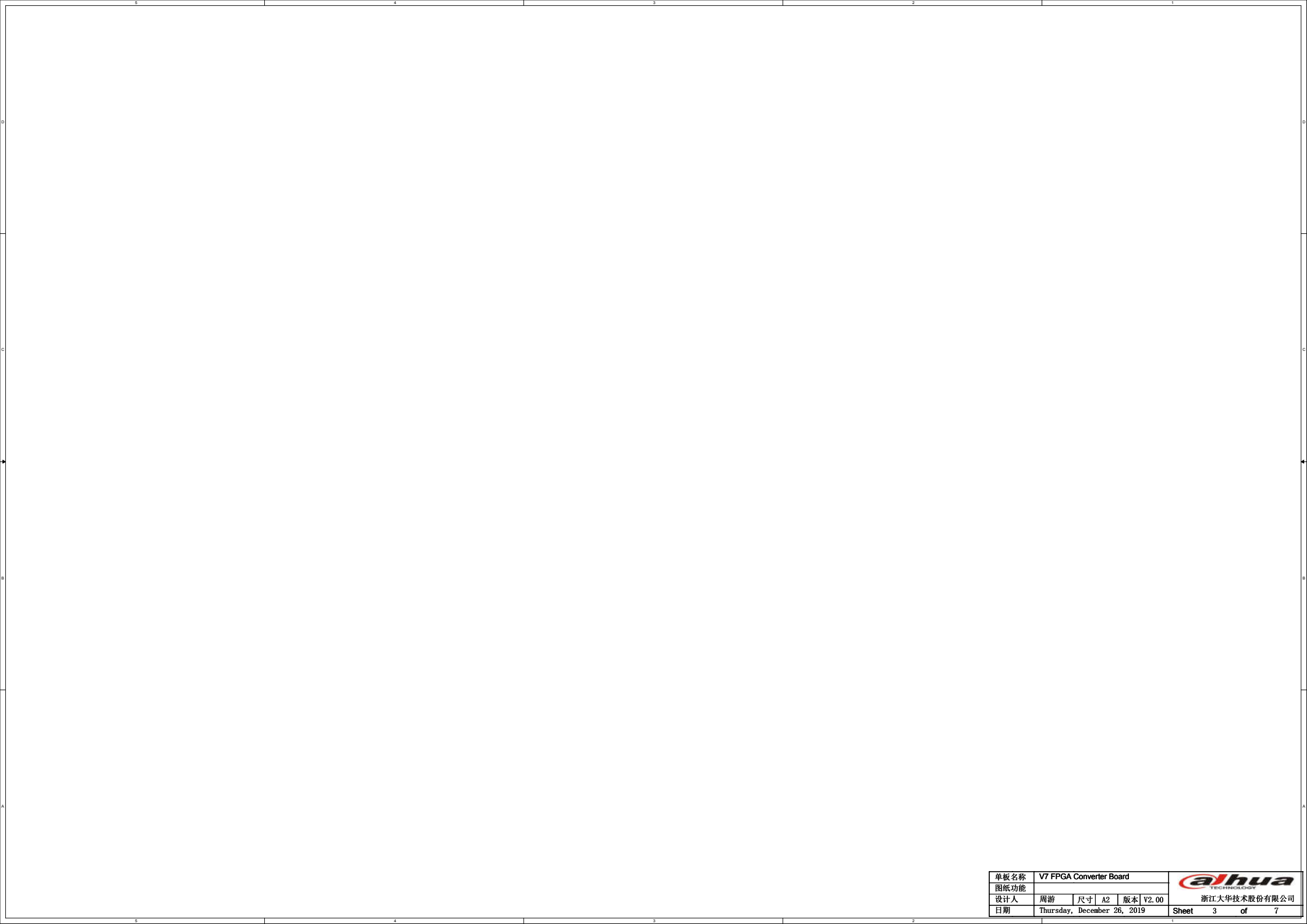


ID13ID14ID15ID16ID17ID18
ID19ID20ID21ID22ID23ID24
MARMARMARMARMARMARMARK
BM5 BM6
BAD MARK BAD MARK
BM7 BM8
BAD MARK BAD MARK

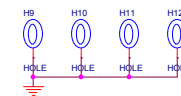
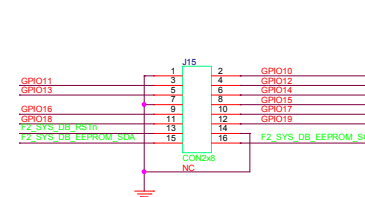
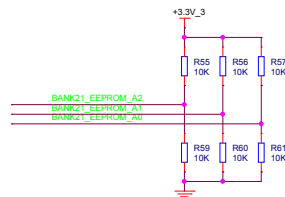
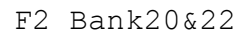


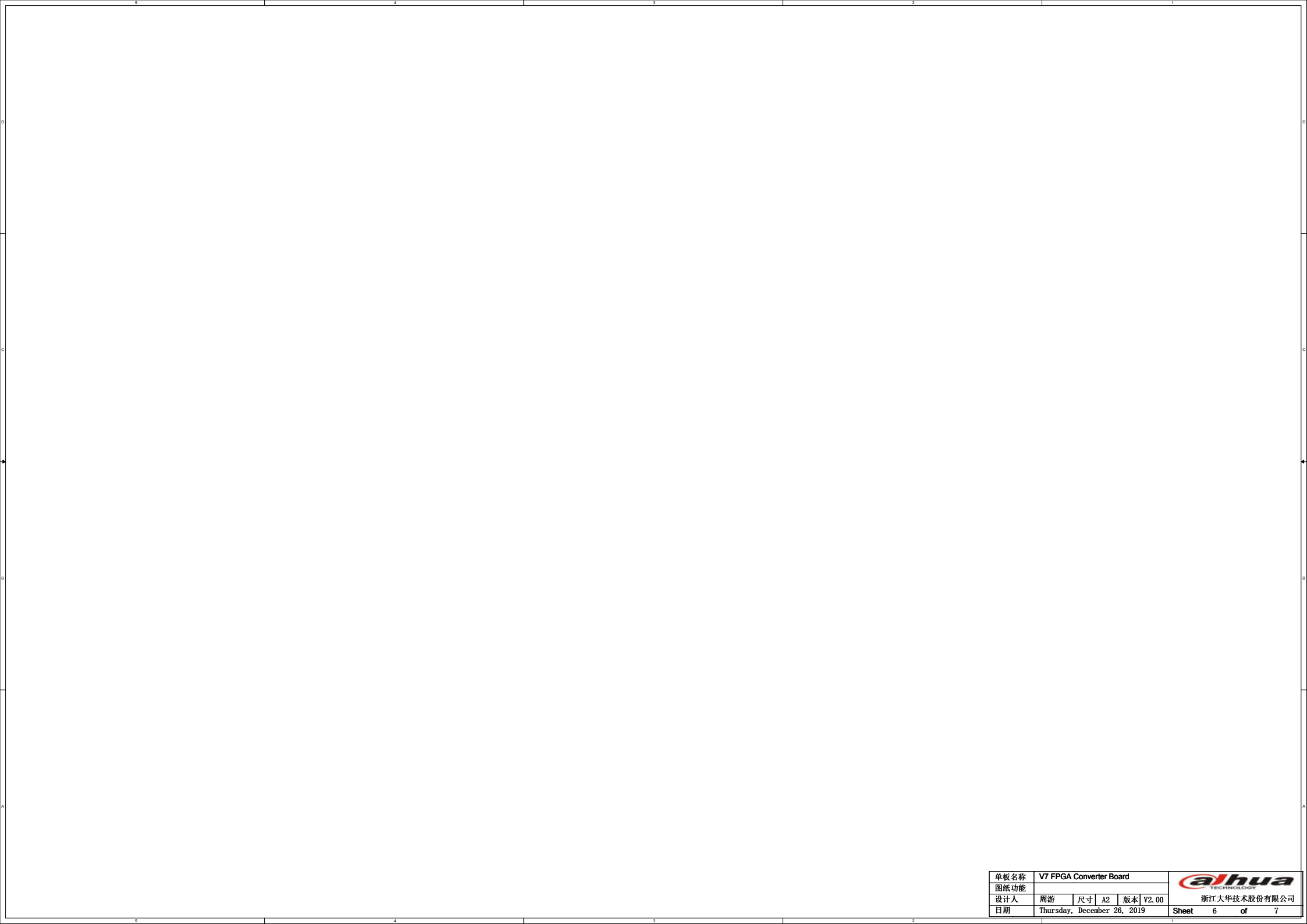


单板名称	V7 FPGA Converter Board							
图纸功能								
设计人	周游	尺寸	A2	版本	V2.00	浙江大华技术股份有限公司		
日期	Thursday, December 26, 2019							
Sheet						2	of	7

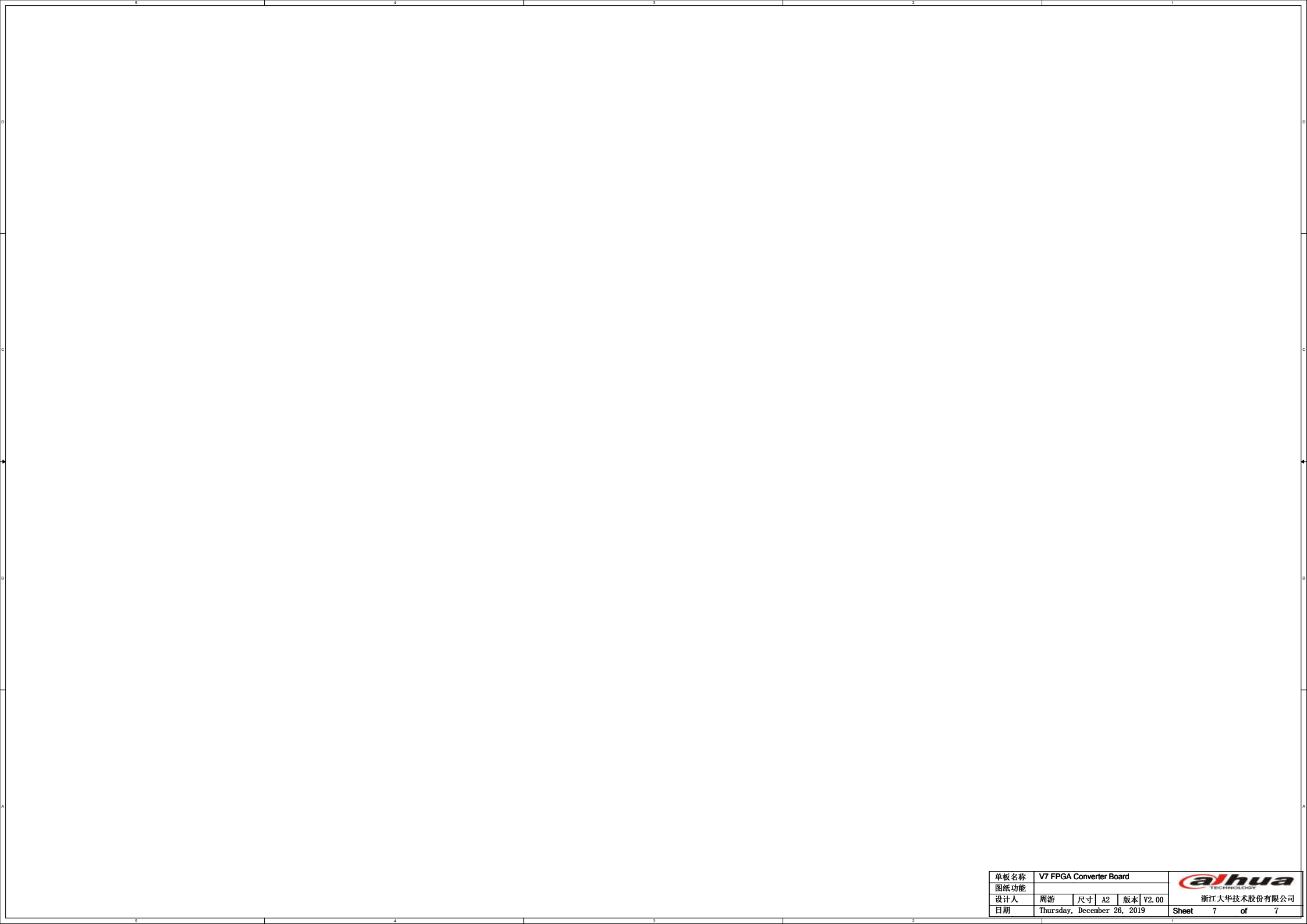


单板名称		V7 FPGA Converter Board					 浙江大华技术股份有限公司		
图纸功能									
设计人	周游	尺寸	A2	版本	V2.00				
日期	Thursday, December 26, 2019					Sheet	3	of	7





单板名称		V7 FPGA Converter Board					 浙江大华技术股份有限公司		
图纸功能									
设计人	周游	尺寸	A2	版本	V2.00				
日期	Thursday, December 26, 2019					Sheet	6	of	7



单板名称		V7 FPGA Converter Board					 浙江大华技术股份有限公司		
图纸功能									
设计人	周游	尺寸	A2	版本	V2.00				
日期	Thursday, December 26, 2019					Sheet	7	of	7