

ESERCIZIO 11

sabato 11 giugno 2022 10:37

Nel processore multiciclo studiato nel corso (cfr. Harris-Harris) il segnale MemWrite viene posto a 1:
Per concludere l'esecuzione di un'istruzione STR

Nel processore multiciclo studiato nel corso (cfr. Harris-Harris) il segnale PCwrite viene asserito:
Nel primo ciclo per incrementare il valore del Program Counter di 4

Nel processore multiciclo studiato nel corso (cfr. Harris-Harris) il segnale di scrittura registro (RegWrite) viene asserito:
Alla fine di una lettura dalla memoria o alla fine dell'esecuzione di un'operazione di elaborazione dati