

Estado	Finalizado
Comenzado	viernes, 16 de agosto de 2024, 15:14
Completado	viernes, 16 de agosto de 2024, 15:21
Duración	7 minutos 37 segundos
Calificación	9,00 de 10,00 (90%)

Pregunta 1

Finalizado

Se puntúa 1,00 sobre 1,00

El registro de instrucción (instruction register, IR) contiene la última instrucción leída

Seleccione una:

- ☒ Verdadero
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 2

Finalizado

Se puntúa 1,00 sobre 1,00

Tanto los sistemas de tiempo compartido como los de multiprogramación por lotes usan multiprogramación

Seleccione una:

- ☒ Verdadero
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 3

Finalizado

Se puntúa 1,00 sobre 1,00

Si en un sistema de lotes dijéramos "se devuelve el control al monitor" significa que el procesador leerá y ejecutará instrucciones del programa de usuario

Seleccione una:

- ☐ Verdadero
- ☒ Falso

La respuesta correcta es 'Falso'

Pregunta 4

Finalizado

Se puntúa 0,00 sobre 1,00

La estructura jerárquica de los sistemas operativos ayuda a:

- ☒ a. Las tareas de administración del sistema
- ☐ b. Las tareas de diseño del sistema
- ☐ c. La depuración del sistema

Las respuestas correctas son: Las tareas de diseño del sistema, La depuración del sistema

Pregunta 5

Finalizado

Se puntúa 1,00 sobre 1,00

Describe una ventaja del ciclo de instrucción con interrupciones

El ciclo de instrucción con interrupciones permite utilizar de forma eficiente el procesador: Ejemplo una interrupción evita problemas como que un proceso se "quede" utilizando el procesador indefinidamente.

Pregunta 6

Finalizado

Se puntúa 1,00 sobre 1,00

Los cuatro elementos básicos de un **sistema de cómputos** son:

- ☐ a. procesador, registros, memoria principal, disco duro
- ☒ b. procesador, memoria principal, módulos de E/S, bus del sistema
- ☐ c. procesador, memoria principal, disco duro, bus del sistema
- ☐ d. procesador, registros, memoria principal, módulos de E/S

La respuesta correcta es: procesador, memoria principal, módulos de E/S, bus del sistema

Pregunta 7

Finalizado

Se puntúa 1,00 sobre 1,00

Para atender múltiples interrupciones en orden secuencial se inhabilita el chequeo de interrupciones mientras se ejecuta la rutina del controlador de interrupciones.

Seleccione una:

- ☒ Verdadero
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 8

Finalizado

Se puntúa 1,00 sobre 1,00

Indique cuál de las siguientes técnicas de entrada salida es más eficiente

- ☐ a. E/S programada
- ☒ b. DMA (Direct Memory Access)
- ☐ c. con interrupciones

La respuesta correcta es: DMA (Direct Memory Access)

Pregunta 9

Finalizado

Se puntúa 1,00 sobre 1,00

Uno de los motivos por el que un sistema debe ser capaz de evolucionar en el tiempo es para acompañar actualizaciones de hardware.

Seleccione una:

- ☒ Verdadero
- ☐ Falso

La respuesta correcta es 'Verdadero'

Pregunta 10

Finalizado

Se puntúa 1,00 sobre 1,00

Considerando la jerarquía de memoria, marque las que son volátiles:

Seleccione una o más de una:

- ☒ a. memoria cache
- ☐ b. disco duro
- ☒ c. registros procesador
- ☒ d. memoria ram
- ☐ e. disco ssd
- ☐ f. cinta magnética

Las respuestas correctas son: registros procesador, memoria ram, memoria cache

[◀ Notas 2024 08 16](#)[Cuestionario 2 2024 ▶](#)