

номі

		ETH1_4_P	ETH1_4_N	ETH1_3_P	ETH1_3_N	GND	3V3		GND		ETH2_3_P	ETH2_3_N	ETH2_4_P	ETH2_4_N	GND	3V3
8	P1	1 30	2 29	3 28	4 27	5 26	6 25	7 24	8 23	9 22	10 21	11 20	12 19	13 18	14 17	15 16
6 5		ETH1_2_P	ETH1_2_N	ETH1_1_P	ETH1_1_P	GND	3/3		28		ETH2_1_P	ETH2_1_N	ETH2_2_P	ETH2_2_N	GND	3/3

			P	6	_	
PMOD_P6B	_105	R1	16	15	T1	PMOD_P6B_IO1
PMOD_P6B	_106	U1	17	14	Y2	PMOD_P6B_IO2
PMOD_P6B	_107	W1	18	13	V1	PMOD_P6B_IO3
PMOD_P6B	_IO8	M1	19	12	N2	PMOD_P6B_IO4
	GND		20	11		GND
	3V3		21	10		3V3
		N3	22	9	T2	
	5V			8		GND
		М3	24	7	Т3	
PMOD_P6A	_105	R3	25	6	N4	PMOD_P6A_IO1
PMOD_P6A	_106	M4	26	5	L4	PMOD_P6A_IO2
PMOD_P6A	_107	L5	27	4	P16	PMOD_P6A_IO3
PMOD_P6A	_IO8	J16	28	3	J18	PMOD_P6A_IO4
	GND		29	2		GND
	3V3		30	1		3V3
						_

USB C

HDMI		
1	C20	TMDS_D2+
2		GND
3	D19	TMDS_D2-
4	E20	TMDS_D1+
5		GND
6	F19	TMDS_D1-
7	D19	TMDS_D0+
8		GND
9	H20	TMDS_D0-
10	J19	TMDS_CLK+
11		GND
12	K19	TMDS_CLK-
13		CEC
14		NC
15		SCL
16		SDA
17		DDC/CEC_GND
18		5V
19		HPD
20		GND

Colorlight i5 **Extension Board**

FPGA Pin Mapping

PMOD_P5B SPI and UART pins are connected to and may be driven by the STM32

		P	3		
3V3		1	30		3V3
GND		2	29		GND
PMOD_P3A_IO4	D20	3	28	F20	PMOD_P3A_IO8
PMOD_P3A_IO3	B19	4	27	B20	PMOD_P3A_IO7
PMOD_P3A_IO2	A19	5	26	B18	PMOD_P3A_IO6
PMOD_P3A_IO1	A18	6	25	C17	PMOD_P3A_IO5
	C4	7	24	D3	
GND		8			5V
	C3	9	22	B4	
3V3		10	21		3V3
GND		11	20		GND
PMOD_P3B_IO4	A12	12	19	E3	PMOD_P3B_IO8
PMOD_P3B_IO3	В1	13	18	C2	PMOD_P3B_IO7
PMOD_P3B_IO2	D2	14	17	C1	PMOD_P3B_IO6
PMOD_P3B_IO1	E2	15	16	D1	PMOD_P3B_IO5
•					=

														UA	RT2	2_RX/PMOD_P5B_IO5
														SF	P <u> </u>	MOSI/PMOD_P5B_IO6
														5	SPI	_CLK/PMOD_P5B_IO7
																PMOD_P5B_IO8
			80	07	90	02						80	07	90		GND
			PMOD_P4A_108	PMOD_P4A_107	PMOD_P4A_106	PMOD_P4A_105						PMOD_P4B_108	PMOD_P4B_107	PMOD_P4B_106		3V3
			Α.	Α,	Δ,	Α,						Р.	Ъ.	Α.		
	e	₽	Q	Ō	Q	0				က	₽	Q	Q	QQ		5V
	3/3	GND	₽ S	₽ S	₽	₽		2		3/3	GND	₽ S	₽	₽ S		_
			F2	Ħ	63	Ŧ	74		83			X	B3	E19		PMOD_P5A_IO5
			_	_	0	_	•		_			_	-	Ш		PMOD P5A IO6
						_	_		_						_	1
	30	53	58	72	56	55	24	23	52	21	Si Si	6]	89	-17	9	PMOD_P5A_IO7
74	30	29	28	27	26	25	24	23	22	21	20	19	18	17	16	
P4	1 30						7 24					_				PMOD_P5A_IO7
P4	1 30	2 29	3 28	4 27	5 26	6 25	7 24	8 23	9 22	10 21	11 20	12 19	13 18	14 17	15 16	PMOD_P5A_IO7 PMOD_P5A_IO8
P4	1 30						H5 7 24					_				PMOD_P5A_IO7 PMOD_P5A_IO8 GND
P4	1	2	E1 3	E4 4	F3 5	Н3	7	∞	6	10	11	A2 12	K4 13	B2 14		PMOD_P5A_IO7 PMOD_P5A_IO8 GND 3V3
P4	3V3 1 30		E1 3	E4 4	F3 5	Н3	7		6			A2 12	K4 13	B2 14		PMOD_P4B has 2 10
P4	1	2	E1 3	E4 4	F3 5	Н3	7	∞	6	10	11	A2 12	K4 13	B2 14		PMOD_P5A_IO7 PMOD_P5A_IO8 GND 3V3
P4	1	2	E1 3	E4 4	F3 5	Н3	7	ω	6	10	11	A2 12	K4 13	B2 14		PMOD_P4B has 2 10
P4	1	2	က	4	2	9	7	ω	6	10	11	12	13	14		PMOD_P4B has 2 10

X/PMOD_P5B_IO5 15 H18 PMOD_P5B_IO1/UART2_TX SI/PMOD_P5B_IO6 17 14 G18 PMOD_P5B_IO2/SPI_MISO H17 K/PMOD P5B IO7 18 13 PMOD P5B IO3/SPI CS H16 F18 PMOD_P5B_IO8 19 E18 PMOD_P5B_IO4 G16 12 20 11 GND GND 3V3 9 F17 F16 8 GND 24 7 E16 E17 PMOD_P5A_IO5 D18 25 6 D17 PMOD_P5A_IO1 PMOD_P5A_IO6 G5 5 D16 PMOD_P5A_IO2 4 27 PMOD_P5A_IO7 F5 PMOD_P5A_IO3 E6 PMOD_P5A_IO8 28 3 PMOD_P5A_IO4 29 2 GND GND