



Autor: Francisco Suárez		
Revisor: Mariano Orlante		
Licencia: 'Docs/Licencia.txt'		
CESE – Trabajo final de la materia "Diseño de Circuitos Impresos"		
Sheet: /		
File: tempRelayPoncho.sch		
Title: Poncho Edu CIAA – Esquemático Jerárquico		
Size: A4	Date: 2017-06-14	Rev: 1.0
KiCad E.D.A. kicad 4.0.7-e2-637658ubuntu16.04.1		Id: 1/4