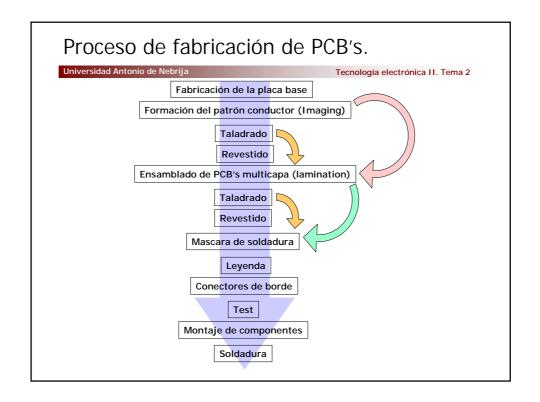
Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

# 2. Circuitos Impresos (PCB)

- 2.1. Generalidades
  - 2.1.1. Tipos de PCB
  - 2.1.2. Tecnologías
- 2.2. Diseño de PCB's
- 2.3. Materiales
- 2.4. Proceso de fabricación
- 2.5. Minimización de costes
- 2.6. Tratamiento de residuos



1

Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

### Formación del patrón conductor

- Transferencia substractiva. Se elimina el Cu sobrante
- Transferencia aditiva. Se añade Cu sólo donde se necesita

### Pasos:

- Limpieza de superficie
- Aplicación del fotolito
- Máscara de patrón de conducción
- Exposición a luz UV
- Revelado
- Etching
- Eliminación de fotolito residual

### Proceso de fabricación de PCB's.

Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

**Material fotosensible o Fotolito**. Es un compuesto con una fórmula para cada fabricante y desconocida para el usuario.

- Fotolito positivo. Se disuelve aquella parte que es atacada por la luz.
  - Fotolito negativo. Caso contrario

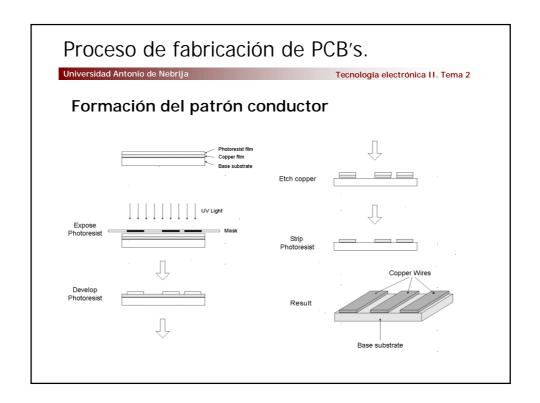
#### Aplicación del fotolito:

- Aspersión
- Desenrollando una lámina sobre el cobre (mejor resolución en las pistas)

Etching. Se elimina el Cu sobrante. Mediante

- Solución acuosa de FeCl<sub>3</sub> o CuCl<sub>2</sub>
- También se usa una solución de H<sub>2</sub>SO<sub>4</sub> + H<sub>2</sub>O<sub>2</sub>.

Finalmente se elimina el fotolito restante (Desnudado o stripping)



Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

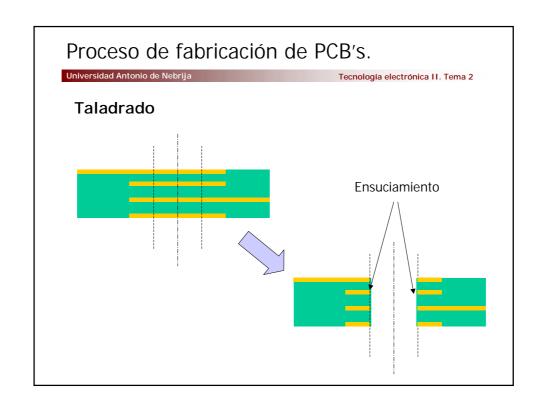
Taladrado. Se realiza con una broca o con un punzón.

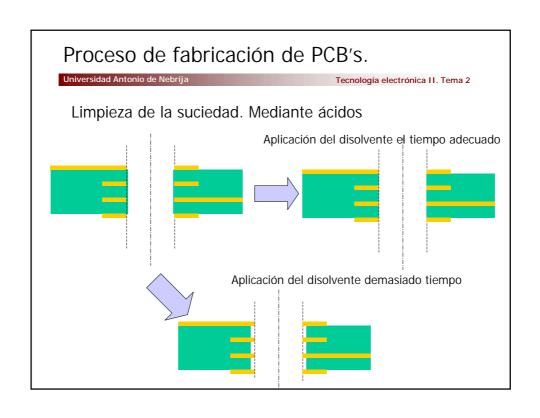
Vías ciegas o enterradas. Se hace antes de ensamblar Vías pasantes. Se hace después de ensamblar

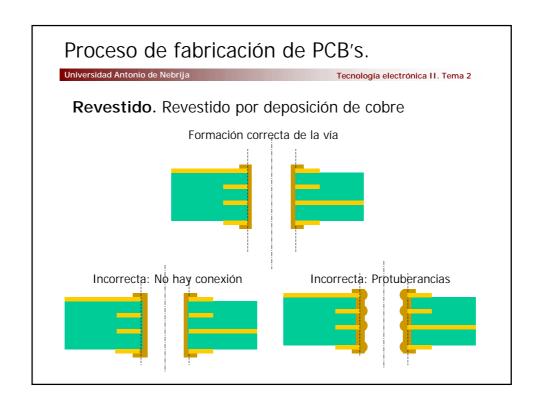
En el caso de tener los tres tipos de vías, es necesario taladrar antes y después ya que las vías pasantes hay que repasarlas después del ensamblado.

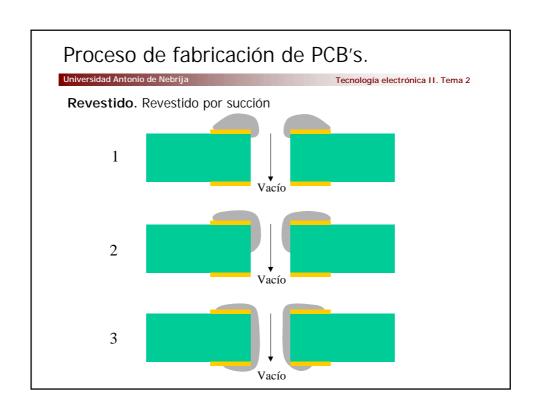
Revestido. Después de hacer los agujeros, se puede:

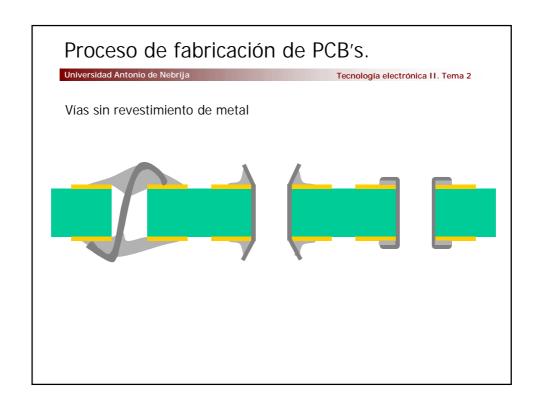
- Revestir. "Plated through hole" PTH
  - Deposición de cobre
  - Pasta basada en plata y succión
- No revestir. Usaremos elementos que unan los lados de la placa. Suele ser en PCB de doble cara.

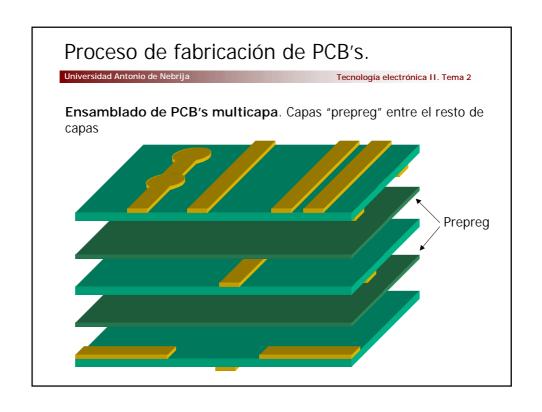


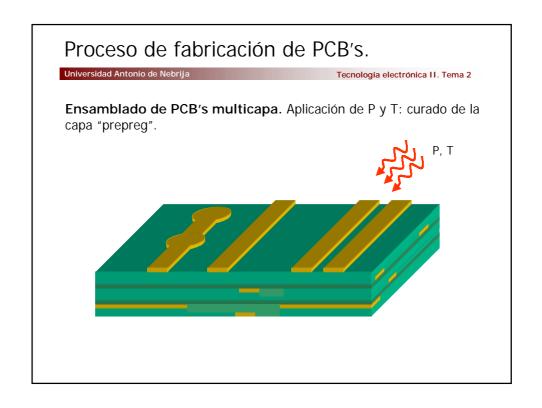


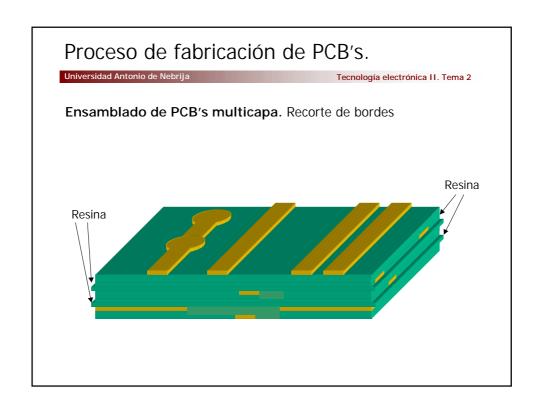


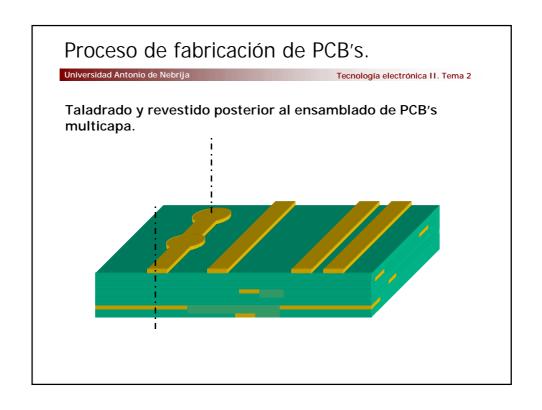


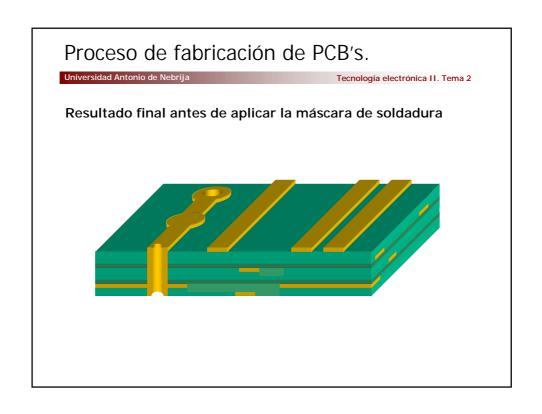


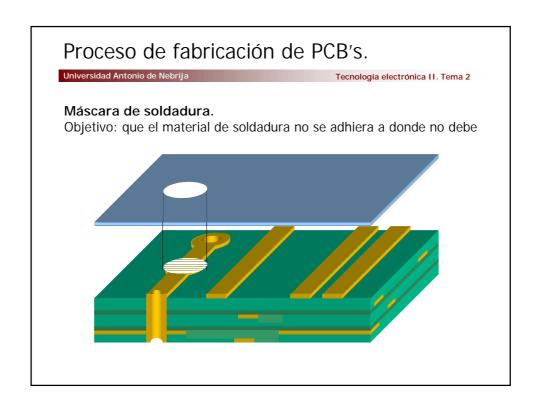


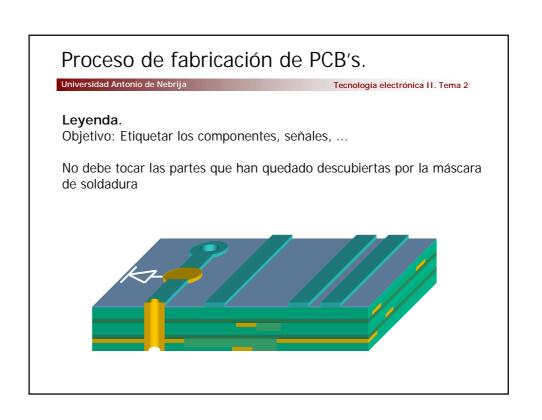








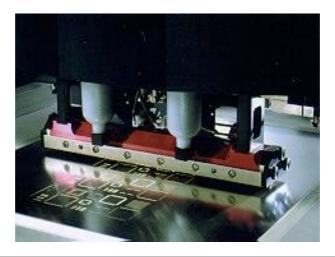




Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

#### Impresión de la leyenda



### Proceso de fabricación de PCB's.

Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

#### Testeo.

Objetivo: comprobar cortocircuitos y roturas de conectores.

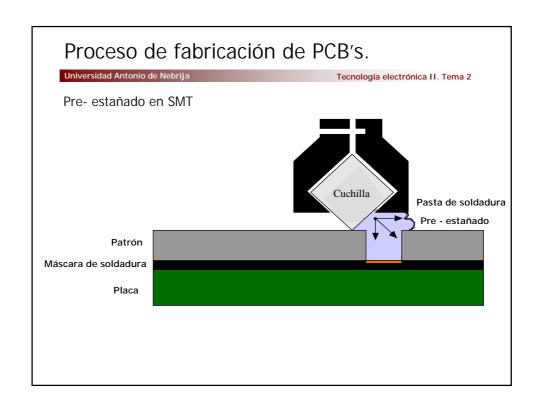
- Opticamente. Se escanean las capas para detectar defectos. Buenos para comprobar distancias entre pistas o entre pads.
- Eléctricamente. Se verifican las conexiones. Son más fiables para cortocircuitos y roturas.

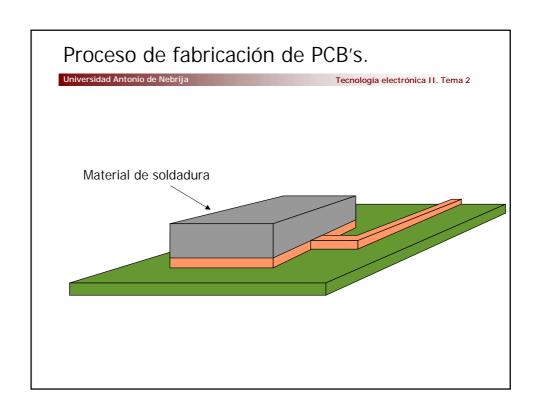
#### Aplicación de material de soldadura (SMT).

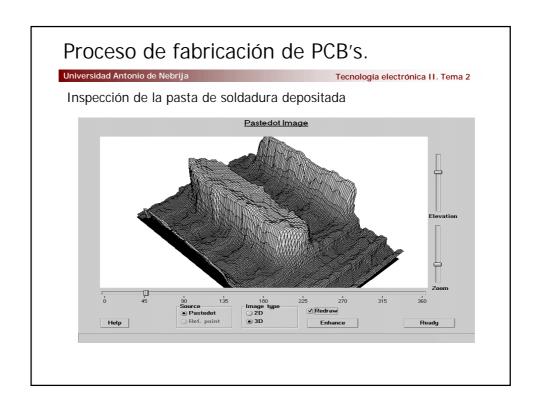
Se aplica una pasta que contiene el material de soldadura y se queda adherido en las zonas que quedan libres por la máscara de soldadura.

Existen otros métodos:

- Empleando una cuchilla sobre un patrón (pre-estañado).
- Proceso Deposición-Fotolito-Revelado-Etching-Stripping









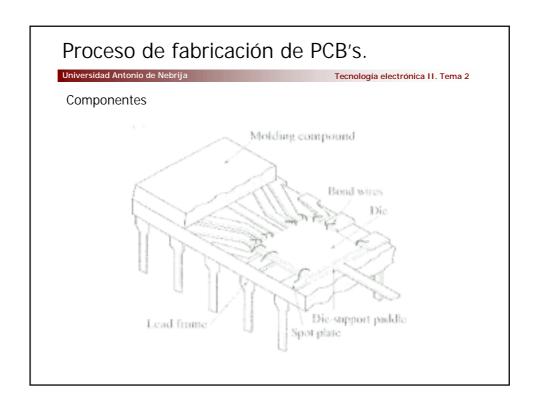
Universidad Antonio de Nebrija

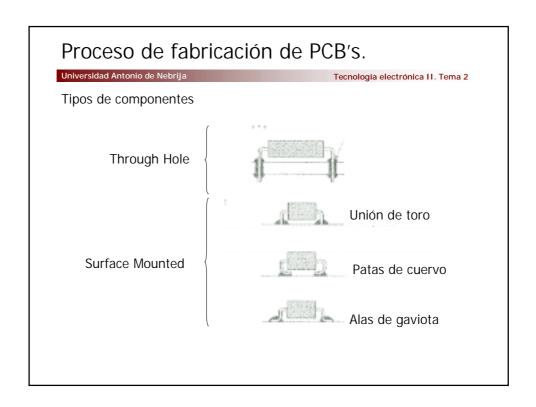
Tecnología electrónica II. Tema 2

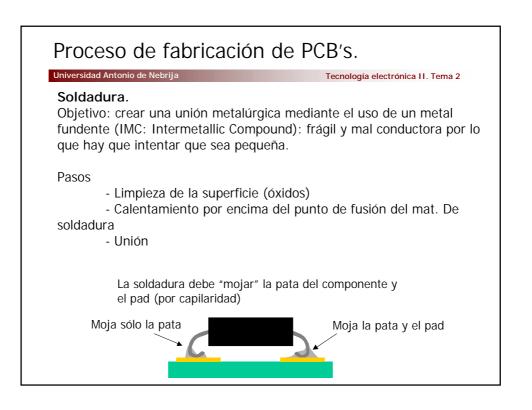
#### Montaje de componentes.

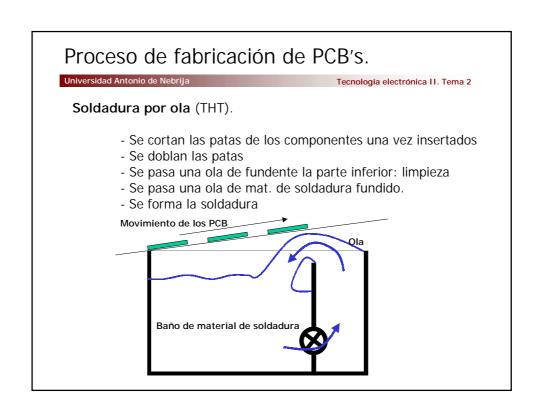
Tanto los SMT como los THT se montan con máquinas

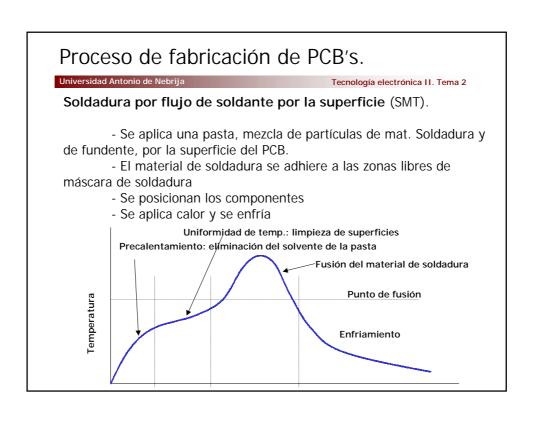
- Rápido
- Puede manejar chips muy pequeños (2 x 3 mm)
- La soldadura se debe hacer en el mismo lugar
- La placa se suelda inmediatamente después
- Se usan Robots de 4 grados de libertad:
  - 2 gdl para posicionamiento en la vertical
  - 1 gdl para acercamiento a la superficie
  - 1 gdl para orientación del componente

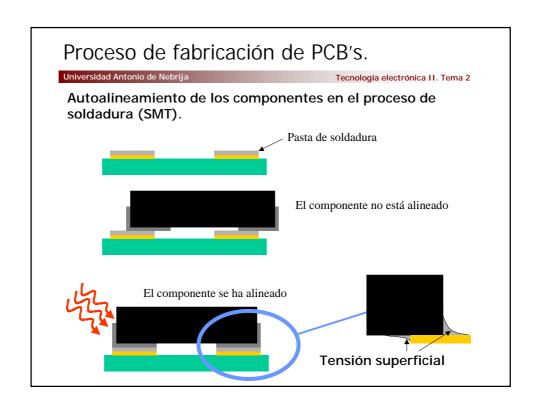


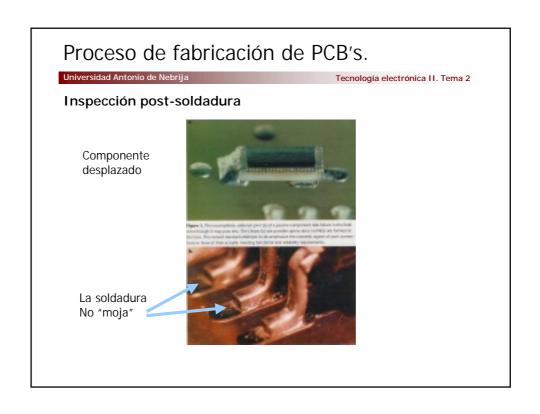












Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

# 2. Circuitos Impresos (PCB)

- 2.1. Generalidades
  - 2.1.1. Tipos de PCB
  - 2.1.2. Tecnologías
- 2.2. Diseño de PCB's
- 2.3. Materiales
- 2.4. Proceso de fabricación
- 2.5. Minimización de costes
- 2.6. Tratamiento de residuos

### Minimización de costes.

Universidad Antonio de Nebrija

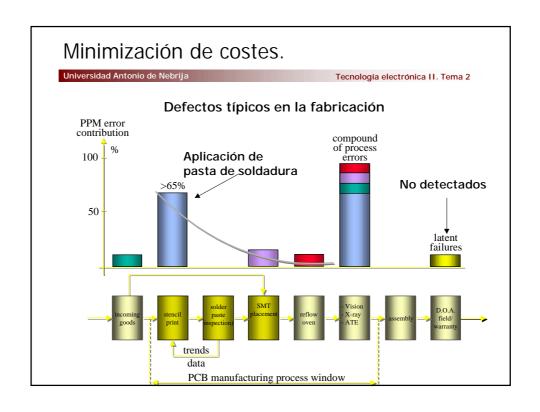
Tecnología electrónica II. Tema 2

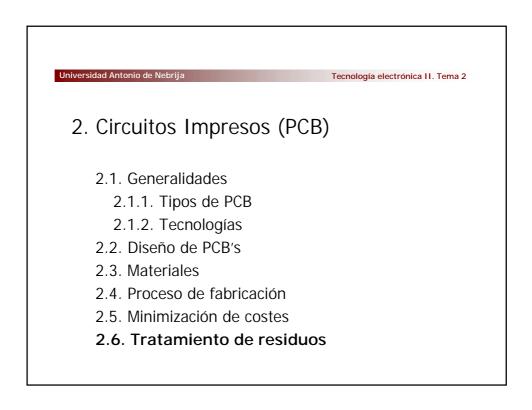
#### Factores influyentes en el coste final de la placa

- Tamaño de la placa. Más barato cuanto más pequeña
- Tecnología. SMT es más barato que THT. PCB's más densos
- Si la placa es muy densa:
  - Pistas más estrechas -> Alta tecnología (caro)
  - Materiales de más calidad
  - Enrutado más delicado

Hay que hacer un balance coste-beneficio

- Número de capas. Más caro cuantas más capas
- Número de vías. Más caro cuantas más vías
- Vías enterradas. Más caras
- Varios diámetros en los taladros (tiempo de cambio de taladro), incrementa el coste
  - Test eléctrico más caro. A menudo es suficiente uno óptico





## Tratamiento de residuos.

Universidad Antonio de Nebrija

Tecnología electrónica II. Tema 2

En el proceso de fabricación se generan sustancias nocivas para el medio ambiente.

Estas sustancias son agentes que se unen a iones de metales pesados que se unen preferentemente a este agente antes que a OH-

No pueden ser precipitados por formación de hidróxidos en soluciones con alta concentración de OH- de alto pH (básicas)

No se pueden emplear métodos tradicionales de precipitación o ajuste de  $\mathrm{pH}$ 

Es necesario utilizar otros agentes que ayuden a romper estos enlaces:

- Precipitantes. Cambian la solubilidad del compuesto
- Agentes de reemplazo. Sustituyen al agente
- Agentes reductores. Reducen los iones metálicos a su forma Mº