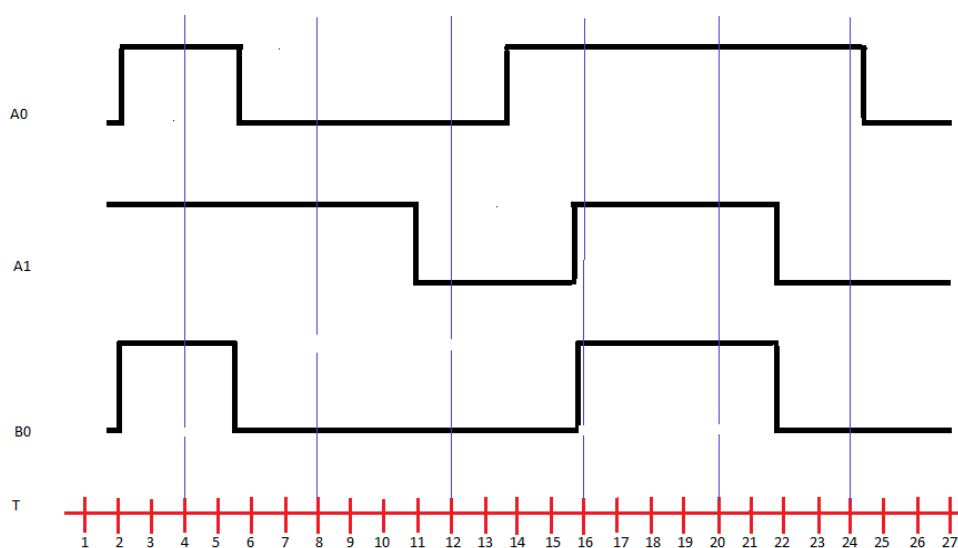


Diagrama de tempo

$$B0 = A1 \& A0$$



Atendendo a $B0 = A0 \& A1$, B0 passa ao estado logico 1 no segmento de tempo de T2 a T5 e T16 a T22, quando o estado logico das entradas A0 e A1 apresentam o estado logico 1