



# Práctica 1 (OPCIONAL)

- Utilización de la herramienta Xilinx ISE con VHDL
- Diseño y simulación de circuitos sencillos



# Práctica 1 (OPCIONAL)

- Utilizando los módulos **sumador** y **registro** implementados anteriormente, desarrollar un **contador módulo 16** de manera estructural
  - Estos dos módulos se instanciarán como componentes
- Además, añadiremos un módulo **divisor** (disponible en el Campus Virtual) para poder pasar de tener un reloj de 100 MHz a tener un reloj de 1Hz
  - De esta manera, sólo se realizará la detección de una pulsación por segundo en la señal de cuenta

# Práctica 1 (OPCIONAL)

