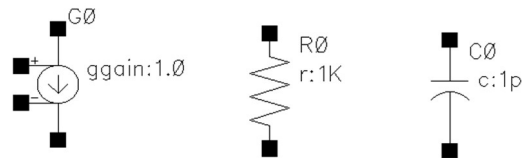


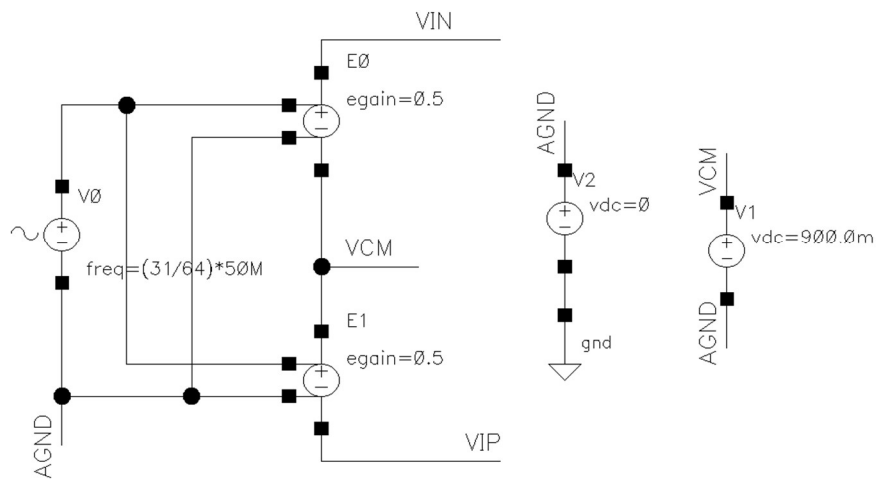
《混合信号集成电路设计入门》勘误

第三章

1. 18 页表 3.1 中 `vccs`, `res`, `cap` 所对应符号应把 Φ 改为 0



2. 20 页图 3.7 中 `vcvs` 应把 $E\Phi$ 改为 $E0$ 。



3. 第 21 页第四行增益 78.48dB, 但后面增益为 78.4854dB, 四舍五入应为 78.49dB。

4. 第 32 页左上角 `VCVS` 应改为小写 `vcvs`。

5. 第 36 页图 3.32 显示不完全。

