

Befehle	Codierung
MOV_REGRAM, Adresse	1000
MOV_RAMREG, Adresse	1001
MOC_REGREG	1010
Jump, 8-bit-Adresse	1011
JumpIfCarry, 8-bit-Adresse	1100
JumpIfZero, 8-bit-Adresse	1101
JumpIfOverflow, 8-bit-Adresse	1110
End	1111
AND	0000
OR	0001
NOT	0010
ADD	0011
Reset	0100
MUL	0101
Reserved	0110
Reserved	0111

Flags

Zero (MSB), Equal, Overflow, Carry (LSB)

Speicherorganisation

256 (Zeilen) x 4 (Bit)

Die Operanden sind immer wie folgt abgelegt:

Zuerst das High-Nibble, dann das Low-Nibble

Aufgabe:

Entwurf eines kleinen Programms zur Addition von 2 Operanden (3,6), die im Speicher an der Adresse 0x80 und 0x81 liegen.

- + Abspeichern des Ergebnisses ab Speicherstelle 0xA0
- + Anschließend Multiplikation des Ergebnisses mit 3, Speicherstelle 0xA1
- + Abspeichern dieses Ergebnisses ab Speicherstelle 0xF0

Abgabe: Sonntag, 20.02.2022, 23:59 (Teams-Channel als zip)