



- 0) *U_{out}vs*. *U_{DAC}* : **7**
- 1) *U*_{regulator}*vs*. *U*_{out} : **39** 2) *U_{load}vs*. *U_{out}*: **23**
- 3) *I_{outMON}vs*. *I_{SMU}*: **10**
- 4) $I_{lim.SMU}VS.I_{lim.DAC}$: **13**



